



$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

概要

MAX3221E/MAX3223E/MAX3243Eは、自動シャットダウン/ウェイクアップ機能、高データレート機能及び増強された静電放電(ESD)保護機能を備えた、3V駆動EIA/TIA-232及びV.28/V.24通信インターフェースです。全てのトランシッタ出力及びレシーバ入力は、IEC1000-4-2エアギャップ放電法において $\pm 15kV$ まで、IEC1000-4-2接触放電法において $\pm 8kV$ まで、ヒューマンモデルにおいては $\pm 15kV$ まで保護されています。

マキシム社の画期的なAutoShutdown™機能を備えたMAX3221E/MAX3223E/MAX3243Eは、僅か $1\mu A$ の消費電流を実現しています。これらのデバイスは、RS-232ケーブルの接続が切れるか周辺機器のトランシッタがオフになると、低電力シャットダウンモードに設定されるため、既存のBIOSやオペレーティングシステムに変更を加えることなく電力を節約できます。

これらのトランシーバは、独自の低ドロップアウトトランシッタ出力段を備え、デュアルチャージポンプによって $+3.0V \sim +5.5V$ から真のRS-232性能を提供します。 $+3.3V$ 電源の動作では、小さな $0.1\mu F$ コンデンサ4つだけをチャージポンプに必要とします。各デバイスは、 $250kbps$ のデータレートでRS-232出力レベルを維持することが保証されています。

MAX3221Eは、ドライバとレシーバそれぞれ1つずつから構成される最小の単一電源RS-232トランシーバです。MAX3223Eは、ドライバとレシーバそれぞれ2つずつから構成されています。又、MAX3243Eは完全3ドライバ/5レシーバのシリアルポートで、ノートブックコンピュータやサブノートブックコンピュータに最適です。MAX3243Eには、常にアクティブな2つの非反転レシーバ出力が備わっているため、パワーダウンの対象となる回路内の保護ダイオードに順方向バイアスを加えずに外部デバイスを監視できます。

MAX3221E、MAX3223E及びMAX3243Eは、省スペースのSSOPパッケージで提供されています。

アプリケーション

ノートブック、サブノートブック、パームトップコンピュータ

携帯電話

バッテリ駆動機器

ハンドヘルド機器

周辺機器

プリンタ

AutoShutdownはマキシム社の商標です。

† 米国特許 4,636,930、4,679,134、4,777,577、4,797,899、4,809,152、4,897,774、4,999,761、5,649,210、及び他出願中の特許が適用されます。

MAX3221E/MAX3223E/MAX3243E†

特長

- ◆ RS-232 I/OピンのESD保護：
 - $\pm 15kV$ - ヒューマンモデル
 - $\pm 8kV$ - IEC1000-4-2、接触放電法
 - $\pm 15kV$ - IEC1000-4-2、エアギャップ放電法
- ◆ ラッチアップ無し
- ◆ 消費電流： $1\mu A$
- ◆ 保証データレート： $250kbps$
- ◆ 保証スルーレート： $6V/\mu s$
- ◆ $3.0V$ までEIA/TIA-232仕様に対応
- ◆ 最小の単一電源RS-232トランシーバ(MAX3221E)
- ◆ マウス駆動能力保証(MAX3243E)
- ◆ 小型 $0.1\mu F$ コンデンサ

型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX3221ECAE	$0^{\circ}C$ to $+70^{\circ}C$	16 SSOP
MAX3221EEAE	$-40^{\circ}C$ to $+85^{\circ}C$	16 SSOP
MAX3223ECPP	$0^{\circ}C$ to $+70^{\circ}C$	20 Plastic DIP
MAX3223ECAP	$0^{\circ}C$ to $+70^{\circ}C$	20 SSOP
MAX3223EEPP	$-40^{\circ}C$ to $+85^{\circ}C$	20 Plastic DIP
MAX3223EEAP	$-40^{\circ}C$ to $+85^{\circ}C$	20 SSOP
MAX3243ECWI	$0^{\circ}C$ to $+70^{\circ}C$	28 Wide SO
MAX3243ECAI	$0^{\circ}C$ to $+70^{\circ}C$	28 SSOP
MAX3243EEWI	$-40^{\circ}C$ to $+85^{\circ}C$	28 Wide SO
MAX3243EEAI	$-40^{\circ}C$ to $+85^{\circ}C$	28 SSOP

選択ガイド

PART	NO. OF DRIVERS/ RECEIVERS	V _{CC} RANGE (V)	AUTOSHUTDOWN
MAX3221E	1/1	3.0 to 5.5	✓
MAX3223E	2/2	3.0 to 5.5	✓
MAX3243E	3/5	3.0 to 5.5	✓

ピン配置はデータシートの最後に記載されています。

標準動作回路はデータシートの最後に記載されています。

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

MAX3221E/MAX3223E/MAX3243E

ABSOLUTE MAXIMUM RATINGS

V _{CC} to GND	-0.3V to +6V
V ₊ to GND (Note 1)	-0.3V to +7V
V ₋ to GND (Note 1)	+0.3V to -7V
V ₊ + V ₋ (Note 1)	+13V
Input Voltages	
T _{IN} , \overline{EN} , FORCEON, FORCEOFF to GND	-0.3V to +6V
R _{IN} to GND	$\pm 25V$
Output Voltages	
T _{OUT} to GND	$\pm 13.2V$
R _{OUT} , R _{2OUTB} , INVALID to GND	-0.3V to (V _{CC} + 0.3V)
Short-Circuit Duration	
T _{OUT} to GND	Continuous

Continuous Power Dissipation (T _A = +70°C)	
16-Pin SSOP (derate 7.14mW/°C above +70°C)	571mW
20-Pin Plastic DIP (derate 11.11mW/°C above +70°C)	889mW
20-Pin SSOP (derate 8.00mW/°C above +70°C)	640mW
28-Pin Wide SO (derate 12.50mW/°C above +70°C)	1W
28-Pin SSOP (derate 9.52mW/°C above +70°C)	762mW
Operating Temperature Ranges	
MAX32 _{EC}	0°C to +70°C
MAX32 _{EE}	-40°C to +85°C
Storage Temperature Range	-65°C to +160°C
Lead Temperature (soldering, 10sec)	+300°C

Note 1: V₊ and V₋ can have maximum magnitudes of 7V, but their absolute difference cannot exceed 13V.

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

(V_{CC} = +3.0V to +5.5V, C₁–C₄ = 0.1μF (Note 2), T_A = T_{MIN} to T_{MAX}, unless otherwise noted. Typical values are at T_A = +25°C.)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS
DC CHARACTERISTICS (V _{CC} = 3.3V or 5.0V, T _A = +25°C)							
Supply Current, AutoShutdown		FORCEON = GND, FORCEOFF = V _{CC} , all R _{IN} open		1.0	10	10	μA
Supply Current, Shutdown		FORCEOFF = GND		1.0	10	10	μA
Supply Current, AutoShutdown Disabled		FORCEON = FORCEOFF = V _{CC} , no load		0.3	1	1	mA
LOGIC INPUTS							
Input Logic Threshold Low		T _{IN} , \overline{EN} , FORCEON, $\overline{FORCEOFF}$			0.8	0.8	V
Input Logic Threshold High		T _{IN} , \overline{EN} , FORCEON, $\overline{FORCEOFF}$	V _{CC} = 3.3V	2.0			V
			V _{CC} = 5.0V	2.4			
Transmitter Input Hysteresis				0.5	0.5	0.5	V
Input Leakage Current		T _{IN} , \overline{EN} , FORCEON, $\overline{FORCEOFF}$		±0.01	±1	±1	μA
RECEIVER OUTPUTS							
Output Leakage Current		R _{OUT} receivers disabled		±0.05	±10	±10	μA
Output Voltage Low		I _{OUT} = 1.6mA			0.4	0.4	V
Output Voltage High		I _{OUT} = -1.0mA		V _{CC} - 0.6	V _{CC} - 0.1	V _{CC} - 0.1	V
AUTOSHUTDOWN (FORCEON = GND, FORCEOFF = V _{CC})							
Receiver Input Threshold to INVALID Output High		Figure 5a	Positive threshold		2.7	2.7	V
			Negative threshold	-2.7			
Receiver Input Threshold to INVALID Output Low		Figure 5a		-0.3	0.3	0.3	V
INVALID Output Voltage Low		I _{OUT} = 1.6mA			0.4	0.4	V
INVALID Output Voltage High		I _{OUT} = -1.0mA		V _{CC} - 0.6	V _{CC} - 0.1	V _{CC} - 0.1	V

**$\pm 15kV$ ESD保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、
RS-232トランシーバ、AutoShutdown付**

ELECTRICAL CHARACTERISTICS (continued)

($V_{CC} = +3.0V$ to $+5.5V$, $C1-C4 = 0.1\mu F$ (Note 2), $T_A = T_{MIN}$ to T_{MAX} , unless otherwise noted. Typical values are at $T_A = +25^\circ C$.)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS		
Receiver Positive or Negative Threshold to $\overline{INVALID}$ High	t_{INVH}	$V_{CC} = 5V$, Figure 5b			1		μs		
Receiver Positive or Negative Threshold to $\overline{INVALID}$ Low	t_{INVL}	$V_{CC} = 5V$, Figure 5b			30		μs		
Receiver or Transmitter Edge to Transmitters Enabled	t_{WU}	$V_{CC} = 5V$, Figure 5b			100		μs		
RECEIVER INPUTS									
Input Voltage Range				-25	25		V		
Input Threshold Low		$T_A = +25^\circ C$	$V_{CC} = 3.3V$	0.6	1.2		V		
			$V_{CC} = 5.0V$	0.8	1.5				
Input Threshold High		$T_A = +25^\circ C$	$V_{CC} = 3.3V$		1.5	2.4	V		
			$V_{CC} = 5.0V$		1.8	2.4			
Input Hysteresis					0.5		V		
Input Resistance				3	5	7	$k\Omega$		
TRANSMITTER OUTPUTS									
Output Voltage Swing		All transmitter outputs loaded with $3k\Omega$ to ground		± 5	± 5.4		V		
Output Resistance		$V_{CC} = V_+ = V_- = 0$, $T_{OUT} = \pm 2V$		300	10M		Ω		
Output Short-Circuit Current						± 60	mA		
Output Leakage Current		$V_{OUT} = \pm 12V$, $V_{CC} = 0$ or $3V$ to $5.5V$, transmitters disabled				± 25	μA		
MOUSE DRIVEABILITY (MAX3243E)									
Transmitter Output Voltage		$T_{1IN} = T_{2IN} = GND$, $T_{3IN} = V_{CC}$, T_{3OUT} loaded with $3k\Omega$ to GND, T_{1OUT} and T_{2OUT} loaded with $2.5mA$ each		± 5.0			V		
ESD PROTECTION									
R_IN, T_OUT		IEC 1000-4-2 Air-Gap Discharge		± 15		kV			
		IEC 1000-4-2 Contact Discharge		± 8					
		Human Body Model		± 15					

MAX3221E/MAX3223E/MAX3243E

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232 トランシーバ、Auto Shutdown付

MAX3221E/MAX3223E/MAX3243E

TIMING CHARACTERISTICS—MAX3221E/MAX3223E/MAX3243E

($V_{CC} = +3.0V$ to $+5.5V$, $C1-C4 = 0.1\mu F$ (Note 2), $T_A = T_{MIN}$ to T_{MAX} , unless otherwise noted. Typical values are at $T_A = +25^\circ C$.)

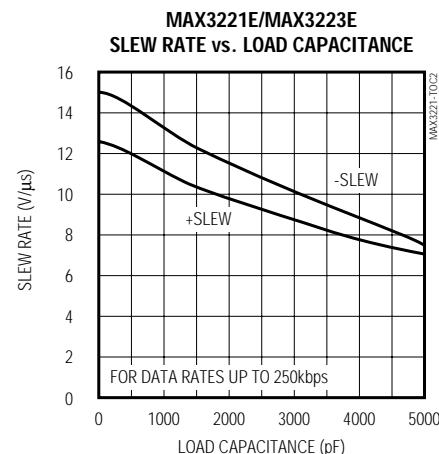
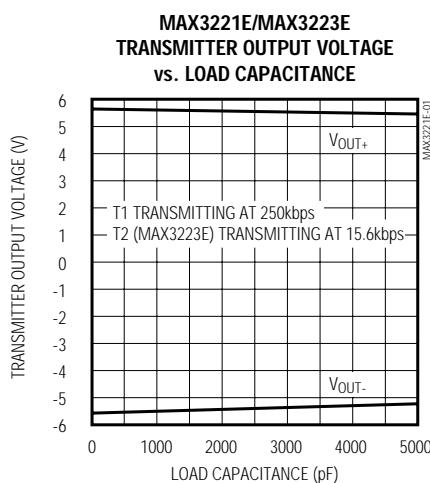
PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Data Rate		$R_L = 3k\Omega$, $C_L = 1000pF$, one transmitter switching	250			kbps
Receiver Propagation Delay	t_{PHL}	$C_L = 150pF$	0.15			μs
	t_{PLH}			0.15		
Receiver Output Enable Time		Normal operation	200			ns
Receiver Output Disable Time		Normal operation	200			ns
Transmitter Skew	$ t_{PHL} - t_{PLH} $	(Note 3)	100			ns
Receiver Skew	$ t_{PHL} - t_{PLH} $		50			ns
Transition-Region Slew Rate		$V_{CC} = 3.3V$, $R_L = 3k\Omega$ to $7k\Omega$, $T_A = +25^\circ C$, measured from $+3V$ to $-3V$ or $-3V$ to $+3V$	$C_L = 150pF$ to $1000pF$	6	30	$V/\mu s$
			$C_L = 150pF$ to $2500pF$	4	30	

Note 2: $C1-C4 = 0.1\mu F$, tested at $3.3V \pm 10\%$. $C1 = 0.047\mu F$, $C2-C4 = 0.33\mu F$, tested at $5.0V \pm 10\%$.

Note 3: Transmitter skew is measured at the transmitter zero cross points.

標準動作特性

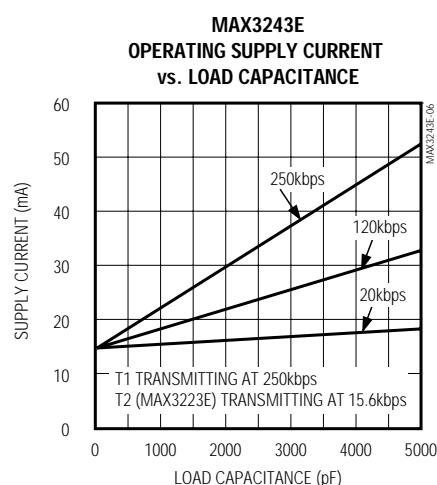
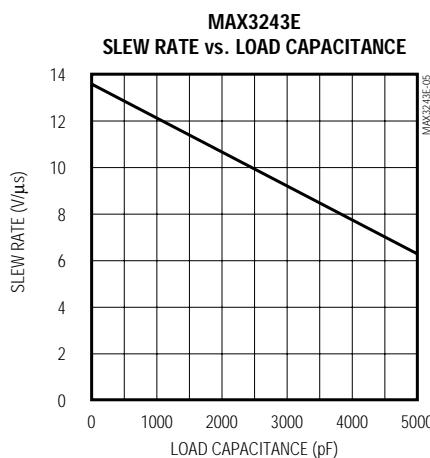
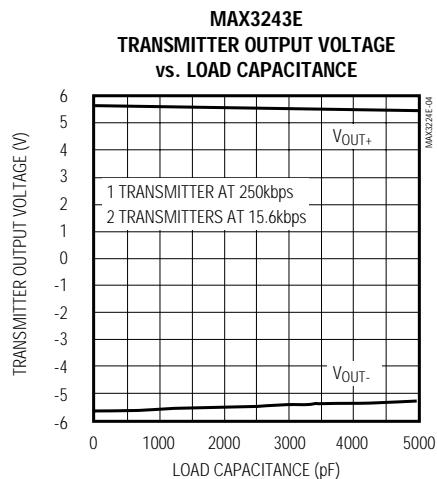
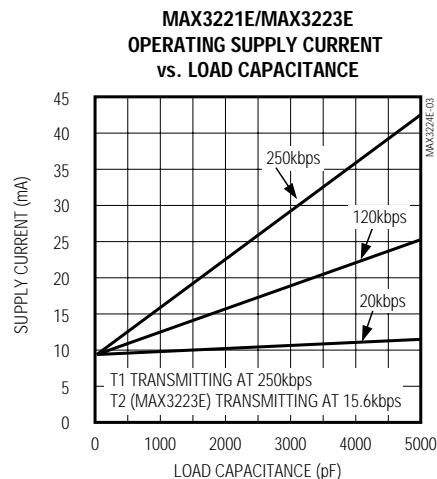
($V_{CC} = +3.3V$, 250kbps data rate, $0.1\mu F$ capacitors, all transmitters loaded with $3k\Omega$ and C_L , $T_A = +25^\circ C$, unless otherwise noted.)



**$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、
RS-232トランシーバ、AutoShutdown付**

標準動作特性(続き)

($V_{CC} = +3.3V$, $250kbps$ data rate, $0.1\mu F$ capacitors, all transmitters loaded with $3k\Omega$ and C_L , $TA = +25^\circ C$, unless otherwise noted.)



MAX3221E/MAX3223E/MAX3243E

**$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、
RS-232トランシーバ、AutoShutdown付**

端子説明

端子			名称	機能
MAX3221E	MAX3223E	MAX3243E		
1	1	—	EN	レシーバイネーブル制御。通常動作時はローにしてください。レシーバ出力(R_OUT)をハイインピーダンス状態に設定するには、ハイにします。
2	2	28	C1+	電圧ダブルチャージポンプコンデンサの正端子
3	3	27	V+	チャージポンプで発生した+5.5V
4	4	24	C1-	電圧ダブルチャージポンプコンデンサの負端子
5	5	1	C2+	反転チャージポンプコンデンサの正端子
6	6	2	C2-	反転チャージポンプコンデンサの負端子
7	7	3	V-	チャージポンプで発生した-5.5V
8	9, 16	4-8	R_IN	RS-232レシーバ入力
9	10, 15	15-19	R_OUT	TTL/CMOSレシーバ出力
10	11	21	INVALID	有効信号検出器の出力。有効なRS-232レベルがいずれかのレシーバ入力に存在すると、INVALIDがハイにイネーブルされます。
11	12, 13	12, 13, 14	T_IN	TTL/CMOSトランスマッタ入力
12	14	23	FORCEON	トランスマッタ及びチャージポンプをオンにしたまま自動回路を無効にするには、ハイにします(この場合、FORCEOFFはハイであることが必要です)(表1)。
13	8, 17	9, 10, 11	T_OUT	RS-232トランスマッタ出力
—	—	20	R2OUTB	TTL/CMOS非反転コンプリメンタリレシーバ出力。常にアクティブです。
14	18	25	GND	グランド
15	19	26	V _{CC}	+3.0V ~ +5.5V電源
16	20	22	FORCEOFF	フォースオフ入力、アクティブロー。トランスマッタ、レシーバ(MAX3243EのR2OUTBを除く)及び内蔵チャージポンプをシャットダウンするには、この端子をローにします。これによって、全ての自動回路とFORCEONを無効にします(表1)。

詳細

デュアルチャージポンプ電圧コンバータ

MAX3221E/MAX3223E/MAX3243Eの内部電源は、+3.0V ~ +5.5VのV_{CC}範囲で、出力電圧+5.5V(ダブルチャージポンプ)及び-5.5V(反転チャージポンプ)を提供する安定化デュアルチャージポンプで構成されています。このチャージポンプは断続モードで動作し、出力電圧が5.5V以下になるとチャージポンプがイネーブルされ、5.5V以上になるとチャージポンプがディセーブルされるようになっています。各チャージポンプには、V+及びV-電源を発生するためのフライングコンデンサ(C1、C2)及び蓄積コンデンサ(C3、C4)が必要です。

RS-232トランスマッタ

トランスマッタは、CMOSロジックレベルを5.0V EIA/TIA-232レベルに変換するインバーティングレベル変換です。これらのトランスマッタでは、3k 負荷を1000pFと並列に接続した最悪の場合で250kbpsのデータレートを保証しているため、LapLink™などのPC間通信ソフトウェアともコンパチブルです。トランスマッタを並列に配置すると、複数のレシーバを駆動できます。MAX3243Eは特にシリアルマウスの駆動用として設計されています。図1に完全なシステム接続を示します。

FORCEOFFをグランドに駆動するか、AutoShutdown回路が全レシーバ入力で無効電圧レベルを検出するとトランスマッタがディセーブルされ、出力がハイインピーダンスになります。電源オフ時、又はシャットダウン時は、出力は±12Vまで駆動できます。トランスマッタ入力にはプルアップ抵抗はありません。

LapLinkはTraveling Softwareの商標です。

**$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、
RS-232トランシーバ、AutoShutdown付**

MAX3221E/MAX3223E/MAX3243E

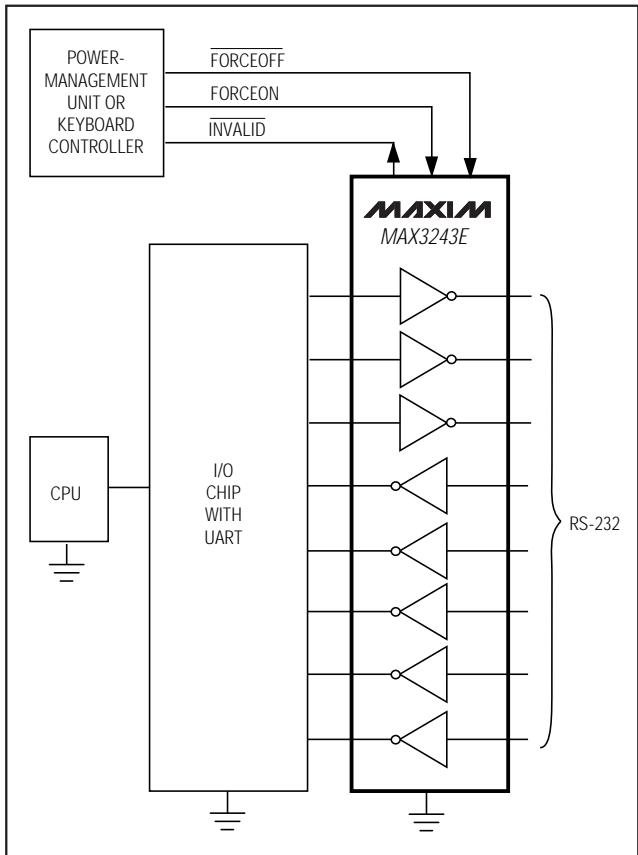


図1. PMU制御下のインターフェース

RS-232 レシーバ

MAX3221E/MAX3223E/MAX3243Eのレシーバは、RS-232信号をCMOSロジック出力レベルに変換します。全てのレシーバはインバーティングスリーステート出力を持ち、アクティブ又は非アクティブに設定できます。シャットダウン時($\overline{\text{FORCEOFF}} = \text{ロー}$)又はAutoShutdown時に、MAX3221E/MAX3223Eのレシーバはアクティブになります(表1)。レシーバをハイインピーダンス状態にするには、 $\overline{\text{EN}}$ をハイで駆動します。MAX3243Eのレシーバは、デバイスのシャットダウン時($\overline{\text{FORCEOFF}} = \text{ロー}$)ハイインピーダンスになります。

MAX3243Eは常にアクティブのコンプリメンタリ出力(R2OUTB)を余分に備えています。このR2OUTBは、他のレシーバがハイインピーダンスの間、レシーバの動作を監視します。従って、レシーバ出力に接続している他のデバイスに順方向バイアスを加えることなく、リングインディケータを監視できます。この機能は、UARTなどの周辺機器に対応するために、シャットダウン時 V_{CC} が0に降下するようなシステムに理想的です(図2)。

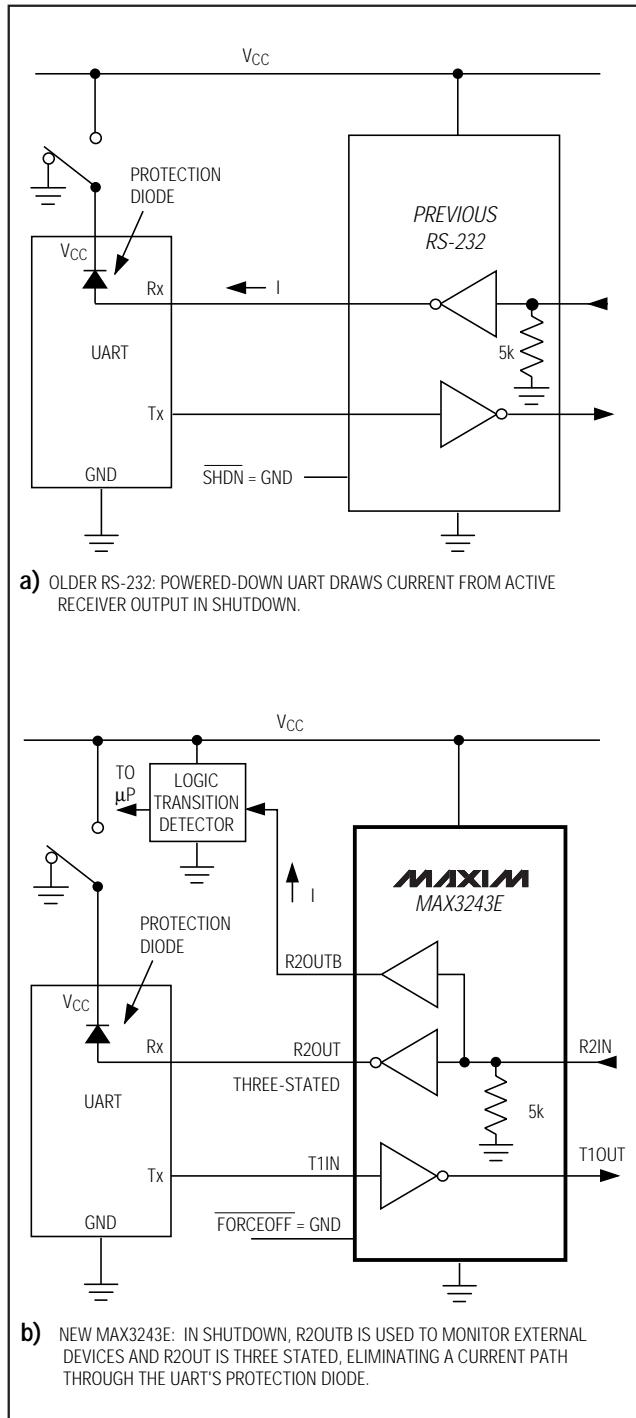


図2. UART及びインターフェースのシャットダウン時、MAX3243EはRS-232の動作を監視

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

表1. 出力制御真理値表

OPERATION STATUS	FORCEON	FORCEOFF	EN (MAX3221E/ MAX3223E)	VALID RECEIVER LEVEL	T_OUT	R_OUT (MAX3221E/ MAX3223E)	R_OUT (MAX3243E)	R2OUTB (MAX3243E)
Shutdown (Forced Off)	X	0	0	X	High-Z	Active	High-Z	Active
	X	0	1	X	High-Z	High-Z	High-Z	Active
Normal Operation (Forced On)	1	1	0	X	Active	Active	Active	Active
	1	1	1	X	Active	High-Z	Active	Active
Normal Operation (AutoShutdown)	0	1	0	Yes	Active	Active	Active	Active
	0	1	1	Yes	Active	High-Z	Active	Active
Shutdown (AutoShutdown)	0	1	0	No	High-Z	Active	High-Z	Active
	0	1	1	No	High-Z	High-Z	High-Z	Active

X = 任意

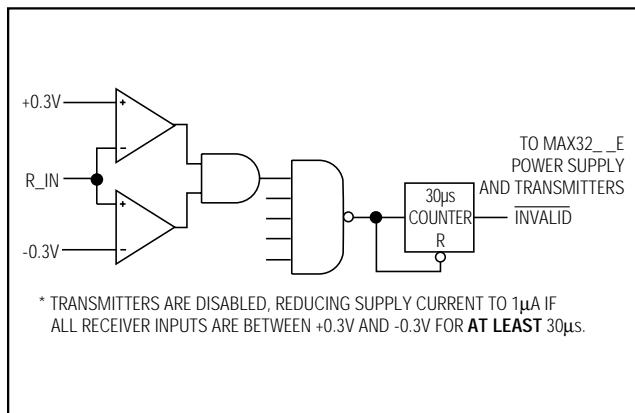


図3a. MAX32_EはAutoShutdownによって $1\mu A$ 消費電流モードに入る

MAX3221E/MAX3223E/MAX3243Eは、有効なRS-232信号レベルがいずれのレシーバ入力にも検出されなかった場合、ローにイネーブルされるINVALID出力を備えています。このINVALIDは、全てのモードで機能します(図3及び図5)。

AutoShutdown

MAX3221E/MAX3223E/MAX3243Eは、FORCEONがローでFORCEOFFがハイの時に動作するマキシム社の新機能AutoShutdownを採用し、 $1\mu A$ の消費電流を

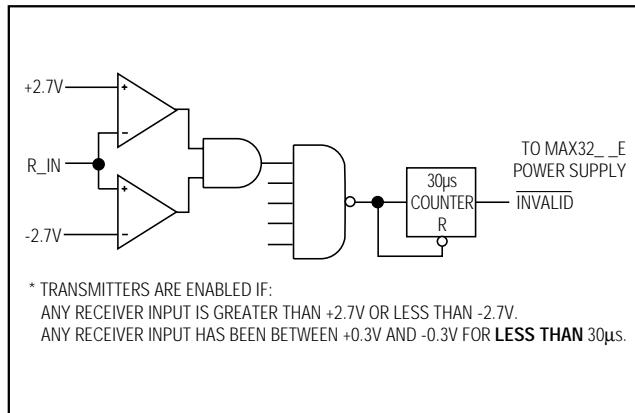


図3b. AutoShutdownでトランシミッタをイネーブルしたMAX32_E

達成しています。有効な信号レベルが $30\mu s$ 間いはずれのレシーバ入力にも検出されなかった場合、内蔵のチャージポンプ及びドライバがオフになり、消費電流が $1\mu A$ に低減します。この状態は、RS-232ケーブルの接続を切った時又は接続されている周辺トランシミッタをオフにした時に発生します。いずれかのRS-232レシーバ入力に有効な信号レベルが供給されると、デバイスは再びオンになります。従って、既存のBIOSやオペレーティングシステムに変更を加えなくても電力を節約できます。

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、RS-232トランシーバ、AutoShutdown付

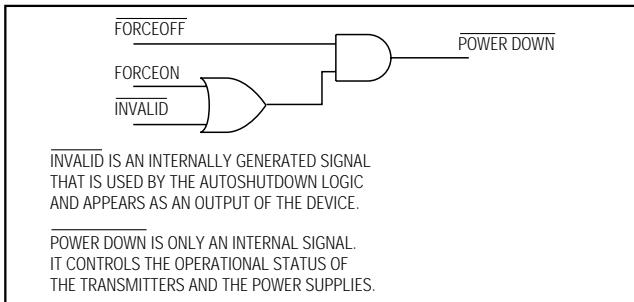


図3c. MAX3221EのAutoShutdownロジック

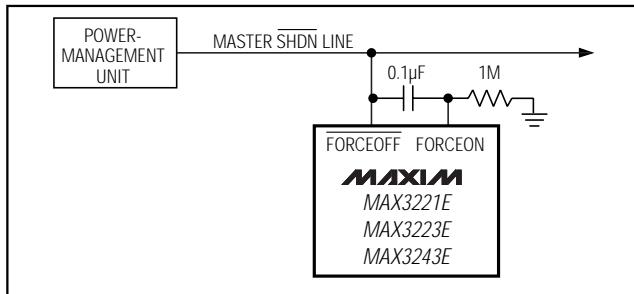


図4. マウス又は別のシステムをウェイクアップするための初期ターンオンを備えたAutoShutdown

表2及び図3cにMAX3221E/MAX3223E/MAX3243Eの動作モードの概要を示します。FORCEON及びFORCEOFFは、AutoShutdownを無効にします。これらの制御が有効になっていない時は、ICはレシーバの入力レベルに基づき、状態が自動的に選択されます。図3a、図3b、及び図5aに、RS-232レシーバの有効レベル及び無効レベルを示します。又、図5にAutoShutdown動作の入力レベル及びタイミングを示します。

AutoShutdownを使用した場合、マウス又は他のシステムをウェイクアップするには、ある程度の時間が必要です。図4に、トランスマッタを100ms間だけ駆動し、MAX3221E/MAX3223E/MAX3243Eがウェイクアップしたことを他のシステムに知らせるための回路を示します。他のシステムがこの時間内に有効なRS-232信号を送信すると、両方のシステムのRS-232ポートがインペリアルされます。

シャットダウン時は、デバイスのチャージポンプがオフになり、V+はV_{CC}に、V-はグランドに引き込まれます。トランスマッタ出力はハイインピーダンスになります。シャットダウンの解除に必要な時間は通常100μsです(図5b)。

ソフトウェア制御のシャットダウン

ソフトウェアによる直接制御が望まれる場合は、INVALIDを使用してDTR又はリングインディケータ信号

表2. INVALID真理値表

RS-232 SIGNAL PRESENT AT ANY RECEIVER INPUT	INVALID OUTPUT
Yes	High
No	Low

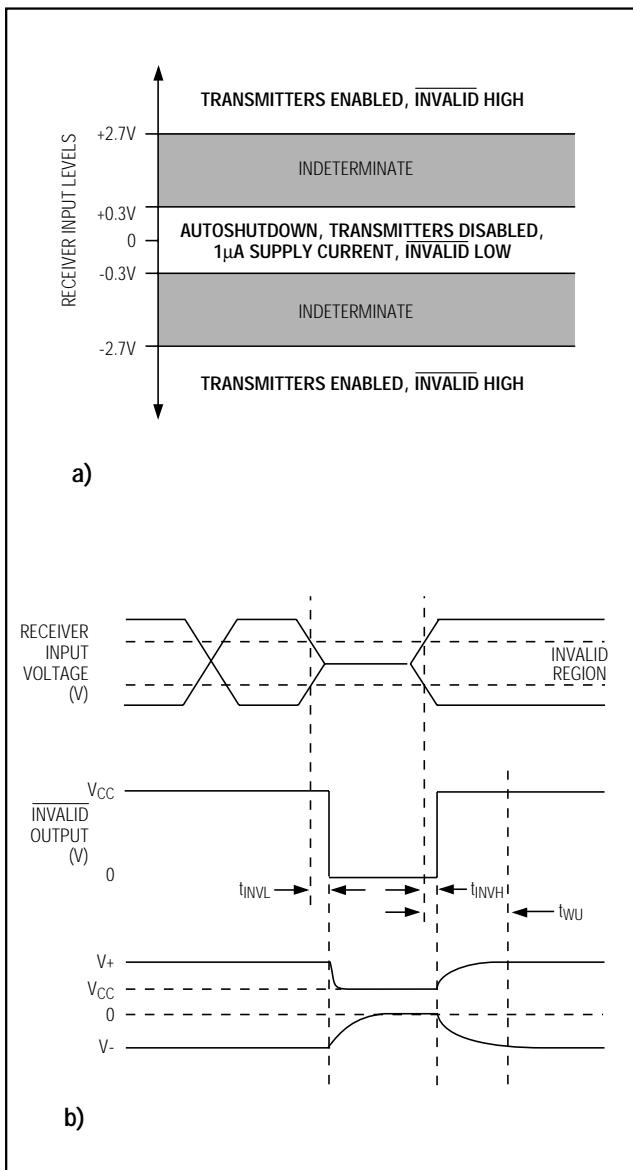


図5. AutoShutdownトリップレベル

を得ることができます。この場合ラインをSHDN入力のように動作させるために、FORCEOFFとFORCEONを接続してAutoShutdownをディセーブルしてください。

$\pm 15kV$ ESD保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、RS-232トランシーバ、AutoShutdown付

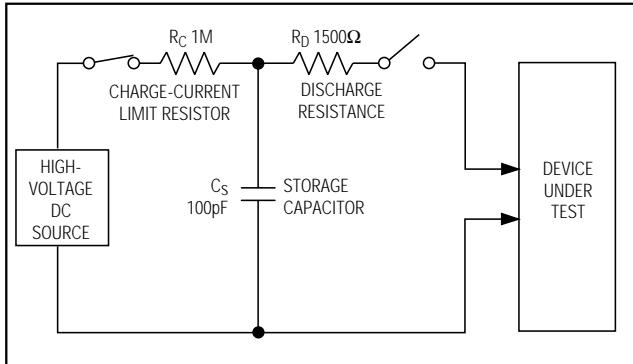


図6a. ヒューマンESDテストモデル

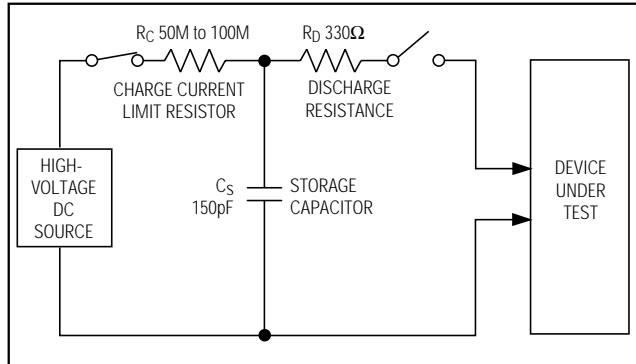


図7a. IEC1000-4-2 ESDテストモデル

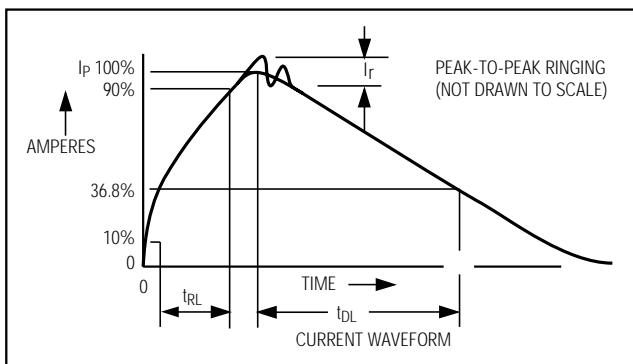


図6b. ヒューマンモデルの電流波形

$\pm 15kV$ ESD保護

このデバイスでは、マキシム社の他のデバイスと同様に、取扱いや組立て時の静電放電を防ぐために、全ピンにESD保護構造を内蔵しています。MAX3221E/MAX3223E/MAX3243Eのドライバ出力とレシーバ入力には、静電に対する特別の保護もなされています。マキシム社は $\pm 15kV$ のESDからこれらのピンを損傷を受けずに保護するための最新技術を開発しました。このESD構造は、シャットダウン及びパワーダウンのいずれの状態でも高ESDに耐えられます。ESDが発生すると、競合メーカーのRS-232製品はラッチが発生し、ラッチアップを解除するためにパワーダウンが必要になりますが、マキシム社のEバージョンはラッチを発生することなく動作し続けます。

ESD保護のテストには様々な方法がありますが、本製品ファミリのトランスマッタ出力及びレシーバ入力は、以下の制限に対する保護を特長としています。

- 1) ヒューマンモデルを使用した場合： $\pm 15kV$
- 2) IEC1000-4-2で指定されている接触放電法を使用した場合： $\pm 8kV$
- 3) IEC1000-4-2のエアギャップ法を使用した場合： $\pm 15kV$

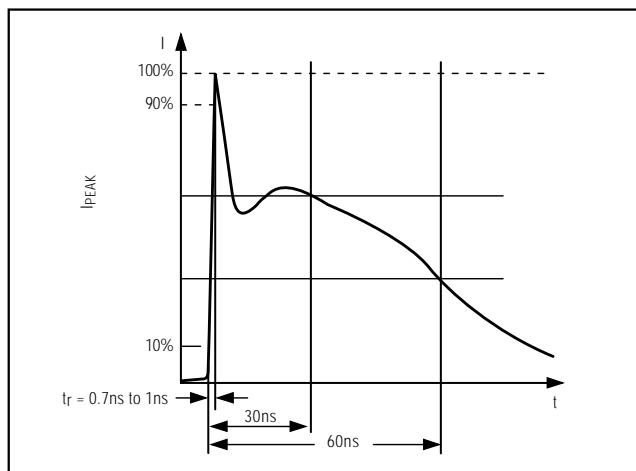


図7b. IEC1000-4-2 ESDジェネレータの電流波形

ESDテスト条件

ESD性能は様々な条件によって異なります。テストのセットアップ、方法及び結果に関する信頼性レポートについては、マキシム社までお問い合わせください。

ヒューマンモデル

ヒューマンモデルを図6aに、低インピーダンスに放電した時に発生する電流波形を図6bに示します。このモデルでは、 $100pF$ コンデンサを該当するESD電圧に充電し、 $1.5k\Omega$ 抵抗を介してテストデバイスに放電します。

IEC1000-4-2

IEC1000-4-2標準は、完成品のESDテスト及び性能を規定したもので、特に集積回路を対象とするものではありません。MAX3221E/MAX3223E/MAX3243Eを使用すると、ESD保護部品を追加しなくても、IEC1000-4-2のレベル4(最高レベル)に準拠する機器を設計できます。

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

テストにヒューマンモデルとIEC1000-4-2モデルを使用した場合の主な違いは、IEC1000-4-2モデルでは直列抵抗が低いため、ヒューマンモデルを使用した時よりも電流ピークが高くなることがあります。従って、IEC1000-4-2に準拠するESD耐電圧は、通常ヒューマンモデルを使用した時よりも低くなります。IEEE1000-4-2モデルを図7aに、 $\pm 8kV$ のIEC-1000-4-2レベル4ESD接触放電テストに対する電流波形を図7bに示します。

エアギャップテストでは、充電したプローブをデバイスに近づけます。接触放電法では、充電する前にプローブをデバイスに接続します。

マシンモデル

ESDのマシンモデルでは、 $200pF$ 蓄積コンデンサ及びゼロ放電抵抗を使用して全ピンをテストします。このテストの目的は、製造過程での取扱いや組立て時の接触によって発生するストレスをエミュレーションすることにあります。製造時は、RS-232入力と出力だけでなく、全てのピンに保護が必要です。従ってPCボード組立て後のI/Oポートに対しては、マシンモデルの有効性が低くなります。

アプリケーション情報

コンデンサの選択

C1 ~ C4に使用するコンデンサの種類は、適正動作にそれ程重要ではなく、極性コンデンサ又は無極性コンデンサのいずれも使用できます。3.3V動作では、チャージポンプに $0.1\mu F$ コンデンサが必要です。他の電源電圧で必要となるコンデンサ値に関しては、表3を参照してください。この場合、表3に示す値よりも小さなものは使用しないでください。コンデンサ容量を増大すると(例えば2倍に増大すると)、トランスマッタ出力のリップルが減少し、消費電力が僅かに低減します。C1の値は変更しなくても、C2、C3及びC4の値は増大できます。但し、C1を増大する場合は(C1と他のコンデンサとの)正しい比率を維持するために、必ずC2、C3及びC4の値も増大するようにしてください。

最小のコンデンサ値を使用する場合は、温度によってコンデンサ容量が過剰に減らないようにしてください。減少の可能性がある場合は、より大きな公称値を持つコンデンサを使用してください。コンデンサの等価直列抵抗(ESR)は、通常、低温で上昇し、V+及びV-のリップルの量に影響します。

電源デカップリング

殆どの場合は、 $0.1\mu F$ V_{CC} バイパスコンデンサで十分です。電源ノイズに敏感なアプリケーションでは、チャージポンプのコンデンサC1と同じ値のコンデンサを使用してください。バイパスコンデンサはできるだけICの近くに接続します。

表3. 必要なコンデンサ容量

V_{CC} (V)	C1, CBYPASS (μF)	C2, C3, C4 (μF)
3.0 to 3.6	0.22	0.22
3.15 to 3.6	0.1	0.1
4.5 to 5.5	0.047	0.33
3.0 to 5.5	0.22	1

表4. ロジックファミリと各種電源との互換性

SYSTEM POWER- SUPPLY VOLTAGE (V)	V_{CC} SUPPLY VOLTAGE (V)	COMPATIBILITY
3.3	3.3	Compatible with all CMOS families.
5	5	Compatible with all TTL and CMOS-logic families.
5	3.3	Compatible with ACT and HCT CMOS, and with TTL. Incompatible with AC, HC, or CD4000 CMOS.

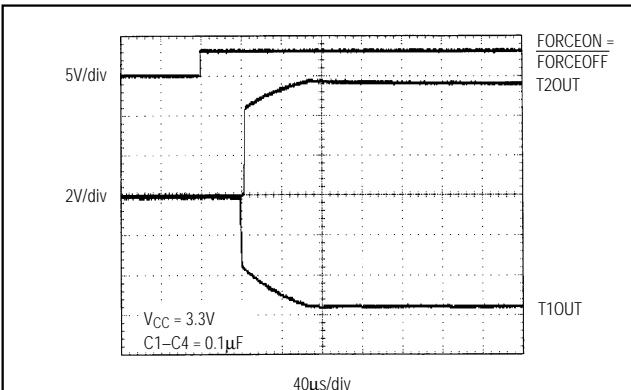


図8. シャットダウン又はパワーダウン解除時のトランスマッタ出力

シャットダウン解除時のトランスマッタ出力

図8にシャットダウンモードを解除した時の2つのトランスマッタ出力を示します。この図では、これらがアクティブになる時に、2つのトランスマッタ出力が互いに逆のRS-232レベルに(片方のトランスマッタはハイに、他方はローに)向かっています。各トランスマッタには $3k$ 負荷を $1000pF$ と並列に接続しています。シャットダウンを解除しても、リンギングや望ましくない過渡は見られず、V-が約-3Vを越えた時にだけトランスマッタ出力がイネーブルされています。

$\pm 15kV ESD$ 保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

高データレート

MAX3221E/MAX3223E/MAX3243Eは、高いデータレートでも、RS-232 $\pm 5.0V$ の最小トランスマッタ出力電圧を維持します。図9に、トランスマッタのループバックテスト回路を示します。120kbpsにおけるループバックテストの結果を図10に、250kbpsにおける結果を図11に示します。図10は、1000pFと並列のRS-232負荷に、3つ全部のトランスマッタを120kbpsで同時に駆動した場合です。図11は、1つのトランスマッタを250kbpsで駆動し、3つ全部のトランスマッタは1000pFを並列に接続したRS-232Cレシーバを負荷としています。

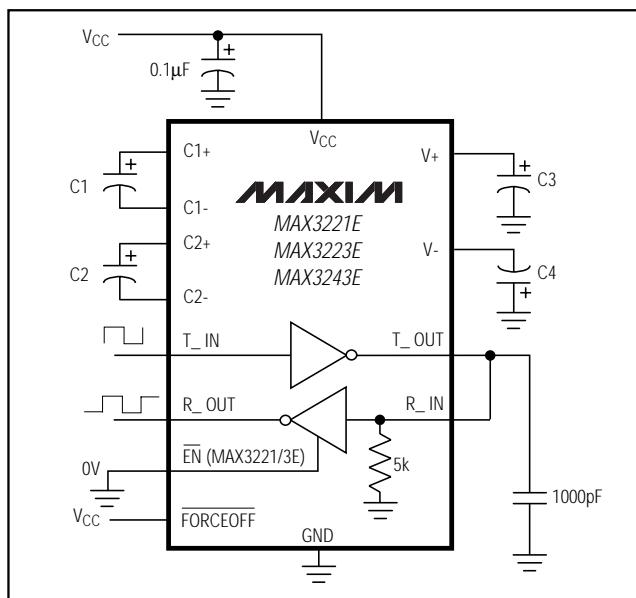


図9. ループバックテスト回路

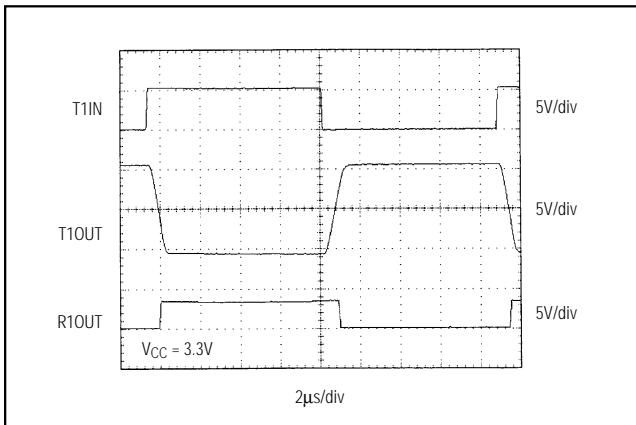


図10. 120kbpsにおけるループバックテスト結果

マウス駆動機能(MAX3243E)

MAX3243Eは、低電圧電源で動作しながらシリアルマウスを駆動できるように設計されています。この機能は、LogitechやMicrosoftなどの主要マウスブランドで試験済みです。テストでは、全てのシリアルマウスを正常に駆動し、それぞれの電流及び電圧条件を満たしています。MAX3243Eの安定化デュアルチャージポンプは、トランスマッタが最悪の条件でも最低 $\pm 5V$ の電源を供給できるようにしています。負荷電流を増加した時のトランスマッタ出力を図12aに示します。AutoShutdown機能はマウスに対して動作しないため、FORCEOFF及びFORCEONはV_{CC}に接続する必要があります。図12b(次ページ)に、マウスドライバのテスト回路を示します。ポートのイナクティブ時に $1\mu A$ 消費電流でマウス駆動能力を実現するには、AutoShutdown Plus機能付デバイス(MAX3244EやMAX3245Eなど)を使用してください。

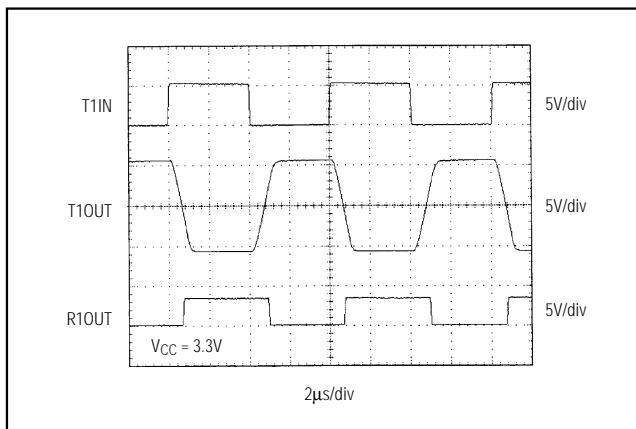


図11. 250kbpsにおけるループバックテスト結果

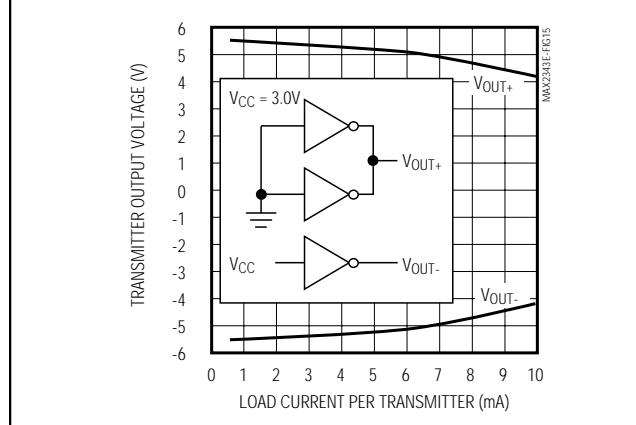


図12a. トランスマッタ1つ当たりのトランスマッタ出力電圧対負荷電流

$\pm 15kV$ ESD保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、
RS-232トランシーバ、AutoShutdown付

MAX3221E/MAX3223E/MAX3243E

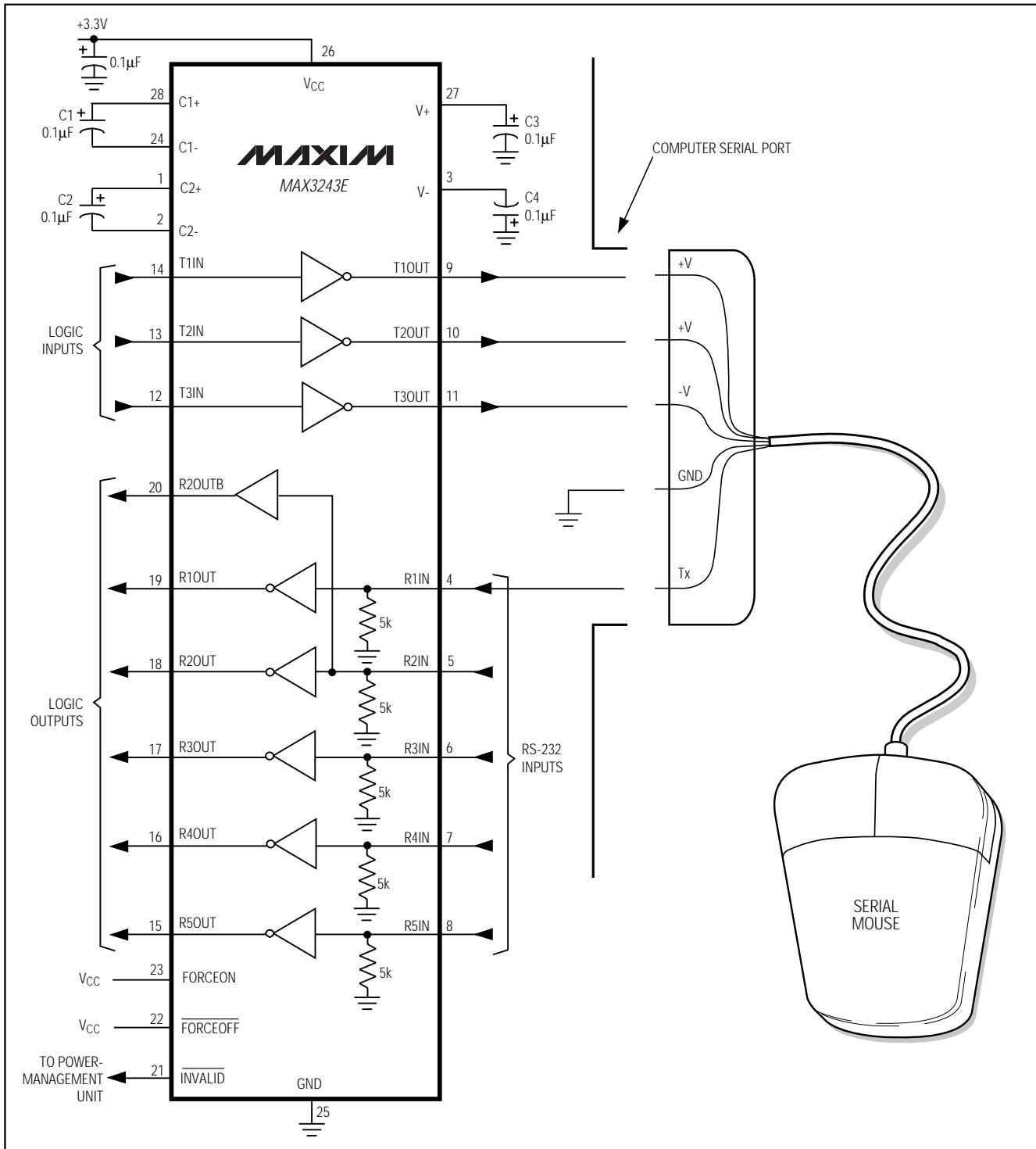


図12b. マウス駆動テスト回路

**±15kV ESD保護、1μA、3.0V ~ 5.5V、250kbps、
RS-232トランシーバ、AutoShutdown付**

3V及び5Vロジックとの相互接続

MAX3221E/MAX3223E/MAX3243Eは、ACTやHCT CMOSなどの各種5Vロジックファミリと直接インターフェースできるようになっています。相互接続の組合せについては、表4を参照してください。

表5. マキシム社の±15kV ESD保護、3.0V ~ 5.5V駆動RS-232トランシーバ

PART	Supply Voltage Range (V)	No. of Tx/Rx	Supply Current (μA)	Auto-Shutdown Plus	Auto-Shutdown	Human Body Model (kV)	IEC 1000-4-2 Contact Discharge (kV)	IEC 1000-4-2 Air-Gap Discharge (kV)	Guaranteed Data Rate (kbps)
MAX3241E	+3.0 to +5.5	3/5	300	—	—	±15	±8	±15	250
MAX3243E	+3.0 to +5.5	3/5	1	—	Yes	±15	±8	±15	250
MAX3244E	+3.0 to +5.5	3/5	1	Yes	—	±15	±8	±15	250
MAX3245E	+3.0 to +5.5	3/5	1	Yes	—	±15	±8	±15	1Mbps
MAX3232E	+3.0 to +5.5	2/2	300	—	—	±15	±8	±15	250
MAX3222E	+3.0 to +5.5	2/2	300	—	—	±15	±8	±15	250
MAX3223E	+3.0 to +5.5	2/2	1	—	Yes	±15	±8	±15	250
MAX3224E	+3.0 to +5.5	2/2	1	Yes	—	±15	±8	±15	250
MAX3225E	+3.0 to +5.5	2/2	1	Yes	—	±15	±8	±15	1Mbps
MAX3221E	+3.0 to +5.5	1/1	1	—	Yes	±15	±8	±15	250
MAX3226E	+3.0 to +5.5	1/1	1	Yes	—	±15	±8	±15	250
MAX3227E	+3.0 to +5.5	1/1	1	Yes	—	±15	±8	±15	1Mbps

チップ情報

MAX3221E

TRANSISTOR COUNT: 269

MAX3223E

TRANSISTOR COUNT: 339

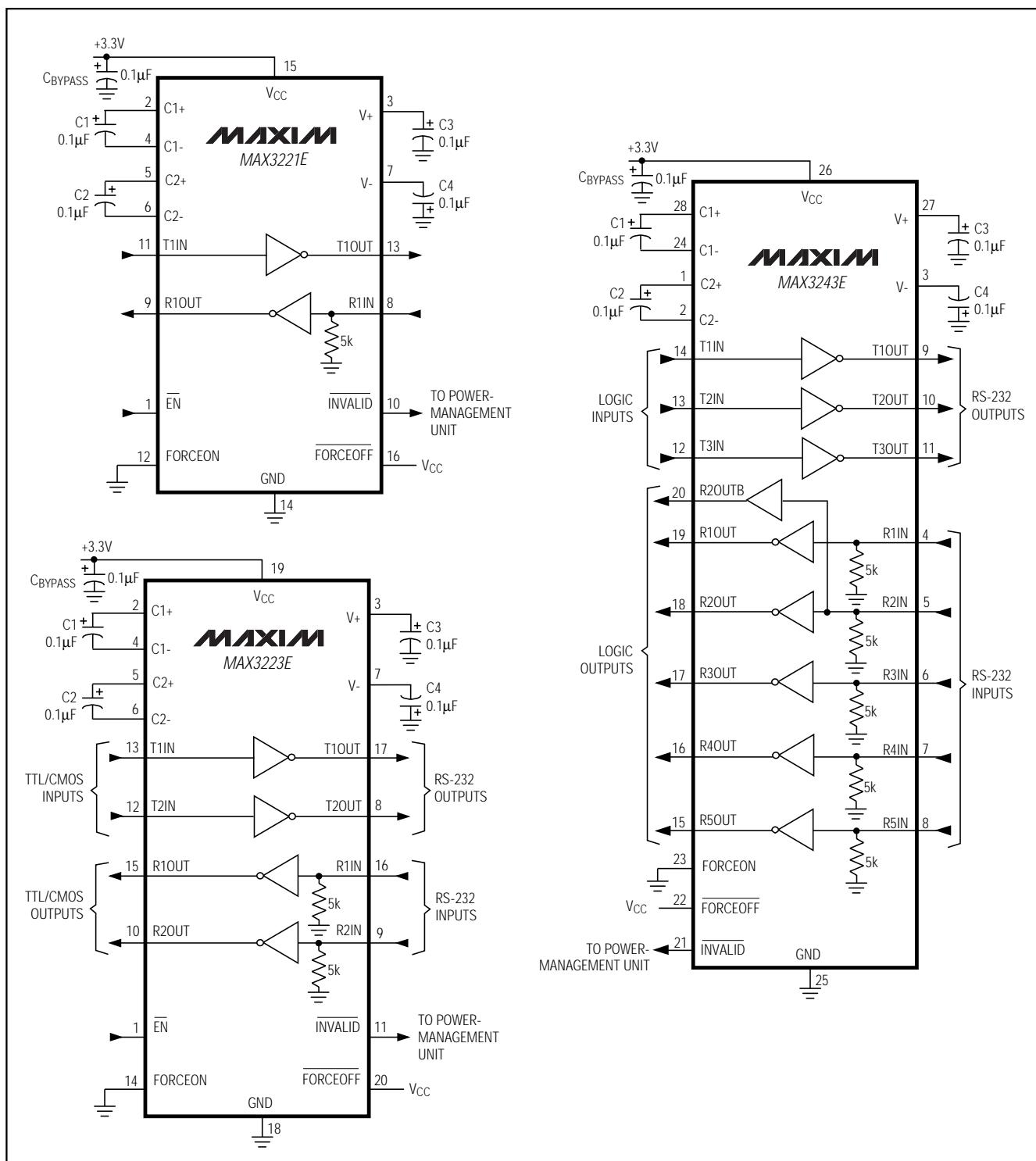
MAX3243E

TRANSISTOR COUNT: 476

**±15kV ESD保護、1μA、3.0V～5.5V、250kbps、
RS-232トランシーバ、AutoShutdown付**

標準動作回路

MAX3221E/MAX3223E/MAX3243E

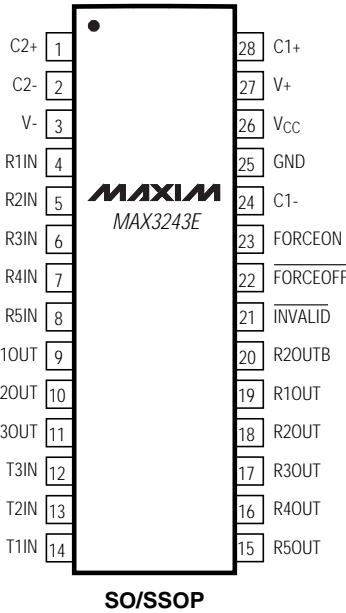
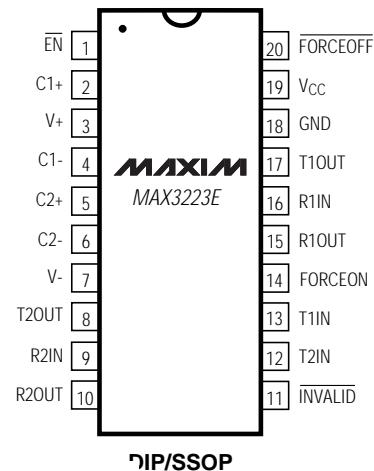
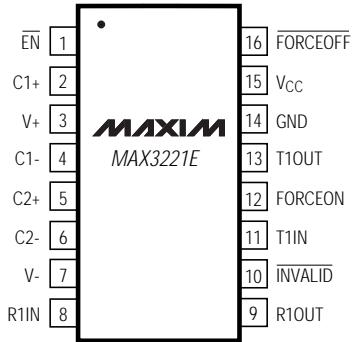


$\pm 15kV$ ESD保護、 $1\mu A$ 、 $3.0V \sim 5.5V$ 、 $250kbps$ 、 RS-232トランシーバ、AutoShutdown付

MAX3221E/MAX3223E/MAX3243E

ピン配置

TOP VIEW



マキシム・ジャパン株式会社

〒169-0051 東京都新宿区西早稲田3-30-16(ホリゾン1ビル)
TEL. (03)3232-6141 FAX. (03)3232-6149

マキシム社では全体がマキシム社製品で実現されている回路以外の回路の使用については責任を持ちません。回路特許ライセンスは明言されていません。
マキシム社は隨時予告なしに回路及び仕様を変更する権利を保留します。

16 Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600

© 1998 Maxim Integrated Products

MAXIM is a registered trademark of Maxim Integrated Products.