

東芝 CMOS デジタル集積回路 シリコン モノリシック

# TC4021BP, TC4021BF

TC4021BP/TC4021BF 8-Stage Static Shift Register

(Asynchronous Parallel Input or Synchronous Serial Input/Serial Output)

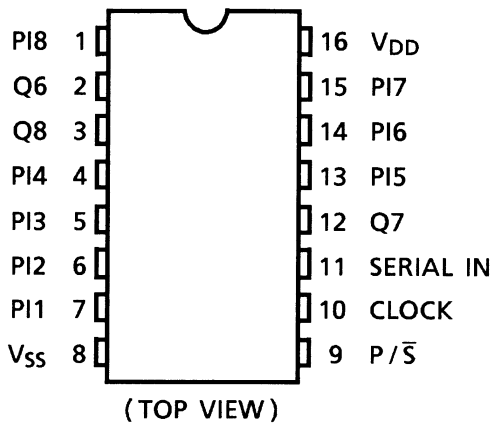
TC4021BP/BF は、8-STAGE の PARALLEL IN SERIAL OUT SHIFT REGISTER で、SERIAL IN/SERIAL OUT 動作も可能です。

PARALLEL 動作の場合、PARALLEL IN の DATA は、CLOCK とは非同期に各 F/F に入力され出力に得られます。

SERIAL 動作の場合は、CLOCK の立ち上がりで各 F/F が TRIGGER されます。

PARALLEL 動作と SERIAL 動作の切り替えは P/ $\bar{S}$  CONTROL 入力により行います。P/ $\bar{S}$  CONTROL 入力が “H” の場合は、PARALLEL 動作、“L” の場合は SERIAL 動作となります。

## ピン接続図



## 真理値表

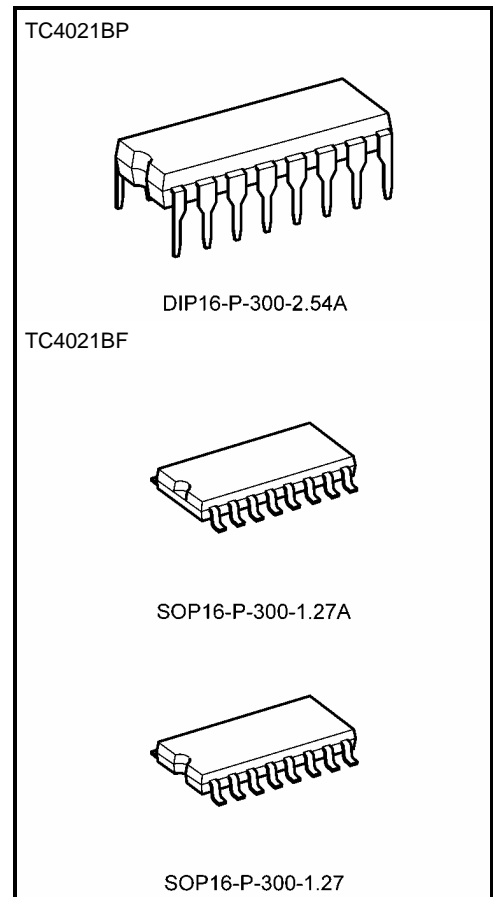
Inputs					Outputs $\Delta$	
CLOCK $\Delta\Delta$	P/ $\bar{S}$	PI1	PI $n$	SI	Q1	Q $n$
$\uparrow$	L	*	*	L	L	Q $n$ - 1
$\uparrow$	L	*	*	H	H	Q $n$ - 1
$\downarrow$	L	*	*	*	No Change	
*	H	L	L	*	L	L
*	H	L	H	*	L	H
*	H	H	L	*	H	L
*	H	H	H	*	H	H

N : 2~8

$\Delta$  : Q1~Q5 internal

$\Delta\Delta$  : Level change

\* : Don't care



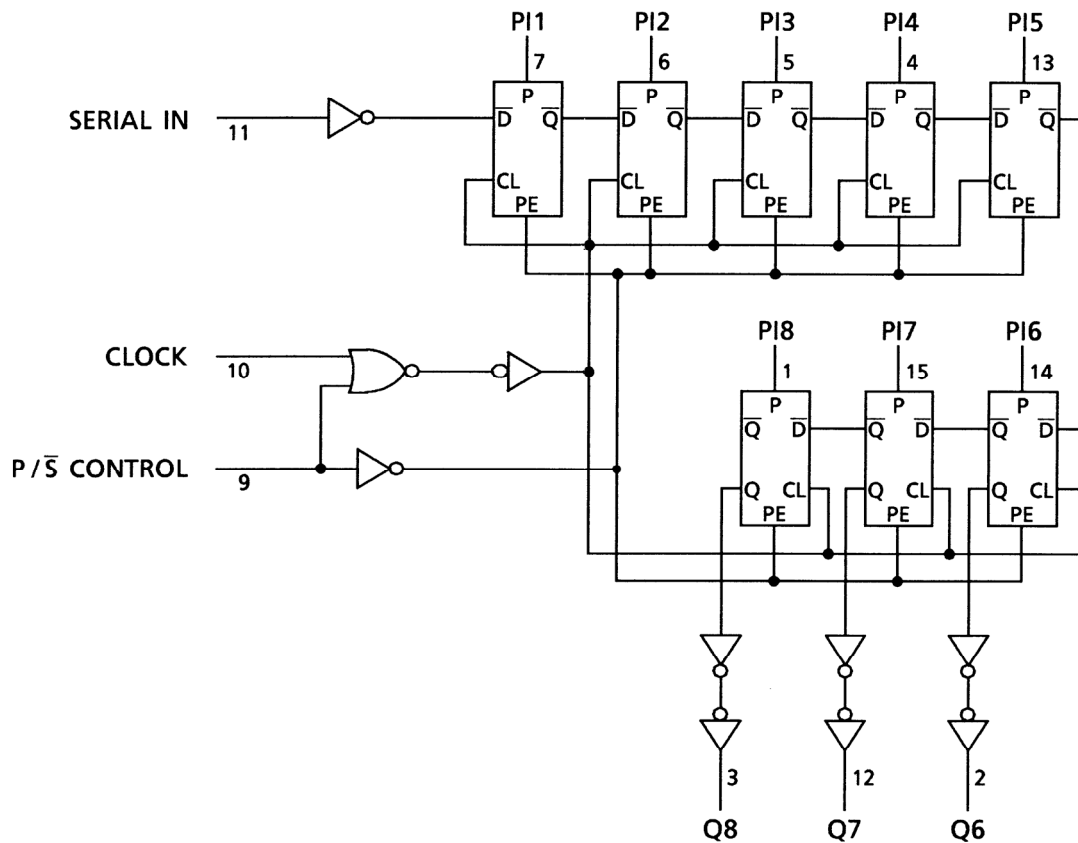
## 質量

DIP16-P-300-2.54A : 1.00 g (標準)

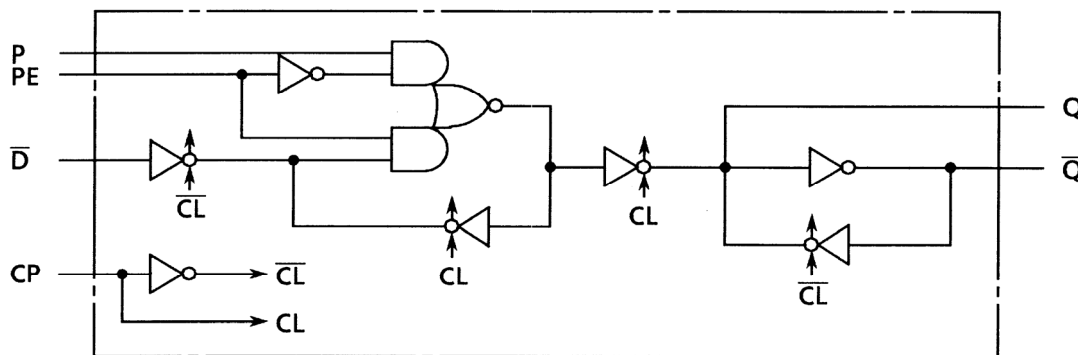
SOP16-P-300-1.27A : 0.18 g (標準)

SOP16-P-300-1.27 : 0.18 g (標準)

論理図



Internal Flip Flop



絶対最大定格 (注)

項目	記号	定格	単位
電源電圧	$V_{DD}$	$V_{SS} - 0.5 \sim V_{SS} + 20$	V
入力電圧	$V_{IN}$	$V_{SS} - 0.5 \sim V_{DD} + 0.5$	V
出力電圧	$V_{OUT}$	$V_{SS} - 0.5 \sim V_{DD} + 0.5$	V
入力電流	$I_{IN}$	$\pm 10$	mA
許容損失	$P_D$	300 (DIP)/180 (SOP)	mW
動作温度	$T_{opr}$	$-40 \sim 85$	$^{\circ}C$
保存温度	$T_{stg}$	$-65 \sim 150$	$^{\circ}C$

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

推奨動作条件 ( $V_{SS} = 0\text{ V}$ ) (注)

項目	記号	測定条件	最小	標準	最大	単位
電源電圧	$V_{DD}$	—	3	—	18	V
入力電圧	$V_{IN}$	—	0	—	$V_{DD}$	V

注: 推奨動作条件は動作を保証するための条件です。  
使用していない入力はVCC、もしくはGNDに接続してください。

電気的特性 ( $V_{SS} = 0\text{ V}$ )

項目	記号	測定条件	$V_{DD}$ (V)	-40°C		25°C			85°C		単位
				最小	最大	最小	標準	最大	最小	最大	
高レベル出力電圧	$V_{OH}$	$ I_{OUT}  < 1\ \mu\text{A}$ $V_{IN} = V_{SS}, V_{DD}$	5	4.95	—	4.95	5.00	—	4.95	—	V
			10	9.95	—	9.95	10.00	—	9.95	—	
			15	14.95	—	14.95	15.00	—	14.95	—	
低レベル出力電圧	$V_{OL}$	$ I_{OUT}  < 1\ \mu\text{A}$ $V_{IN} = V_{SS}, V_{DD}$	5	—	0.05	—	0.00	0.05	—	0.05	V
			10	—	0.05	—	0.00	0.05	—	0.05	
			15	—	0.05	—	0.00	0.05	—	0.05	
高レベル出力電流	$I_{OH}$	$V_{OH} = 4.6\text{ V}$ $V_{OH} = 2.5\text{ V}$ $V_{OH} = 9.5\text{ V}$ $V_{OH} = 13.5\text{ V}$ $V_{IN} = V_{SS}, V_{DD}$	5	-0.61	—	-0.51	-1.0	—	-0.42	—	mA
			5	-2.50	—	-2.10	-4.0	—	-1.70	—	
			10	-1.50	—	-1.30	-2.2	—	-1.10	—	
			15	-4.00	—	-3.40	-9.0	—	-2.80	—	
低レベル出力電流	$I_{OL}$	$V_{OL} = 0.4\text{ V}$ $V_{OL} = 0.5\text{ V}$ $V_{OL} = 1.5\text{ V}$ $V_{IN} = V_{SS}, V_{DD}$	5	0.61	—	0.51	1.5	—	0.42	—	mA
			10	1.50	—	1.30	3.8	—	1.10	—	
			15	4.00	—	3.40	15.0	—	2.80	—	
高レベル入力電圧	$V_{IH}$	$V_{OUT} = 0.5\text{ V}, 4.5\text{ V}$ $V_{OUT} = 1.0\text{ V}, 9.0\text{ V}$ $V_{OUT} = 1.5\text{ V}, 13.5\text{ V}$ $ I_{OUT}  < 1\ \mu\text{A}$	5	3.5	—	3.5	2.75	—	3.5	—	V
			10	7.0	—	7.0	5.50	—	7.0	—	
			15	11.0	—	11.0	8.25	—	11.0	—	
低レベル入力電圧	$V_{IL}$	$V_{OUT} = 0.5\text{ V}, 4.5\text{ V}$ $V_{OUT} = 1.0\text{ V}, 9.0\text{ V}$ $V_{OUT} = 1.5\text{ V}, 13.5\text{ V}$ $ I_{OUT}  < 1\ \mu\text{A}$	5	—	1.5	—	2.25	1.5	—	1.5	V
			10	—	3.0	—	4.50	3.0	—	3.0	
			15	—	4.0	—	6.75	4.0	—	4.0	
高レベル入力電流	$I_{IH}$	$V_{IH} = 18\text{ V}$	18	—	0.1	—	$10^{-5}$	0.1	—	1.0	$\mu\text{A}$
低レベル入力電流	$I_{IL}$	$V_{IL} = 0\text{ V}$	18	—	-0.1	—	$-10^{-5}$	-0.1	—	-1.0	$\mu\text{A}$
静的消費電流	$I_{DD}$	$V_{IN} = V_{SS}, V_{DD}$ (注)	5	—	5	—	0.005	5	—	150	$\mu\text{A}$
			10	—	10	—	0.010	10	—	300	
			15	—	20	—	0.015	20	—	600	

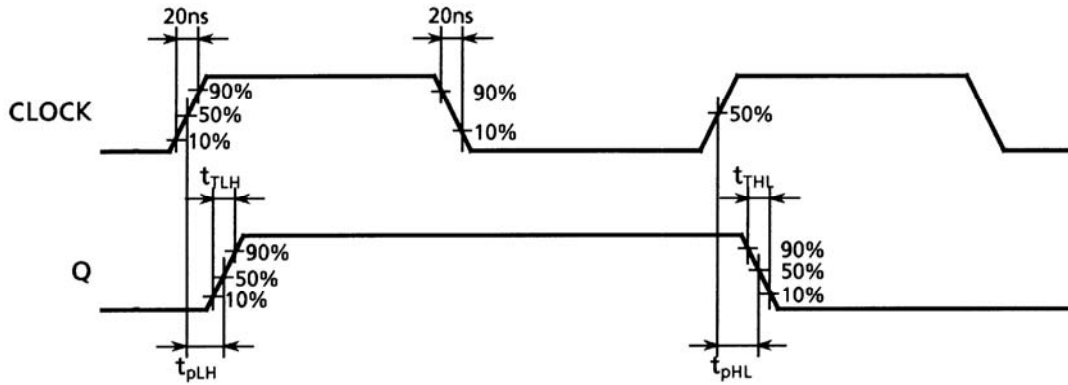
注: すべての入力の組み合わせに適用

スイッチング特性 (Ta = 25°C, V<sub>SS</sub> = 0 V, C<sub>L</sub> = 50 pF)

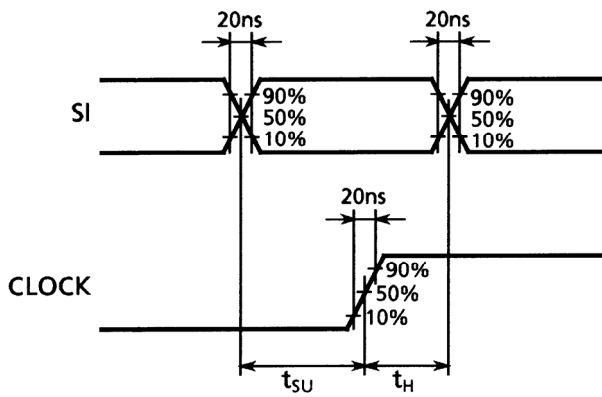
項目	記号	測定条件		最小	標準	最大	単位
			V <sub>DD</sub> (V)				
出力立ち上がり時間	t <sub>TLH</sub>	—	5	—	80	200	ns
			10	—	50	100	
			15	—	40	80	
出力立ち下がり時間	t <sub>THL</sub>	—	5	—	80	200	ns
			10	—	50	100	
			15	—	40	80	
伝搬遅延時間 (CLOCK-Q)	t <sub>pLH</sub> t <sub>pHL</sub>	—	5	—	150	320	ns
			10	—	65	160	
			15	—	45	120	
伝搬遅延時間 (P/ $\bar{S}$ -Q)	t <sub>pLH</sub> t <sub>pHL</sub>	—	5	—	230	460	ns
			10	—	90	180	
			15	—	60	120	
最大クロック周波数	f <sub>CL</sub>	—	5	3.0	6.5	—	MHz
			10	6.0	18	—	
			15	8.5	24	—	
最小クロックパルス幅	t <sub>w</sub>	—	5	—	80	180	ns
			10	—	30	80	
			15	—	20	50	
最大クロック立ち上がり時間 最大クロック立ち下がり時間	t <sub>rCL</sub> t <sub>fCL</sub>	—	5	20.0	—	—	μs
			10	2.5	—	—	
			15	1.0	—	—	
最小セットアップ時間 (SI-CLOCK)	t <sub>su</sub>	—	5	—	40	120	ns
			10	—	20	80	
			15	—	15	60	
最小セットアップ時間 (PI-P/ $\bar{S}$ )	t <sub>su</sub>	—	5	—	25	50	ns
			10	—	15	30	
			15	—	10	20	
最小ホールド時間 (SI-CLOCK) (PI-P/ $\bar{S}$ )	t <sub>H</sub>	—	5	—	35	70	ns
			10	—	20	40	
			15	—	15	30	
最小パルス幅 (P/ $\bar{S}$ CONTROL)	t <sub>WH</sub>	—	5	—	90	180	ns
			10	—	30	80	
			15	—	10	50	
最小リムーバル時間 (P/ $\bar{S}$ -CLOCK)	t <sub>rem</sub>	—	5	—	45	280	ns
			10	—	20	140	
			15	—	15	100	
入力容量	C <sub>IN</sub>	—		—	5	7.5	pF

スイッチング時間測定波形

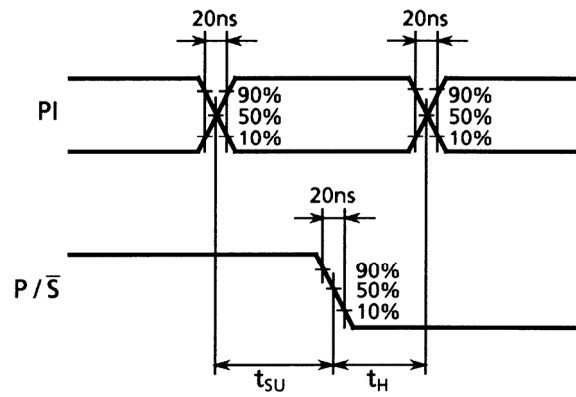
波形 1



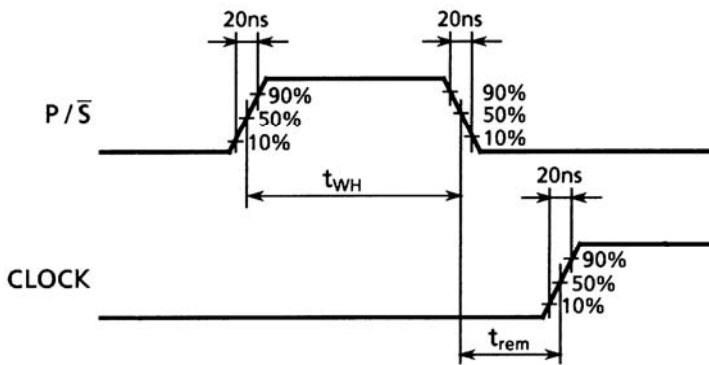
波形 2



波形 3



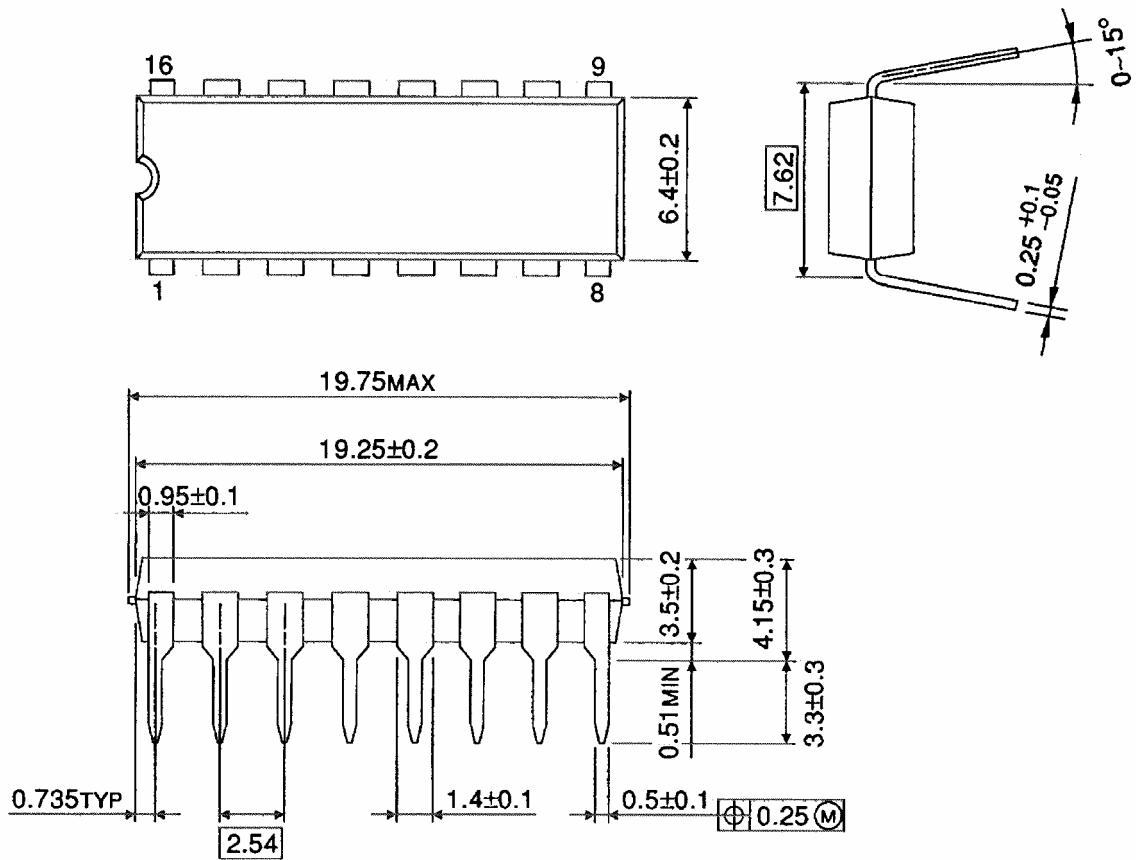
波形 4



## 外形図

DIP16-P-300-2.54A

Unit : mm

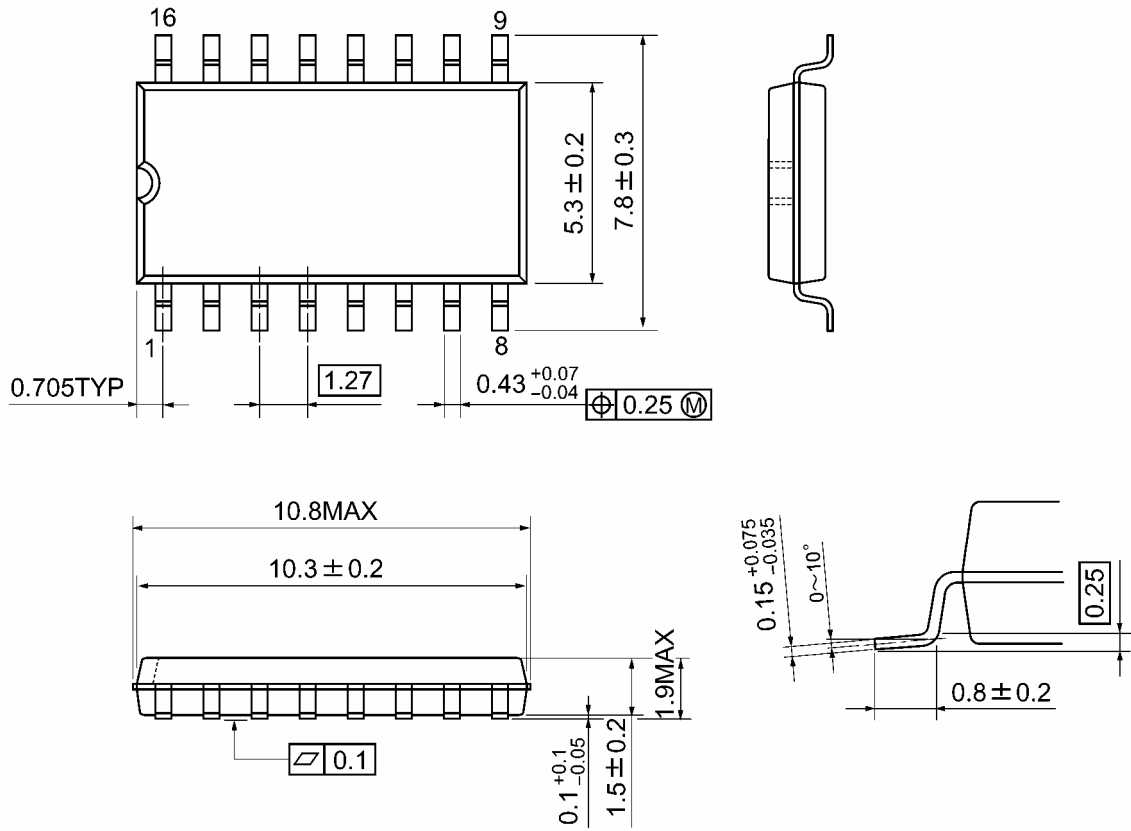


質量: 1.00 g (標準)

外形図

SOP16-P-300-1.27A

Unit: mm

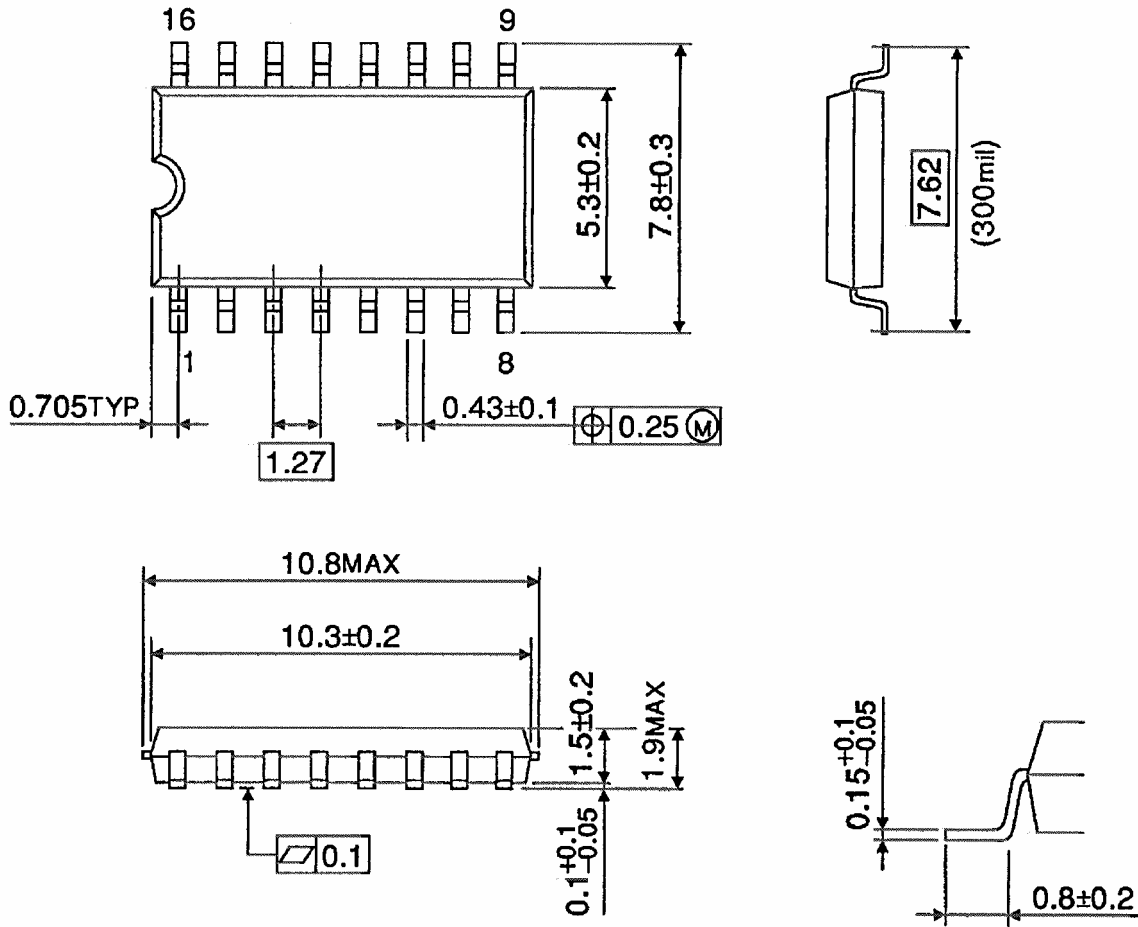


質量: 0.18 g (標準)

外形図

SOP16-P-300-1.27

Unit : mm



質量: 0.18 g (標準)



注: 鉛フリー対応製品パッケージ

DIP16-P-300-2.54A SOP16-P-300-1.27A

## 当社半導体製品取り扱い上のお願い

060116TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。  
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。 021023\_A
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。 021023\_B
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。 060106\_Q
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。 021023\_C
- 本資料に掲載されている製品は、外国為替及び外国貿易法により、輸出または海外への提供が規制されているものです。 021023\_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。 021023\_D