

東芝 CMOS デジタル集積回路 シリコン モノリシック

TC4027BP, TC4027BF

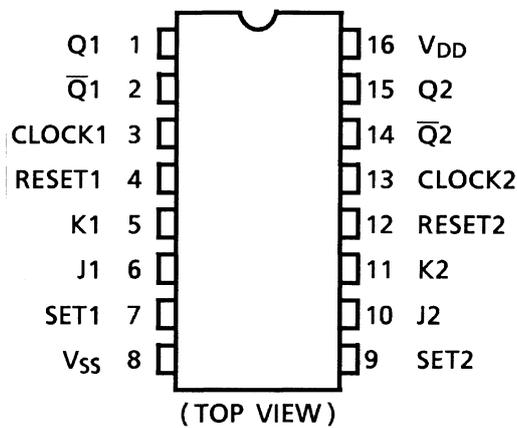
TC4027BP/TC4027BF Dual J-K Master-Slave Flip-Flop

TC4027BP/BF は、RESET、SET 機能をもつ J-K マスタスレーブ フリップフロップです。

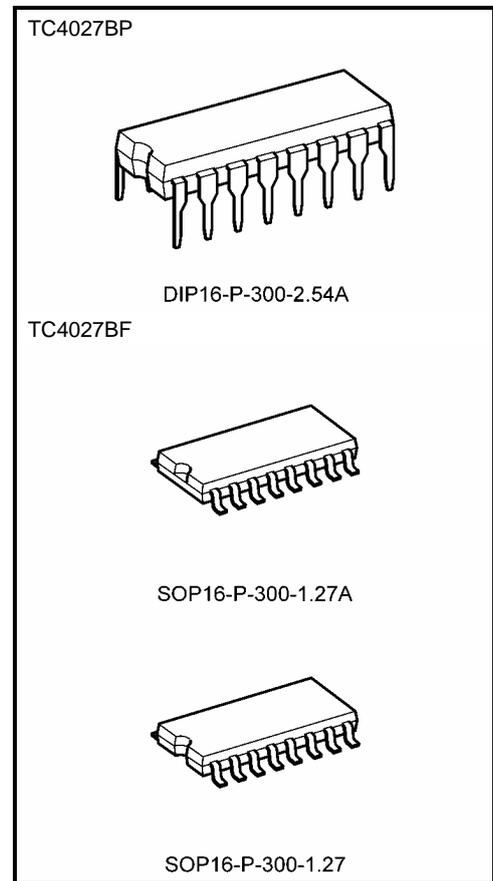
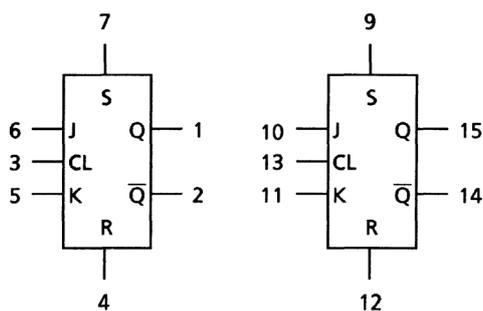
RESET および SET をともに “L” レベルとして、クロックパルスを立ち上がらせると、出力は J および K の状態に従って変化します。(J-K モード)

SET 入力を “H”, RESET 入力を “L” にすると、Q 出力は “H”, \bar{Q} 出力は “L” となり RESET 入力を “H”, SET 入力を “L” にすると、Q 出力は “L”, \bar{Q} 出力は “H” となります。SET、RESET 双方とも “H” の場合は Q = “H”, \bar{Q} = “H” になります。(R-S モード)

ピン接続図



ブロック図



質量

DIP16-P-300-2.54A : 1.00 g (標準)
SOP16-P-300-1.27A : 0.18 g (標準)
SOP16-P-300-1.27 : 0.18 g (標準)

真理値表

Inputs					Outputs	
RESET	SET	J	K	CLOCK Δ	Q_{n+1}	\bar{Q}_{n+1}
L	H	*	*	*	H	L
H	L	*	*	*	L	H
H	H	*	*	*	H	H
L	L	L	L	\uparrow	$Q_n \cdot$	$\bar{Q}_n \cdot$
L	L	L	H	\uparrow	L	H
L	L	H	L	\uparrow	H	L
L	L	H	H	\uparrow	$\bar{Q}_n \cdot \cdot$	$Q_n \cdot \cdot$
L	L	*	*	\downarrow	$Q_n \cdot$	$\bar{Q}_n \cdot$

* : Don't care

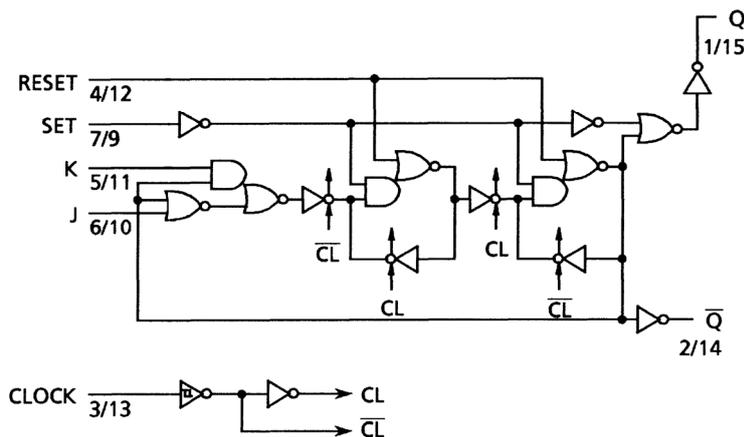
Δ : Level change

\cdot : No change

$\cdot \cdot$: Change

論理図

1/2 TC4027BP/BF



絶対最大定格 (注)

項目	記号	定格	単位
電源電圧	V_{DD}	$V_{SS} - 0.5 \sim V_{SS} + 20$	V
入力電圧	V_{IN}	$V_{SS} - 0.5 \sim V_{DD} + 0.5$	V
出力電圧	V_{OUT}	$V_{SS} - 0.5 \sim V_{DD} + 0.5$	V
入力電流	I_{IN}	± 10	mA
許容損失	P_D	300 (DIP)/180 (SOP)	mW
動作温度	T_{opr}	-40~85	°C
保存温度	T_{stg}	-65~150	°C

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

推奨動作条件 ($V_{SS} = 0\text{ V}$) (注)

項目	記号	測定条件	最小	標準	最大	単位
電源電圧	V_{DD}	—	3	—	18	V
入力電圧	V_{IN}	—	0	—	V_{DD}	V

注: 推奨動作条件は動作を保証するための条件です。
使用していない入力はVCC、もしくはGNDに接続してください。

電気的特性 ($V_{SS} = 0\text{ V}$)

項目	記号	測定条件	V_{DD} (V)	-40°C		25°C			85°C		単位
				最小	最大	最小	標準	最大	最小	最大	
高レベル出力電圧	V_{OH}	$ I_{OUT} < 1\ \mu\text{A}$ $V_{IN} = V_{SS}, V_{DD}$	5	4.95	—	4.95	5.00	—	4.95	—	V
			10	9.95	—	9.95	10.00	—	9.95	—	
			15	14.95	—	14.95	15.00	—	14.95	—	
低レベル出力電圧	V_{OL}	$ I_{OUT} < 1\ \mu\text{A}$ $V_{IN} = V_{SS}, V_{DD}$	5	—	0.05	—	0.00	0.05	—	0.05	V
			10	—	0.05	—	0.00	0.05	—	0.05	
			15	—	0.05	—	0.00	0.05	—	0.05	
高レベル出力電流	I_{OH}	$V_{OH} = 4.6\text{ V}$ $V_{OH} = 2.5\text{ V}$ $V_{OH} = 9.5\text{ V}$ $V_{OH} = 13.5\text{ V}$ $V_{IN} = V_{SS}, V_{DD}$	5	-0.61	—	-0.51	-1.0	—	-0.42	—	mA
			5	-2.50	—	-2.10	-4.0	—	-1.70	—	
			10	-1.50	—	-1.30	-2.2	—	-1.10	—	
			15	-4.00	—	-3.40	-9.0	—	-2.80	—	
低レベル出力電流	I_{OL}	$V_{OL} = 0.4\text{ V}$ $V_{OL} = 0.5\text{ V}$ $V_{OL} = 1.5\text{ V}$ $V_{IN} = V_{SS}, V_{DD}$	5	0.61	—	0.51	1.2	—	0.42	—	mA
			10	1.50	—	1.30	3.2	—	1.10	—	
			15	4.00	—	3.40	12.0	—	2.80	—	
高レベル入力電圧	V_{IH}	$V_{OUT} = 0.5\text{ V}, 4.5\text{ V}$ $V_{OUT} = 1.0\text{ V}, 9.0\text{ V}$ $V_{OUT} = 1.5\text{ V}, 13.5\text{ V}$ $ I_{OUT} < 1\ \mu\text{A}$	5	3.5	—	3.5	2.75	—	3.5	—	V
			10	7.0	—	7.0	5.50	—	7.0	—	
			15	11.0	—	11.0	8.25	—	11.0	—	
低レベル入力電圧	V_{IL}	$V_{OUT} = 0.5\text{ V}, 4.5\text{ V}$ $V_{OUT} = 1.0\text{ V}, 9.0\text{ V}$ $V_{OUT} = 1.5\text{ V}, 13.5\text{ V}$ $ I_{OUT} < 1\ \mu\text{A}$	5	—	1.5	—	2.25	1.5	—	1.5	V
			10	—	3.0	—	4.50	3.0	—	3.0	
			15	—	4.0	—	6.75	4.0	—	4.0	
高レベル入力電流	I_{IH}	$V_{IH} = 18\text{ V}$	18	—	0.1	—	10^{-5}	0.1	—	1.0	μA
低レベル入力電流	I_{IL}	$V_{IL} = 0\text{ V}$	18	—	-0.1	—	-10^{-5}	-0.1	—	-1.0	μA
静的消費電流	I_{DD}	$V_{IN} = V_{SS}, V_{DD}$ (注)	5	—	1	—	0.002	1	—	30	μA
			10	—	2	—	0.004	2	—	60	
			15	—	4	—	0.008	4	—	120	

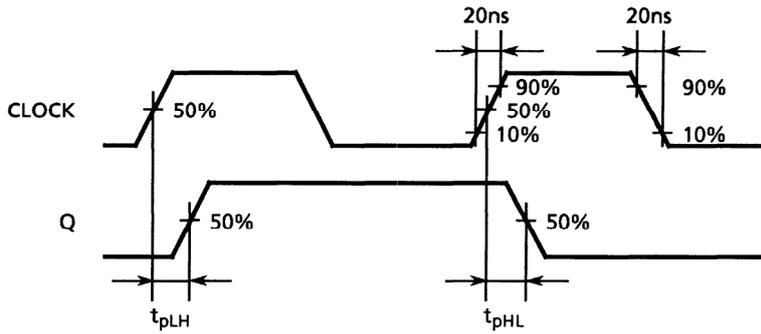
注: すべての入力の組み合わせに適用

スイッチング特性 ($T_a = 25^\circ\text{C}$, $V_{SS} = 0\text{ V}$, $C_L = 50\text{ pF}$)

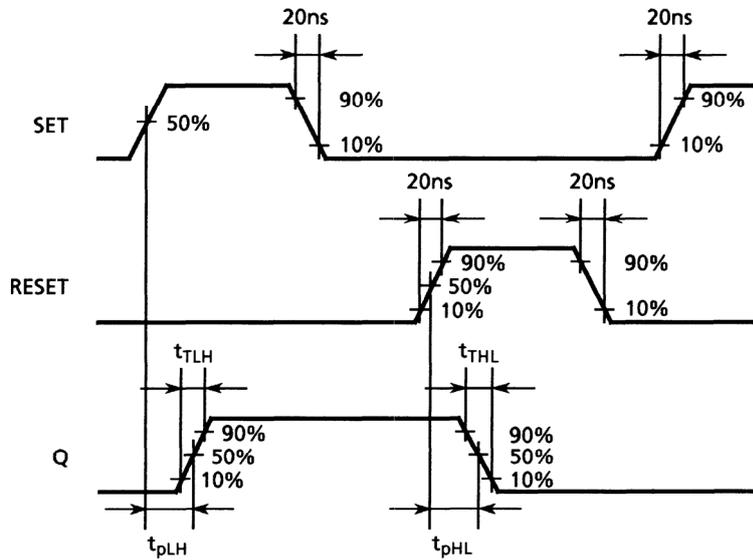
項目	記号	測定条件	V _{DD} (V)	最小	標準	最大	単位
出力立ち上がり時間	t_{TLH}	—	5	—	70	200	ns
			10	—	35	100	
			15	—	30	80	
出力立ち下がり時間	t_{THL}	—	5	—	70	200	ns
			10	—	35	100	
			15	—	30	80	
伝搬遅延時間 (CLOCK-Q, \bar{Q})	t_{pLH} t_{pHL}	—	5	—	150	300	ns
			10	—	75	130	
			15	—	60	90	
伝搬遅延時間 (SET, RESET-Q, \bar{Q})	t_{pLH} t_{pHL}	—	5	—	120	300	ns
			10	—	60	130	
			15	—	45	90	
最大クロック周波数	f_{CL}	—	5	3.5	8	—	MHz
			10	8.0	16	—	
			15	12.0	20	—	
最大クロック立ち上がり時間 最大クロック立ち下がり時間	t_{rCL} t_{fCL}	—	5 10 15	No limit			μs
最小パルス幅 (SET, RESET)	t_W	—	5	—	60	180	ns
			10	—	35	80	
			15	—	25	50	
最小クロックパルス幅	t_W	—	5	—	60	140	ns
			10	—	35	60	
			15	—	25	40	
最小セットアップ時間 (J, K-CLOCK)	t_{SU}	—	5	—	30	140	ns
			10	—	10	50	
			15	—	5	35	
最小ホールド時間 (J, K-CLOCK)	t_H	—	5	—	—	140	ns
			10	—	—	50	
			15	—	—	35	
最小リムーバル時間 (SET, RESET-CLOCK)	t_{rem}	—	5	—	—	40	ns
			10	—	—	20	
			15	—	—	15	
入力容量	C_{IN}	—	—	5	7.5	pF	

スイッチング時間測定波形

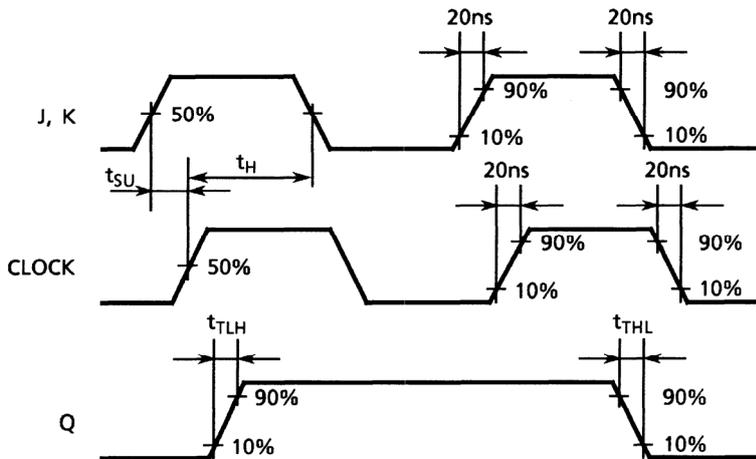
波形 1



波形 2



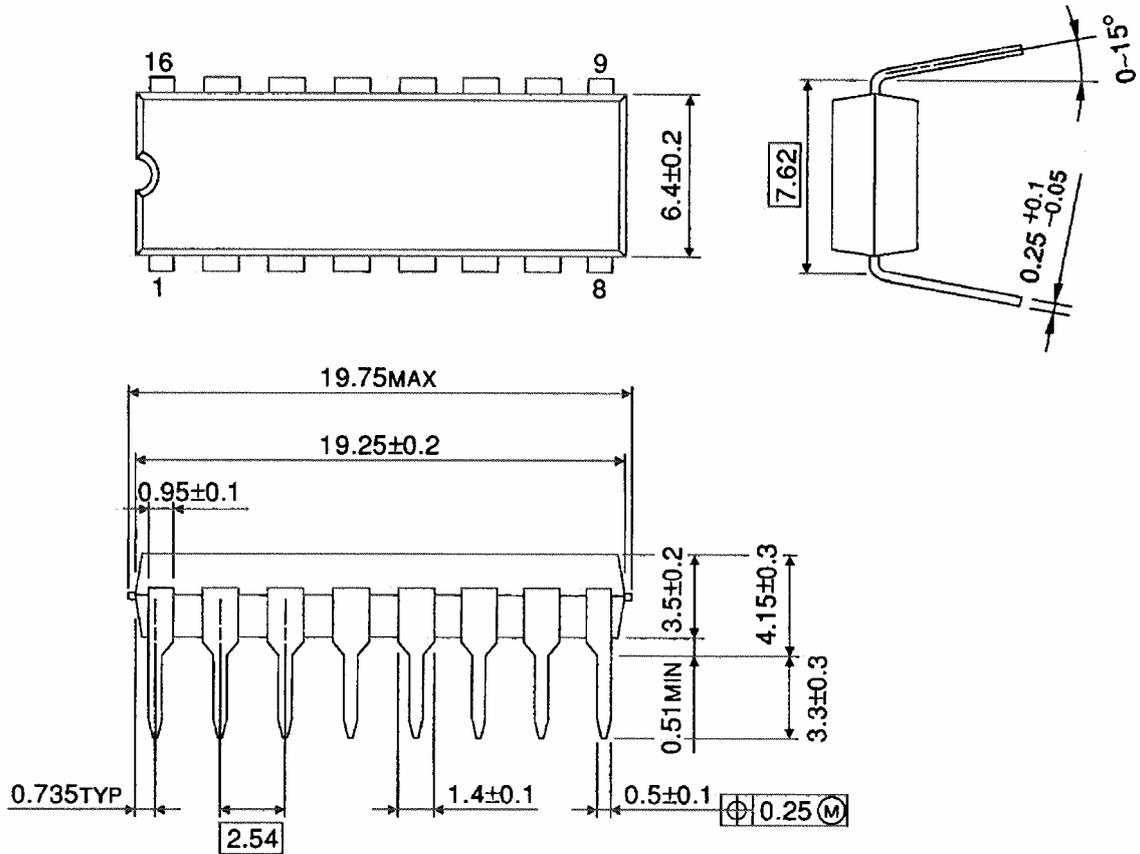
波形 3



外形図

DIP16-P-300-2.54A

Unit : mm

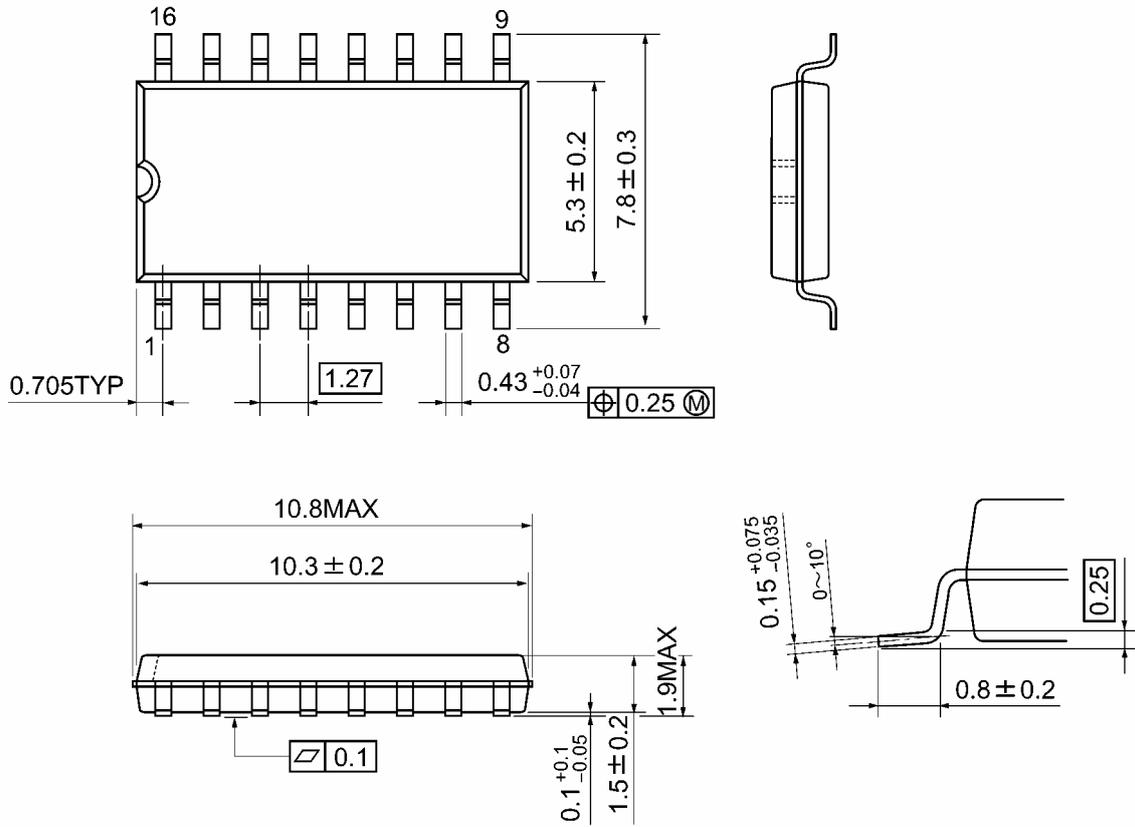


質量: 1.00 g (標準)

外形図

SOP16-P-300-1.27A

Unit: mm

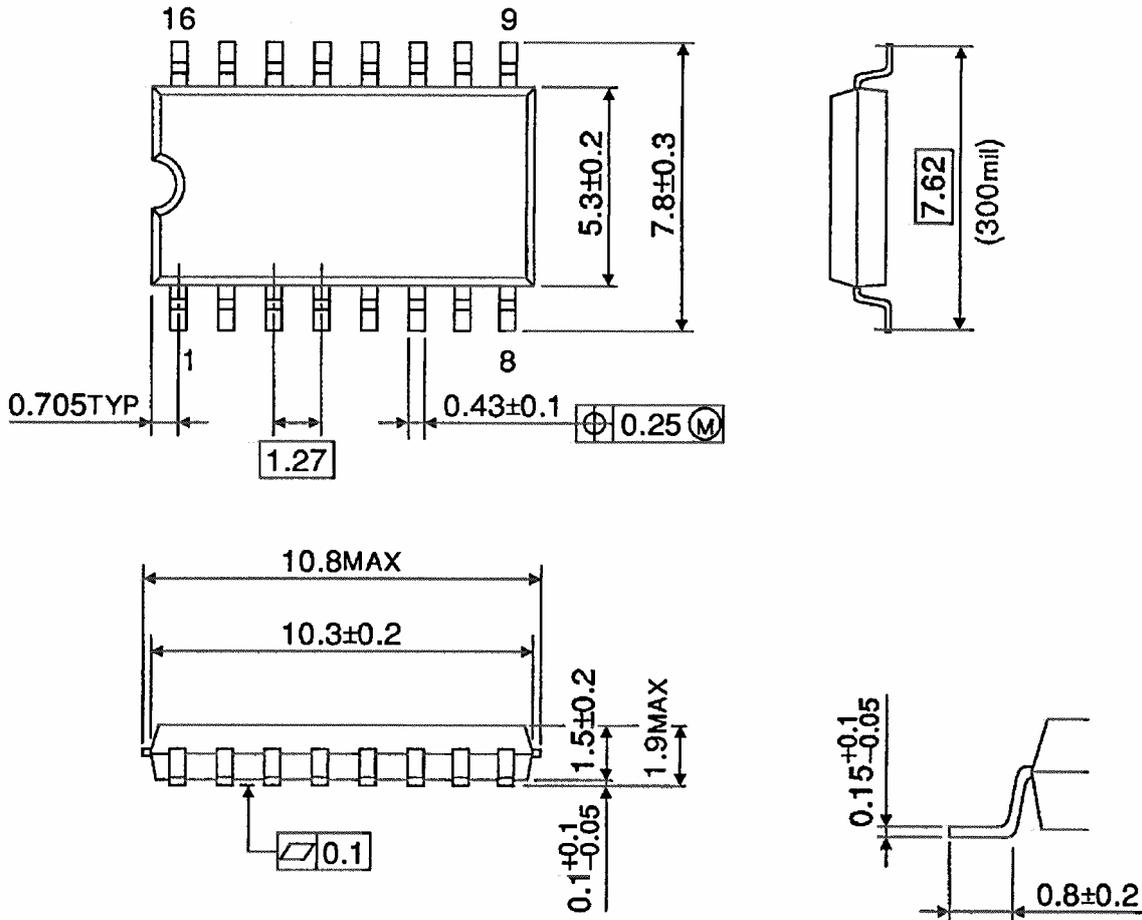


質量: 0.18 g (標準)

外形図

SOP16-P-300-1.27

Unit : mm



質量: 0.18 g (標準)

注: 鉛フリー対応製品パッケージ

DIP16-P-300-2.54A SOP16-P-300-1.27A

当社半導体製品取り扱い上のお願い

060116TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。 021023_A
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。 021023_B
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。 060106_Q
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。 021023_C
- 本資料に掲載されている製品は、外国為替及び外国貿易法により、輸出または海外への提供が規制されているものです。 021023_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。 021023_D