

東芝 CMOS デジタル集積回路 シリコン モノリシック

# TC74HCT688AP, TC74HCT688AF

## 8-Bit Equality Comparator

TC74HCT688A は、シリコンゲート CMOS 技術を用いた高速 CMOS 8 ビットデジタルコンパレータです。CMOS の特長である低い消費電力で、LSTTL に匹敵する高速動作を実現できます。

入力は TTL レベルですので、TTL レベルのバスに直結可能です。

P0~P7 入力に与えられた 8 ビットの BCD あるいはバイナリ信号と、Q0~Q7 入力の同じく 8 ビットの信号が一致したときに  $\overline{P=Q}$  出力（一致出力）が “L” になります。

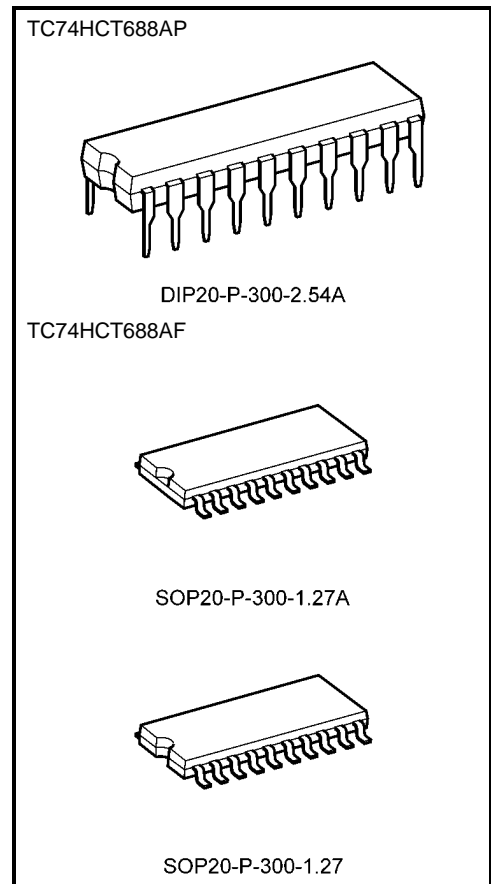
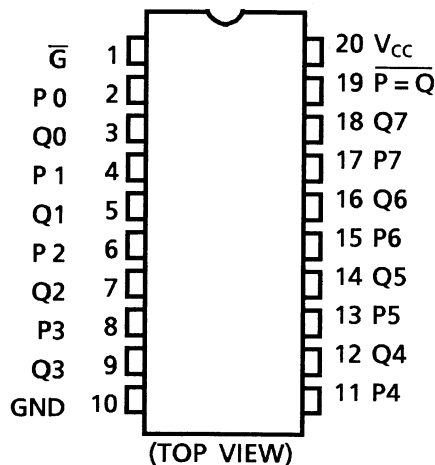
入出力端子には、波形整形用インバータが内蔵されており、高い雑音余裕度と安定な出力が得られます。

また、すべての入力には、静電破壊から素子を保護するために、ダイオードが付加されています。

### 特長

- 高速動作 :  $t_{pd} = 17 \text{ ns}$  (標準) ( $V_{CC} = 5 \text{ V}$ )
- 低消費電流 :  $I_{CC} = 4 \mu\text{A}$  (最大) ( $T_a = 25^\circ\text{C}$ )
- TTL レベル入力 :  $V_{IL} = 0.8 \text{ V}$  (最大)  
:  $V_{IH} = 2.0 \text{ V}$  (最小)
- 高ファンアウト : LSTTL 10 個を直接駆動可能
- 対称出力インピーダンス :  $|I_{OH}| = I_{OL} = 4 \text{ mA}$  (最小)
- バランスのとれた遅延時間 :  $t_{pLH} \approx t_{pHL}$
- LSTTL (74LS688) と同一ピン接続、同一ファンクション

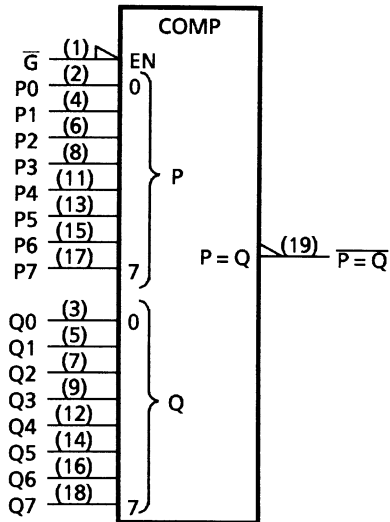
### ピン接続図



#### 質量

- DIP20-P-300-2.54A : 1.30 g (標準)
- SOP20-P-300-1.27A : 0.22 g (標準)
- SOP20-P-300-1.27 : 0.22 g (標準)

## 論理図

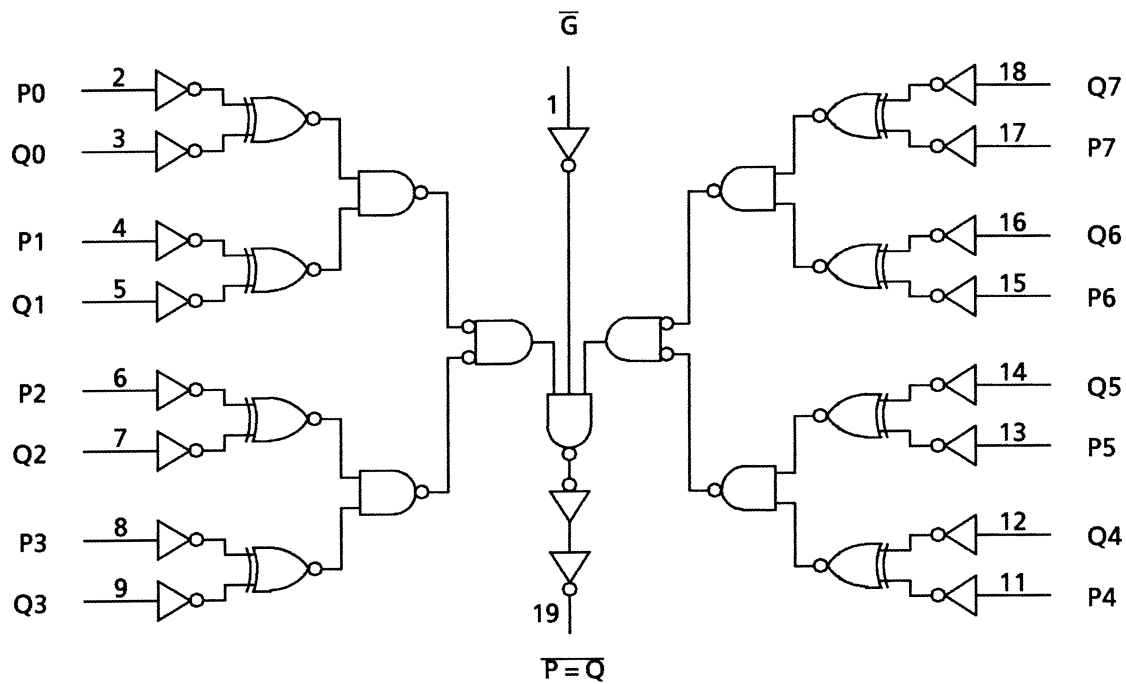


## 真理値表

Inputs		Output
P, Q	$\bar{G}$	$\overline{P=Q}$
P = Q	L	L
P ≠ Q	L	H
X	H	H

X: Don't care

## システム図



## 絶対最大定格 (注 1)

項 目	記 号	定 格	単 位
電 源 電 圧	$V_{CC}$	-0.5~7.0	V
入 力 電 圧	$V_{IN}$	-0.5~ $V_{CC} + 0.5$	V
出 力 電 圧	$V_{OUT}$	-0.5~ $V_{CC} + 0.5$	V
入 力 保 護 ダイ オード 電 流	$I_{IK}$	$\pm 20$	mA
出 力 寄 生 ダイ オード 電 流	$I_{OK}$	$\pm 20$	mA
出 力 電 流	$I_{OUT}$	$\pm 25$	mA
電 源 / G N D 電 流	$I_{CC}$	$\pm 50$	mA
許 容 損 失	$P_D$	500 (DIP) (注 2)/180 (SOP)	mW
保 存 温 度	$T_{stg}$	-65~150	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

注 2:  $T_a = -40\sim 65^\circ\text{C}$  まで、500 mW。 $T_a = 65\sim 85^\circ\text{C}$  の範囲では $-10\text{ mW}/^\circ\text{C}$  で、300 mW までディレーティングしてください。

## 推奨動作条件 (注)

項 目	記 号	定 格	単 位
電 源 電 圧	$V_{CC}$	4.5~5.5	V
入 力 電 圧	$V_{IN}$	0~ $V_{CC}$	V
出 力 電 圧	$V_{OUT}$	0~ $V_{CC}$	V
動 作 温 度	$T_{opr}$	-40~85	°C
入 力 上 昇 、 下 降 時 間	$t_r, t_f$	0~500	ns

注: 推奨動作条件は動作を保証するための条件です。  
使用していない入力は  $V_{CC}$ 、もしくは  $GND$  に接続してください。

## 電気的特性

## DC 特性

項 目	記 号	測 定 条 件		$T_a = 25^\circ\text{C}$			$T_a = -40\sim 85^\circ\text{C}$		単 位		
				$V_{CC}$ (V)	最小	標準	最大	最小		最大	
入 力 電 圧	"H" レベル	$V_{IH}$	—	4.5~5.5	2.0	—	—	2.0	—	V	
	"L" レベル	$V_{IL}$	—	4.5~5.5	—	—	0.8	—	0.8		
出 力 電 圧	"H" レベル	$V_{OH}$	$V_{IN} = V_{IH}$ or $V_{IL}$	$I_{OH} = -20\ \mu\text{A}$	4.5	4.4	4.5	—	4.4	—	V
				$I_{OH} = -4\ \text{mA}$	4.5	4.18	4.31	—	4.13	—	
	"L" レベル	$V_{OL}$	$V_{IN} = V_{IH}$ or $V_{IL}$	$I_{OL} = 20\ \mu\text{A}$	4.5	—	0.0	0.1	—	0.1	
				$I_{OL} = 4\ \text{mA}$	4.5	—	0.17	0.26	—	0.33	
入 力 電 流	$I_{IN}$	$V_{IN} = V_{CC}$ or $GND$		5.5	—	—	$\pm 0.1$	—	$\pm 1.0$	$\mu\text{A}$	
静 的 消 費 電 流	$I_{CC}$	$V_{IN} = V_{CC}$ or $GND$		5.5	—	—	4.0	—	40.0	$\mu\text{A}$	
	$I_C$	Per input: $V_{IN} = 0.5\ \text{V}$ or $2.4\ \text{V}$ Other input: $V_{CC}$ or $GND$		5.5	—	—	2.0	—	2.9	mA	

### AC 特性 ( $C_L = 15 \text{ pF}$ , $V_{CC} = 5 \text{ V}$ , $T_a = 25^\circ\text{C}$ )

項目	記号	測定条件	最小	標準	最大	単位
出力上昇、下降時間	$t_{TLH}$ $t_{THL}$	—	—	6	12	ns
伝搬遅延時間 ( $P_n, Q_n - \overline{P=Q}$ )	$t_{pLH}$ $t_{pHL}$	—	—	17	27	ns
伝搬遅延時間 ( $\overline{G - P=Q}$ )	$t_{pLH}$ $t_{pHL}$	—	—	12	19	ns

### AC 特性 ( $C_L = 50 \text{ pF}$ , input: $t_r = t_f = 6 \text{ ns}$ )

項目	記号	測定条件	$T_a = 25^\circ\text{C}$			$T_a = -40\sim 85^\circ\text{C}$		単位	
			$V_{CC}$ (V)	最小	標準	最大	最小		最大
出力上昇、下降時間	$t_{TLH}$ $t_{THL}$	—	4.5	—	8	15	—	19	ns
			5.5	—	7	13	—	16	
伝搬遅延時間 ( $P_n, Q_n - \overline{P=Q}$ )	$t_{pLH}$ $t_{pHL}$	—	4.5	—	21	32	—	40	ns
			5.5	—	18	29	—	36	
伝搬遅延時間 ( $\overline{G - P=Q}$ )	$t_{pLH}$ $t_{pHL}$	—	4.5	—	15	23	—	29	ns
			5.5	—	13	21	—	26	
入力容量	$C_{IN}$	—	—	5	10	—	10	pF	
等価内部容量	$C_{PD}$	(注)	—	32	—	—	—	pF	

注:  $C_{PD}$  は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

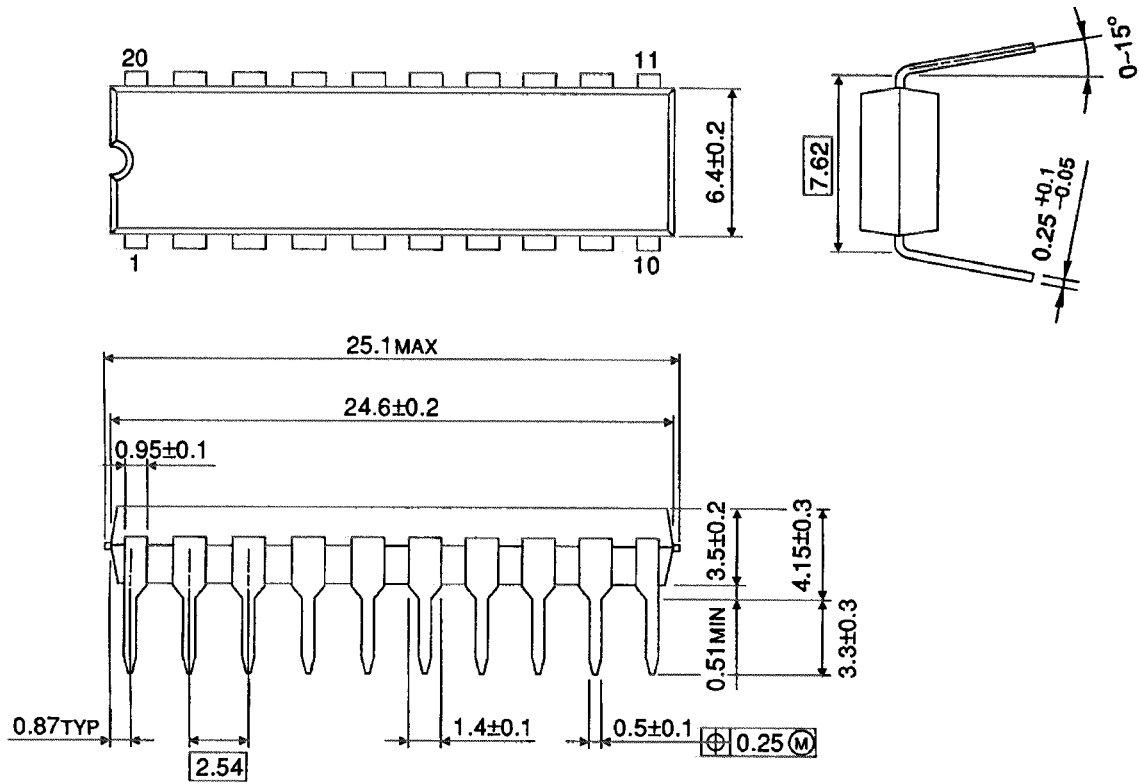
無負荷時の平均動作消費電流は、次式により求められます。

$$I_{CC}(\text{opr}) = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}$$

## 外形図

DIP20-P-300-2.54A

Unit : mm

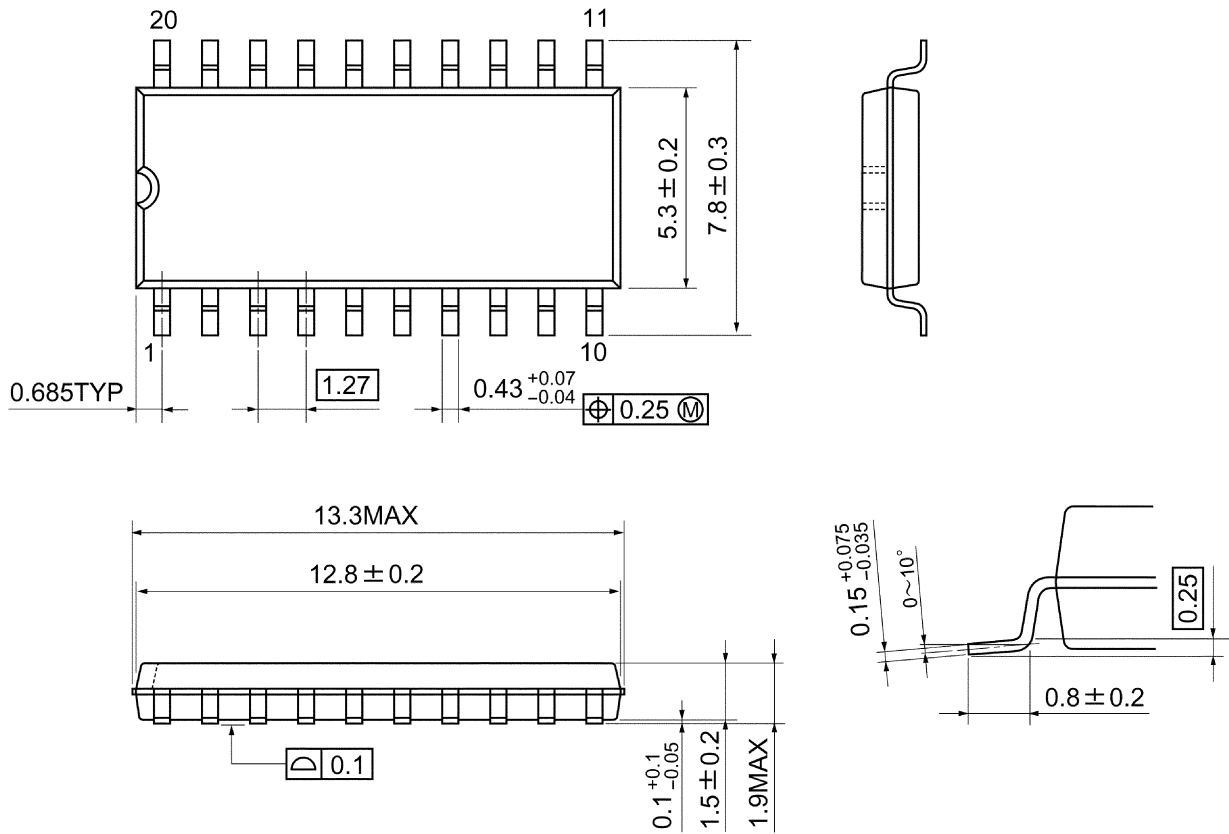


質量: 1.30 g (標準)

外形図

SOP20-P-300-1.27A

Unit: mm

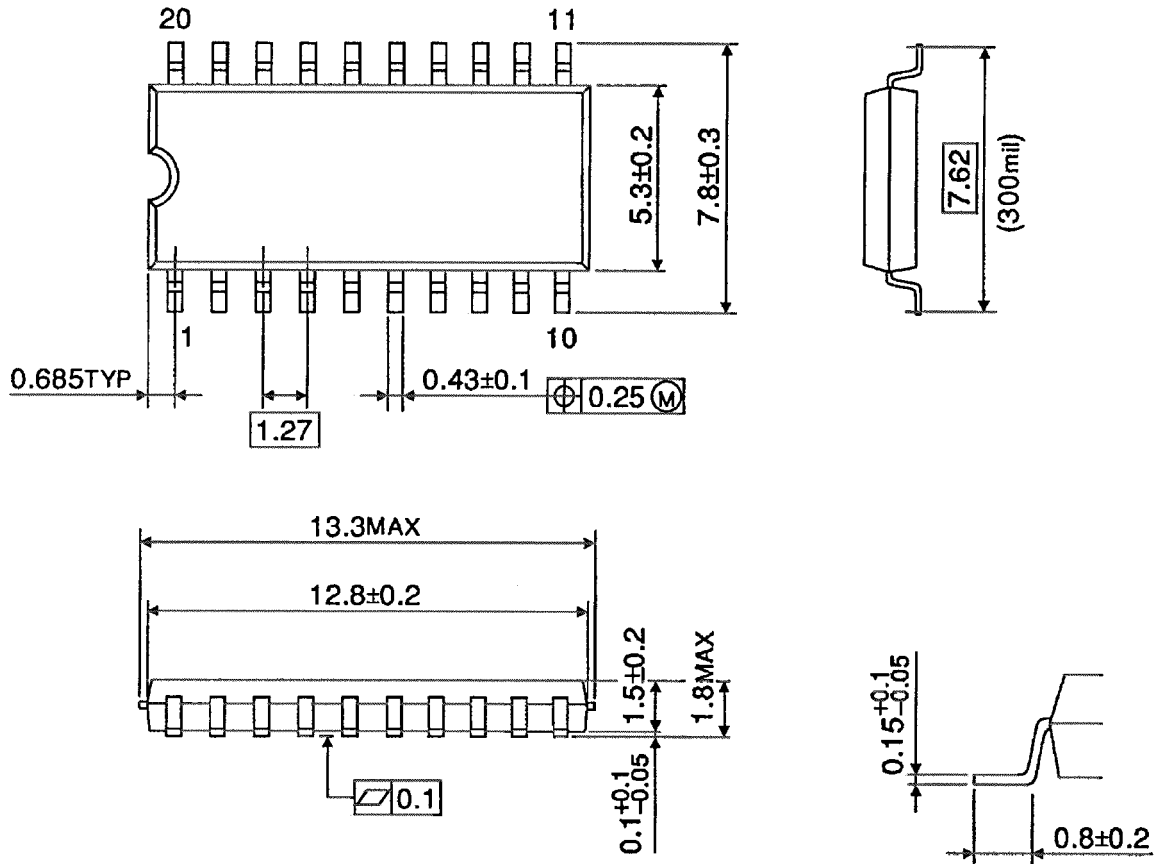


質量: 0.22 g (標準)

外形図

SOP20-P-300-1.27

Unit : mm



質量: 0.22 g (標準)

注: 鉛フリー対応製品パッケージ

DIP20-P-300-2.54A SOP20-P-300-1.27A

## 当社半導体製品取り扱い上のお願い

060116TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。  
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。 021023\_A
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。 021023\_B
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。 060106\_Q
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。 021023\_C
- 本資料に掲載されている製品は、外国為替及び外国貿易法により、輸出または海外への提供が規制されているものです。 021023\_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。 021023\_D