

東芝 CMOS デジタル集積回路 シリコン モノリシック

TC74VHC257F, TC74VHC257FT

Quad 2-Channel Multiplexer (3-state)

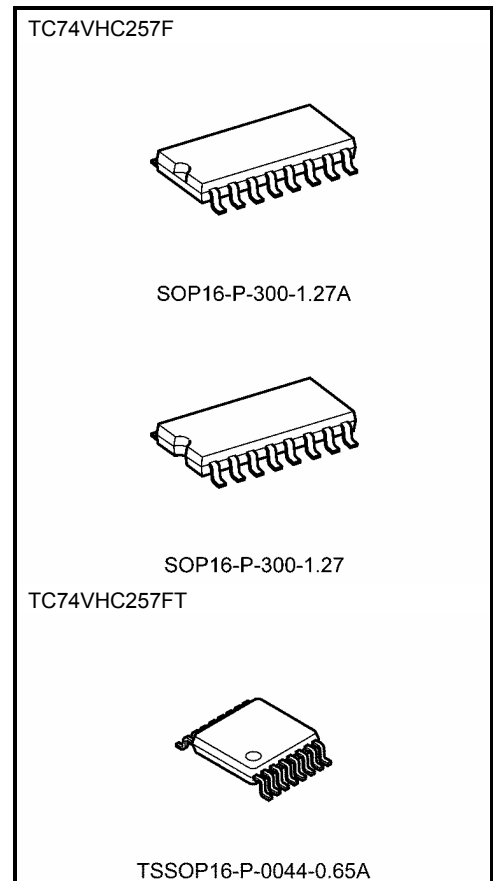
TC74VHC257 は、シリコンゲート CMOS 技術を用いた超高速 CMOS マルチプレクサです。CMOS の特長である低い消費電力で、高速ショットキ TTL に匹敵する高速動作を実現できます。また、新規に採用した Q&Q バッファにより、スイッチング時に発生する各種ノイズも大幅に低減しました。

本 IC は、4 回路の独立な 2 入力デジタルマルチプレクサにより構成されていますが、セレクト入力とイネーブル入力は共通です。イネーブル入力を “H” にすると、データの選択は禁止されて、出力は高インピーダンス状態になります。セレクト入力が “L” のときは A データ、“H” のときは B データが選択されます。

すべての入力端子には、プラス側（入力から VCC に向かって順方向になる）のダイオードが入らない、新開発の入力保護回路を採用しました。これにより、電源電圧が加わらない状態で入力に 5 V の電圧が与えられるケースも許容されます。この入力パワーダウンプロテクション方式により、2 電源間インタフェース、5 V から 3 V 系へのレベル変換、バッテリーバックアップ回路などへの幅広い応用が可能となります。

特長

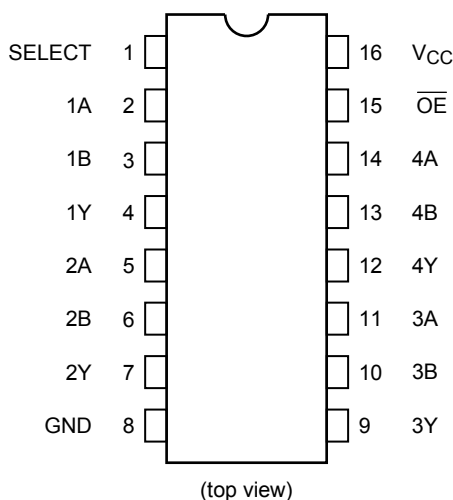
- 高速動作 : $t_{pd} = 3.6 \text{ ns}$ (標準) ($V_{CC} = 5 \text{ V}$)
- 低消費電流 : $I_{CC} = 4 \mu\text{A}$ (最大) ($T_a = 25^\circ\text{C}$)
- 高雑音余裕度 : $V_{NIH} = V_{NIL} = 28\% V_{CC}$ (最小)
- 全入力とも、パワーダウンプロテクション機能あり
- バランスのとれた遅延時間: $t_{pLH} \approx t_{pHL}$
- 広い動作電圧範囲 : $V_{CC}(\text{opr}) = 2 \sim 5.5 \text{ V}$
- 低ノイズ特性 : $V_{OLP} = 0.8 \text{ V}$ (最大)
- 74ALS257 と同一ピン接続、同一ファンクション



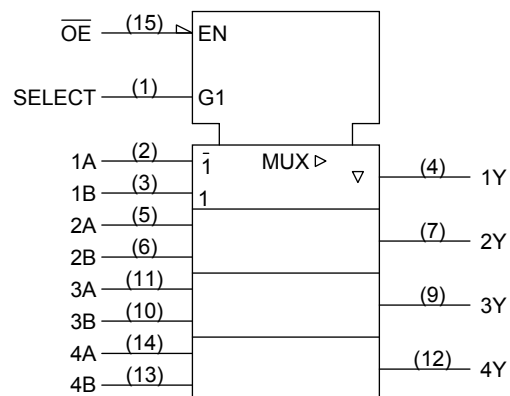
質量

SOP16-P-300-1.27A	: 0.18 g (標準)
SOP16-P-300-1.27	: 0.18 g (標準)
TSSOP16-P-0044-0.65A	: 0.06 g (標準)

ピン接続図



論理図



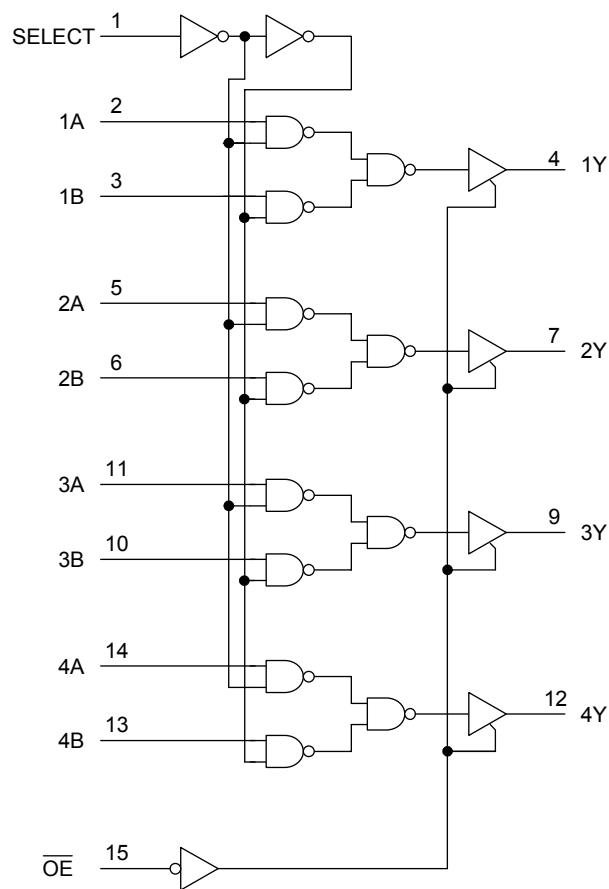
真理値表

Inputs				Output
$\overline{\text{OE}}$	SELECT	A	B	
H	X	X	X	Z
L	L	L	X	L
L	L	H	X	H
L	H	X	L	L
L	H	X	H	H

X: Don't care

Z: High impedance

システム図



絶対最大定格 (注)

項 目	記 号	定 格	単 位
電 源 電 圧	V_{CC}	-0.5~7.0	V
入 力 電 圧	V_{IN}	-0.5~7.0	V
出 力 電 圧	V_{OUT}	-0.5~ $V_{CC} + 0.5$	V
入 力 保 護 ダイオード電流	I_{IK}	-20	mA
出 力 寄 生 ダイオード電流	I_{OK}	± 20	mA
出 力 電 流	I_{OUT}	± 25	mA
電 源 / G N D 電 流	I_{CC}	± 50	mA
許 容 損 失	P_D	180	mW
保 存 温 度	T_{stg}	-65~150	°C

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

推奨動作条件 (注)

項 目	記 号	定 格	単 位
電 源 電 圧	V_{CC}	2.0~5.5	V
入 力 電 圧	V_{IN}	0~5.5	V
出 力 電 圧	V_{OUT}	0~ V_{CC}	V
動 作 温 度	T_{opr}	-40~85	°C
入 力 上 昇 、 下 降 時 間	dt/dV	0~100 ($V_{CC} = 3.3 \pm 0.3$ V) 0~20 ($V_{CC} = 5 \pm 0.5$ V)	ns/V

注: 推奨動作条件は動作を保証するための条件です。
使用していない入力には VCC、もしくは GND に接続してください。

電気的特性

DC 特性

項 目		記 号	測 定 条 件		Ta = 25°C			Ta = -40~85°C		単 位	
					V _{CC} (V)	最小	標準	最大	最小		最大
入力電圧	“H” レベル	V _{IH}	—	2.0 3.0~ 5.5	1.50 V _{CC} × 0.7	— —	— —	1.50 V _{CC} × 0.7	— —	V	
	“L” レベル	V _{IL}	—	2.0 3.0~ 5.5	— —	— —	0.50 V _{CC} × 0.3	— —	0.50 V _{CC} × 0.3		
出力電圧	“H” レベル	V _{OH}	V _{IN} = V _{IH} or V _{IL}	I _{OH} = -50 μA	2.0	1.9	2.0	—	1.9	—	V
					3.0	2.9	3.0	—	2.9	—	
					4.5	4.4	4.5	—	4.4	—	
	“L” レベル	V _{OL}	V _{IN} = V _{IH} or V _{IL}	I _{OL} = -4 mA	3.0	2.58	—	—	2.48	—	
					4.5	3.94	—	—	3.80	—	
					I _{OL} = -8 mA	2.0	—	0.0	0.1	—	
3.0	—	0.0	0.1	—		0.1					
4.5	—	0.0	0.1	—		0.1					
I _{OL} = 4 mA	3.0	—	—	0.36	—	0.44					
	I _{OL} = 8 mA	4.5	—	—	0.36	—	0.44				
		5.5	—	—	±0.25	—	±2.50	μA			
スリーステート オフリーク電流		I _{OZ}	V _{IN} = V _{IH} or V _{IL} V _{OUT} = V _{CC} or GND	5.5	—	—	±0.25	—	±2.50	μA	
入 力 電 流	I _{IN}	V _{IN} = 5.5 V or GND	0~ 5.5	—	—	±0.1	—	±1.0	μA		
静 的 消 費 電 流	I _{CC}	V _{IN} = V _{CC} or GND	5.5	—	—	4.0	—	40.0	μA		

AC 特性 (input: $t_r = t_f = 3 \text{ ns}$)

項目	記号	測定条件		Ta = 25°C			Ta = -40~85°C		単位	
		V _{CC} (V)	C _L (pF)	最小	標準	最大	最小	最大		
伝搬遅延時間 (A, B-Y)	t _{pLH}	—	3.3 ± 0.3	15	—	5.8	9.3	1.0	11.0	ns
				50	—	8.3	12.8	1.0	14.5	
	5.0 ± 0.5		15	—	3.6	5.9	1.0	7.0		
			50	—	5.1	7.9	1.0	9.0		
伝搬遅延時間 (SELECT-Y)	t _{pLH}	—	3.3 ± 0.3	15	—	7.0	11.0	1.0	13.0	ns
				50	—	9.5	14.5	1.0	16.5	
	5.0 ± 0.5		15	—	4.0	6.8	1.0	8.0		
			50	—	5.5	8.8	1.0	10.0		
出カインエーブル時間	t _{pZL}	R _L = 1 kΩ	3.3 ± 0.3	15	—	6.7	10.5	1.0	12.5	ns
				50	—	9.2	14.0	1.0	16.0	
	5.0 ± 0.5		15	—	3.6	6.8	1.0	8.0		
			50	—	5.1	8.8	1.0	10.0		
出カディセーブル時間	t _{pLZ}	R _L = 1 kΩ	3.3 ± 0.3	50	—	8.6	12.0	1.0	13.5	ns
	t _{pHZ}		5.0 ± 0.5	50	—	5.7	7.9	1.0	9.0	
入力容量	C _{IN}	—		—	4	10	—	10	pF	
出力容量	C _{OUT}	—		—	6	—	—	—	pF	
等価内部容量	C _{PD}	(注)		—	23	—	—	—	pF	

注: C_{PD} は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

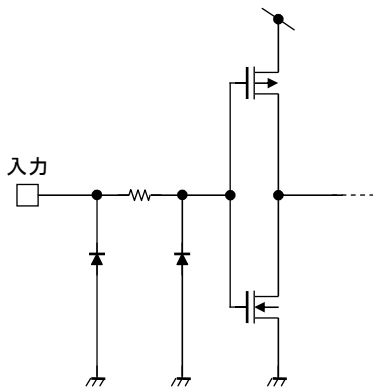
無負荷時の平均動作消費電流は、次式により求められます。

$$I_{CC}(\text{opr}) = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}/4 \text{ (1 ビット当たり)}$$

ノイズ特性 (input: $t_r = t_f = 3 \text{ ns}$)

項目	記号	測定条件	Ta = 25°C			単位
			V _{CC} (V)	標準	Limit	
非動作出力最大ダイナミック V _{OL}	V _{OLP}	C _L = 50 pF	5.0	0.3	0.8	V
非動作出力最小ダイナミック V _{OL}	V _{OLV}	C _L = 50 pF	5.0	-0.3	-0.8	V
最小ダイナミック V _{IH}	V _{IHD}	C _L = 50 pF	5.0	—	3.5	V
最大ダイナミック V _{IL}	V _{ILD}	C _L = 50 pF	5.0	—	1.5	V

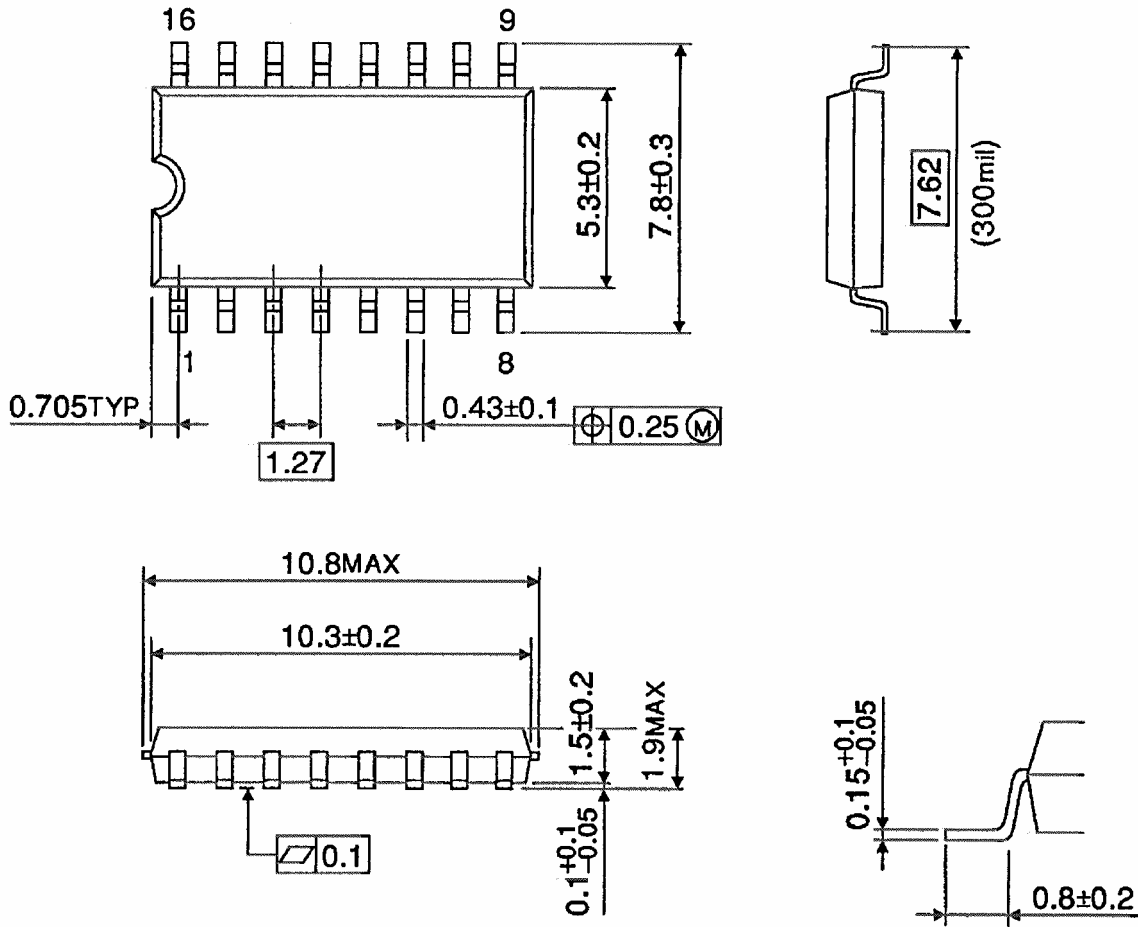
入力端子等価回路



外形図

SOP16-P-300-1.27

Unit : mm

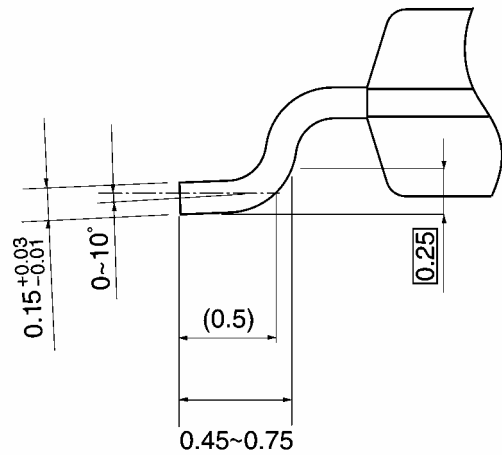
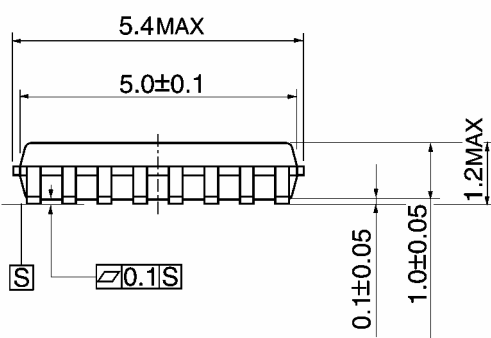
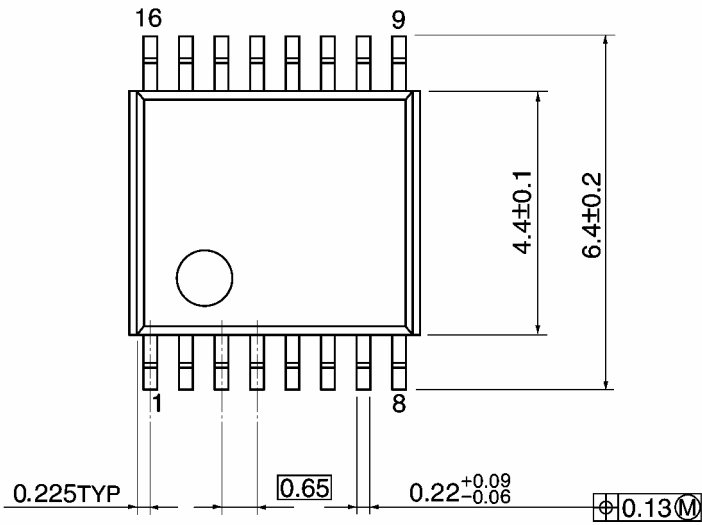


質量: 0.18 g (標準)

外形図

TSSOP16-P-0044-0.65A

Unit: mm



質量: 0.06 g (標準)

注: 鉛フリー対応製品パッケージ

SOP16-P-300-1.27A TSSOP16-P-0044-0.65A

当社半導体製品取り扱い上のお願い

060116TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご確認ください。 021023_A
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。 021023_B
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。 060106_Q
- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。 021023_C
- 本資料に掲載されている製品は、外国為替及び外国貿易法により、輸出または海外への提供が規制されているものです。 021023_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。 021023_D