東芝 CMOS デジタル集積回路 シリコン モノリシック

# TC74VHC595F,TC74VHC595FT,TC74VHC595FK

8-Bit Shift Register/Latch (3-state)

TC74VHC595 は、シリコンゲート CMOS 技術を用いた超高速 CMOS 8 ビットシフトレジスタ/ラッチです。CMOS の特長である低い消費電力で、高速ショットキ TTL に匹敵する高速動作を実現できます。

また、新規に採用した Q&Q バッファにより、スイッチング時に発生する各種ノイズも大幅に低減しました。

SCK の立ち上がりでシフトレジスタに読み込まれたデータはRCK の立ち上がりによりストレージレジスタに取り込むことができます。このため、データ転送モードでは、出力をホールドすることが可能になります。

また、並列出力はスリーステート構造のため 8 ビットのバスラインと直結できます。

データ直並列変換、データレシーバなどに適します。

すべての入力端子には、プラス側(入力から VCC に向かって順方向になる)のダイオードが入らない、新開発の入力保護回路を採用しました。これにより、電源電圧が加わらない状態で入力に 5 V の電圧が与えられるケースも許容されます。この入力パワーダウンプロテクション方式により、2 電源間インタフェース、5 V から 3 V X のレベル変換、バッテリーバックアップ回路などへの幅広い応用が可能となります。

#### 特長

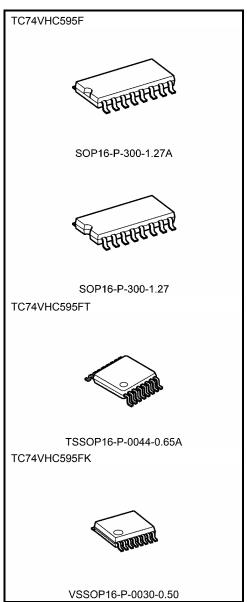
• 高速動作 : f<sub>max</sub> = 185 MHz (標準) (V<sub>CC</sub> = 5 V)

低消費電流
:ICC = 4 μA (最大) (Ta = 25°C)
高雑音余裕度
:V<sub>NIH</sub> = V<sub>NIL</sub> = 28% V<sub>CC</sub> (最小)

• 全入力とも、パワーダウンプロテクション機能あり

• バランスのとれた遅延時間:  $t_pLH \simeq t_pHL$ 

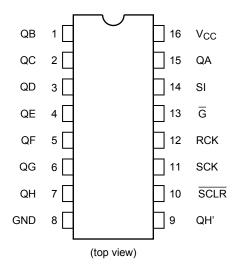
広い動作電圧範囲 : V<sub>CC (opr)</sub> = 2~5.5 V
低ノイズ特性 : V<sub>OLP</sub> = 1.0 V (最大)
74ALS595 と同一ピン接続、同一ファンクション



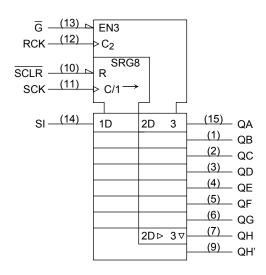
質量

SOP16-P-300-1.27A: 0.18 g (標準)SOP16-P-300-1.27: 0.18 g (標準)TSSOP16-P-0044-0.65A: 0.06 g (標準)VSSOP16-P-0030-0.50: 0.02 g (標準)

# ピン接続図



#### 論理図

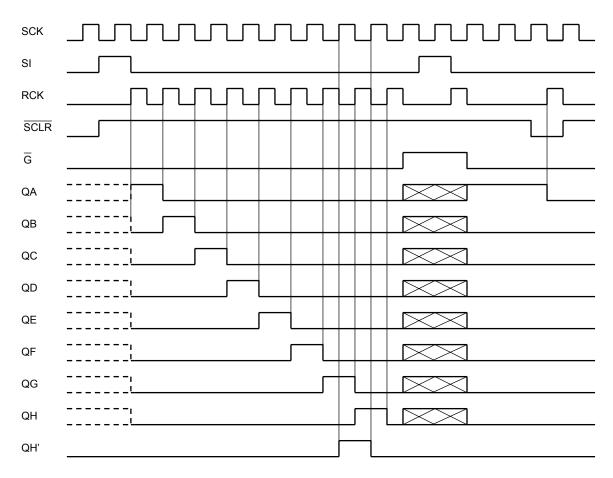


# 真理値表

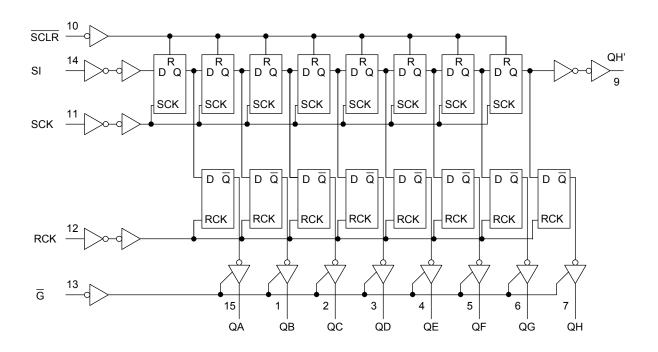
	Inputs				Function						
SI	SCK	SCLR	RCK	IG	Function						
Х	Х	Х	Х	Н	出力 (QA、QH) ディセーブル						
Х	Х	Х	Х	L	出力 (QA、QH) イネーブル						
Х	Х	L	Х	Х	シフトレジスタはクリアされる						
L		Н	Х	Х	シフトレジスタの初段の状態は "L" ほかはおのおの前段のデータをストアする						
Н		Н	Х	Х	シフトレジスタの初段の状態は "H" ほかはおのおの前段のデータをストアする						
Х	$\Box$	Н	Х	Х	シフトレジスタは変化しない						
Х	Х	Х		Х	シフトレジスタのデータがストレージレジスタにストアされる						
Х	Х	Х		Х	ストレージレジスタは変化しない						

X: Don't care

# タイミング図



# システム図



# 絶対最大定格 (注)

	項	目		記号	定格	単位
電	源	電	圧	$V_{CC}$	-0.5~7.0	V
入	カ	電	圧	$V_{IN}$	-0.5~7.0	V
出	カ	電	圧	V <sub>OUT</sub>	-0.5~V <sub>CC</sub> + 0.5	V
入	力保護ダ	イオー	ド電流	I <sub>IK</sub>	-20	mA
出	力寄生ダ	イオー	ド電流	lok	±20	mA
出	カ	電	流	I <sub>OUT</sub>	±25	mA
電	源 / G	N D	電 流	Icc	±75	mA
許	容	損	失	P <sub>D</sub>	180	mW
保	存	温	度	T <sub>stg</sub>	-65~150	°C

注: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

#### 推奨動作条件 (注)

	項	項目			定格	単位
電	源	電	圧	V <sub>CC</sub>	2.0~5.5	V
入	カ	電	圧	$V_{IN}$	0~5.5	V
出	カ	電	圧	V <sub>OUT</sub>	0~V <sub>CC</sub>	V
動	作	作温		T <sub>opr</sub>	-40~85	°C
入	力 上 昇	、下降	寺 間	dt/dV	$0 \sim 100 \text{ (V}_{CC} = 3.3 \pm 0.3 \text{ V)}$ $0 \sim 20 \text{ (V}_{CC} = 5 \pm 0.5 \text{ V)}$	ns/V

注: 推奨動作条件は動作を保証するための条件です。 使用していない入力は VCC、もしくは GND に接続してください。

# 電気的特性

# DC 特性

項目			別 定 条 件号			Ta = 25°C		Ta = −40~85°C			
		記号			V <sub>CC</sub> (V)	最小	標準	最大	最小	最大	単位
						1.50	_	_	1.50	_	.,
入力電圧	"H" レベル	$V_{IH}$	_		3.0~ 5.5	V <sub>CC</sub> × 0.7	_	_	V <sub>CC</sub> × 0.7	_	
人刀电圧					2.0		-	0.50	_	0.50	V
	"L" レベル	$V_{IL}$	_		3.0~ 5.5	ı	I	V <sub>CC</sub> × 0.3	_	V <sub>CC</sub> × 0.3	
					2.0	1.9	2.0	_	1.9	_	V
			V <sub>IN</sub> = V <sub>IH</sub> or V <sub>IL</sub>	I <sub>OH</sub> = -50 μA	3.0	2.9	3.0	_	2.9	_	
	"H" レベル	$V_{OH}$			4.5	4.4	4.5	-	4.4	-	
				I <sub>OH</sub> = -4 mA	3.0	2.58	_	_	2.48	_	
出力電圧				I <sub>OH</sub> = −8 mA	4.5	3.94	1	-	3.80	-	
四万电压			V <sub>IN</sub> = V <sub>IH</sub> or V <sub>IL</sub>	I <sub>OL</sub> = 50 μA	2.0	_	0.0	0.1	_	0.1	
					3.0	_	0.0	0.1	_	0.1	
	"L"レベル	$V_{OL}$			4.5	-	0.0	0.1	_	0.1	
				I <sub>OL</sub> = 4 mA	3.0	_	_	0.36	_	0.44	
				I <sub>OL</sub> = 8 mA	4.5	_	-	0.36	_	0.44	
ス リ ー ス テ ー ト オ フ リ ー ク 電 流		I <sub>OZ</sub>	V <sub>IN</sub> = V <sub>IH</sub> or V <sub>IL</sub> V <sub>OUT</sub> = V <sub>CC</sub> or GND		5.5	_	_	±0.25	_	±2.50	μΑ
入 力			V <sub>IN</sub> = 5.5 V or GND		0~ 5.5	_	_	±0.1	_	±1.0	μA
静的消	費電流	Icc	V <sub>IN</sub> = V <sub>C</sub>	<sub>C</sub> or GND	5.5	_	_	4.0	_	40.0	μΑ

# タイミング推奨動作条件 (input: $t_r = t_f = 3 \text{ ns}$ )

項目	記号	測 定 条 件		Ta =	25°C	Ta = -40 ~85°C	単位
			V <sub>CC</sub> (V)	標準	Limit	Limit	
最 小 パ ル ス 幅	t <sub>w (H)</sub>		$3.3 \pm 0.3$	_	5.0	5.0	ns
(SCK, RCK)	t <sub>w (L)</sub>		5.0 ± 0.5	-	5.0	5.0	115
最 小 パ ル ス 幅	<b>+</b>		$3.3 \pm 0.3$	_	5.0	5.0	ns
(SCLR)	t <sub>w (L)</sub>	_	5.0 ± 0.5	_	5.0	5.0	115
最小セットアップ時間	4		$3.3 \pm 0.3$	_	3.5	3.5	ns
(SI-SCK)	t <sub>s</sub>	_	5.0 ± 0.5	_	3.0	3.0	115
最小セットアップ時間	4		$3.3 \pm 0.3$	_	8.0	8.5	ns
(SCK-RCK)	t <sub>s</sub>	_	5.0 ± 0.5	_	5.0	5.0	115
最小セットアップ時間	4		$3.3 \pm 0.3$	_	8.0	9.0	ns
(SCLR-RCK)	t <sub>s</sub>	_	5.0 ± 0.5	_	5.0	5.0	115
最小ホールド時間	4.		$3.3 \pm 0.3$	_	1.5	1.5	no
(SI-SCK)	t <sub>h</sub>	_	$5.0 \pm 0.5$	_	2.0	2.0	ns
最小ホールド時間	4.		$3.3 \pm 0.3$	_	0	0	no
(SCK-RCK, SCLR-RCK)	t <sub>h</sub>	_	$5.0 \pm 0.5$	_	0	0	ns
最小リムーバル時間	+		$3.3 \pm 0.3$	_	3.0	3.0	no
(SCLR)	t <sub>rem</sub>		$5.0 \pm 0.5$	_	2.5	2.5	ns



# AC 特性 (input: $t_r = t_f = 3 \text{ ns}$ )

項目	記号	測	定 条 件		Ta = 25°C			Ta = −40~85°C		単位
項目			V <sub>CC</sub> (V)	C <sub>L</sub> (pF)	最小	標準	最大	最小	最大	4 IZ
			3.3 ± 0.3	15	_	8.8	13.0	1.0	15.0	
伝 搬 遅 延 時 間	$t_{pLH}$		3.3 ± 0.3	50	_	11.3	16.5	1.0	18.5	
(SCK-QH')	$t_{pHL}$	_	5.0 ± 0.5	15	_	6.2	8.2	1.0	9.4	ns
			3.0 ± 0.3	50	_	7.7	10.2	1.0	11.4	
			$3.3 \pm 0.3$	15	I	8.4	12.8	1.0	13.7	
伝 搬 遅 延 時 間	t		3.3 1 0.3	50	I	10.9	16.3	1.0	17.2	ns
( SCLR -QH')	t <sub>pHL</sub>	_	5.0 ± 0.5	15	ı	5.9	8.0	1.0	9.1	113
			3.0 ± 0.3	50	1	7.4	10.0	1.0	11.1	
	間 t <sub>pLH</sub>		3.3 ± 0.3	15	1	7.7	11.9	1.0	13.5	ns
伝 搬 遅 延 時 間		_		50	-	10.2	15.4	1.0	17.0	
(RCK-Q <sub>n</sub> )			5.0 ± 0.5	15	1	5.4	7.4	1.0	8.5	
				50	1	6.9	9.4	1.0	10.5	
	<sup>t</sup> pZL <sup>t</sup> pZH	R <sub>L</sub> = 1 kΩ	3.3 ± 0.3	15	ı	7.5	11.5	1.0	13.5	- ns
出カイネーブル時間				50	-	9.0	15.0	1.0	17.0	
田のすれ、フル時間			5.0 ± 0.5	15	-	4.8	8.6	1.0	10.0	
			3.0 ± 0.3	50	1	8.3	10.6	1.0	12.0	
出カディセーブル	$t_{pLZ}$	R <sub>L</sub> = 1 kΩ	$3.3 \pm 0.3$	50	1	12.1	15.7	1.0	16.2	ns
時 間	t <sub>pHZ</sub>		$5.0 \pm 0.5$	50	1	7.6	10.3	1.0	11.0	113
			3.3 ± 0.3	15	80	150	-	70	_	MHz
最大クロック周波数	f		0.0 ± 0.0	50	55	130	ı	50	1	
取ハノロノノ川収奴	f <sub>max</sub>		5.0 ± 0.5	15	135	185	-	115	_	
			5.0 ± 0.5	50	95	155	-	85	_	
入 力 容 量	C <sub>IN</sub>		_			4	10	_	10	pF
出 力 容 量	C <sub>OUT</sub>				_	6	_	_	_	pF
等 価 内 部 容 量	$C_{PD}$			(注)	_	87	_	_	_	pF

注: CPD は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

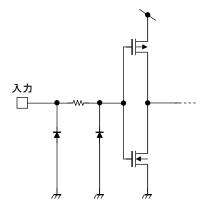
無負荷時の平均動作消費電流は、次式により求められます。

 $I_{CC (opr)} = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}$ 

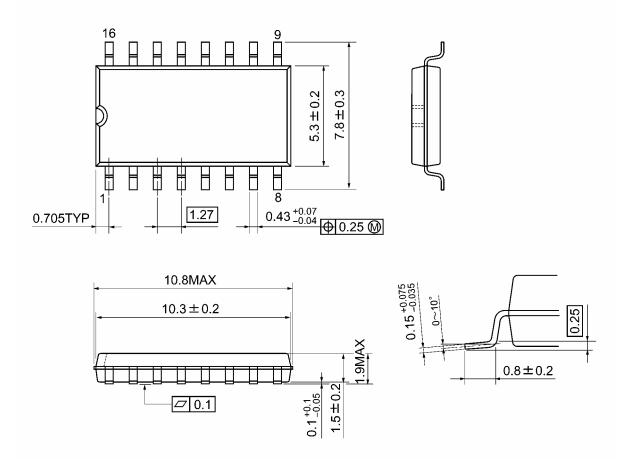
# ノイズ特性 (input: t<sub>r</sub> = t<sub>f</sub> = 3 ns)

項目	記号	測 定 条 件	Ta =		25°C	単位
<del>Д</del>			V <sub>CC</sub> (V)	標準	Limit	- 平位
非動作出力最大ダイナミックV <sub>OL</sub>	V <sub>OLP</sub>	C <sub>L</sub> = 50 pF	5.0	0.8	1.0	V
非動作出力最小ダイナミックV <sub>OL</sub>	V <sub>OLV</sub>	C <sub>L</sub> = 50 pF	5.0	-0.8	-1.0	V
最小ダイナミックVIH	V <sub>IHD</sub>	C <sub>L</sub> = 50 pF	5.0	_	3.5	V
最大ダイナミックVL	V <sub>ILD</sub>	C <sub>L</sub> = 50 pF	5.0	_	1.5	V

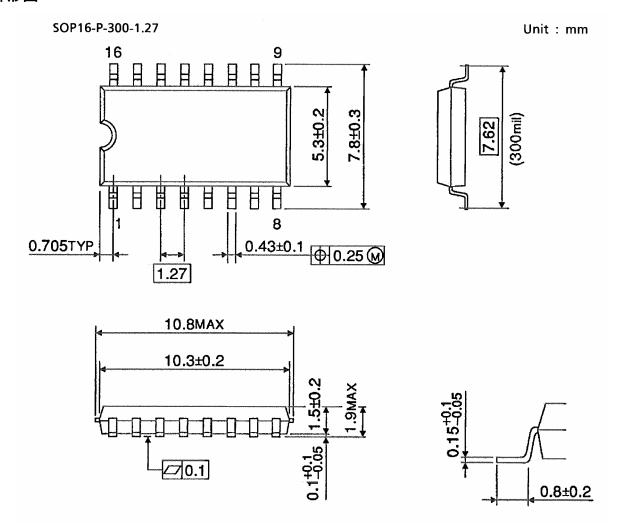
# 入力端子等価回路



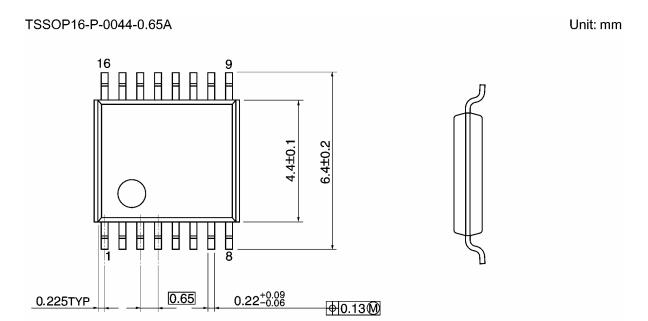
SOP16-P-300-1.27A Unit: mm

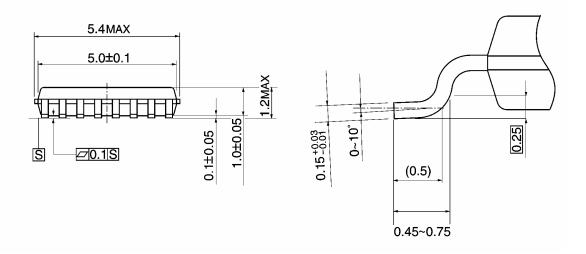


質量: 0.18 g (標準)



質量: 0.18 g (標準)

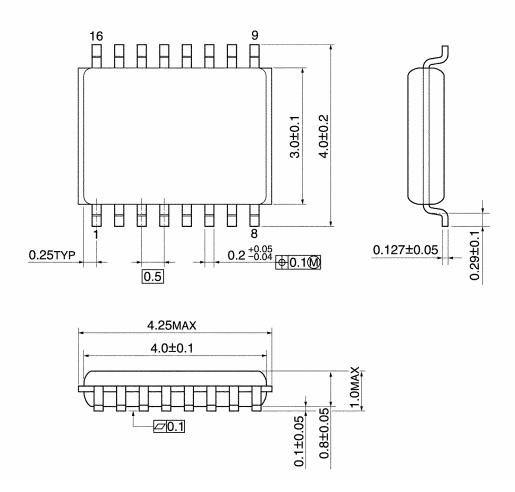




10

質量: 0.06 g (標準)

VSSOP16-P-0030-0.50 Unit: mm



質量: 0.02 g (標準)

注: 鉛フリー対応製品パッケージ SOP16-P-300-1.27A TSSOP16-P-0044-0.65A VSSOP16-P-0030-0.50

#### 当社半導体製品取り扱い上のお願い

060629TBA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。 021023 A
- 本資料に掲載されている製品は、一般的電子機器 (コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など) に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器 (原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など) にこれらの製品を使用すること (以下"特定用途"という) は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。 021023\_B
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。 060106 Q
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び 第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。 021023\_C
- ◆ 本資料に掲載されている製品は、外国為替及び外国貿易法により、輸出または海外への提供が規制されているものです。 021023\_E
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。 021023\_D