



(ほぼ原寸大です)

XILINX 対応 FPGA トレーナ EDX-005 は、USB インタフェースをもつ PC に接続し、XILINX 社の開発ソフト (WebPack ISE) などにより設計した回路を、USB 経由でコンフィグレーションできる学習用ボードです。

USB へのコンフィグレーションは、弊社の専用コンフィグレーションソフト (ソース公開) によりスピーディに行うことができます。パラレルポートの無いノート PC などでも便利にお使いになれます。

EDX-005 は、当社の XCM-0xx シリーズと同じサイズに実装し、全ピンに保護用抵抗を搭載したものです。

EDX-005 は回路データを ROM に固定することはできませんが、専用コンフィグレーションソフト (exe ファイル 1 本) により、bit ファイルさえあれば、XILINX の開発環境をインストールしていなくても FPGA へのコンフィグレーションが行えますので、検査治具などにもご利用いただけます。

Spartan3-AN はコンフィグレーション ROM を FPGA に内蔵しています。FPGA 内部のコンフィグレーション ROM への書き込みには別途ダウンロードケーブルが必要です。

機能・内容

- ・ XILINX社 FPGA XC3S200AN-4FTG256C 搭載
- ・ USB経由でFPGAコンフィギュレーション
- ・ 設計ミスによるFPGAの保護のため全I/Oに保護抵抗を挿入
- ・ USBポートにより仮想COMポートでPCと通信
- ・ 電源: USBから供給、または外部DC5V(外部供給を推奨)
- ・ オンボードクロック 50MHz
- ・ 7ピンJTAGコネクタ
- ・ ユーザI/O 100本
- ・ クレジットカードサイズ 54mmX86mm(突起部含まず)
- ・ RoHS指令対応

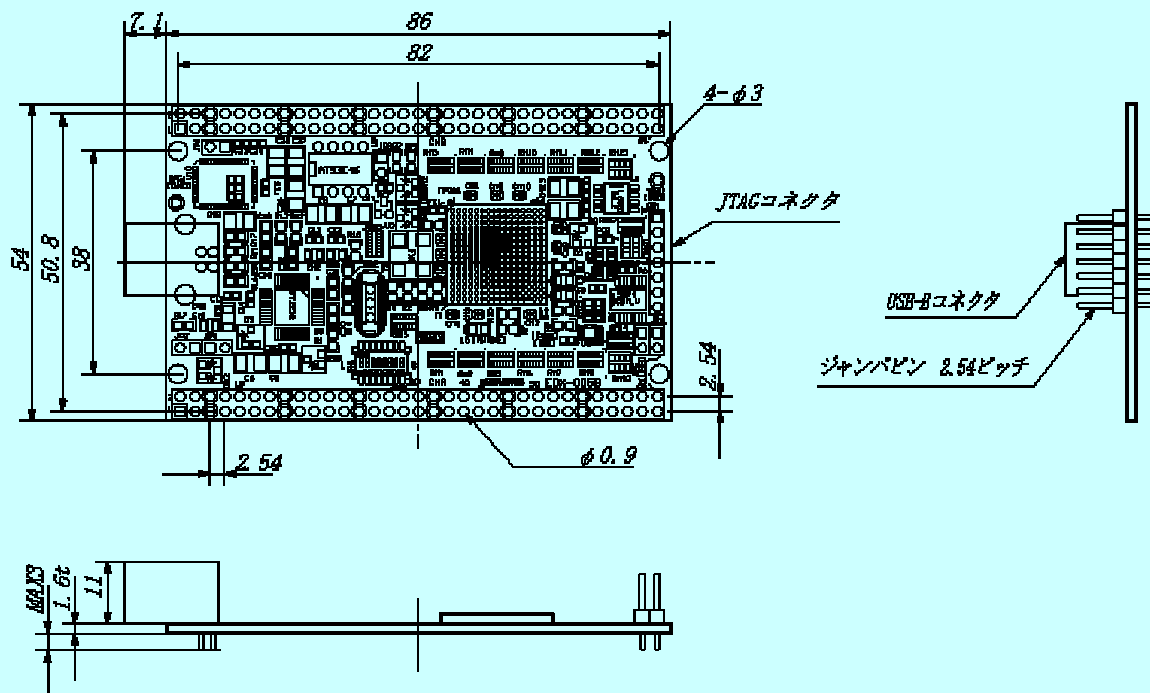
製品構成


・ FPGAトレーナ EDX-005	1
・ 付属品 (予備ジャンパなど)	1
・ USBケーブル	1
・ 付属CD	1
・ マニュアル	1
・ ユーザー登録はがき	1

標準価格(税込)

EDX-005 ¥41,895.- (本体¥39,900.-)

外形図 (mm)



マニュアル・回路図等の詳細資料は、各製品ページにある  **この製品の資料** よりご覧下さい。

有限会社ヒューマンデータ

HUMANDATA

〒567-0034 大阪府茨木市中穂積 1-2-10

ジブラルタ生命茨木ビル

TEL 072-620-2002 FAX 072-620-2003

URL <http://www.hdl.co.jp>