

HD74LS195A

4-bit Parallel-Access Shift Register

RJJ03D0602-0200

Rev.2.00

2005.06.24

HD74LS195A はパラレル入力、パラレル出力、J-K シリアル入力、シフト/ロード-コントロール入力および直接クリア入力を持つ 4 ビットのシフトレジスタです。このレジスタには、パラレルロードとシフト (Q_A から Q_D の方向へ) の 2 つの動作モードがあります。パラレルローディングはシフト/ロード-コントロール入力を "L" レベルを与え、4 ビットのデータをパラレル入力に入れることによりクロックパルス立ち上がりで読み込まれおののの出力に出力します。また、シフト/ロード-コントロール入力を "H" にし J-K 入力にデータを入れることによりクロックパルスの立ち上がりでシフトが実行されます。

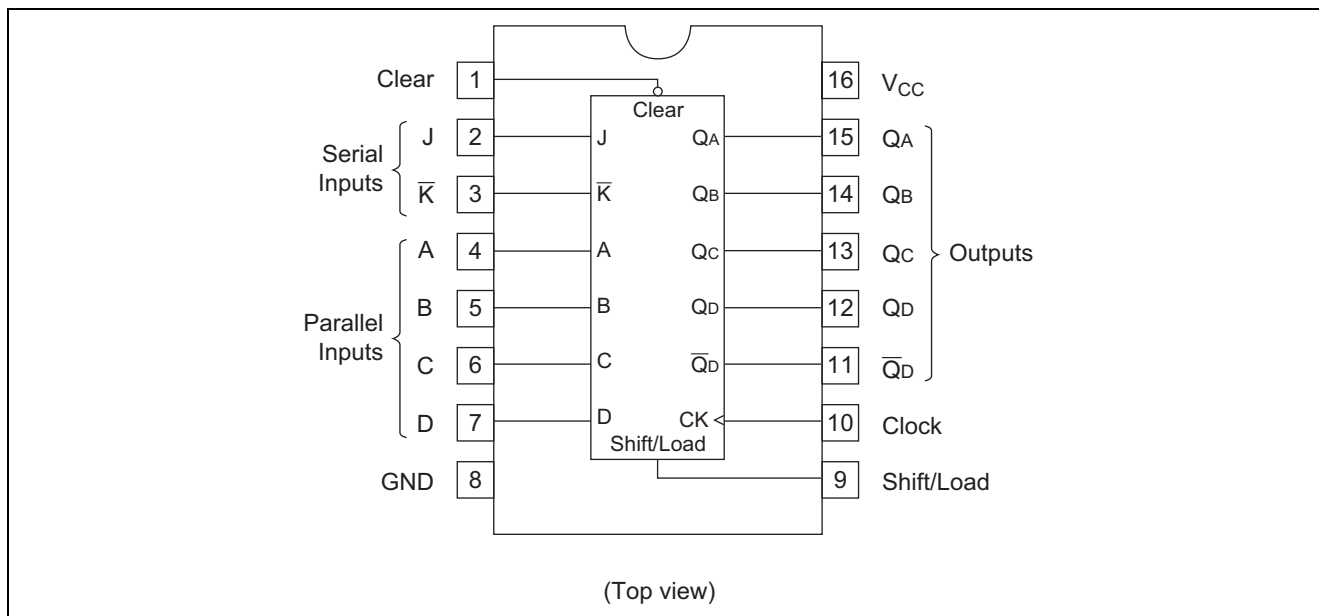
特長

- 発注型名

発注型名	パッケージ名称	パッケージコード (旧パッケージコード)	パッケージ略称	テーピング略称 (数量)
HD74LS195AFPEL	SOP-16 pin (JEITA)	PRSP0016DH-B (FP-16DAV)	FP	EL (2,000 個/リール)

【注】 上記パッケージ品の有無につきましては、担当営業までご確認ください。

ピン配置



機能表

入力									出力				
Clear	Shift / Load	Clock	Serial		Parallel				Q _A	Q _B	Q _C	Q _D	\overline{Q}_D
			J	\overline{K}	A	B	C	D					
L	X	X	X	X	X	X	X	X	L	L	L	L	H
H	L	↑	X	X	a	b	c	d	a	b	c	d	\overline{d}
H	H	L	X	X	X	X	X	X	Q _{A0}	Q _{B0}	Q _{C0}	Q _{D0}	\overline{Q}_{D0}
H	H	↑	L	H	X	X	X	X	Q _{A0}	Q _{A0}	Q _{Bn}	Q _{Cn}	\overline{Q}_{Cn}
H	H	↑	L	L	X	X	X	X	L	Q _{An}	Q _{Bn}	Q _{Cn}	\overline{Q}_{Cn}
H	H	↑	H	H	X	X	X	X	H	Q _{An}	Q _{Bn}	Q _{Cn}	\overline{Q}_{Cn}
H	H	↑	H	L	X	X	X	X	\overline{Q}_{An}	Q _{An}	Q _{Bn}	Q _{Cn}	\overline{Q}_{Cn}

【注】 H: high レベル

L: low レベル

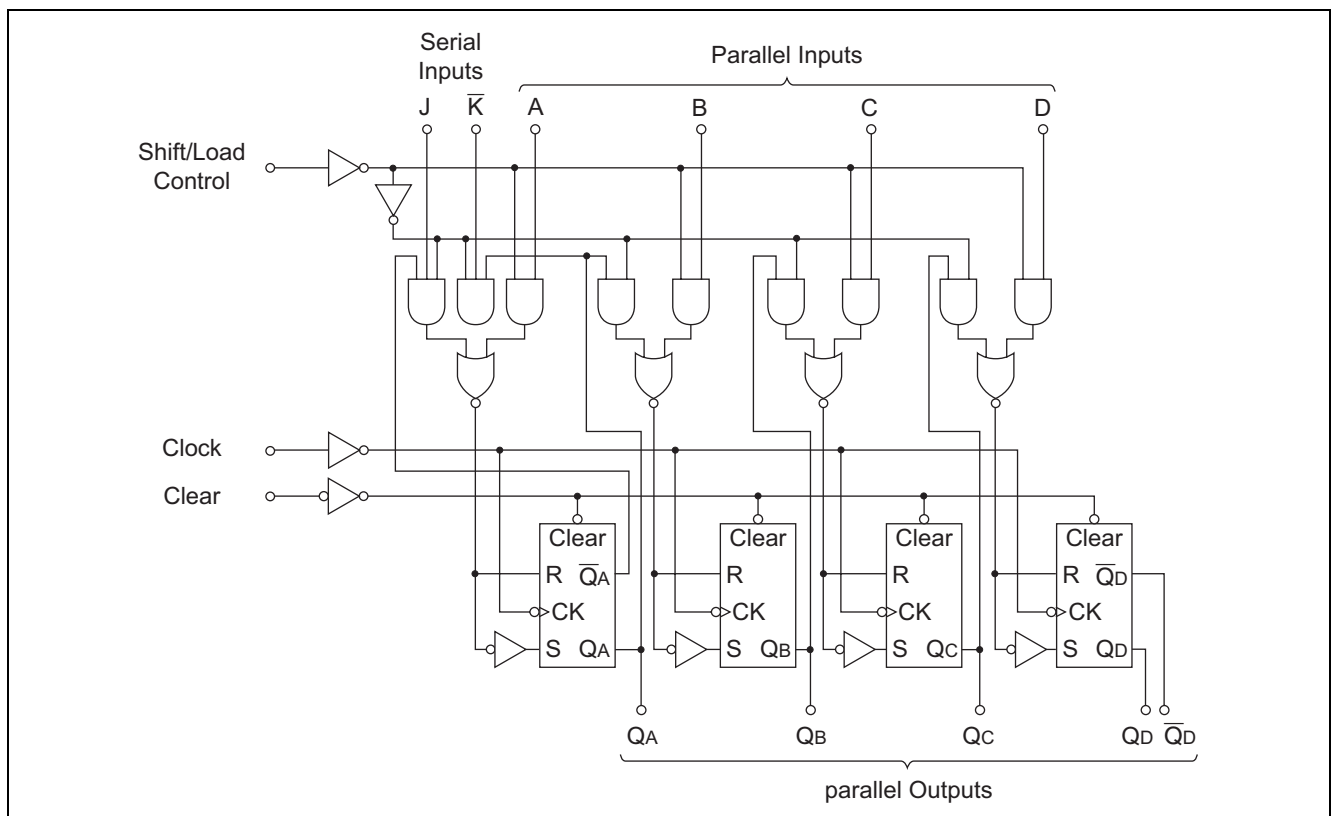
X: "H", "L"いずれでもよい

↑: "L"から"H"への遷移

a~d: A~D 入力の定常状態の入力レベル

Q_{A0} ~ Q_{D0}: 表中に示された入力条件が確立される前の Q_A, Q_B, Q_C, Q_D のレベルQ_{An} ~ Q_{Cn}: クロックの最も近い の遷移以前の Q_A, Q_B, Q_C のレベル

ブロックダイアグラム



絶対最大定格

項目	記号	定格値	単位
電源電圧	V_{CC}	7	V
入力電圧	V_{IN}	7	V
許容損失	P_T	400	mW
保存温度範囲	T_{stg}	-65 ~ +150	°C

【注】 電圧値は特に指定しない限り GND 端子に対して定義します。

推奨動作条件

項目	記号	Min.	Typ.	Max.	単位
電源電圧	V_{CC}	4.75	5.00	5.25	V
出力電流	I_{OH}	—	—	-400	μA
	I_{OL}	—	—	8	mA
動作温度	T_{opr}	-20	25	75	°C
クロック周波数	f_{clock}	0	—	30	MHz
クロックパルス幅	$t_w (CK)$	16	—	—	ns
クリアパルス幅	$t_{su} (CLR)$	12	—	—	ns
セットアップ時間	Shift / load	25	—	—	ns
	Serial and parallel data	15	—	—	ns
	Clear inactive-state	25	—	—	ns
リリース時間	$t_{release}$	—	—	5	ns
ホールド時間	t_h	0	—	—	ns

電気的特性

($T_a = -20 \sim +75^\circ C$)

項目	記号	min.	typ.* ¹	max.	単位	測定条件
入力電圧	V_{IH}	2.0	—	—	V	
	V_{IL}	—	—	0.8	V	
出力電圧	V_{OH}	2.7	—	—	V	$V_{CC} = 4.75 V, V_{IH} = 2 V, V_{IL} = 0.8 V, I_{OH} = -400 \mu A$
	V_{OL}	—	—	0.4 0.5	V	$I_{OL} = 4 mA$ $I_{OL} = 8 mA$ $V_{CC} = 4.75 V, V_{IH} = 2 V, V_{IL} = 0.8 V$
入力電流	I_{IH}	—	—	20	μA	$V_{CC} = 5.25 V, V_I = 2.7 V$
	I_{IL}	—	—	-0.4	mA	$V_{CC} = 5.25 V, V_I = 0.4 V$
	I_I	—	—	0.1	mA	$V_{CC} = 5.25 V, V_I = 7 V$
出力短絡電流	I_{OS}	-20	—	-100	mA	$V_{CC} = 5.25 V$
電源電流* ²	I_{CC}	—	14	21	mA	$V_{CC} = 5.25 V$
入力クランプ電圧	V_{IK}	—	—	-1.5	V	$V_{CC} = 4.75 V, I_{IN} = -18 mA$

【注】 *¹ $V_{CC} = 5 V, T_a = 25^\circ C$

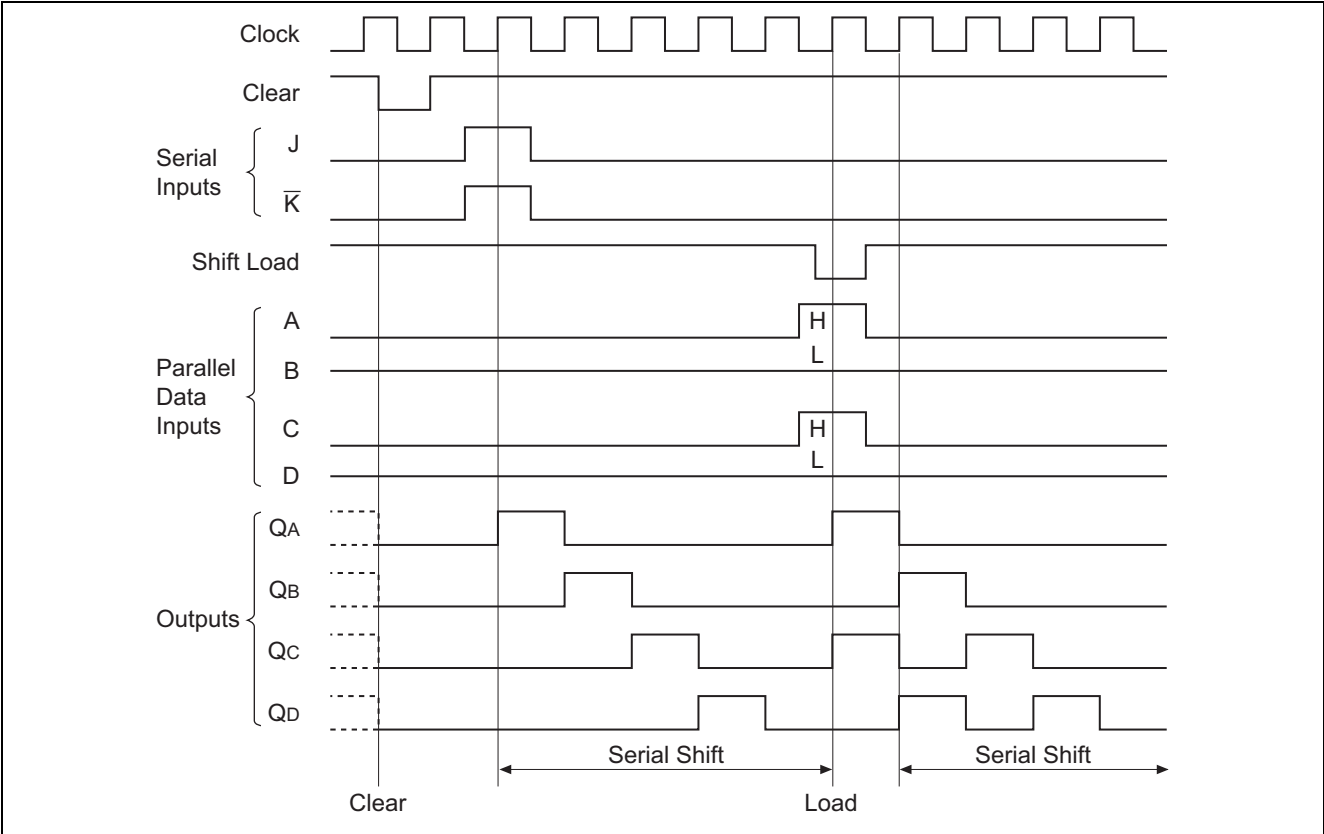
*² 全出力を開放し, Shift / Load 入力を GND, J, \bar{K} , データ入力に 4.5 V を印加して, クリア入力に瞬間的に GND にした後 4.5 V を印加し, 次にクロック入力を瞬間的に GND にした後 4.5 V を印加して測定する。

スイッチング特性

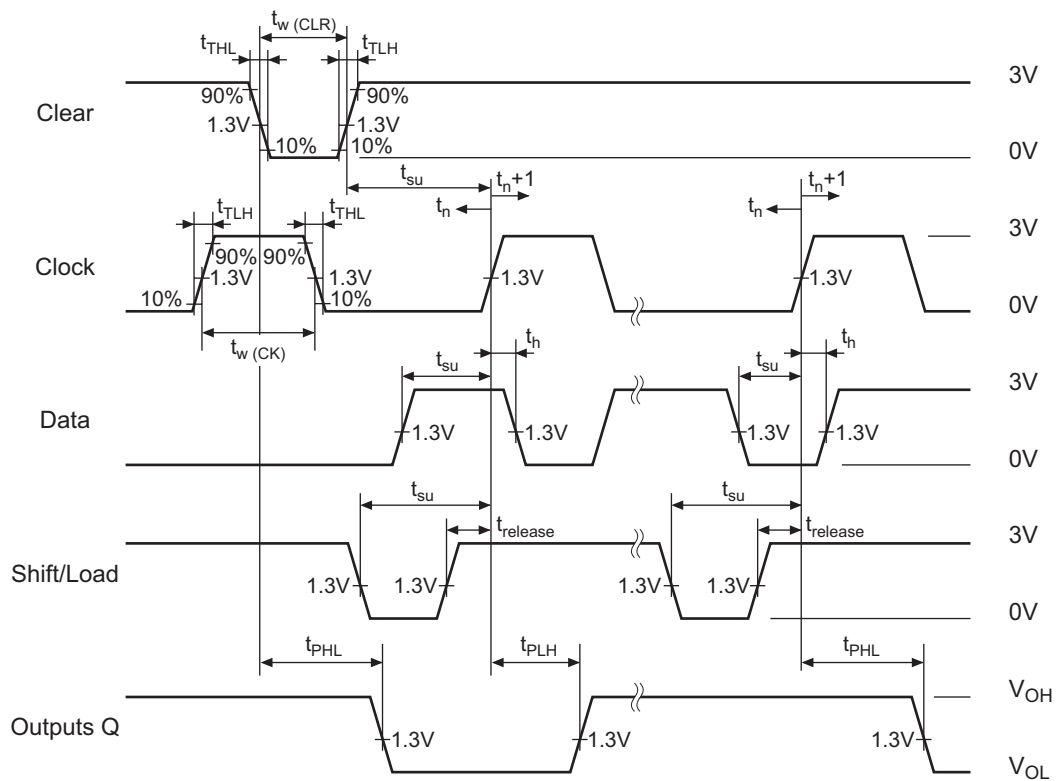
(V_{CC} = 5 V, Ta = 25°C)

項目	記号	入力	出力	min.	typ.	max.	単位	測定条件
最大クロック周波数	f_{\max}	Clock	$Q_A \sim Q_D$	30	39	—	MHz	$C_L = 15\text{ pF}$, $R_L = 2\text{ k}\Omega$
伝搬遅延時間	t_{PHL}	Clear	$Q_A \sim Q_D$	—	19	30	ns	
	t_{PLH}	Clock	$Q_A \sim Q_D, \overline{Q_D}$	—	14	22	ns	
	t_{PHL}			—	17	26	ns	

タイミングチャート

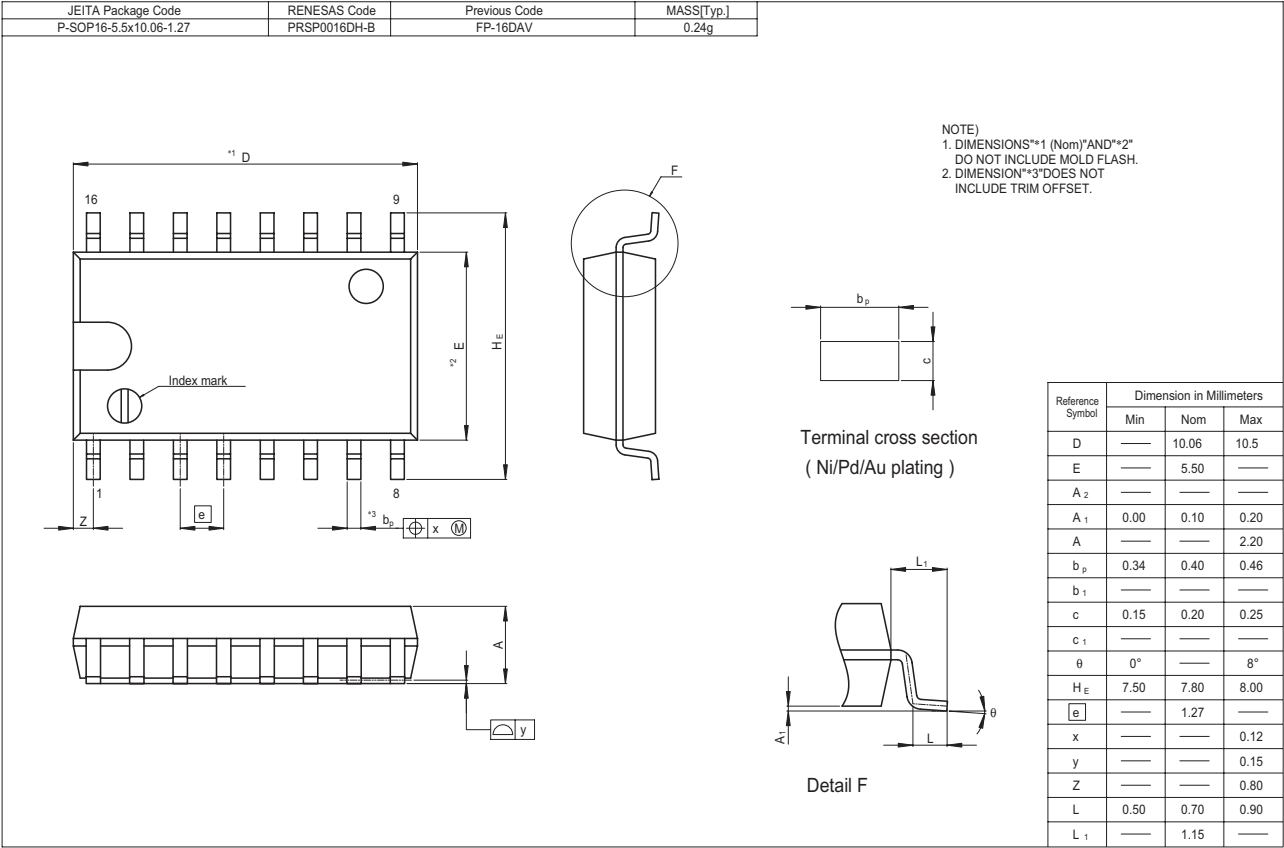


波形



- 【注】
1. 入力波形: t_{TLH} 15 ns, t_{THL} 6 ns, PRR = 1 MHz, duty cycle = 50%
 2. クリアパルスは各テストに先行して印加する。
 3. t_{PLH} , t_{PHL} は t_{n+1} 時に測定, データの正しいシフトは機能テストによって t_{n+4} 時に確認される。
 4. J と K 入力はシフト/ロードが "H" であることを除いて A, B, C, D 入力と同様に測定される。
 5. t_n は, クロック遷移以前のビットタイム。
 t_{n+1} は 1 つのクロック印加後のビットタイム。
 t_{n+4} は 4 つのクロック印加後のビットタイム。

外形寸法図



安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

- 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
- 本資料に記載した情報は、正確を期すため、慎重に制作したのですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
- 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任は負いません。
- 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
- 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
- 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。



営業お問合せ窓口
株式会社ルネサス販売

<http://www.renesas.com>

本		社	〒100-0004	千代田区大手町2-6-2 (日本ビル)	(03) 5201-5350
京		社	〒212-0058	川崎市幸区鹿島田890-12 (新川崎三井ビル)	(044) 549-1662
西	浜	社	〒190-0023	立川市柴崎町2-2-23 (第二高島ビル2F)	(042) 524-8701
東	東	支	〒980-0013	仙台市青葉区花京院1-1-20 (花京院スクエア13F)	(022) 221-1351
い	北	支	〒970-8026	いわき市平小太郎町4-9 (平小太郎ビル)	(0246) 22-3222
茨	わ	支	〒312-0034	ひたちなか市堀口832-2 (日立システムプラザ勝田1F)	(029) 271-9411
新	城	支	〒950-0087	新潟市東大通1-4-2 (新潟三井物産ビル3F)	(025) 241-4361
松	潟	支	〒390-0815	松本市深志1-2-11 (昭和ビル7F)	(0263) 33-6622
中	本	支	〒460-0008	名古屋市中区栄4-2-29 (名古屋広小路ブレイス)	(052) 249-3330
関	部	支	〒541-0044	大阪市中心区伏見町4-1-1 (明治安田生命大阪御堂筋ビル)	(06) 6233-9500
北	西	支	〒920-0031	金沢市広岡3-1-1 (金沢パークビル8F)	(076) 233-5980
広	陸	支	〒730-0036	広島市中区袋町5-25 (広島袋町ビルディング8F)	(082) 244-2570
島	島	支	〒680-0822	鳥取市今町2-251 (日本生命鳥取駅前ビル)	(0857) 21-1915
九	取	支	〒812-0011	福岡市博多区博多駅前2-17-1 (ヒロカネビル本館5F)	(092) 481-7695
	州	支			

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：コンタクトセンタ E-Mail: csc@renesas.com