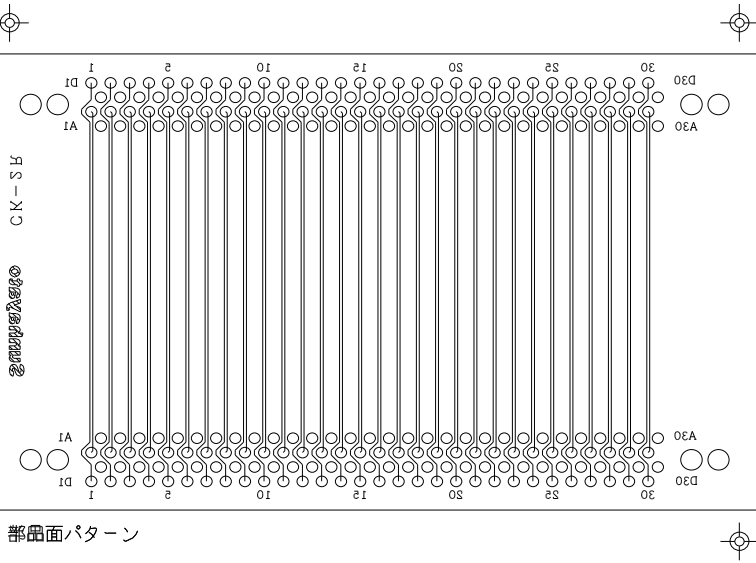
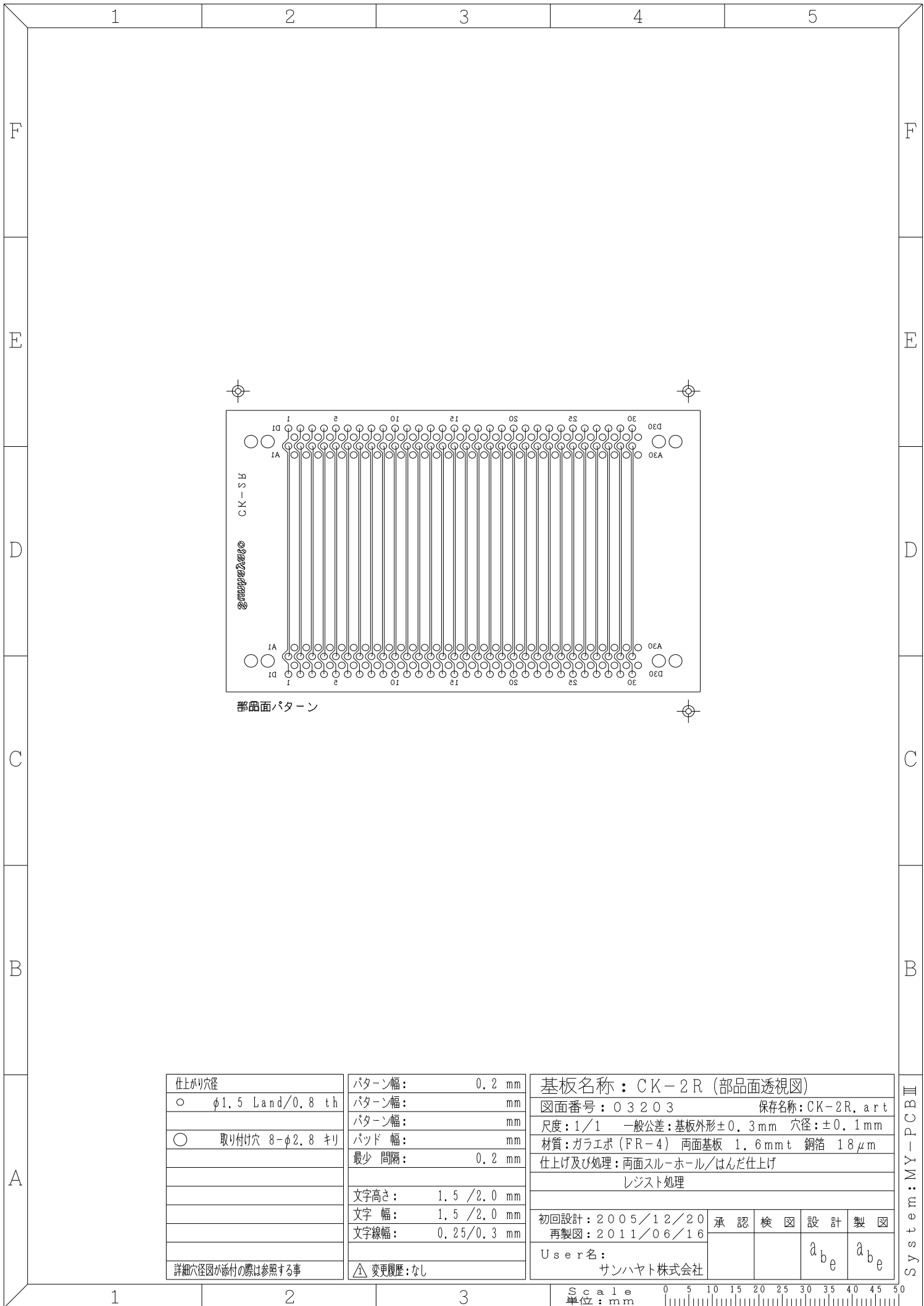


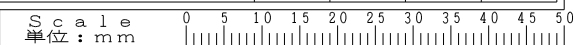
穴指示書

穴記号	Tコード	穴径 (mm)	長さ (mm)	穴種別	個数
○	1	0.8000	-	スルー	240
⊙	3	2.8001	-	非スルー	8
					248

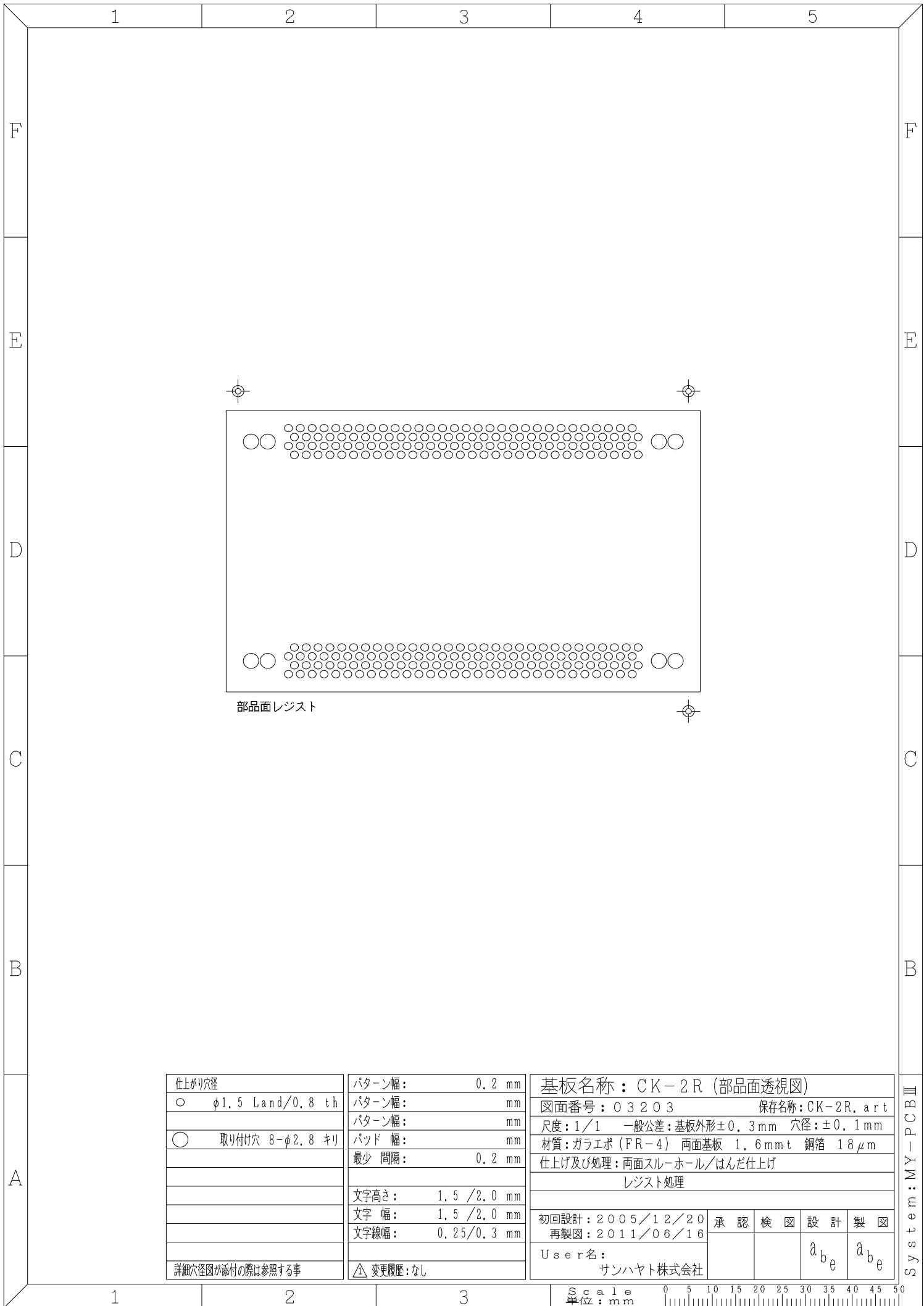
仕上がり穴径	パターン幅: 0.2 mm	基板名称: CK-2R (部品面透視図)			
○ φ1.5 Land/0.8 th	パターン幅: mm	図面番号: 03203 保存名称: CK-2R.art			
○ 取り付け穴 8-φ2.8 キリ	パターン幅: mm	尺度: 1/1 一般公差: 基板外形±0.3mm 穴径: ±0.1mm			
	パッド幅: mm	材質: ガラエポ (FR-4) 両面基板 1.6mmt 銅箔 18μm			
	最少間隔: 0.2 mm	仕上げ及び処理: 両面スルーホール/はんだ仕上げ			
	文字高さ: 1.5 / 2.0 mm	レジスト処理			
	文字幅: 1.5 / 2.0 mm	初回設計: 2005/12/20 承認 検図 設計 製図			
	文字線幅: 0.25/0.3 mm	再製図: 2011/06/16			
詳細穴径図が添付の際は参照する事	△ 変更履歴: なし	User名: サンハヤト株式会社			



仕上がり穴径	パターン幅: 0.2 mm	基板名称: CK-2R (部品面透視図)	
○ φ1.5 Land/0.8 th	パターン幅: mm	図面番号: 03203	保存名称: CK-2R.art
○ 取り付け穴 8-φ2.8 キリ	パターン幅: mm	尺度: 1/1 一般公差: 基板外形±0.3mm 穴径: ±0.1mm	
	パッド幅: mm	材質: ガラエポ (FR-4) 両面基板 1.6mmt 銅箔 18μm	
	最少 間隔: 0.2 mm	仕上げ及び処理: 両面スルーホール/はんだ仕上げ	
	文字高さ: 1.5 / 2.0 mm	レジスト処理	
	文字幅: 1.5 / 2.0 mm	初回設計: 2005/12/20	承認 検図 設計 製図
	文字線幅: 0.25/0.3 mm	再製図: 2011/06/16	
詳細穴径図が添付の際は参照する事	△ 変更履歴: なし	User名:	サンハヤト株式会社



System: MY-PCBII

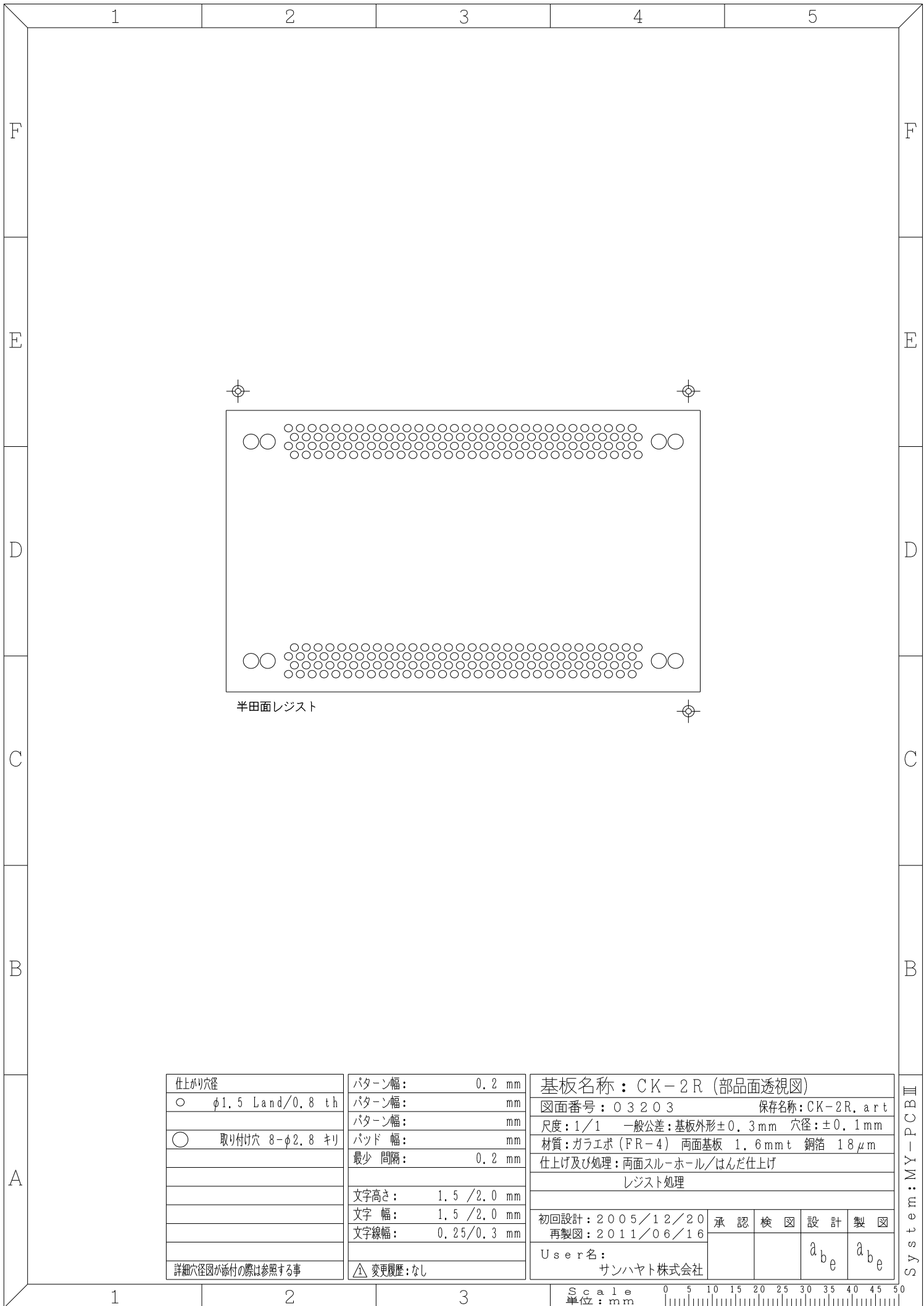


部品面レジスト

仕上がり穴径	パターン幅: 0.2 mm	基板名称: CK-2R (部品面透視図)			
○ φ1.5 Land/0.8 th	パターン幅: mm	図面番号: 03203 保存名称: CK-2R.art			
○ 取り付け穴 8-φ2.8 キリ	パターン幅: mm	尺度: 1/1 一般公差: 基板外形±0.3mm 穴径: ±0.1mm			
	パッド幅: mm	材質: ガラエポ (FR-4) 両面基板 1.6mmt 銅箔 18μm			
	最少間隔: 0.2 mm	仕上げ及び処理: 両面スルーホール/はんだ仕上げ			
		レジスト処理			
	文字高さ: 1.5 / 2.0 mm				
	文字幅: 1.5 / 2.0 mm	初回設計: 2005/12/20 承認 検図 設計 製図			
	文字線幅: 0.25/0.3 mm	再製図: 2011/06/16			
詳細穴径図が添付の際は参照する事	△ 変更履歴: なし	User名: サンハヤト株式会社		a _b e	a _b e

Scale 0 5 10 15 20 25 30 35 40 45 50
単位: mm

System: MY-PCBII



半田面レジスト

仕上がり穴径	パターン幅: 0.2 mm	基板名称: CK-2R (部品面透視図)		
○ φ1.5 Land/0.8 th	パターン幅: mm	図面番号: 03203	保存名称: CK-2R.art	
○ 取り付け穴 8-φ2.8 キリ	パターン幅: mm	尺度: 1/1	一般公差: 基板外形±0.3mm 穴径: ±0.1mm	
	パッド幅: mm	材質: ガラエポ (FR-4) 両面基板 1.6mmt 銅箔 18μm	仕上げ及び処理: 両面スルーホール/はんだ仕上げ	
	最少間隔: 0.2 mm	レジスト処理		
	文字高さ: 1.5 / 2.0 mm			
	文字幅: 1.5 / 2.0 mm	初回設計: 2005/12/20	承認	検図
	文字線幅: 0.25/0.3 mm	再製図: 2011/06/16	設計	製図
詳細穴径図が添付の際は参照する事	△ 変更履歴: なし	User名:	a _b e	a _b e
		サンハヤト株式会社		

Scale 0 5 10 15 20 25 30 35 40 45 50
単位: mm

System: MY-PCBII