

低電圧動作デュアル C-MOS オペアンプ

■ 概要

NJU7014/15/16 は、低電圧動作 2 回路入りの C-MOS オペアンプです。バイアス電流は 1pA と低く、グランド電位近辺の微小信号を増幅することができます。

また、動作電圧は 1V (min) と低電圧駆動が可能で、出力は、 電源電圧範囲内でフルスイングが可能です。

さらに、小型パッケージのラインアップが充実されており、 ポータブル機器やバッテリ駆動機器に幅広く応用することが、 できます。

■外形





NJU7015D NJU7016D (DIP8) NJU7014M NJU7015M NJU7016M (DMP8)







NJU7014V NJU7015V NJU7016V (SSOP8) NJU7014R NJU7015R NJU7016R

(VSP8)

NJU7015RB1 NJU7016RB1 (TVSP8)

NJU7014RB1

■ 特 徴

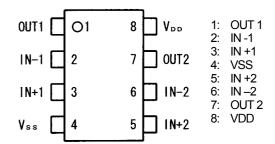
- ●単電源動作
- ●動作電源電圧 V_{nn}=1~5.5V
- ●高出力電圧振幅 V_{nv}=2.9V min (@ V_{no}=3.0V)
- ●低消費電流
- ●低入力バイアス電流 I_{IB}=1pA typ
- ●位相補償回路内蔵
- ●C-MOS 構造
- ●外形

NJU7015D, NJU7016D: DIP8

NJU7014M,NJU7015M,NJM7016M: DMP8 NJU7014V,NJU7015V,NJM7016V: SSOP8 NJU7014R,NJU7015R,NJM7016R: VSP8

NJU7014RB1,NJU7015RB1,NJM7016RB1: TVSP8

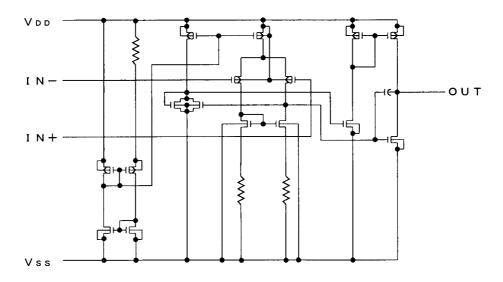
■ 端子配列



■ **製品構成** (Ta=25°C, V_{DD}=3.0V, 1 回路あたり)

項目	NJU7014	NJU7015	NJU7016	単位
消費電流	15	80	200	μ A (typ)
スルーレート	0. 1	1.0	2. 4	V/µs (typ)
利得帯域幅	0. 2	1. 0	1.0	MHz (typ)

■ 等価回路図



■ **絶対最大定格** (Ta=25°C)

		項	目			記号	定格	単 位
電	j	亰	電		圧	V_{DD}	7	٧
差	動	入	力	電	圧	V_{ID}	±7 (注1)	٧
同	相	入	力	電	圧	V _{IC}	-0.3∼7	٧
許	7	容	損		失	P_{D}	500 (D1P-8) 300 (DMP-8) 250 (SS0P-8) 320 (VSP-8) 320 (TVSP-8)	mW
動	作	温	度	範	囲	T_{opr}	-40∼+85	°C
保	存	温	度	範	囲	T_{stg}	−55 ~ +125	°C

- (注1) 入力電圧は、 V_{00} または7(V)より小さい方の値を超えて印加しないで下さい。
- (注2) IC を安定して動作させるために、 $V_{DD}-V_{SS}$ 間にデカップリングコンデンサを挿入して下さい。

■ 電気的特性 (Ta=25°C, V_{DD}=3.0V, R_L=∞)

NJU7014

項目	記号	条 件	最 小	標準	最 大	単 位
入カオフセット電圧	V _{IO}	V _{IN} =1/2V _{DD}	-	-	10	mV
入力オフセット電流	I ₁₀		_	1	_	pΑ
入力バイアス電流	I _{IB}		_	1	_	pΑ
入 力 抵 抗	R_{IN}		_	1	_	ΤΩ
大振幅電圧利得	A_{VD}		60	70	_	dB
同相入力電圧幅	V _{ICM}		0~2.5	_	_	V
最大出力電圧幅	V_{OM1}	$R_L=1M\Omega$	V _{DD} 0. 1	_	_	٧
"	V_{OM2}	$R_L=1M\Omega$	_	_	V _{SS} +0. 1	V
同相信号除去比	CMR	$V_{IN}=1/2V_{DD}$	55	65	_	dB
電源変動除去比	SVR	V _{DD} =1. 5∼5. 5V	60	70	_	dB
消費電流	I _{DD}	1回路あたり	_	15	25	μA
ス ル ー レ ー ト	SR		_	0. 1	_	V/µs
利 得 帯 域 幅	F_t	A_V =40dB, C_L =10pF	-	0. 2	_	MHz

(注3) 本製品は、ソース電流を2.9μA以下 (=V_{0W}/R_c=2.9V/1MΩ) でご使用下さい。

NJU7015

項 目	記号	条 件	最 小	標準	最 大	単 位
入カオフセット電圧	V ₁₀	$V_{IN}=1/2V_{DD}$	-	-	10	mV
入力オフセット電流	I ₁₀		-	1	_	рA
入力バイアス電流	I _{IB}		-	1	_	рA
入 力 抵 抗	R _{IN}		-	1	_	ΤΩ
大振幅電圧利得	A_{VD}		60	70	_	dB
同相入力電圧幅	V _{ICM}		0~2.5	_	_	٧
最大出力電圧幅	V _{OM1}	R _L =100kΩ	V _{DD} 0. 1	_	_	٧
<i>''</i>	V_{OM2}	R _L =100kΩ	-	_	V _{ss} +0. 1	٧
同相信号除去比	CMR	$V_{IN}=1/2V_{DD}$	55	65	_	dB
電源変動除去比	SVR	V _{DD} =1. 5∼5. 5V	60	70	_	dB
消費電流	I _{DD}	1回路あたり	_	80	160	μA
ス ル ー レ ー ト	SR		-	1. 0	_	V/µs
利 得 帯 域 幅	F_{t}	A_V =40dB, C_L =10pF	-	1.0	_	MHz

⁽注4) 本製品は、ソース電流を29μA以下 (=V_{0M}/R_L=2.9V/100kΩ) でご使用下さい。

NJU7016

項目	記号	条 件	最 小	標準	最 大	単 位
入カオフセット電圧	V ₁₀	V _{IN} =1/2V _{DD}	-	_	10	mV
入カオフセット電流	I ₁₀		_	1	_	рA
入力バイアス電流	I _{IB}		_	1	_	рA
入 力 抵 抗	R _{IN}		-	1	_	ΤΩ
大振幅電圧利得	A_{VD}		60	70	_	dB
同相入力電圧幅	V _{ICM}		0~2.5	_	_	٧
最大出力電圧幅	V _{OM1}	$R_L=50$ k Ω	V _{DD} 0. 1	_	_	٧
"	V_{OM2}	$R_L=50$ k Ω	-	_	V_{ss} +0. 1	٧
同相信号除去比	CMR	$V_{IN}=1/2V_{DD}$	55	65	_	dB
電源変動除去比	SVR	V _{DD} =1.5~5.5V	60	70	_	dB
消 費 電 流	I _{DD}	1回路あたり	_	200	400	μA
ス ル ー レ ー ト	SR		_	2. 4	_	V/µs
_利 得 帯 域 幅	F_t	A_V =40dB, C_L =10pF	_	1. 0	ı	MHz

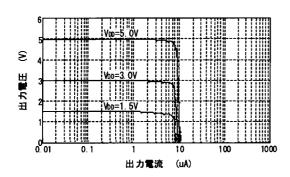
⁽注 5) 本製品は、ソース電流を $58\mu A$ 以下 $(=V_{0M}/R_L=2.9V/50k\Omega)$ でご使用下さい。

NJU7014/15/16

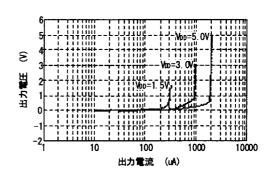
■ 特性例

(1) NJU7014

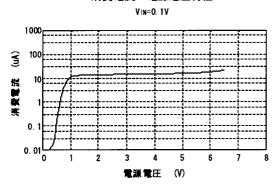
出力電圧-出力電流特性(SOURCE)



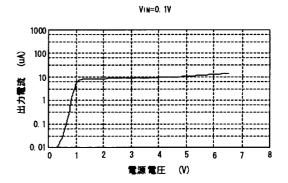
出力電圧-出力電流特性(SINK)



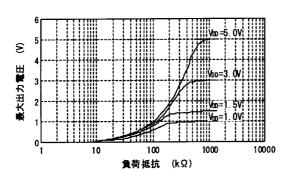
消費電流一電源電圧特性



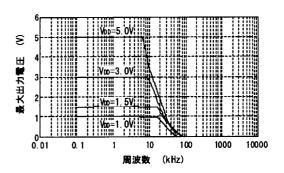
出力電流一電源電圧特性



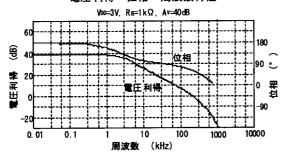
最大出力電圧-負荷抵抗特性



最大出力電圧一周波数特性

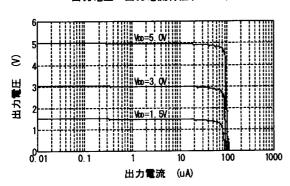


電圧利得・位相・周波数特性

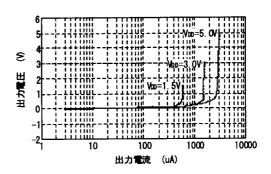


(2) NJU7015

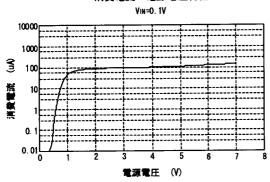
出力電圧一出力電流特性(SOURCE)



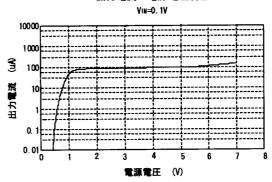
出力電圧-出力電流特性(SINK)



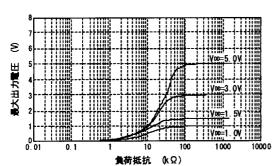
消費電流一電源電圧特性



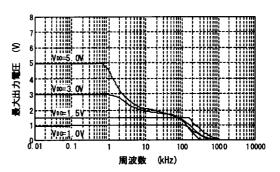
出力電流一電源電圧特性



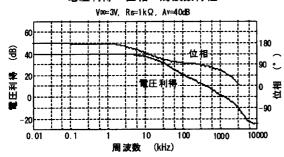
最大出力電圧-負荷抵抗特性



最大出力電圧一周波数特性

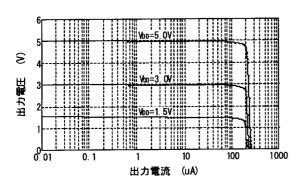


電圧利得・位相一周波数特性

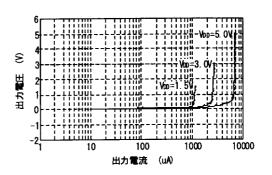


(3) NJU7016

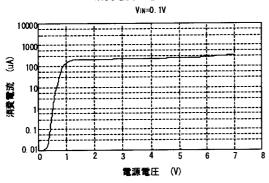
出力電圧-出力電流特性(SOURCE)



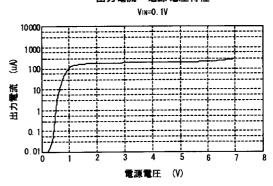
出力電圧一出力電流特性(SINK)



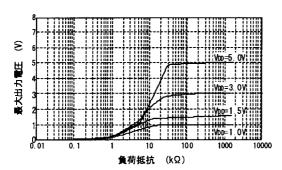
消費電流一電源電圧特性



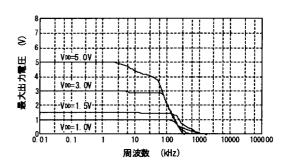
出力電流一電源電圧特性



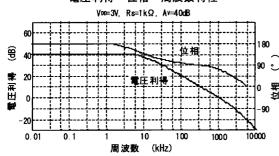
最大出力電圧一負荷抵抗特性



最大出力電圧一周波数特性



電圧利得・位相一周波数特性



このデータブックの掲載内容の正確さには 万全を期しておりますが、掲載内容について 何らかの法的な保証を行うものではありませ ん。とくに応用回路については、製品の代表 的な応用例を説明するためのものです。また、 工業所有権その他の権利の実施権の許諾を伴 うものではなく、第三者の権利を侵害しない ことを保証するものでもありません。