

TB67Z800FTG評価基板説明書

2019年7月2日

Rev.1.1

【概要】

TB67Z800FTGは、3チャンネルのハーフブリッジを搭載し、全てのチャンネルを独立に制御可能なドライバです。3.0Aの出力電流(絶対最大定格)と、動作電圧範囲は4.0Vから22.0V(絶対最大定格は25.0V)まで対応しています。

MCUやモータコントローラの制御信号を接続することで、3相ブラシレスDCモータを駆動することが可能です。

TB67Z800FTGを使った3相ブラシレスDCモータの制御性を是非、体感してみてください。

【注】

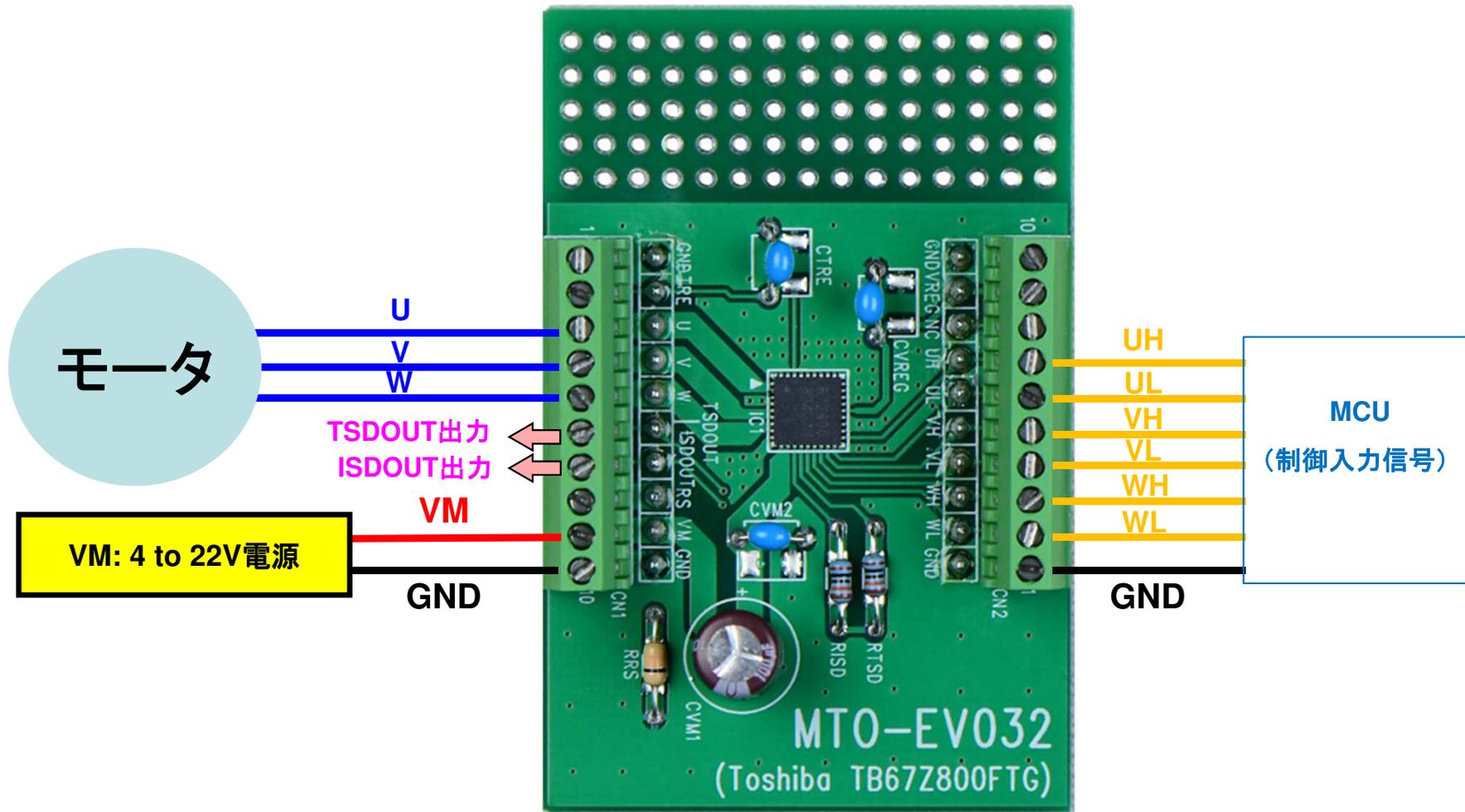
使用に当たっては熱的条件に十分注意してください。

また、各制御信号について、下記URLのICの仕様書を、制御方法についてはアプリケーションノートを、ご参考にしてください。

<http://toshiba.semicon-storage.com/jp/product/linear/motordriver/detail.TB67Z800FTG.html>

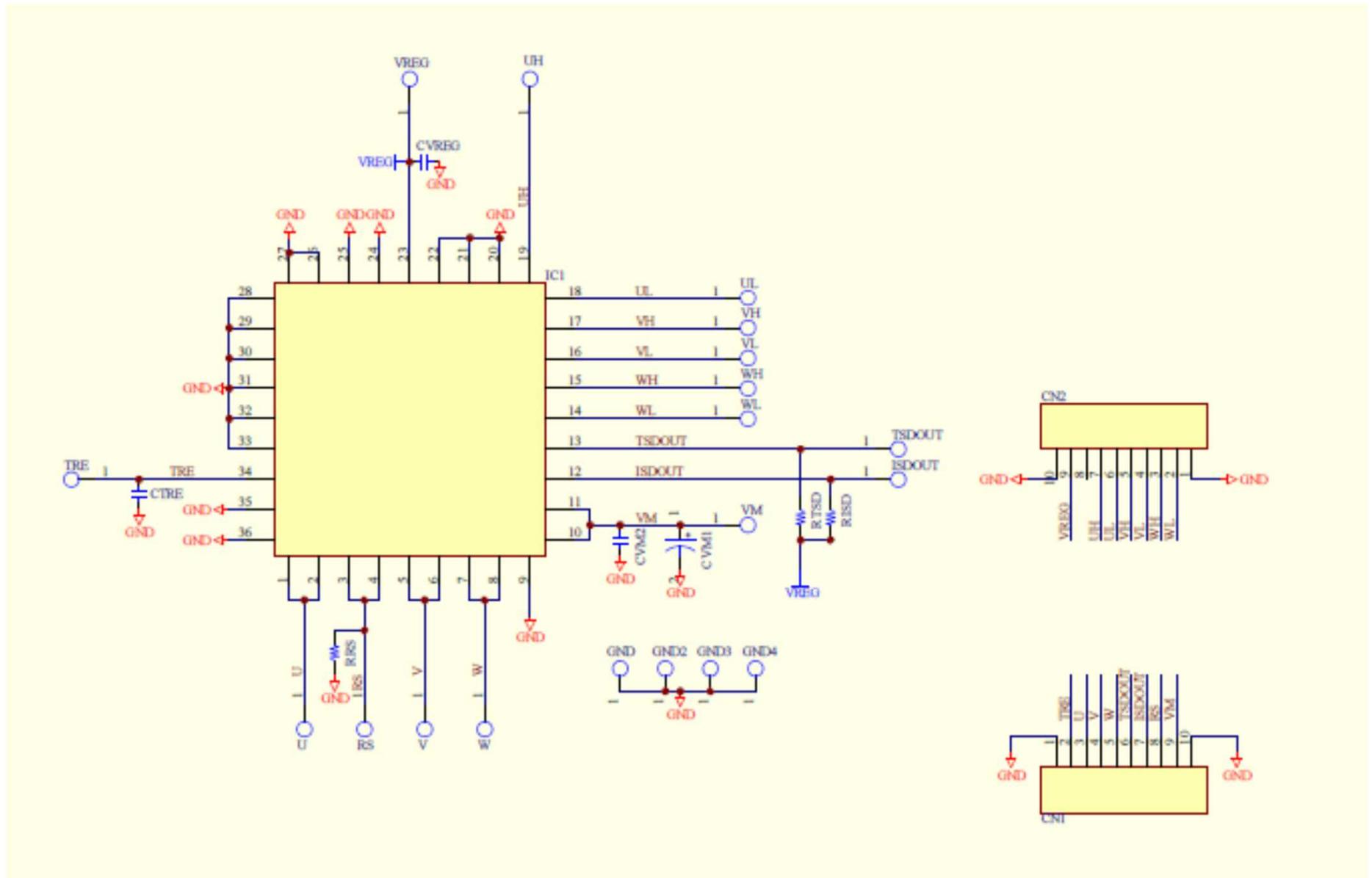
なお、この評価ボードの用途はモーター制御の評価・学習用に限り、市場に対しての出荷はなさないようお願い申し上げます

評価基板の接続方法



1. モータを接続する。
2. MCU(制御入力信号)を接続する。
3. VM電圧を印加する。:VM = 4 ~ 22V
4. MCU(制御入力信号)の信号を入力する。
→モータが回転する。

評価基板回路図



評価基板の実装部品定数

	部品番号	メーカー型番	メーカー	品名	規格	実装方式	必要個数 (1台)
1	RTSD	MFS1/4CC1003F	koa	抵抗	100k Ω ,2.54mmピッチ	実装	1
2	RISD	MFS1/4CC1003F	koa	抵抗	100k Ω ,2.54mmピッチ	実装	1
3	RRS	Z16C	koa	抵抗	0 Ω ,Short	実装	1
4	CVM1	EKMG250ELL101ME11D	ニッケミ	電解コンデンサ	10 μ F, ϕ D=8mm以下	実装	1
5	CVM2	RDER71H104K0K1H03B	murata	コンデンサ	0.1 μ F	実装	1
6	CTRE	RDER71H104K0K1H03B	murata	コンデンサ	0.1 μ F	実装	1
7	CVREG	RDER71H104K0K1H03B	murata	コンデンサ	0.1 μ F	実装	1
8	I/Oピン (UH,HL,VH,VL,WH,WL,U,V, W,VM,GND)	2130S1*10GSE	linkman	ピンヘッダー	961105-6404-AR等	実装	2
9	CON1	PM 5.08/2/90 3.5 SW	Weidmuller	2極コネクタ		実装	3
10	CON2	282836-3	TE Connectivity	3極コネクタ		実装	3
11	IC1	TB67Z800FTG	toshiba			実装	1

◆ 注意事項 ◆

● 本製品は医療機器、軍事・航空・宇宙機器、原子力制御機器、各種安全装置など故障や誤動作によって人体に危害を及ぼすような機器、および高い信頼性が要求される機器への使用は想定しておりませんので、これらの用途に使用しないでください。また使用によって発生した損害などについて、弊社はその責任を負いません。

製造・販売元



マルツエレクトリック株式会社
〒101-0021 東京都千代田区外神田5-2-2
セイキ第一ビル7F
TEL:(03)6803-0209 FAX:(03)6803-0213