レベル検出用IC

■概 要

NJM 2072は、音声レベル検出用集積回路であります。

本集積回路は、低消費電力、低電圧動作、高入力感度といった特徴を有し、マイクロカセットの音声検出用、通信機のVOX用に最適であります。

■外 形





NJM2072D

NJM2072M

■特 徴

●動作電源電圧 (0.9

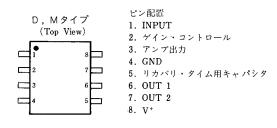
(0.9~7V)

●低消費電流 ●高入力感度 (0.55mA typ.)(-36dB typ.)

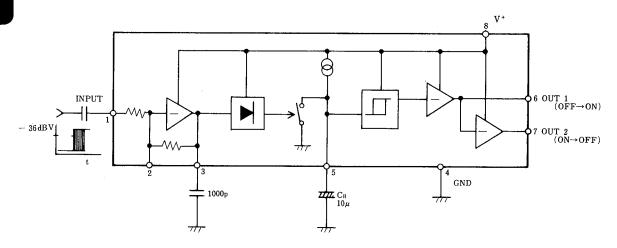
●バイポーラ構造

●外形 DIP8, DMP8

■端 子 配 列



■ブロック図



■絶対最大定格 (Ta=25°C)

項		目		記号	定格	単位	
電	源	電	圧	V+	8	v	
消	對	Æ	カ	P_D	(Dタイプ) 500 (Mタイプ) 300	mW	
動	作	ŽEI.	度	Topr	-40~+85	°C	
保	存	裫	度	T _{stg}	-40~+125	°C	
最	大 入	力電	圧	V _{imax}	V+- 1	V	

■電 気 的 特 性(Ta=25℃, V+=3V)

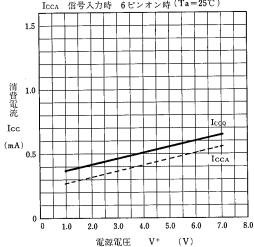
項 目	記号	条 件	最小	標準	最大	単位
動作 電源 電圧 無信号時消費電流 洗売 スカッタ・タイム(注1) リカバリー・タイム(注2) OUT1 オン時出力電流 OUT2 オン時出力電流 OUT1 オフ時出力電流 OUT2 オフ時出力電流 OUT2 オフ時出力電流	V+ ICC Vins Tate Tree IO1 on IO2 on IO1 off	$\begin{split} &V_{in}\!=0 \text{ mVrms}, \ R_L\!=\!\infty \\ &f\!=\!1 \text{ kHz} \\ &f\!=\!1 \text{ kHz}, \ C_R\!=\!10 \mu \text{F} \\ &f\!=\!1 \text{ kHz}, \ C_R\!=\!10 \mu \text{F} \\ &V_{in}\!=\!30 \text{mVrms}, \ V_0\!=\!0.3 \text{ V} \\ &V_{in}\!=\!0 \text{ mVrms}, \ V_0\!=\!0.3 \text{ V} \\ &V_{in}\!=\!0 \text{ mVrms}, \ V_0\!=\!8 \text{ V} \\ &V_{in}\!=\!30 \text{mVrms}, \ V_0\!=\!8 \text{ V} \end{split}$	0.9 0.2 -39 - 1 1	- 0.55 -36 1 2 3 3	7 1.5 -33 25 - - - 1	V mA dBV msec sec mA mA μA
入 力 抵 抗 充 電 電 流	Rin Ichg	, , ,	16 1.0	20 2.0	24 3.0	kΩ μA

(注1): 入力感度以上の信号が入力された時点から出力が変化するまでの時間 (注2): 入力信号が入力感度以下になった時点から出力が変化するまでの時間

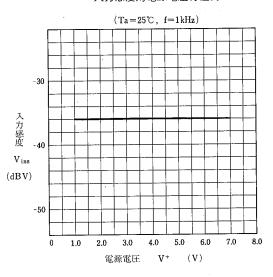
■特 性 例

電源電圧対消費電流特性例

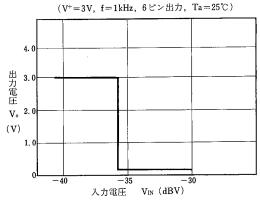
Icco 無信号時 6ピンオフ時 Icco 信号入力時 6ピンオン時(Ta=25℃)



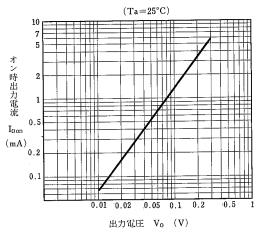
入力感度対電源電圧特性例



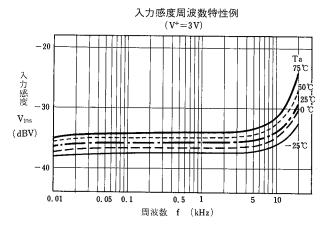
出力電圧対入力電圧特性例

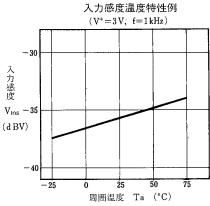


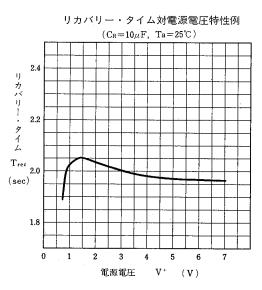
オン時出力電流対出力電圧特性例

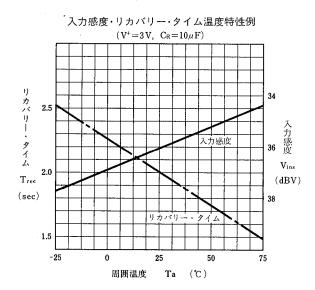


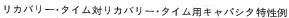
■特 性 例

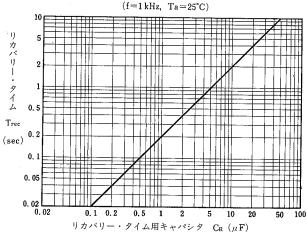


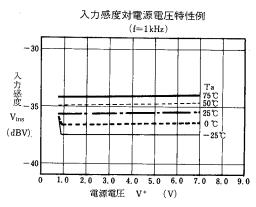




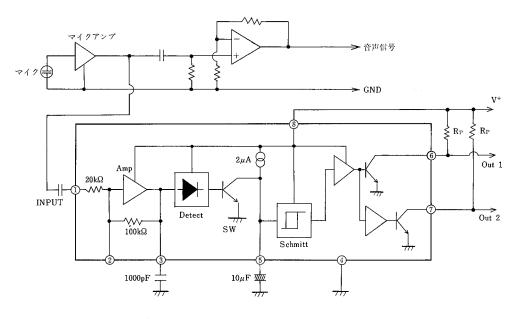








■応用回路例



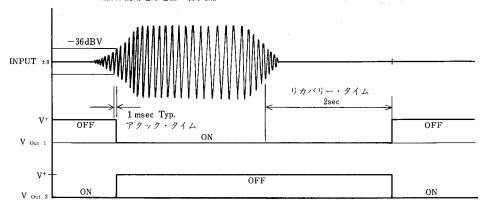
6ピン、7ピンはOpen Collector です。次式の抵抗 RP を付けて下さい。

$$R_P\!=\!(V^+{}_{MIN}-0.2)/0.3 \qquad (\,k\Omega)$$

6ピンのみ使用する場合は、7ピンへのRp抵抗を省略できます。

Out2のみ使用する場合でも、6ピンに Rpを付けて下さい。

V⁺MIN は使用電源電圧の最小値。



MEMO

<注意事項>
このデータブックの掲載内容の正確さには 万全を期しておりますが、掲載内容について 何らかの法的な保証を行うものではありませ ん。とくに応用回路については、製品の代表 的な応用例を説明するためのです。まを伴 うものではなく、第三者の権利を侵害しない ことを保証するものでもありません。