

TB62261FTAG評価基板説明書

2019年7月10日

Rev.1.1

【概要】

TB62262は、PWMチョッパ型2相バイポーラ駆動、PHASE制御方式のステッピングモータドライバです。BiCDプロセスを採用し、出力耐圧40V、最大定格電流1.5Aを実現しています。

本評価ボードではIC評価をするための部品を実装しており、PWM定電流駆動にて、2相、1-2相、W1-2相の各励磁駆動をすぐ試すことができます。ステッピングモータの低騒音＋低振動を是非、体感してみてください。

【注】

使用に当たっては熱的条件に十分注意してください。

また、各制御信号について、下記URLのICの仕様書をご参考になしてください。

<http://toshiba.semicon-storage.com/info/lookup.jsp?pid=TB62261FTAG®ion=jp&lang=ja>

なお、この評価ボードの用途はモーター制御の評価・学習用に限り、市場に対しての出荷はなさないようお願い申し上げます

評価基板の接続方法

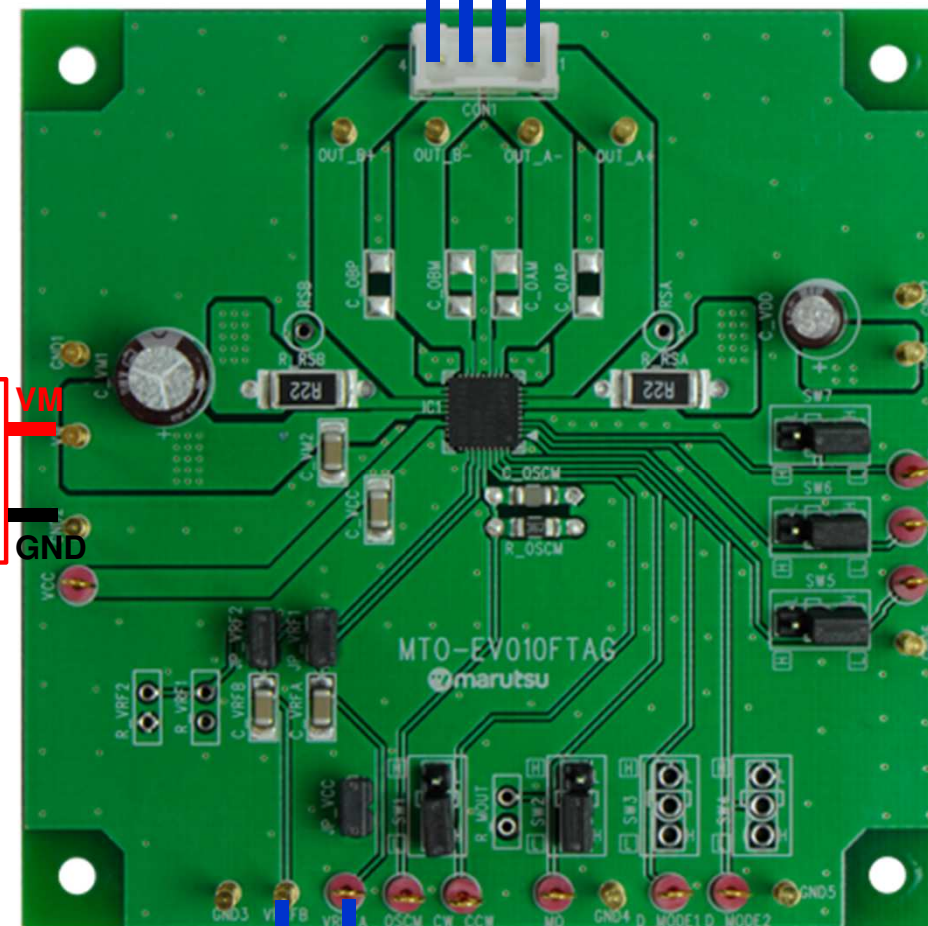
シルク名称－信号名称対応表

シリーズ製品と共有基板となっている為、基板上のシルク名称と信号名が異なります。ご注意ください。

シルク名称	信号名
CLK	INB_1
ENABLE	INB_2
RESET	STANDBY
CW/CCW	INA1
MO	INA2
DMODE_1	PHASEA
DMODE_2	PHASEB

電源VM
(10V～38V)

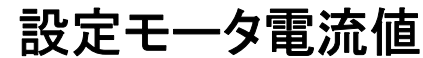
2相バイポーラ型
ステッピングモータ



VrefB(B軸用)

VrefA(A軸用)

モータ電流設定用基準電圧
Vref (0V～3.6V)

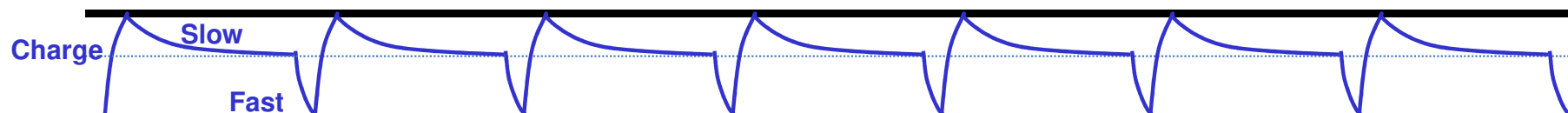


VREF(gain):VREF減衰比は 1 / 5.0 (typ.)です。

ジャンパーJP_VRF1をショートする事により、
A軸とB軸のVREFを共通化し、共にVREFAピン
より入力可能になります。

また、R_VRF1とR_VRF2に分圧用の抵抗を実装し、JP_VRF2をショートする事により、内蔵レギュレータのVCC電圧から、Vref電圧を生成することが可能です。

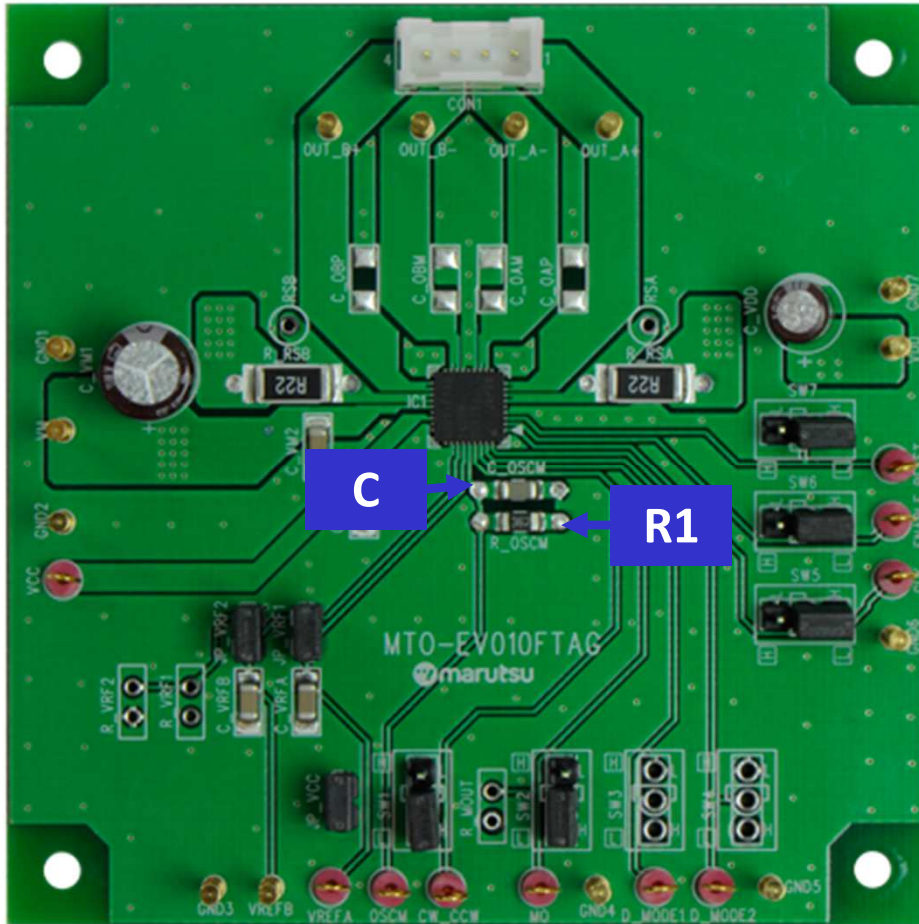
モータ電流波形



設定モ一夕電流値

評価基板の設定2

モータ定電流チョッピング周波数の設定

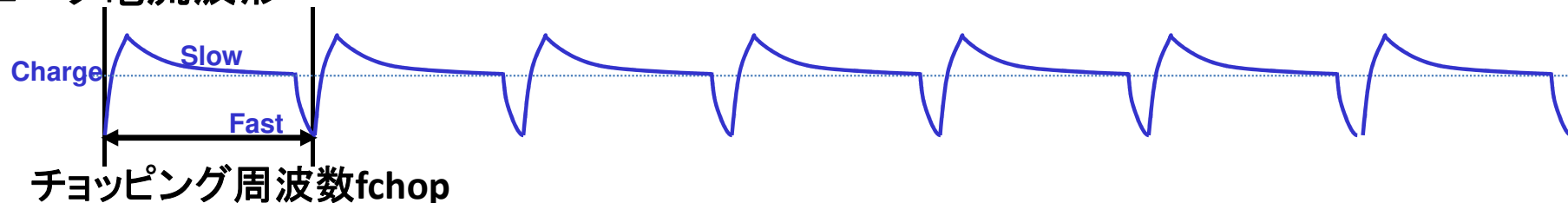


チョッピング周波数設定式

$$f_{OSCM} = 1 / [0.56 \times \{C \times (R1 + 500)\}]$$
$$f_{chop} = f_{OSCM} / 16$$

fchop=40kHzから150kHzを推奨します。
本基板は、100kHz設定となっており、
C=270pF、R1=3.6kΩの部品が実装されています。

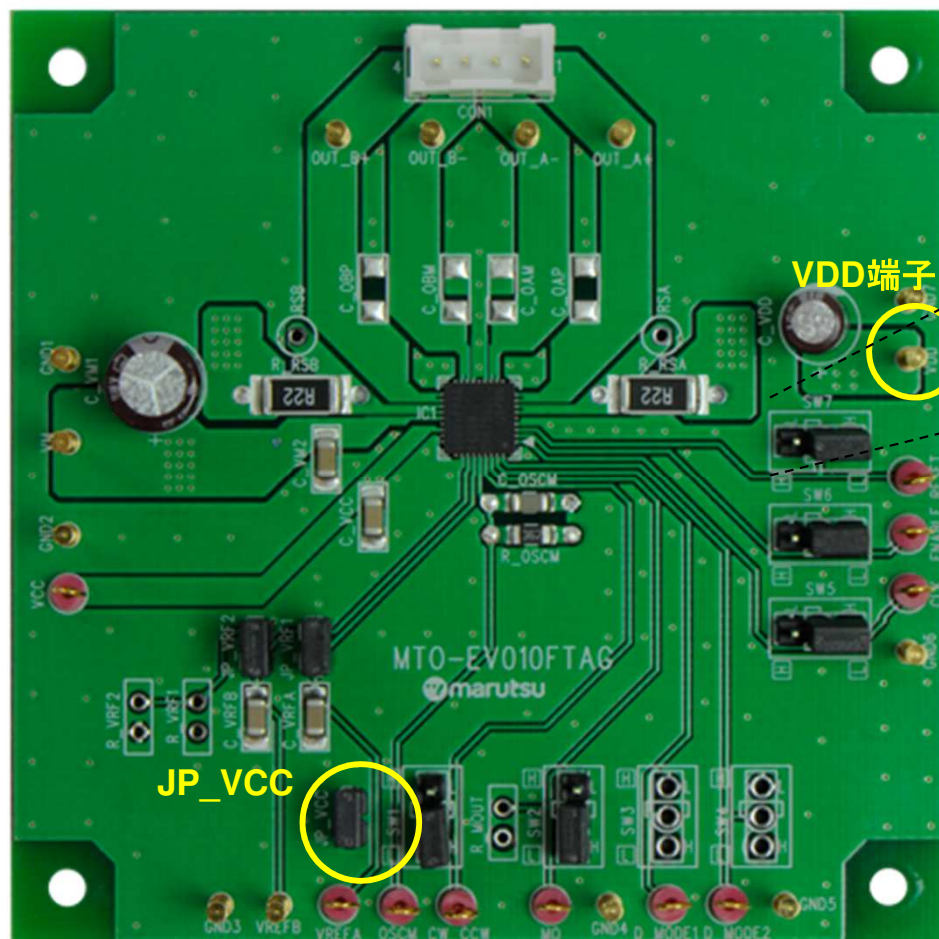
モータ電流波形



評価基板の設定3

モータの動作設定

【ジャンパー部拡大】

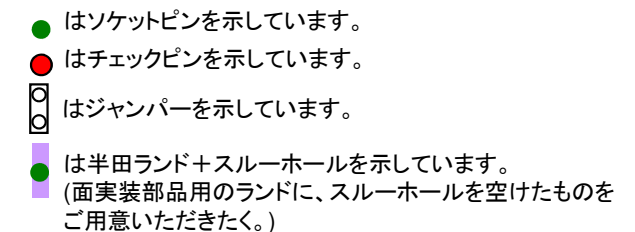


本評価基板には、TB62261FTAGの動作設定を行うための、上図の様なジャンパーを設けております。

ジャンパーにて機能を選択する場合は、JP_VCCをショートしていただくか、VDD端子からHigh Levelの供給を行ってください。

ジャンパーに近い、白枠内のシルクが固定されるLevelを示しています。使用する機能設定に従い、ショートさせる位置を変更して下さい。

また、外部から信号を入力される場合は、ショートピンを外してご使用ください。



◆ 注意事項 ◆

●本製品は医療機器、軍事・航空・宇宙機器、原子力制御機器、各種安全装置など故障や誤動作によって人体に危害を及ぼすような機器、および高い信頼性が要求される機器への使用は想定しておりませんので、これらの用途に使用しないでください。また使用によって発生した損害などについて、弊社はその責任を負いません。

製造・販売元



マルツエレクトリック株式会社
〒101-0021 東京都千代田区外神田5-2-2
セイキ第一ビル7F
TEL:(03)6803-0209 FAX:(03)6803-0213