

東芝CMOSデジタル集積回路 シリコン モノリシック

TC74HC697AP, TC74HC697AF

Synchronous Presetable 4-Bit Up/Down Counter with Output Register
(multiplexed 3-state outputs)

TC74HC697A は、シリコンゲート CMOS 技術を用いた高速 CMOS UP/DOWN カウンタです。CMOS の特長である低い消費電力で、LSTTL に匹敵する高速動作を実現できます。

ロード入力 ($\overline{\text{LOAD}}$) を “L” にすると、カウンタクロック (CCK) の立ち上がりでデータをカウンタに入力することができ、カウントモードでは CCK の立ち上がりでカウントします。このとき、 $\text{U}/\overline{\text{D}}$ 入力によりアップカウント、ダウンカウントのいずれかを選択することができます。カウンタはクリア入力 ($\overline{\text{CCLR}}$) を “L” にしたときに、クリアされます。

カウンタの出力は、レジスタクロック (RCK) の立ち上がりでそれぞれラッチすることができます。

Q 出力は $\text{R}/\overline{\text{C}}$ 入力によって、カウンタの出力とレジスタの出力のいずれかを選択することができます。

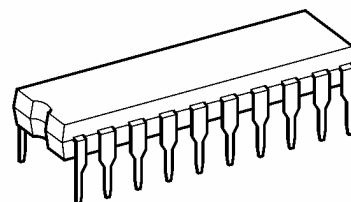
また、同期型のカスケード接続のため、 $\overline{\text{ENT}}$ ・ $\overline{\text{ENP}}$ の 2 本のイネーブル入力とキャリー出力 ($\overline{\text{RCO}}$) が設けられており、外付けのゲートを用いずに n ビットのカウンタを構成できます。

すべての入力には静電破壊の防止のために、ダイオードによる保護回路が付加されています。

特 長

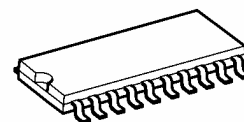
- 高速動作 : $f_{\text{max}} = 38 \text{ MHz}$ (標準) ($V_{\text{CC}} = 5 \text{ V}$)
- 低消費電流 : $I_{\text{CC}} = 4 \mu\text{A}$ (最大) ($T_a = 25^\circ\text{C}$)
- 高雑音余裕度 : $V_{\text{NIH}} = V_{\text{NIL}} = 28\% V_{\text{CC}}$ (最小)
- 高ファンアウト : LSTTL を直接駆動可能
10 個 ($\overline{\text{RCO}}$ 出力)
15 個 ($\text{QA} \sim \text{QD}$)
- 対称出力インピーダンス : $|I_{\text{OH}}| = I_{\text{OL}} = 6 \text{ mA}$ (最小)
for $\text{QA} \sim \text{QH}$ 出力
 $|I_{\text{OH}}| = I_{\text{OL}} = 4 \text{ mA}$ (最小)
for $\overline{\text{RCO}}$ 出力
- バランスのとれた遅延時間: $t_{\text{pLH}} \approx t_{\text{pHL}}$
- 広い動作電圧範囲 : $V_{\text{CC}} (\text{opr}) = 2 \sim 6 \text{ V}$
- LSTTL (74LS697) と同一ピン接続、同一ファンクション

TC74HC697AP



DIP20-P-300-2.54A

TC74HC697AF

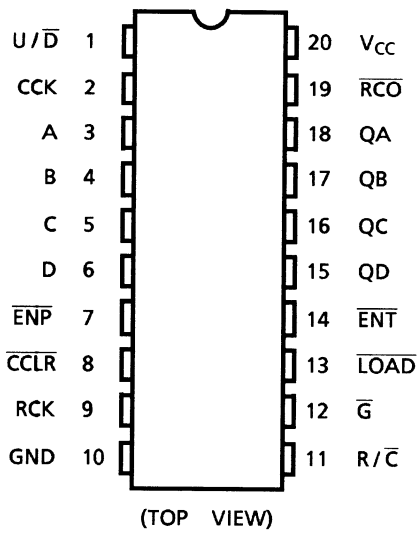


SOP20-P-300-1.27A

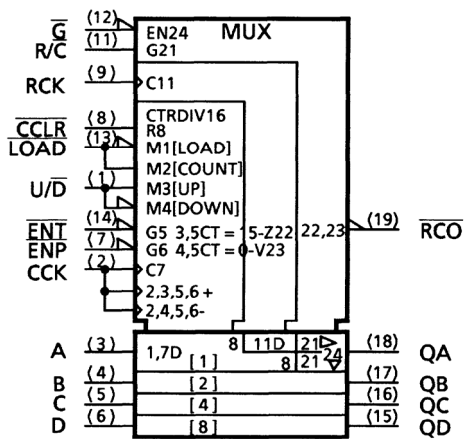
質量

DIP20-P-300-2.54A : 1.30 g (標準)
SOP20-P-300-1.27A : 0.22 g (標準)

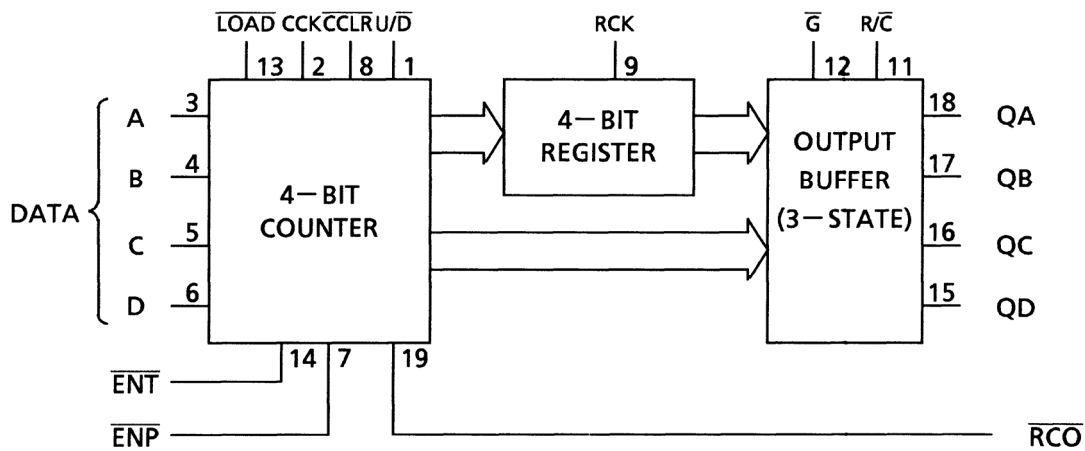
ピン接続図



論理図



ブロック図



真理値表

Inputs									Outputs				Function
$\overline{\text{CCLR}}$	$\overline{\text{LOAD}}$	$\overline{\text{ENP}}$	$\overline{\text{ENT}}$	CCK	U/D	RCK	$\text{R}/\overline{\text{C}}$	$\overline{\text{G}}$	QA	QB	QC	QD	
X	X	X	X	X	X	X	X	H	Z	Z	Z	Z	Z
L	X	X	X	X	X	X	L	L	L	L	L	L	カウントをクリアします。
H	L	X	X		X	X	L	L	a	b	c	d	データをカウンタにロードします。
H	H	H	X		X	X	L	L	No Change				カウントしません。
H	H	X	H		X	X	L	L					
H	H	L	L		H	X	L	L	Count Up				カウントアップします。
H	H	L	L		L	X	L	L	Count Down				カウントダウンします。
H	X	X	X		X	X	L	L	No Change				変化しません。
X	X	X	X	X	X		H	L	a'	b'	c'	d'	カウンタ出力をレジスタにラッチします。
X	X	X	X	X	X		H	L	No Change				変化しません。

X : Don't care

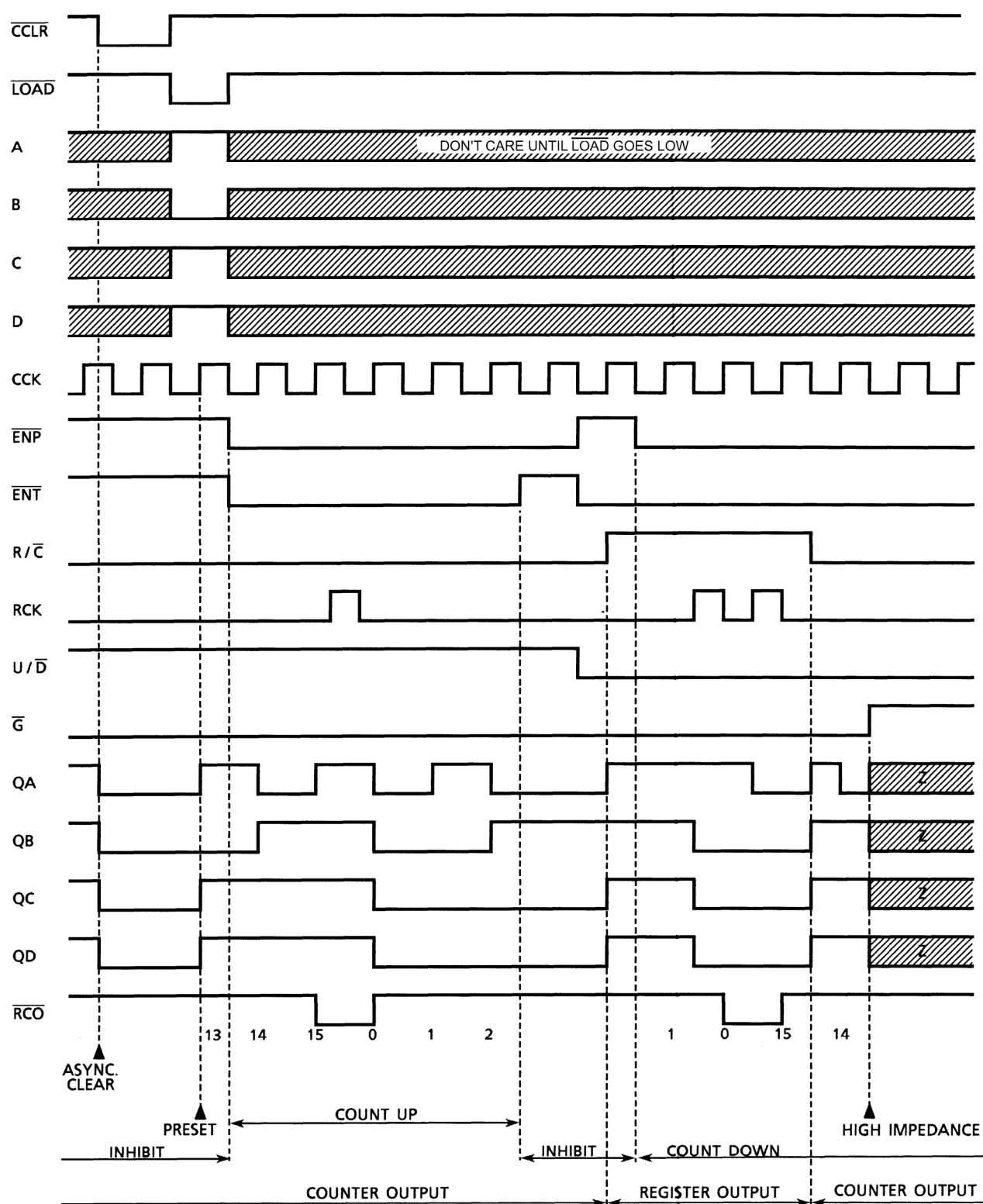
Z : High impedance

a~d : A~D に与えられた論理レベル

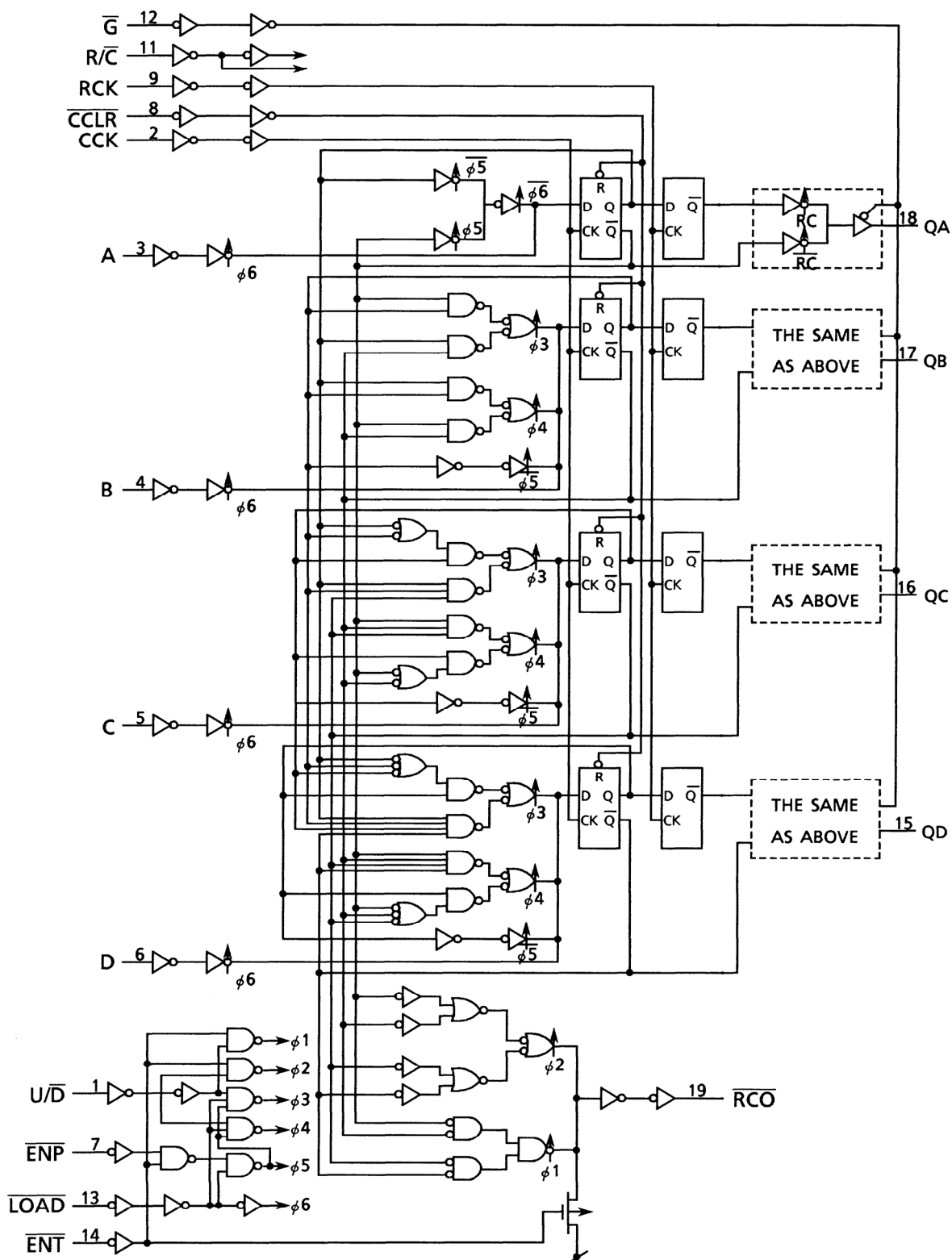
a'~h' : レジスタクロックが入る直前の内部カウンタの出力の論理レベル

$$\overline{\text{RCO}} = (\overline{\text{UP}} \cdot \text{QA} \cdot \text{QB} \cdot \text{QC} \cdot \text{QD} \cdot \overline{\text{ENT}} + \overline{\text{UP}} \cdot \overline{\text{QA}} \cdot \overline{\text{QB}} \cdot \overline{\text{QC}} \cdot \overline{\text{QD}} \cdot \overline{\text{ENT}})$$

タイミング図



システム図



絶対最大定格 (注 1)

項 目	記 号	定 格	単位
電 源 電 圧	V_{CC}	$-0.5 \sim 7$	V
入 力 電 圧	V_{IN}	$-0.5 \sim V_{CC} + 0.5$	V
出 力 電 圧	V_{OUT}	$-0.5 \sim V_{CC} + 0.5$	V
入 力 保 護 ダイ オード 電 流	I_{IK}	± 20	mA
出 力 寄 生 ダイ オード 電 流	I_{OK}	± 20	mA
出 力 電 流 (RCO) (QA~QD)	I_{OUT}	± 25 ± 35	mA
電 源 / G N D 電 流	I_{CC}	± 75	mA
許 容 損 失	P_D	500 (DIP) (注 2)/180 (SOP)	mW
保 存 温 度	T_{stg}	$-65 \sim 150$	°C

注 1: 絶対最大定格は、瞬時たりとも超えてはならない値であり、1つの項目も超えてはなりません。

本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格/動作範囲以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

注 2: $T_a = -40 \sim 65^\circ\text{C}$ まで、500 mW。 $T_a = 65 \sim 85^\circ\text{C}$ の範囲では $-10 \text{ mW}/^\circ\text{C}$ で、300 mW までディレーティングしてください。

動作範囲 (注)

項 目	記 号	定 格	単位
電 源 電 圧	V_{CC}	2~6	V
入 力 電 圧	V_{IN}	0~ V_{CC}	V
出 力 電 圧	V_{OUT}	0~ V_{CC}	V
動 作 温 度	T_{opr}	$-40 \sim 85$	°C
入 力 上 昇 、 下 降 時 間	t_r, t_f	0~1000 ($V_{CC} = 2.0 \text{ V}$) 0~500 ($V_{CC} = 4.5 \text{ V}$) 0~400 ($V_{CC} = 6.0 \text{ V}$)	ns

注: 動作範囲は動作を保証するための条件です。

使用していない入力は V_{CC} 、もしくは GND に接続してください。

電気的特性

DC特性

項 目		記 号	測 定 条 件		V _{CC} (V)	Ta = 25°C			Ta = -40~85°C		単位		
						最小	標準	最大	最小	最大			
入力電圧	“H” レベル	V _{IH}	—		2.0	1.50	—	—	1.50	—	V		
					4.5	3.15	—	—	3.15	—			
					6.0	4.20	—	—	4.20	—			
	“L” レベル	V _{IL}	—		2.0	—	—	0.50	—	0.50			
					4.5	—	—	1.35	—	1.35			
					6.0	—	—	1.80	—	1.80			
出力電圧	“H” レベル	V _{OH}	V _{IN} = V _{IH} or V _{IL}	I _{OH} = -20 μA	2.0	1.9	2.0	—	1.9	—	V		
					4.5	4.4	4.5	—	4.4	—			
					6.0	5.9	6.0	—	5.9	—			
					RCO	I _{OH} = -4 mA	4.5	4.18	4.31	—		4.13	—
							6.0	5.68	5.80	—		5.63	—
							6.0	5.68	5.80	—		5.63	—
	“L” レベル	V _{OL}	V _{IN} = V _{IH} or V _{IL}	I _{OL} = 20 μA	2.0	—	0.0	0.1	—	0.1			
					4.5	—	0.0	0.1	—	0.1			
					6.0	—	0.0	0.1	—	0.1			
					RCO	I _{OL} = 4 mA	4.5	—	0.17	0.26		—	0.33
							6.0	—	0.18	0.26		—	0.33
							6.0	—	0.18	0.26		—	0.33
ス リ ー ス テ ー ト オ フ リ ー ク 電 流	I _{OZ}	V _{IN} = V _{IH} or V _{IL} V _{OUT} = V _{CC} or GND		6.0	—	—	±0.5	—	±5.0	μA			
				入 力 電 流	I _{IN}	V _{IN} = V _{CC} or GND		6.0	—	—	±0.1	—	±1.0
静 的 消 費 電 流	I _{CC}	V _{IN} = V _{CC} or GND						6.0	—	—	4.0	—	40.0

タイミング推奨動作条件 (input: $t_r = t_f = 6 \text{ ns}$)

項 目	記 号	測 定 条 件	Ta = 25°C		Ta = -40 ~85°C	単位	
			VCC (V)	標準	Limit		Limit
最 小 パ ル ス 幅 (CCK, $\overline{\text{RCK}}$)	t_w (H) t_w (L)	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最 小 パ ル ス 幅 ($\overline{\text{CCLR}}$)	t_w (L)	—	2.0	—	75	95	ns
			4.5	—	15	19	
			6.0	—	13	16	
最 小 セ ッ ト ア ッ プ 時 間 ($\overline{\text{LOAD}}$, $\overline{\text{ENT}}$, $\overline{\text{ENP}}$)	t_s	—	2.0	—	150	190	ns
			4.5	—	30	38	
			6.0	—	13	32	
最 小 セ ッ ト ア ッ プ 時 間 (A, B, C, D)	t_s	—	2.0	—	50	65	ns
			4.5	—	10	13	
			6.0	—	9	11	
最 小 セ ッ ト ア ッ プ 時 間 (U/ $\overline{\text{D}}$)	t_s	—	2.0	—	100	125	ns
			4.5	—	20	25	
			6.0	—	17	21	
最 小 セ ッ ト ア ッ プ 時 間 (CCK-RCK)	t_s	—	2.0	—	100	125	ns
			4.5	—	20	25	
			6.0	—	17	21	
最 小 ホ ー ル ド 時 間 (A, B, C, D)	t_h	—	2.0	—	5	5	ns
			4.5	—	5	5	
			6.0	—	5	5	
最 小 ホ ー ル ド 時 間	t_h	—	2.0	—	0	0	ns
			4.5	—	0	0	
			6.0	—	0	0	
最 小 リ ム ー バ ル 時 間	t_{rem}	—	2.0	—	5	5	ns
			4.5	—	5	5	
			6.0	—	5	5	
ク ロ ッ ク 周 波 数	f	—	2.0	—	5	4	MHz
			4.5	—	25	20	
			6.0	—	29	24	

AC特性 ($C_L = 15 \text{ pF}$, $V_{CC} = 5 \text{ V}$, $T_a = 25^\circ\text{C}$)

項 目	記 号	測 定 条 件	最小	標準	最大	単位
出 力 上 昇 、 下 降 時 間 ($\overline{\text{RCO}}$)	t_{TLH} t_{THL}	—	—	4	8	ns
伝 搬 遅 延 時 間 (CCK- $\overline{\text{RCO}}$)	t_{PLH} t_{PHL}	—	—	24	41	ns
伝 搬 遅 延 時 間 ($\overline{\text{ENT}}$ - $\overline{\text{RCO}}$)	t_{PLH} t_{PHL}	—	—	13	23	ns
伝 搬 遅 延 時 間 ($\overline{\text{CCLR}}$ - $\overline{\text{RCO}}$)	t_{PLH}	—	—	23	38	ns
最 大 ク ロ ッ ク 周 波 数	f_{max}	—	25	38	—	MHz

AC特性 (input: $t_r = t_f = 6 \text{ ns}$)

項 目	記 号	測 定 条 件	Ta = 25°C			Ta = -40~85°C		単位		
			C _L (pF)	V _{CC} (V)	最小	標準	最大		最小	最大
出力上昇、下降時間 (Q)	t _{TLH} t _{THL}	—	50	2.0 4.5 6.0	— — —	25 7 6	60 12 10	— — —	75 15 13	ns
出力上昇、下降時間 (RCO)	t _{TLH} t _{THL}	—	50	2.0 4.5 6.0	— — —	30 8 7	75 15 13	— — —	95 19 16	ns
伝 搬 遅 延 時 間 (CCK-Q)	t _{pLH} t _{pHL}	—	50	2.0	—	90	195	—	245	ns
				4.5	—	26	39	—	49	
				6.0	—	19	33	—	42	
			150	2.0	—	103	235	—	295	
				4.5	—	31	47	—	59	
				6.0	—	23	40	—	50	
伝 搬 遅 延 時 間 (RCK-Q)	t _{pLH} t _{pHL}	—	50	2.0	—	82	180	—	225	ns
				4.5	—	24	36	—	45	
				6.0	—	18	31	—	38	
			150	2.0	—	95	220	—	275	
				4.5	—	29	44	—	55	
				6.0	—	22	37	—	47	
伝 搬 遅 延 時 間 (R/C-Q)	t _{pLH} t _{pHL}	—	50	2.0	—	60	145	—	180	ns
				4.5	—	19	29	—	36	
				6.0	—	14	25	—	31	
			150	2.0	—	73	185	—	230	
				4.5	—	24	37	—	46	
				6.0	—	18	31	—	39	
伝 搬 遅 延 時 間 (CCLR-Q)	t _{pHL}	—	50	2.0	—	89	195	—	245	ns
				4.5	—	26	39	—	49	
				6.0	—	20	33	—	42	
			150	2.0	—	102	235	—	295	
				4.5	—	31	47	—	59	
				6.0	—	24	40	—	50	
伝 搬 遅 延 時 間 (CCK-RCO)	t _{pLH} t _{pHL}	—	50	2.0 4.5 6.0	— — —	108 31 23	235 47 40	— — —	295 59 50	ns
伝 搬 遅 延 時 間 (ENT-RCO)	t _{pLH} t _{pHL}	—	50	2.0 4.5 6.0	— — —	63 18 14	135 27 23	— — —	170 34 29	ns
伝 搬 遅 延 時 間 (CCLR-RCO)	t _{pLH}	—	50	2.0 4.5 6.0	— — —	98 29 23	220 44 37	— — —	275 55 47	ns

→ 次ページに続く

項 目	記 号	測 定 条 件			Ta = 25°C			Ta = -40~85°C		単位
			C _L (pF)	V _{CC} (V)	最小	標準	最大	最小	最大	
出カイナーブル時間 ($\bar{G}$ -Q)	t _{pZL} t _{pZH}	R _L = 1 kΩ	50	2.0	—	45	115	—	145	ns
				4.5	—	15	23	—	29	
				6.0	—	12	20	—	25	
			150	2.0	—	58	155	—	195	
				4.5	—	20	23	—	39	
				6.0	—	16	20	—	33	
出カディセーブル時間 ($\bar{G}$ -Q)	t _{pLZ} t _{pHZ}	R _L = 1 kΩ	50	2.0	—	32	115	—	145	ns
				4.5	—	17	23	—	29	
				6.0	—	14	20	—	25	
最大クロック周波数	f _{max}	—	50	2.0	5	11	—	4	—	MHz
				4.5	25	38	—	20	—	
				6.0	29	52	—	24	—	
入 力 容 量	C _{IN}	—			—	5	10	—	10	pF
入 力 容 量	C _{OUT}	—			—	13	—	—	—	pF
等 価 内 部 容 量	C _{PD}	(注)			—	72	—	—	—	pF

注: C_{PD} は、無負荷時の動作消費電流より計算した IC 内部の等価容量です。

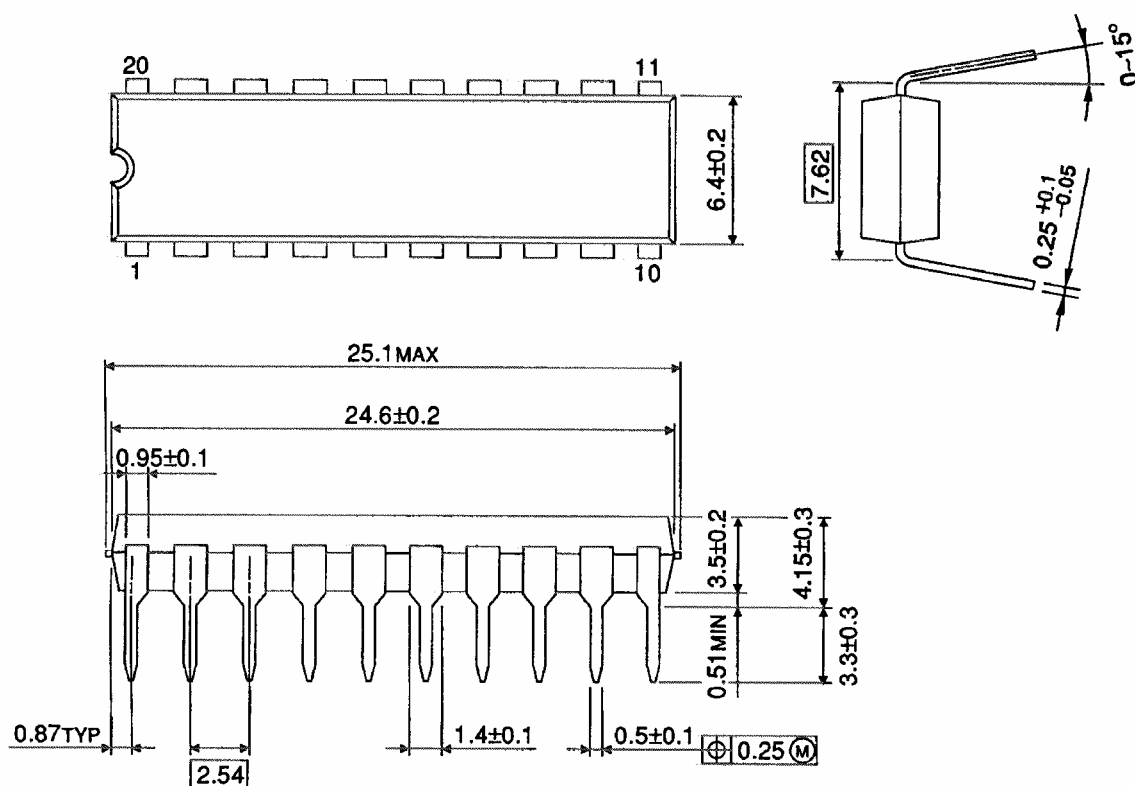
無負荷時の平均動作消費電流は、次式により求められます。

$$I_{CC}(\text{opr}) = C_{PD} \cdot V_{CC} \cdot f_{IN} + I_{CC}$$

外形図

DIP20-P-300-2.54A

Unit : mm

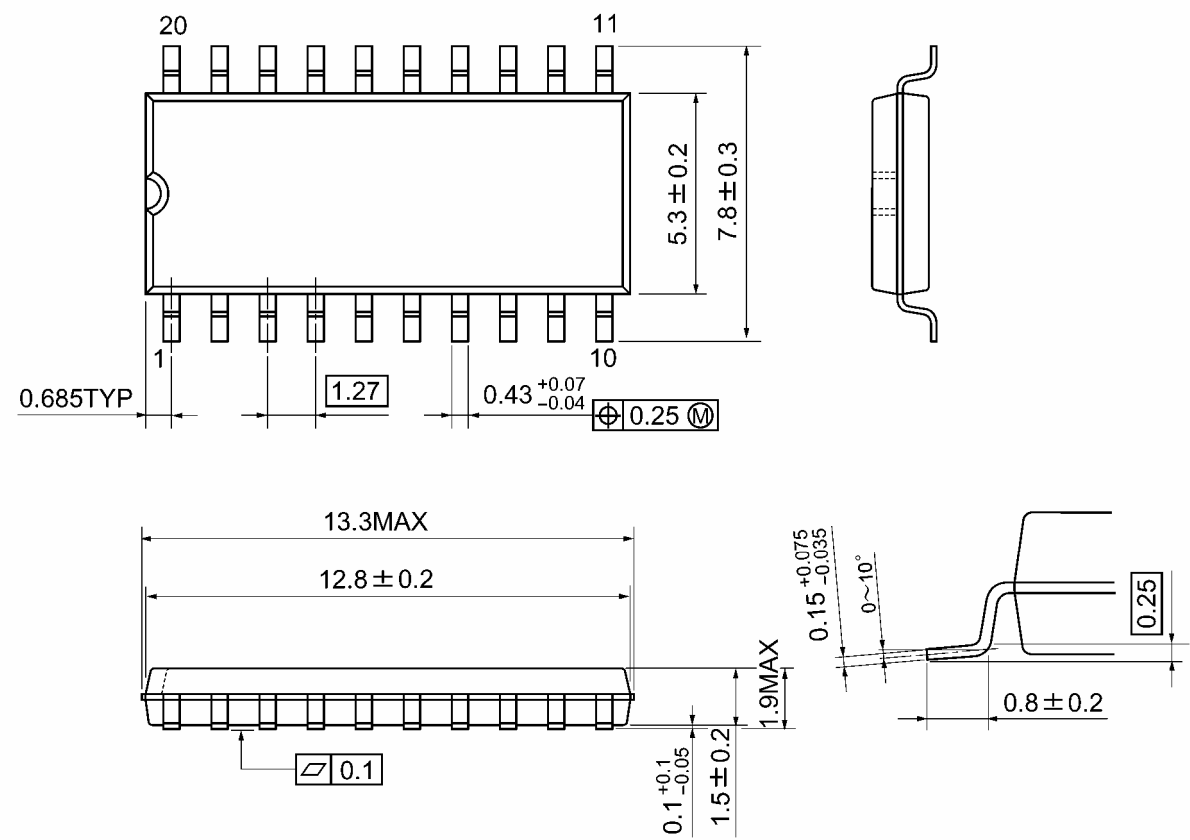


質量: 1.30 g (標準)

外形図

SOP20-P-300-1.27A

Unit: mm



質量: 0.22 g (標準)

当社半導体製品取り扱い上のお願い

20070701-JA

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることのないように、購入者側の責任において、機器の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などでご確認ください。
- 本資料に掲載されている製品は、一般的電子機器（コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など）に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器（原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など）にこれらの製品を使用すること（以下“特定用途”という）は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本資料に掲載されている製品を、国内外の法令、規則及び命令により製造、使用、販売を禁止されている応用製品に使用することはできません。
- 本資料に掲載してある技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社及び第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料に掲載されている製品の RoHS 適合性など、詳細につきましては製品個別に必ず弊社営業窓口までお問合せください。本資料に掲載されている製品のご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令などの法令を十分調査の上、かかる法令に適合するようご使用ください。お客様が適用される法令を遵守しないことにより生じた損害に関して、当社は一切の責任を負いかねます。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。