

VR61F1

バリスタ

0.37A, 0.28A

特長

- ・ 双方向のサージ吸収が可能
- ・ 低接合容量
- ・ 端子Pb free
- ・ RoHS:Yes

外観

Package (House Name): 1F
Package (JEDEC Code): DO-214AC



内部等価回路



絶対最大定格 (unless otherwise specified : Tl=25℃)

項目	記号	条件	規格値	単位
保存温度	Tstg		-55 to 150	℃
接合部温度	Tj		-55 to 150	℃
実効順電流	IF(R.M.S.)	50Hz, Sine wave, Resistance load, On alumina substrate, Root mean square value, Ta=25℃ ※	0.37	A
実効順電流	IF(R.M.S.)	50Hz, Sine wave, Resistance load, On glass-epoxy substrate, Root mean square value, Ta=25℃ ※	0.28	A
サージ順電流	IFSM(R.M.S.)	50Hz, sine wave, Non-repetitive, 1cycle, Root mean squarevalue, Tj=25℃	7.5	A
サージ順電流	IFSM	10/200μs, Non-repetitive, Peak value, Application in single direction, Exponential wave ※	60	A
サージ順電流	IFSM	10/1000μs, Non-repetitive, Peak value, Application in single direction, Exponential wave ※	30	A

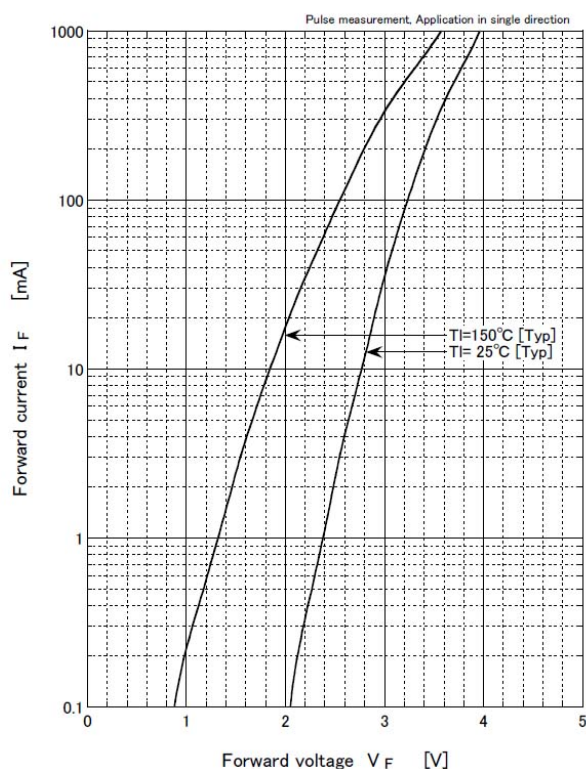
※ :See the original Specifications

電氣的・熱的特性 (unless otherwise specified : Tl=25°C)

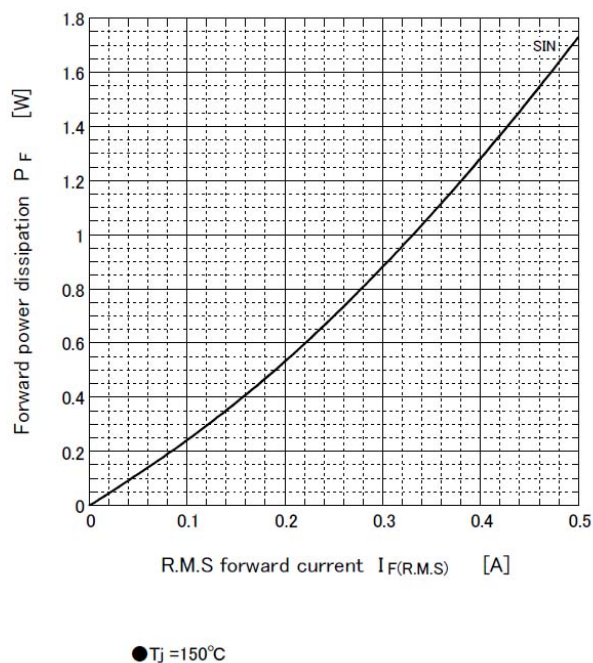
項目	記号	条件	規格値			単位
			MIN	TYP	MAX	
順電圧	V _F	IF=1mA, Pulse measurement, Application in single direction	2.05		2.55	V
順電圧	V _F	IF=10mA, Pulse measurement, Application in single direction	2.5		3	V
順電圧	V _F	IF=70mA, Pulse measurement, Application in single direction	2.85		3.35	V
接合容量	C _t	f=100kHz, V _D =1V, OSC(R.M.S.)=50mVrms, Application in single direction		15		pF
熱抵抗	R _{th(j-a)}	Junction to ambient, Application in single direction, on alumina substrate ※			108	°C/W
熱抵抗	R _{th(j-a)}	Junction to ambient, Application in single direction, on glass-epoxy substrate ※			157	°C/W

※ :See the original Specifications

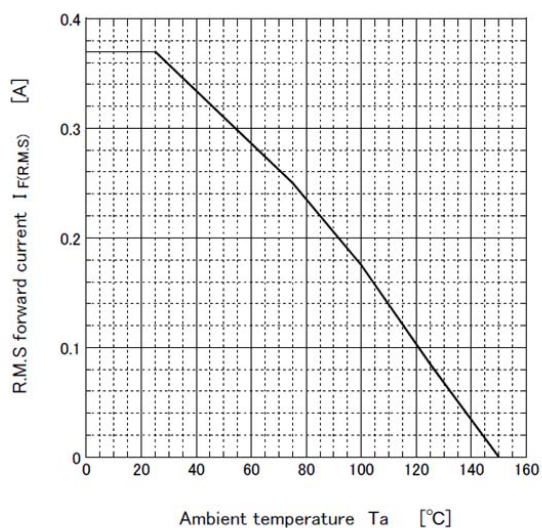
Forward voltage



Forward power dissipation



Derating curve

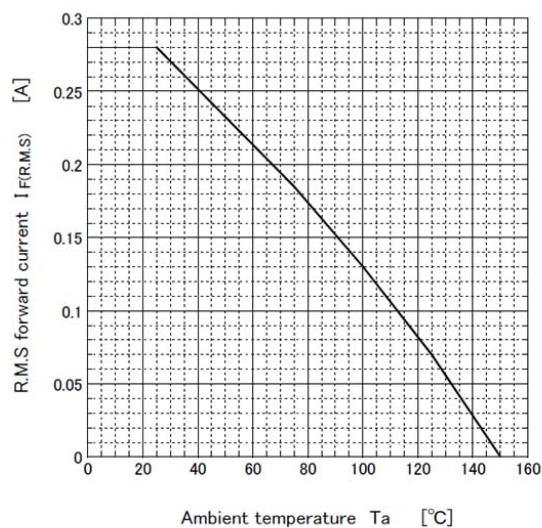


● Sine wave
 R-load
 Free in air

● Substrate detail

Type	Alumina
Size	1 inch ²
Thickness	0.64mm
Conductor thickness	20 μm
Pattern area	47.8mm ²

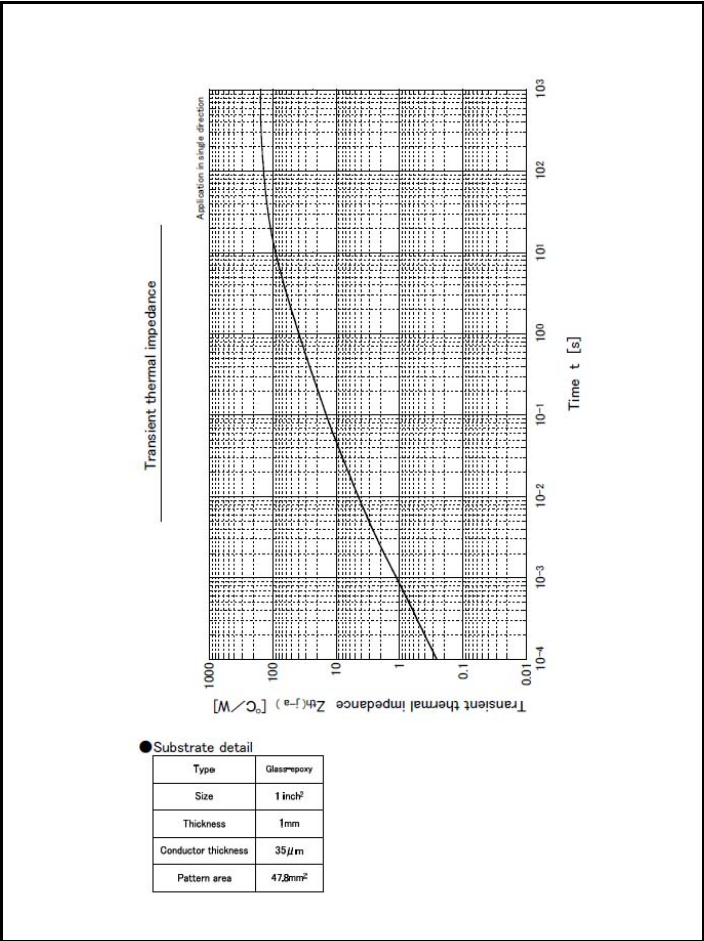
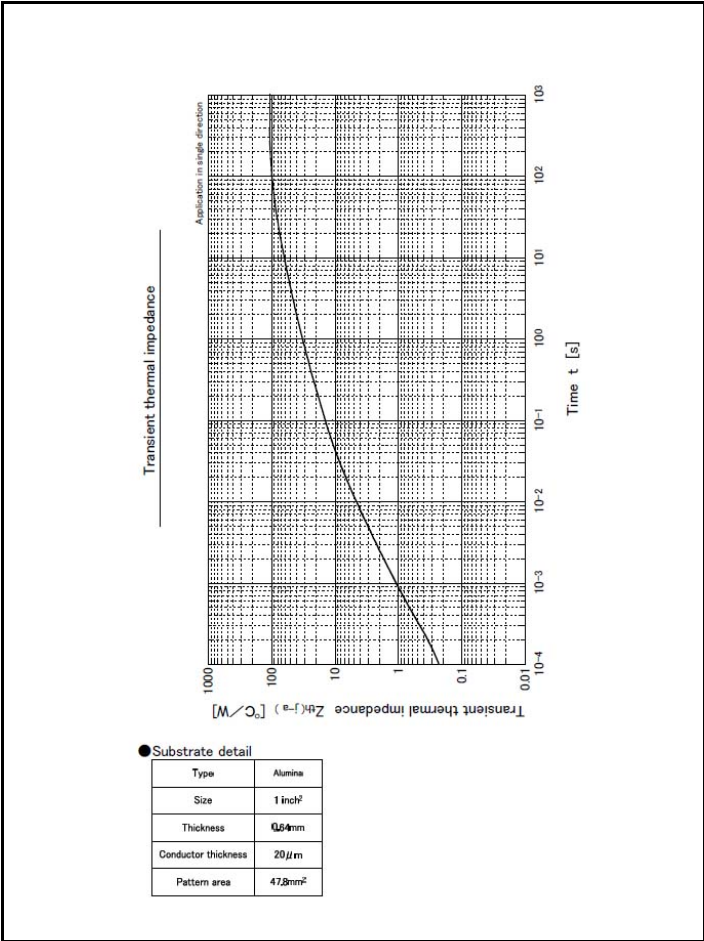
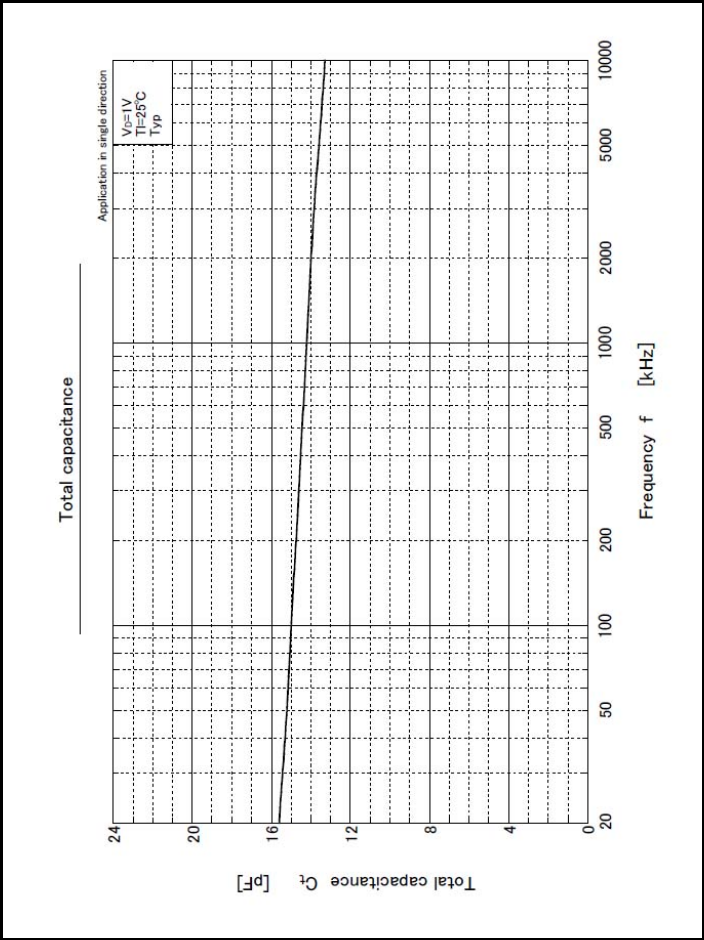
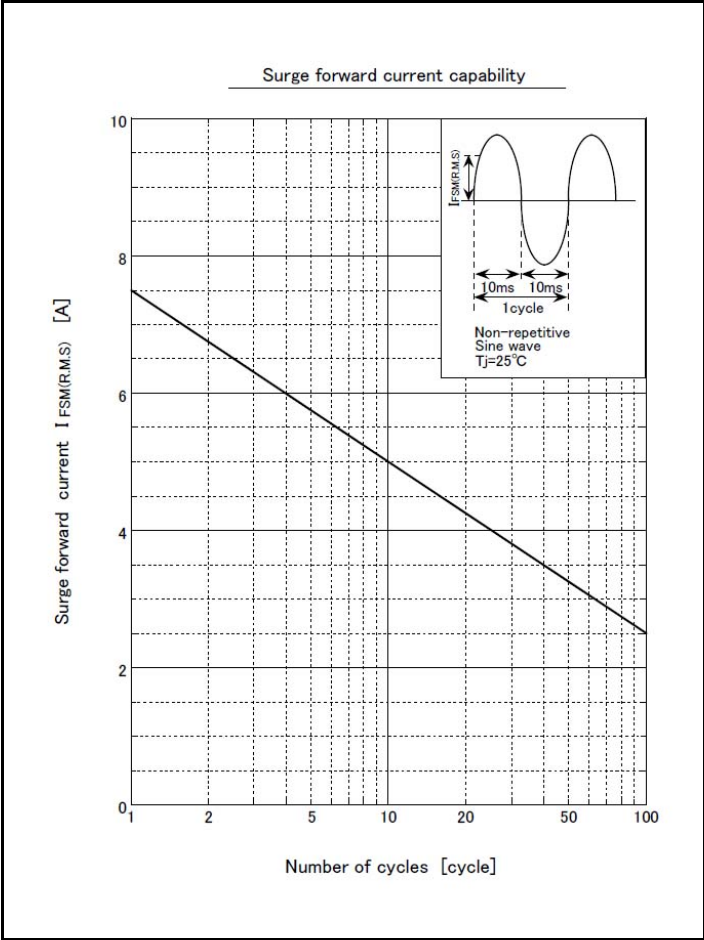
Derating curve



● Sine wave
 R-load
 Free in air

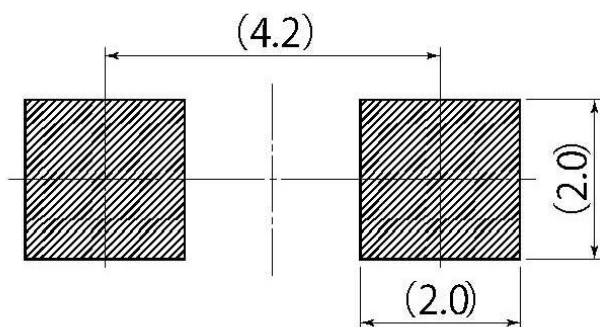
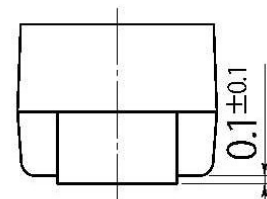
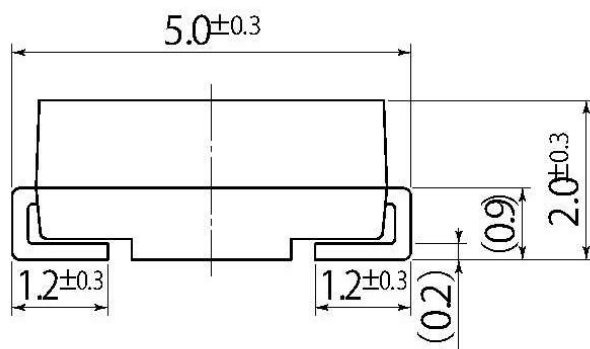
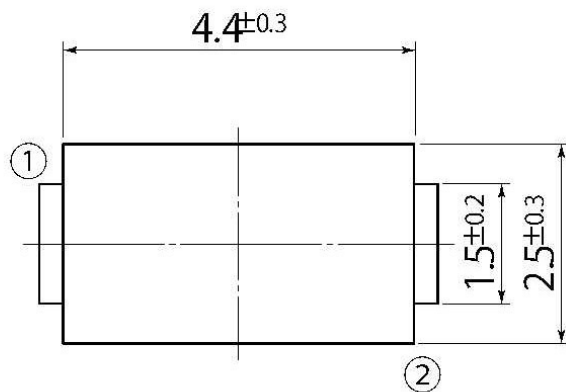
● Substrate detail

Type	Glass/epoxy
Size	1 inch ²
Thickness	1mm
Conductor thickness	35 μm
Pattern area	47.8mm ²



B4

JEDEC Code	DO-214AC
JEITA Code	—
House Name	1F



Referential Soldering Pad

• Optimize soldering pad to the board design and soldering condition.

ご注意

1. ご採用に際しては、別途仕様書をご請求の上、ご確認をお願いいたします。
2. 本資料に記載されている当社製品の品質水準は、一般的な信頼度が要求される標準用途を意図しています。その製品の故障や誤動作が直接生命や人体に影響を及ぼすような極めて高い品質、信頼度を要求される特別、特定用途の機器、装置にご使用の場合には必ず事前に当社へご連絡の上、確認を得て下さい。当社の製品の品質水準は以下のように分類しております。

【標準用途】

コンピュータ、OA 等の事務機器、通信用端末機器、計測器、AV 機器、アミューズメント機器、家電、工作機器、パーソナル機器、産業用機器等

【特別用途】

輸送機器（車載、船舶等）、基幹用通信機器、交通信号機器、防災/防犯機器、各種安全機器、医療機器等

【特定用途】

原子力制御システム、航空機器、航空宇宙機器、海底中継機器、生命維持のための装置、システム等

3. 当社は品質と信頼性の向上に絶えず努めていますが、必要に応じ、安全性を考慮した冗長設計、延焼防止設計、誤動作防止設計等の手段により結果として人身事故、火災事故、社会的な損害等が防止できるようご検討下さい。
4. 本資料に記載されている内容は、製品改良などのためお断りなしに変更することがありますのでご了承下さい。製品のご購入に際しましては事前に当社または特約店へ最新の情報をご確認下さい。
5. 本資料の使用によって起因する損害または特許権その他権利の侵害に関しては、当社は一切その責任を負いません。
6. 本資料によって第三者または当社の特許権その他権利の実施に対する保証または実施権の許諾を行うものではありません。
7. 本資料に記載されている製品が、外国為替及び外国貿易管理法に基づき規制されている場合、輸出には同法に基づく日本国政府の輸出許可が必要です。
8. 本資料の一部または全部を当社に無断で転載または複製することを堅くお断りいたします。