

PCI Express 対応
絶縁型デジタル入出力ボード(電源内蔵)
DIO-1616B-PE



※製品の仕様・色・デザインは、予告なしに変更することがあります。

特長

■フォトカブラ絶縁入力(電流シンク出力対応)、フォトカブラ絶縁オープンコレクタ出力(電流シンクタイプ)

DIO-1616B-PE は、応答時間 200 μ sec のフォトカブラ絶縁入力(電流シンク出力対応)16 点とフォトカブラ絶縁オープンコレクタ出力(電流シンクタイプ)16 点を搭載しています。

16 点単位のCOMMON構成のため、COMMONごとに異なる外部電源に対応できます。駆動電圧は、入出力共に 12 - 24VDC に対応しています。

■フォトカブラによるバス絶縁

フォトカブラにより、パソコンと入出力インターフェイスは絶縁されているため、耐ノイズ性に優れています。

■フォトカブラ駆動用電源(12VDC 240mA)を内蔵

フォトカブラ駆動用電源(12VDC 240mA)を内蔵していますので、外部電源を不要とすることができます。ジャンパにより、16 点ごとに内蔵電源を使用するか、または外部電源を使用するかを選択できます。

■入力信号のすべてを割り込み要求信号として使用可能

入力信号のすべてを割り込み要求信号として使用でき、ビット単位で割り込み禁止/許可および、割り込みを発生させる入力信号のエッジの選択が可能です。

■Windows/Linux に対応したデバイスドライバを用意

当社 Web サイトで提供しているデバイスドライバ API-TOOL を使用することで、Windows/Linux の各アプリケーションが作成できます。また、ハードウェアの動作確認ができる診断プログラムも提供しています。

■ノイズやチャタリングによる入力信号の誤認識を防止するデジタルフィルタ機能搭載

入力信号のノイズやチャタリングによる誤認識を防止することができるデジタルフィルタを備えています。すべての入力端子にデジタルフィルタをかけることができ、設定はソフトウェアで行えます。

■出力回路にサージ電圧保護のツェナーダイオード、過電流保護回路を内蔵

出力回路には、サージ電圧から保護するためのツェナーダイオードが接続されています。また、過電流保護回路を出力 8 点単位で取り付けています。出力定格は、1 点当たり最大 35VDC、100mA です。

■PCI 対応ボード PIO-16/16B(PCI)H と機能、コネクタ互換

DIO-1616B-PE は、PCI 対応ボード PIO-16/16B(PCI)H と同様の機能を搭載しています。

また、コネクタ形状および信号配置に互換性があるため、従来システムからの移行が容易です。

本製品は、パソコンにデジタル信号の入出力機能を拡張する PCI Express バス対応ボードです。

12 - 24VDC のデジタル信号の入出力に対応しています。

DIO-1616B-PE は、フォトカブラ絶縁入力(電流シンク出力対応)16 点、フォトカブラ絶縁オープンコレクタ出力(電流シンクタイプ)16 点を搭載しており、入力信号のすべてを割り込みとして使用できます。その他、フォトカブラ駆動用電源(12VDC)、入力信号の誤認識を防止するデジタルフィルタ機能、出力トランジスタの保護回路(サージ電圧保護、過電流保護)を搭載しています。

Windows/Linux に対応したデバイスドライバを用意しています。

※本内容については予告なく変更することがあります。

※最新の内容については、当社 Web サイトをご覧ください。

※最新の OS については、当社 Web サイトでご確認ください。

※データシートの情報は 2024 年 2 月現在のものです。

仕様

機能仕様

項目	仕様
入力部	入力形式
	フォトカブラ絶縁入力(電流シンク出力対応) (負論理 ※1)
	入力信号の点数
	16 点(すべて割り込みに使用可能) (16 点単位で 1 コモン)
	入力抵抗
	4.7k Ω
	入力 ON 電流
出力部	2.0mA 以上
	入力 OFF 電流
	0.16mA 以下
	割り込み
	16 点の割り込み入力信号をまとめて、1 つの割り込み信号 INTA を出力します。 立ち下がり(HIGH→LOW)または立ち上がり(LOW→HIGH)のエッジ(ソフトウェアで設定)で割り込み発生
	応答時間
	200 μ sec 以内
出力部	出力形式
	フォトカブラ絶縁オープンコレクタ出力(電流シンクタイプ) (負論理 ※1)
	出力信号の点数
	16 点(16 点単位で 1 コモン)
	出力定格電圧
	最大 35VDC
	出力定格電流
共通部	最大 100mA(1 点当たり)
	出力 ON 残留電圧
	0.5V 以下(出力電流 $\leq$ 50mA)、1.0V 以下(出力電流 $\leq$ 100mA)
	サージ保護素子
	ツェナーダイオード RD47FM(Renesas)または相当品
	応答時間
	200 μ sec 以内
共通部	内蔵電源
	12VDC 240mA ※2
	信号延長可能距離
	50m 程度(配線製法による)
	I/O アドレス
	8 ビット×32 ポート占有
	割り込みレベル
	1 レベル使用
	同時使用可能枚数
	最大 16 枚
	絶縁電圧
出力部	500Vrms
	外部回路電源
	12 - 24VDC($\pm$ 10%)
	消費電流
	内蔵電源使用時: 3.3VDC 350mA(Max.)、12VDC 350mA(Max.) 外部電源使用時: 3.3VDC 350mA(Max.)
	バス仕様
	PCI Express Base Specification Rev. 1.0a x1
外形寸法(mm)	169.33(L)×110.18(H)
	質量
質量	140g

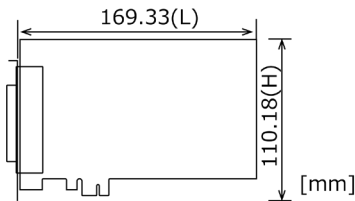
※1 データ「0」が High レベル、データ「1」が Low レベルに対応します。

※2 内蔵電源を使用する場合、入力側は最大 40mA を消費し、出力チャネルのスイッチング部は最大 30mA を消費するので、外部に供給できる出力電流は 170mA です。

設置環境条件

項目	仕様
使用周囲温度	0 - 50 $^{\circ}$ C
使用周囲湿度	10 - 90%RH(ただし、結露しないこと)
浮遊粉塵	特にひどくないこと
腐食性ガス	ないこと
規格	VCCI クラス A、CE マーキング(EMC 指令クラス A、RoHS 指令)、UKCA、KC

外形寸法



外形寸法の (L) は、基板の端からスロットカバーの外側の面までのサイズです。

サポートソフトウェア

名称	内容	入手先
Windows 版 デジタル入出力ドライバ API-DIO(WDM)	Windows API 関数形式で提供する Windows 版デバイスドライバです。C#や Visual Basic .NET、Visual C++、Python などの各種サンプルプログラム、動作確認に便利な診断プログラムが付属しています。	当社 Web サイトよりダウンロード※1
Linux 版 デジタル入出力ドライバ API-DIO(LNX)	シェアードライブラリ形式で提供する Linux 版デバイスドライバです。gcc(C,C++)や Python の各種サンプルプログラムやデバイス設定を行うためのコンフィグレーションツールを付属しています。	当社 Web サイトよりダウンロード※1
開発支援ツール・サポート ソフトウェア	デバイスドライバの他にも、当社デバイスを便利に扱うためのソフトウェアを多数ご用意しております。	当社 Web サイトよりダウンロード※2

※1：以下の URL よりダウンロードしてご使用ください。

<https://www.contec.com/jp/download/>

※2：対応ソフトウェアについては、本製品を当社 Web サイトで検索し製品ページをご覧ください。

<https://www.contec.com/>

オプション

製品名	型式	内容
37 ピン D-SUB 用コネクタ両端コネクタシールドケーブル	PCB37PS-0.5P	0.5m
	PCB37PS-1.5P	1.5m
	PCB37PS-3P	3m
	PCB37PS-5P	5m
37 ピン D-SUB コネクタ用両側コネクタ付フラットケーブル	PCB37P-1.5	1.5m
37 ピン D-SUB 用片端コネクタシールドケーブル	PCA37PS-0.5P	0.5m
	PCA37PS-1.5P	1.5m
	PCA37PS-3P	3m
	PCA37PS-5P	5m
37 ピン D-SUB コネクタ用片側コネクタ付フラットケーブル	PCA37P-1.5	1.5m
	PCA37P-3	3m
中継端子台(M3 端子台、37 点)	EPD-37A	※1 ※2
圧着用中継端子台(M3.5 ネジ、37 点)	EPD-37	※2
圧着用中継端子台(M3 ネジ、37 点)	DTP-3C	※2
導線用中継端子台(M2.5 ネジ、37 点)	DTP-4C	※2
デジタル入出力信号モニタアクセサリ(32 点)	CM-32L	※2

※1 端子ねじが脱落しない「ねじアップ端子台」採用。

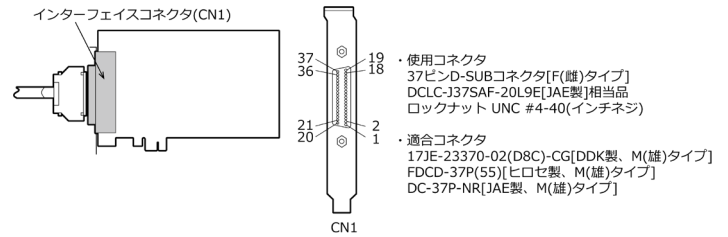
※2 オプションケーブル PCB37P または PCB37PS が別途必要。

オプションの詳細は、当社 Web サイトでご確認ください。

同梱品

- ☐ 本体…1
- ☐ 必ずお読みください…1

インターフェイスコネクタの接続方法



インターフェイスコネクタ(CN1)の配置

			37	19	19	N.C.	
出力+2, +3ポート 用プラスコモン	P1	37			18	P0	入力+0, +1ポート用 プラスコモン
+3ポート (出力)	O-37	36			17	I-17	+1ポート (入力)
	O-36	35			16	I-16	
	O-35	34			15	I-15	
	O-34	33			14	I-14	
	O-33	32			13	I-13	
	O-32	31			12	I-12	
	O-31	30			11	I-11	
+2ポート (出力)	O-30	29			10	I-10	+0ポート (入力)
	O-27	28			9	I-09	
	O-26	27			8	I-08	
	O-25	26			7	I-07	
	O-24	25			6	I-06	
	O-23	24			5	I-05	
	O-22	23			4	I-04	
	O-21	22			3	I-03	
	O-20	21			2	I-02	
					1	I-01	
						I-00	
出力+2, +3ポート 用マイナスコモン	N1	20			1	N0	入力+0, +1ポート用 マイナスコモン

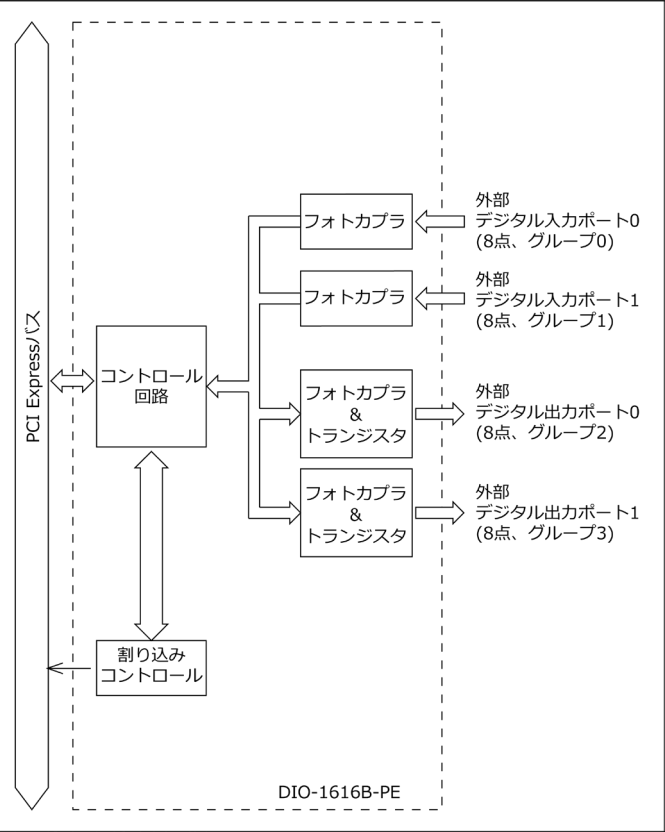
※I-00 - I-17 はすべて割り込み入力として使用可能です。

信号名	内容
I-00 - I-17	入力信号 16 点です。他の機器からの出力信号を接続します。
O-20 - O-37	出力信号 16 点です。他の機器の入力信号に接続します。
P0	外部電源の設定の場合、外部電源のプラス側を接続します。 内蔵電源の設定の場合、+12V を出力します。入力信号 16 点に対して共通です。
P1	外部電源の設定の場合、外部電源のプラス側を接続します。 内蔵電源の設定の場合、+12V を出力します。出力信号 16 点に対して共通です。
N0	外部電源の設定の場合、外部電源のマイナス側を接続します。 内蔵電源の設定の場合、グランドになります。入力信号 16 点に対して共通です。
N1	外部電源の設定の場合、外部電源のマイナス側を接続します。 内蔵電源の設定の場合、グランドになります。出力信号 16 点に対して共通です。
N.C.	このピンはどこにも接続されていません。

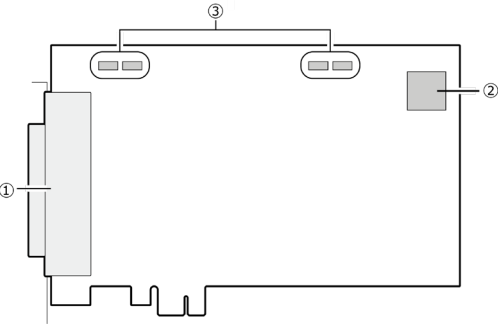
注意

当社製デバイスドライバで本製品の入出力を実施するには、各関数実行時に論理ポート、論理ビットを指定する必要があります。詳細については、リファレンスマニュアルの『API-TOOL の論理ポート、論理ビットとコネクタ信号ピンとの関係』を参照ください。

回路ブロック図



各部の名称



No.	名称	No.	名称
①	インターフェイスコネクタ	③	供給電源専用ジャンパ
②	ボードID設定用スイッチ		