

3 入力ビデオスーパーインポータ (75Ω ドライバー付)

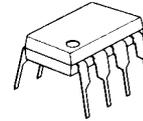
■ 概要

NJM2263 は、3 入力-1 出力のビデオ信号切替用のビデオスーパーインポータです。3 入力のうち 2 つの入力端子は、シンクチップクランプ機能を持ち、ビデオ信号の DC レベルを固定して使用できます。

そのほかの 1 つの入力端子は、輝度信号入力用にベースオープン入力となっており、外部回路からの輝度レベル設定が容易になっています。また 75Ω ドライバー回路を内蔵しているため、TV モニター等に直結して使用することができます。

動作電源電圧は 5V 電源から使用でき、周波数特性 10MHz、クロストーク 70dB (at 4.43MHz) の高性能ビデオスーパーインポータです。

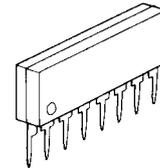
■ 外形



NJM2263D



NJM2263M



NJM2263L

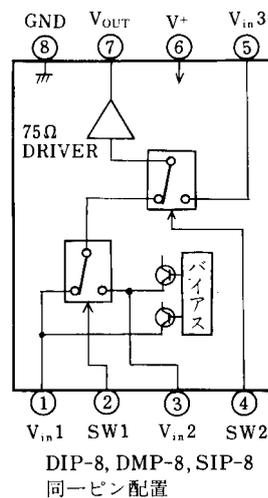
■ 特徴

- 広動作電源電圧範囲 (4.75~13V)
- 3 入力-1 出力
- 75Ω ドライバー回路内蔵
- シンクチップクランプ回路内蔵 (Vin1, Vin2)
- 輝度信号設定入力端子内蔵 (Vin3)
- クロストーク 70dB 70dB (at 4.43MHz)
- 広帯域周波数特性 10MHz (2V_{P-P} 入力)
- 外形 DIP8, DMP8, SIP8

■ 用途

- VTR, ビデオカメラ, AV テレビ, ビデオディスクプレーヤー等

■ ブロック図



■ 制御入力-出力信号

SW1	SW2	出力信号
L	L	V _{IN1}
H	L	V _{IN2}
L/H	H	V _{IN3}

NJM2263

■ 絶対最大定格 (T_a=25°C)

項目	記号	定 格	単 位
電 源 電 圧	V ⁺	15	V
消 費 電 力	P _D	(Dタイプ) 500 (Mタイプ) 300 (Lタイプ) 800	mW
動 作 温 度 範 囲	T _{opr}	-20~+75	°C
保 存 温 度 範 囲	T _{stg}	-40~+125	°C

■ 電気的特性 (V⁺ = 5V, T_a = 25 ± 2°C)

項目	記号	条 件	最 小	標 準	最 大	単 位
推 奨 電 源 電 圧 範 囲	V ⁺		4.75	-	13.0	V
電 源 電 流	I _{CC}	S1 = S2 = S3 = S4 = S5 = 2	-	16.5	23.0	mA
電 圧 利 得	G _v	V _{in} = 2.0V _{P-P} , 100kHz, V _O / V _i	-0.8	-0.3	+0.2	dB
周 波 数 特 性	G _f	V _{in} = 2.0V _{P-P} , V _O (10MHz) / V _O (100kHz)	-1.0	0	+1.0	dB
微 分 利 得	DG	V _{in} = 2.0V _{P-P} , 標準ステアケース, R _L = 150Ω	-	0.3	-	%
微 分 位 相	DP	V _{in} = 2.0V _{P-P} , 標準ステアケース, R _L = 150Ω	-	0.3	-	deg
出 力 オ フ セ ッ ト 電 圧	V _{OS}	(注2)	-30	0	+30	mV
ク ロ ス ト ー ク	CT	V _i = 2.0V _{P-P} , 4.43MHz V _O / V _i	-	-70	-	dB
コ ン ト ロ ー ル 端 子 電 圧	V _{CH}	V _{in3} -ノバイアス電圧印加 (注3) IC 内各スイッチの ON レベル保証値	2.4	-	-	V
	V _{CL}	IC 内各スイッチの OFF レベル保証値	-	-	0.8	V

(注1) : スイッチ S1~S5 の条件のない項目は、下記のモードで測定

- a) : S1 = 1, S2 = S3 = S4 = S5 = 2
- b) : S2 = S4 = 1, S1 = S3 = S5 = 2
- c) : S3 = S5 = 1, S1 = S2 = 1, S4 = 1 or 2

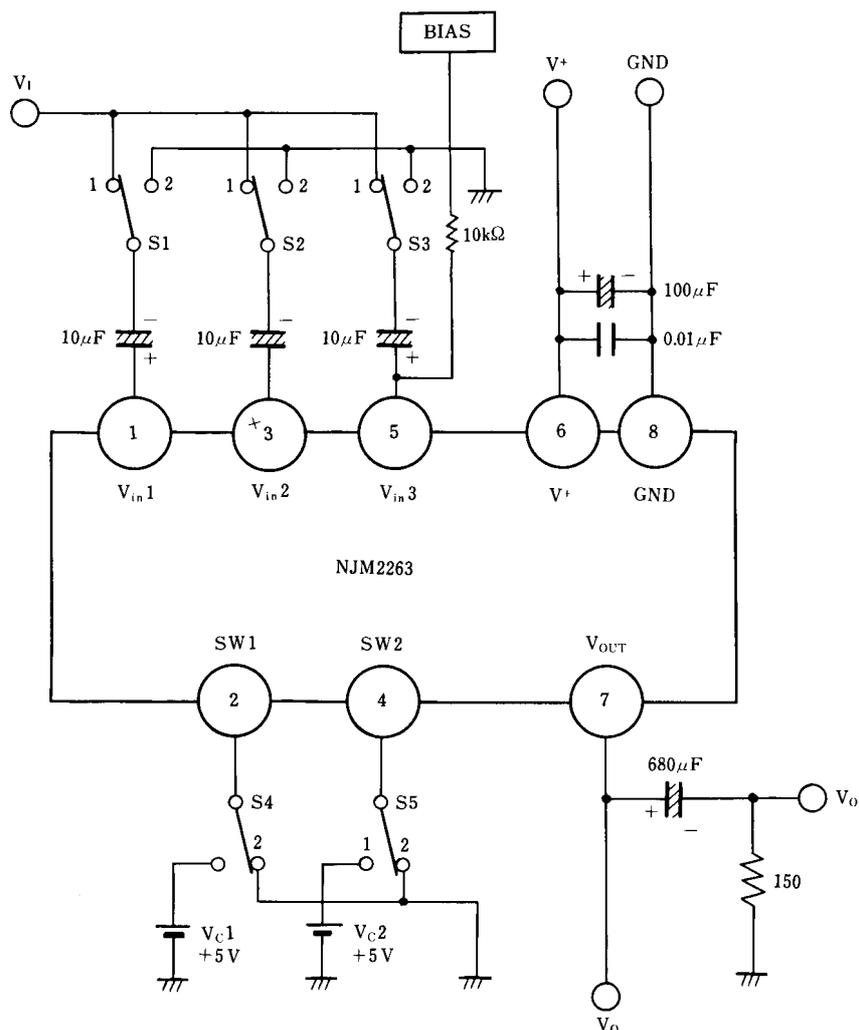
(注2) S1 = S2 = S3 = 2, S4 = 2→1 での出力直流電圧の差

(注3) : 下記のモードで測定

- a) : S1 = S4 = 1, S2 = S3 = 2, S5 = 1 及び 2
- b) : S2 = 1, S1 = S3 = S4 = 2, S5 = 1 及び 2
- c) : S3 = 1, S1 = S2 = S5 = 2, S4 = 1 及び 2

(注4) : V_{in1}, V_{in2} のクランプ入力電圧は、約 (2×V⁺)/5 です。(V⁺ = 5V の場合、約 2.0V)

■ 測定回路

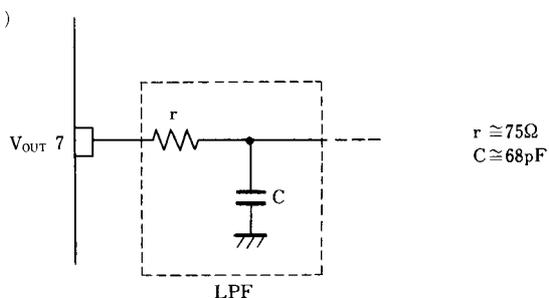


■ 使用上の注意

・発振対策

アプリケーションにより発振する場合は、図に示す様に出力にLPFを入れ御検討願います。尚、Cに関しましては配線寄生容量で対応可能な場合も考えられます。

例)



NJM2263

■ 入力部回路

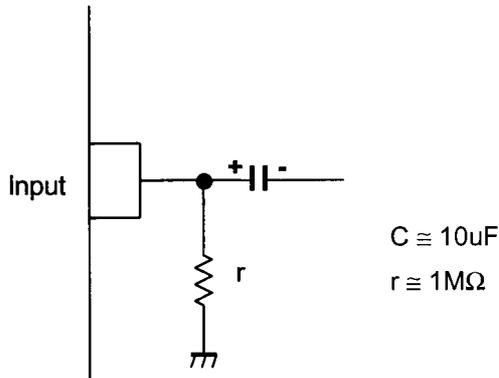
端子 No.	記号	内部等価回路図	端子 No.	記号	内部等価回路図
1	V_{IN1}		5	V_{IN3}	
2	SW1		6	V^+	
3	V_{IN2}		7	V_{OUT}	
4	SW2		8	GND	

■ 使用上の注意

クランプ形式 SW への入力端子は、IC 内部から入力端子の外に向かって微少な端子電流が流れる回路構成となります。この端子電流により、入力端子に外付けされた DC カット用コンデンサに電荷がチャージされることで入力端子電圧が不安定になります。

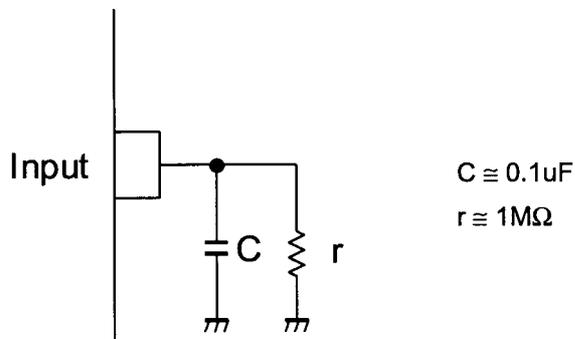
クランプ形式 SW への入力については、入力と GND 間に $1M\Omega$ 程度の抵抗を入れて下さい。

例)



クランプ形式 SW でのミュートを設定する方法は、クランプ形式 SW のミュート信号入力端子を C ($0.1\mu\text{F}$ 程度) を通して GND に接続、および R ($1M\Omega$ 程度) を通して GND に接続してください。

例)



<注意事項>

このデータブックの掲載内容の正確さには万全を期しておりますが、掲載内容について何らかの法的な保証を行うものではありません。とくに応用回路については、製品の代表的な応用例を説明するためのものです。また、工業所有権その他の権利の実施権の許諾を伴うものではなく、第三者の権利を侵害しないことを保証するものでもありません。