

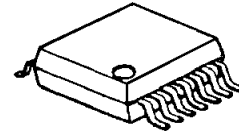
## アナログオーディオ用モノラルD級パワーアンプ

### ■ 概要

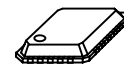
NJU8754 は、アナログ信号入力のモノラルD級オーディオパワーアンプです。反転オペアンプ入力回路、PWM変調回路、出力短絡保護回路、電源電圧監視回路を内蔵しています。また、出力回路はBTL構成のため、外付けのカップリングコンデンサが不要であり、出力に簡単なLC型ローパスフィルタを接続することで、0.6W @3.6Vの高出力が得られます。

NJU8754 は、D級動作により電力効率がよく、小型パッケージに搭載されるため、携帯電話、PDA等に最適です。

### ■ 外形



NJU8754V

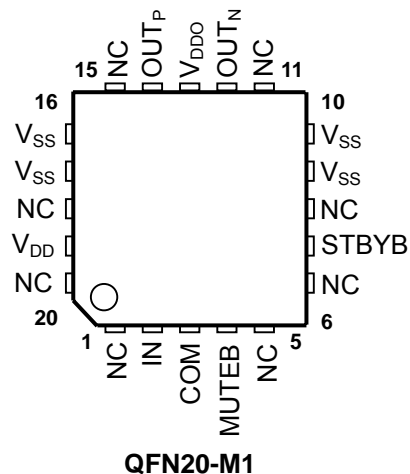
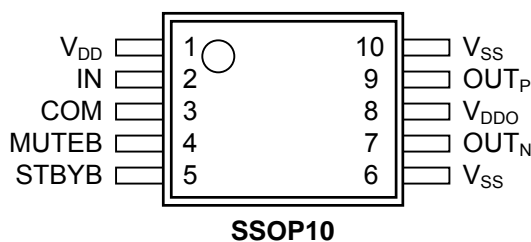


NJU8754KM1

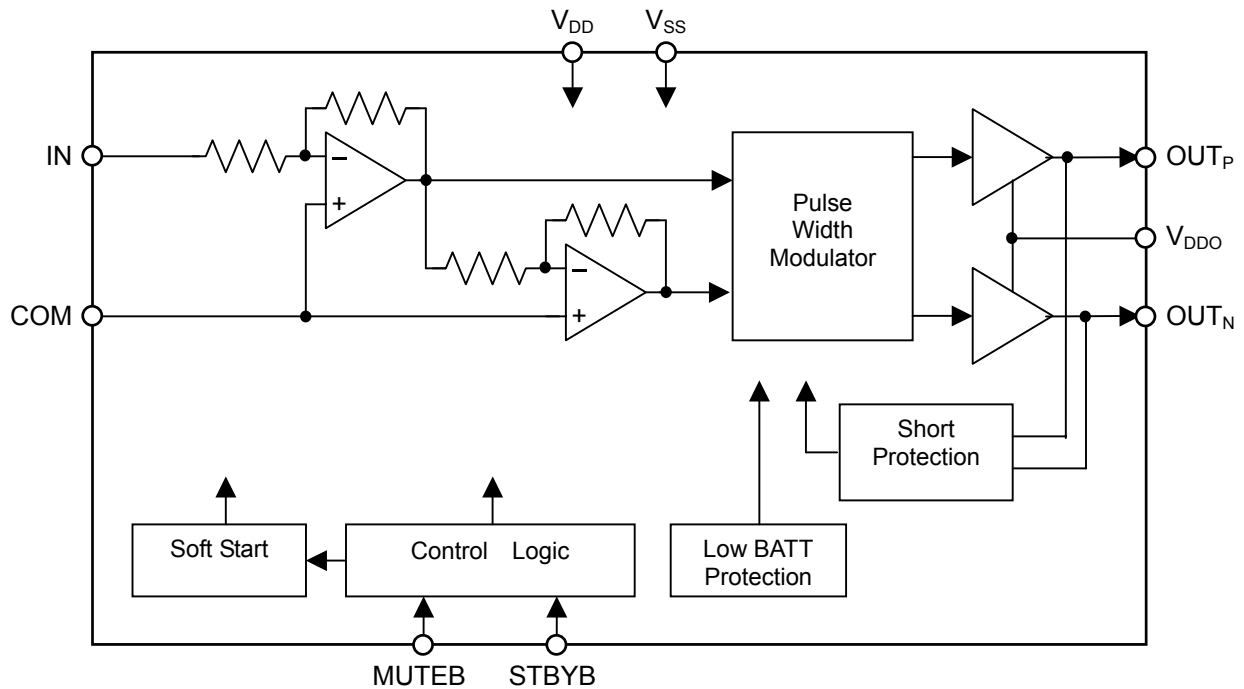
### ■ 特徴

- 動作電源電圧 2.7 ~ 5.25V
- モノラルアナログ信号入力
- モノラルBTL出力 1.2W @ 5V, 8  
0.6W @ 3.6V, 8
- スタンバイ(Hi-Z), ミュート制御機能
- 短絡保護回路
- 電源電圧監視機能
- CMOS構造
- 外形 SSOP10, QFN20-M1

### ■ 端子配列



## ■ ブロック図



## ■ 端子説明

端子番号		記号	I/O	機能
SSOP10	QFN20-M1			
1	19	$V_{DD}$	-	電源端子: $V_{DD}=3.6V$
2	2	IN	I	信号入力端子
3	3	COM	-	内部回路中点端子
4	4	MUTEB	I	ミュートコントロール端子 L: ミュート H: 通常動作
5	7	STBYB	I	スタンバイコントロール端子 L: スタンバイ H: 通常動作
6,10	9,10,16,17	$V_{SS}$	-	GND 端子: $V_{SS}=0V$
7	12	$OUT_N$	O	反転信号出力端子
8	13	$V_{DDO}$	-	出力電源端子
9	14	$OUT_P$	O	非反転信号出力端子
10	16,17	$V_{SS}$	-	GND 端子: $V_{SS}=0V$
-	1,5,6,8, 11,15,18,20	NC	-	未接続端子

\* $V_{SS}=0V$ ,  $V_{DD}=V_{DDO}$  として使用して下さい。

\* $V_{SS}$ (SSOP10 は端子番号 6,10、QFN20-M1 は端子番号 9,10,16,17)は PCB 上での配線を IC 近傍で接続して下さい。

\*未使用時、ミュートコントロール端子(SSOP10、QFN20-M1 共に端子番号 4)、スタンバイコントロール端子(SSOP10 は端子番号 5、QFN20-M1 は端子番号 7) は  $V_{DD}$  に接続して下さい。

## ■ 機能説明

### (1) 信号出力

信号出力は矩形波で出力されます。アナログ信号にするには、2 次以上の LC 型 LPF が必要です。また、出力ドライバの電源  $V_{DDO}$ 、 $V_{SS}$  は、電圧変動に対してレスポンスの良いスイッチング電源等で供給して下さい。出力波形の歪みは、電源の安定度に依存します。

### (2) スタンバイ

STBYB 端子を LOW レベルにすることにより、NJU8754 は、待機状態になります。この時、出力端子 ( $OUT_P$ 、 $OUT_N$ ) は、ハイ・インピーダンス状態となります。

### (3) ミュート

MUTEB 端子を LOW レベルにすることにより、NJU8754 は、ミュート状態になります。LOW レベル期間中の出力端子 ( $OUT_P$ 、 $OUT_N$ ) には、デューティ 50% の矩形波が出力されます。

### (4) 電源電圧監視回路

電源電圧が大きく下がると、内部自励発回路の異常発振を防止するために回路を停止し、出力端子 ( $OUT_P$ 、 $OUT_N$ ) をハイ・インピーダンス状態とします。

### (5) 短絡保護回路

以下の条件時に短絡保護回路が動作します。

- ・  $OUT_P$  と  $OUT_N$  を短絡
- ・  $OUT_P$  と  $V_{SS}$  を短絡
- ・  $OUT_N$  と  $V_{SS}$  を短絡

短絡保護回路が動作すると、出力トランジスタが OFF します。その後、約 5 秒後回路動作を復帰させます。

#### 注意

- \* 1 短絡時間、検出電流は電源電圧、温度により変化します。
- \* 2 本短絡保護回路は瞬時の短絡の保護を目的としており、継続的な短絡を行った場合、IC 内部の素子が破壊する恐れがあります。

## ■ 絶対最大定格

(Ta=25°C)

項目	記号	定格値	単位
電源電圧	V <sub>DD</sub>	-0.3 ~ +5.5	V
	V <sub>DDO</sub>	-0.3 ~ +5.5	V
入力電圧	V <sub>in</sub>	-0.3 ~ V <sub>DD</sub> +0.3	V
動作温度	T <sub>opr</sub>	-40 ~ +85	°C
保存温度	T <sub>stg</sub>	-40 ~ +125	°C
許容損失	P <sub>D</sub>	360 (SSOP10)	mW
		620 (QFN20-M1)	

(許容損失は基板上に実装した時の値です。基板仕様：2層 EIA / JEDEC STD)

- 注1) 電圧は全て V<sub>SS</sub>= 0V を基準とした値です。  
 注2) 絶対最大定格を超えて LSI を使用した場合、LSI の永久破壊となることがあります。また、通常動作では電気的特性の条件で使用することが望ましく、この条件を超えると LSI の誤動作の原因になると共に、LSI の信頼性に悪影響を及ぼすことがあります。  
 注3) 安定して動作させるために、V<sub>DD</sub>-V<sub>SS</sub>、V<sub>DDO</sub>-V<sub>SS</sub> 間にデカップリングコンデンサを挿入して下さい。

### 注4) 許容損失について

NJU8754 は、1.2W (V<sub>DD</sub>=5V)の出力を得ることが出来ます。

D 級動作のアンプは、一般的なアナログ動作のアンプに比べて電力効率が非常に高く、発熱も少ないのですが、NJU8754 は小型のパッケージを使用しているため、最大出力で連続動作させた場合、最大許容損失を超える場合があります。

一般的な音楽信号の場合、平均電力は最大出力電力の 1/5 から 1/10 程度であり、基板からの放熱もあるため、実使用上は許容損失を超えることはありませんが、

**使用の際、実装基板の熱抵抗、使用周囲温度、出力電力(平均値)等を考慮し、最大許容損失を超えないよう充分ご注意下さい。**

最大許容損失に関しては、以下の方法で求めることが出来ます。

$$P_{dmax}(W) = (T_{jmax}(°C) - T_a(°C)) / j_a$$

ここで、

P<sub>dmax</sub> : 許容損失、T<sub>jmax</sub> : ジャンクション温度 = 125

T<sub>a</sub> : 周囲温度、j<sub>a</sub> : パッケージ熱抵抗 = 400 /W ( SSOP10 )

また、IC の電力損失は、以下の式で求めることが出来ます。

$$P_d(W) = P_o(W) \times R_o(\Omega) / R_L(\Omega) + P_{d_{ic}}(W)$$

ここで、

P<sub>d</sub> : 全電力損失、P<sub>o</sub> : 出力電力、R<sub>o</sub> : 出力部内部抵抗

R<sub>L</sub> : 負荷抵抗、P<sub>d<sub>ic</sub></sub> : 内部回路の電力

## ■ 電気的特性

(特記無き場合,  $T_a=25^\circ\text{C}$ ,  $V_{DD}=V_{DDO}=3.6\text{V}$ ,  $V_{SS}=0\text{V}$ ,  
 入力信号周波数=1kHz, 入力信号レベル=200mVrms, 測定帯域=20Hz ~ 20kHz,  
 負荷インピーダンス=8Ω, 2次 34kHzLC フィルタ(Q=0.85)追加時)

項目	記号	条件	MIN	TYP	MAX	単位	注
$V_{DD}, V_{DDO}$ 動作電圧範囲	$V_{DD}$		2.7	3.6	5.25	V	
入力インピーダンス	$Z_{IN}$	IN 端子	-	20	-	k	
電圧利得	$A_V$		-	23	-	dB	
出力電力効率	$E_{eff}$	出力 THD=10%	80	83	-	%	4
出力 THD	THD	$V_{DD}=V_{DDO}=5.0\text{V}$ , $P_o=600\text{mW}$		0.05	0.08	%	
		$V_{DD}=V_{DDO}=3.6\text{V}$ , $P_o=300\text{mW}$		0.07	0.1		
出力電力	$P_o$	$V_{DD}=V_{DDO}=5.0\text{V}$ 出力 THD=10%		1.2		W	
		$V_{DD}=V_{DDO}=3.6\text{V}$ 出力 THD=10%		0.6			
S/N	SN	A weight	75	80	-	dB	
消費電流 (スタンバイ時)	$I_{ST}$		-	-	1	μA	
消費電流 (無信号入力時)	$I_{DD}$	$V_{DD}=V_{DDO}=5.0\text{V}$ LC フィルタ無し, 無負荷		4	6	mA	
		$V_{DD}=V_{DDO}=3.6\text{V}$ LC フィルタ無し, 無負荷		2.5	5		
入力電圧	$V_{IH}$	MUTE $\bar{B}$ 、STBY $\bar{B}$ 端子	$0.7V_{DD}$	-	$V_{DD}$	V	
	$V_{IL}$	MUTE $\bar{B}$ 、STBY $\bar{B}$ 端子	0	-	$0.3V_{DD}$	V	
入力リーク電流	$I_{LK}$	MUTE $\bar{B}$ 、STBY $\bar{B}$ 端子	-	-	±0.1	μA	

注5) 出力 THD, S/N 測定環境

図 1. に出力 THD, S/N, ダイナミックレンジの測定環境を示します。NJU8754 の出力 THD, S/N, ダイナミックレンジは、評価ボード上にある 2 次 LC 型 LPF で高域のノイズを落として評価ボードから取り出し、オーディオアナライザ上のフィルタで正確に帯域制限して各種特性を測定しています。

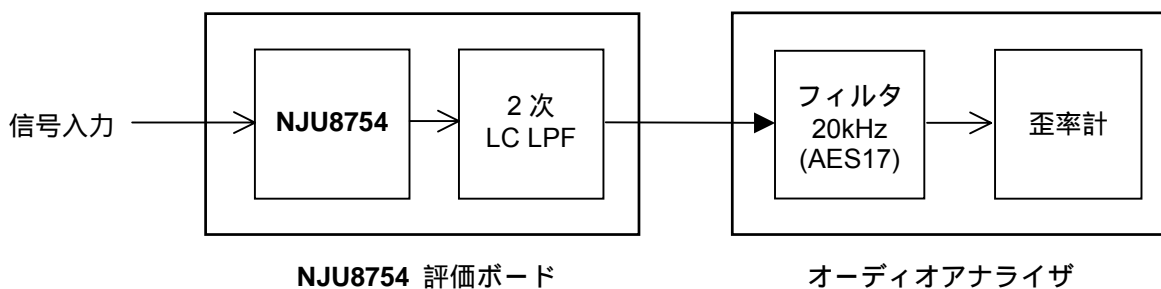


図 1. 出力 THD, S/N 測定環境

2 次 LPF :  $f_c=34\text{kHz}$ , 応用回路例中にある LPF の定数を使用  
 フィルタ : 22Hz HPF + 20kHz LPF(AES17)  
 (S/N とダイナミックレンジ測定時は A-Weighting Filter 有り)

# NJU8754

## ■ 応用回路例

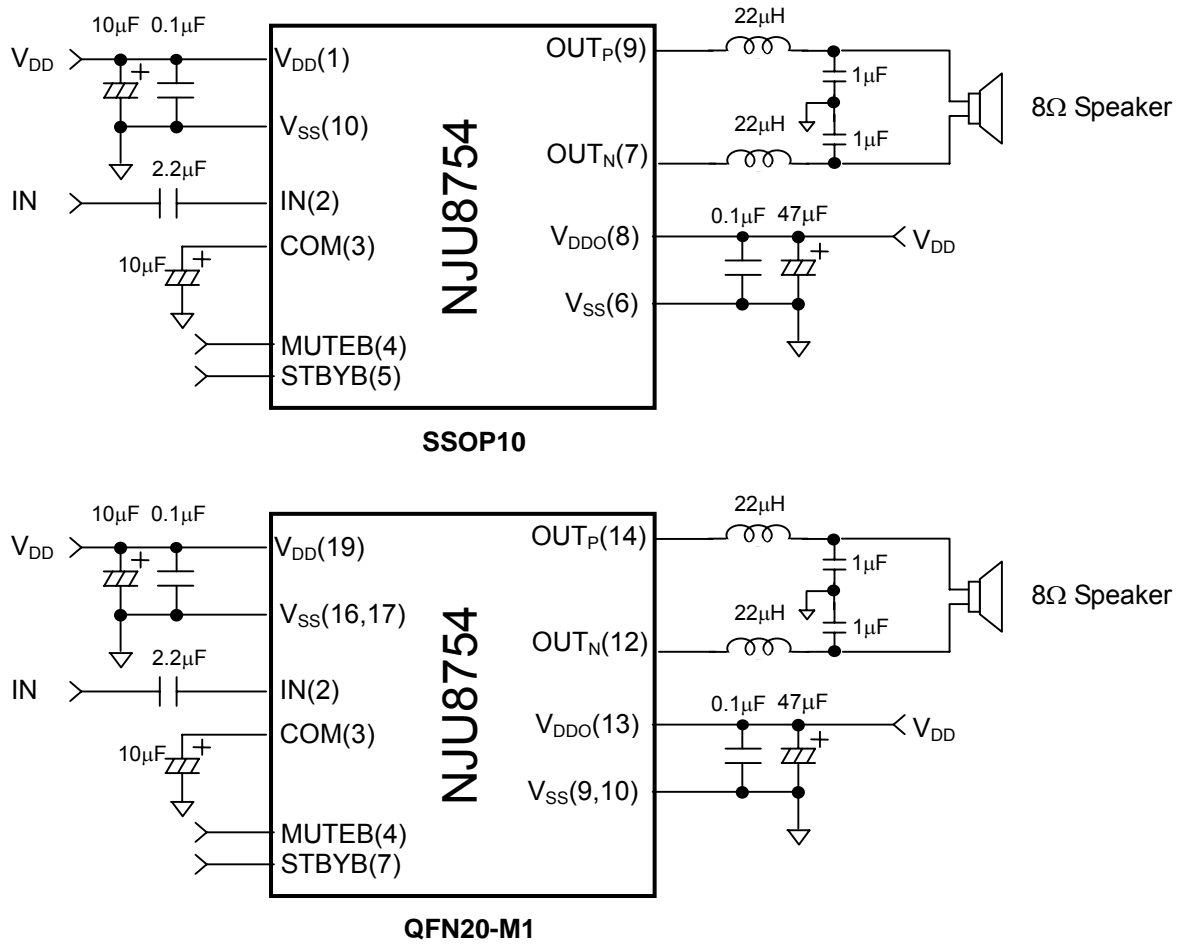


図2 応用回路例 (LCR フィルタ構成)

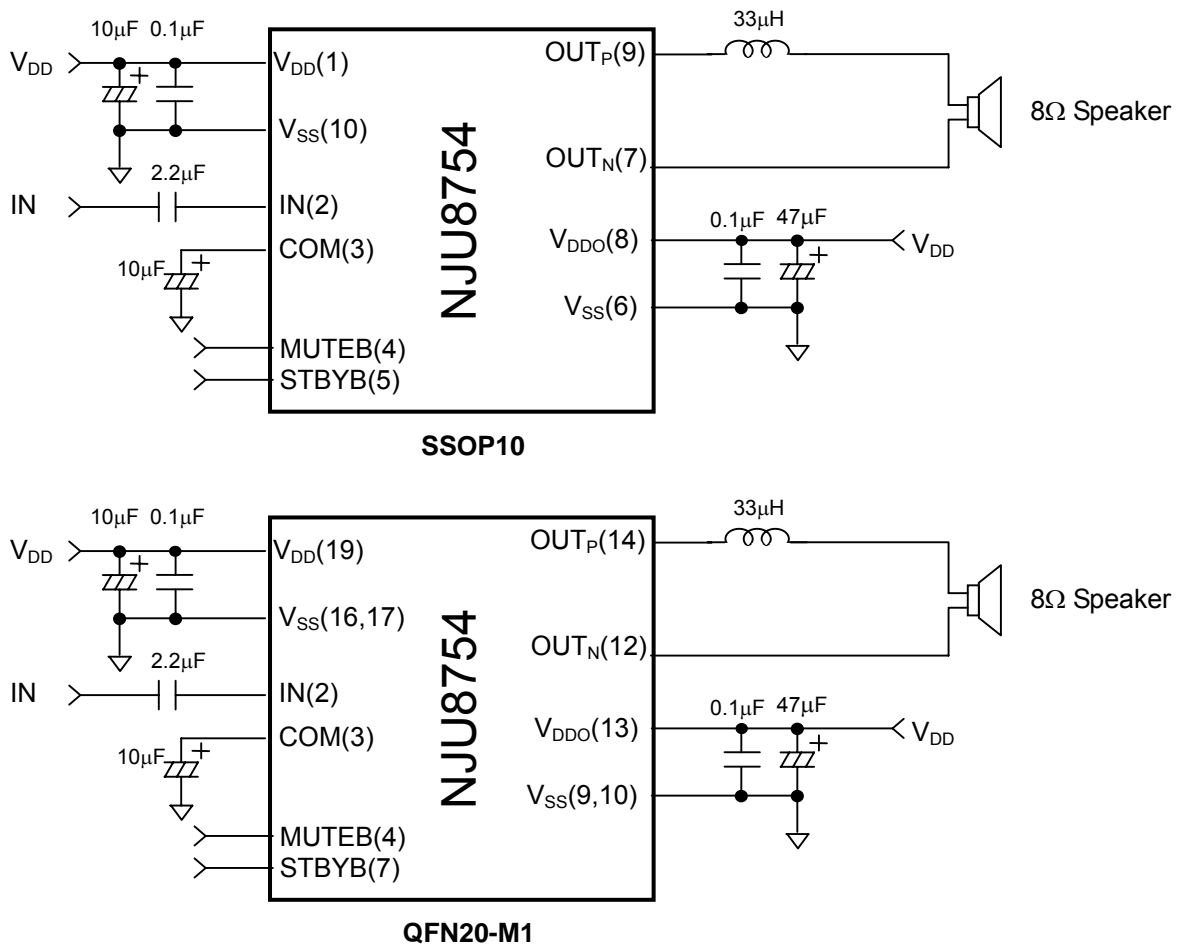


図3 応用回路例（LRフィルタ構成）

< LCRフィルタ構成とLRフィルタ構成の特徴 >

LCRフィルタ構成の場合；LRフィルタ構成と比較して無音時の消費電流を減らすことができます。

LRフィルタ構成の場合；LCRフィルタ構成と比較してTHD+N特性が高域で若干変動します。

また、無音時の消費電流が増加しますが部品点数を減らすことができます。

フィルタ構成は十分ご検討の上、用途に応じて選択されることを推奨します。

- 注6) 電源端子間には、必ずデカップリングコンデンサを接続して下さい。  
また、容量値はアプリケーション回路や使用温度に合わせて調整して下さい。  
容量値が小さいと、誤動作を起こす可能性があります。
- 注7) ドライバの電源V<sub>DDO</sub>は、過度応答性の良い電源を使用して下さい。  
過度応答性が悪い電源を使用した場合や、デカップリングコンデンサの容量が小さくリップルがある場合は、歪み率が悪化します。
- 注8) 本回路は、応用例を示すものであり、特性の保証を行うものではありません。ご使用に際しては、LCフィルタのカットオフ周波数等の設定は音質に影響を与えますので、システムに合わせた回路定数の検討を十分に行って下さい。  
また、LCフィルタのQ値が大きいと、カットオフ周波数近傍の信号に対して電流が増加しますので、Q<1となるように定数を設定して下さい。
- 注9) MUTE, STBY端子の入力信号は、遷移時間を100µs以内にしてください。遷移時間が長いと誤動作する場合があります。
- 注10) ( )内は端子番号です。

<注意事項>

このデータブックの掲載内容の正確さには万全を期しておりますが、掲載内容について何らかの法的な保証を行うものではありません。とくに応用回路については、製品の代表的な応用例を説明するためのものです。また、工業所有権その他の権利の実施権の許諾を伴うものではなく、第三者の権利を侵害しないことを保証するものでもありません。