

Symbol	Tr1:Nch	Tr2:Pch
V_{DSS}	100V	-100V
$R_{DS(on)}(Max.)$	325mΩ	470mΩ
I_D	±2A	±1.5A
P_D	1.5W	

●特長

- 1) 低オン抵抗
- 2) 小型面実装パッケージ(TSMT8)で省スペース
- 3) 鉛フリー対応済み、RoHS準拠
- 4) AEC-Q101 準拠

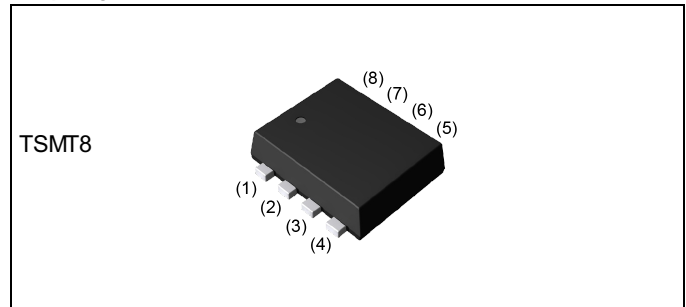
●用途

スイッチング

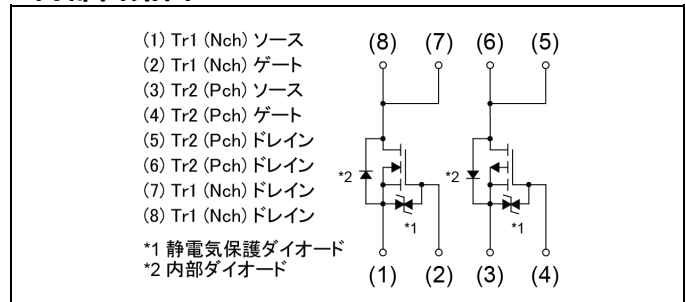
●絶対最大定格 ($T_a = 25^\circ\text{C}$ 、特に指定のない限り)

Parameter		Symbol	Value		Unit
			Tr1:Nch	Tr2:Pch	
ドレイン・ソース間電圧		V_{DSS}	100	-100	V
ドレイン電流（直流）		I_D	±2	±1.5	A
ドレイン電流（パルス）		I_{DP}^{*1}	±6	±6	A
ゲート・ソース間電圧		V_{GSS}	±20	±20	V
全許容損失	トータル	P_D^{*2}	1.5		W
		P_D^{*3}	1.1		
ジャンクション温度		T_j	150		°C
保存温度		T_{stg}	-55 ~ +150		°C

●外形図



●内部回路図



●包装仕様

タイプ	包装形態	Embossed Tape
	リールサイズ (mm)	180
	テープ幅 (mm)	8
	包装数量 (個)	3000
	テーピングコード	TR
	標印	M51

●熱抵抗

Parameter		Symbol	Values			Unit
			Min.	Typ.	Max.	
熱抵抗 (ジャンクション・外気間)	トータル	R_{thJA}^{*2}	-	-	83.3	°C/W
		R_{thJA}^{*3}	-	-	113	

●電気的特性 ($T_a = 25^\circ\text{C}$)

Parameter	Symbol	Type	Conditions	Values			Unit
				Min.	Typ.	Max.	
ドレイン・ソース降伏電圧	$V_{(BR)DSS}$	Tr1	$V_{GS} = 0V, I_D = 1mA$	100	-	-	V
		Tr2	$V_{GS} = 0V, I_D = -1mA$	-100	-	-	
ドレイン・ソース降伏電圧 温度係数	$\frac{\Delta V_{(BR)DSS}}{\Delta T_j}$	Tr1	$I_D = 1mA$, referenced to 25°C	-	116.9	-	mV/°C
		Tr2	$I_D = -1mA$, referenced to 25°C	-	-91.3	-	
ドレイン遮断電流	I_{DSS}	Tr1	$V_{DS} = 100V, V_{GS} = 0V$	-	-	1	μA
		Tr2	$V_{DS} = -100V, V_{GS} = 0V$	-	-	-1	
ゲート漏れ電流	I_{GSS}	Tr1	$V_{GS} = \pm 20V, V_{DS} = 0V$	-	-	± 10	μA
		Tr2	$V_{GS} = \pm 20V, V_{DS} = 0V$	-	-	± 10	
ゲートしきい値電圧	$V_{GS(th)}$	Tr1	$V_{DS} = 10V, I_D = 1mA$	1.0	-	2.5	V
		Tr2	$V_{DS} = -10V, I_D = -1mA$	-1.0	-	-2.5	
ゲートしきい値電圧 温度係数	$\frac{\Delta V_{GS(th)}}{\Delta T_j}$	Tr1	$I_D = 1mA$, referenced to 25°C	-	-3.6	-	mV/°C
		Tr2	$I_D = -1mA$, referenced to 25°C	-	3.0	-	
ドレイン・ソース間 オン抵抗	$R_{DS(on)}^{*4}$	Tr1	$V_{GS} = 10V, I_D = 2A$	-	240	325	mΩ
			$V_{GS} = 4.5V, I_D = 2A$	-	250	340	
			$V_{GS} = 4.0V, I_D = 2A$	-	260	355	
		Tr2	$V_{GS} = -10V, I_D = -1.5A$	-	350	470	
			$V_{GS} = -4.5V, I_D = -0.75A$	-	380	510	
			$V_{GS} = -4.0V, I_D = -0.75A$	-	400	540	
ゲート抵抗	R_G	Tr1	$f=1\text{MHz}$, open drain	-	8.5	-	Ω
		Tr2		-	8.2	-	
順伝達アドミタンス	$ Y_{fs} ^{*4}$	Tr1	$V_{DS} = 10V, I_D = 2A$	1.9	-	-	S
		Tr2	$V_{DS} = -10V, I_D = -1.5A$	1.5	-	-	

*1 $P_w \leq 10\mu\text{s}$, Duty cycle $\leq 1\%$

*2 セラミック基板実装時 (30×30×0.8mm)

*3 ガラエポ基板実装時 (25×25×0.8mm)

*4 パルス

●電気的特性 ($T_a = 25^\circ\text{C}$)

<Tr1>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
入力容量	C_{iss}	$V_{GS} = 0V$	-	290	-	pF
出力容量	C_{oss}	$V_{DS} = 25V$	-	30	-	
帰還容量	C_{rss}	$f = 1\text{MHz}$	-	20	-	
ターンオン遅延時間	$t_{d(on)}^{*4}$	$V_{DD} \approx 50V, V_{GS} = 10V$	-	10	-	ns
上昇時間	t_r^{*4}	$I_D = 1A$	-	10	-	
ターンオフ遅延時間	$t_{d(off)}^{*4}$	$R_L = 50\Omega$	-	30	-	
下降時間	t_f^{*4}	$R_G = 10\Omega$	-	15	-	

<Tr2>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
入力容量	C_{iss}	$V_{GS} = 0V$	-	950	-	pF
出力容量	C_{oss}	$V_{DS} = -25V$	-	45	-	
帰還容量	C_{rss}	$f = 1\text{MHz}$	-	20	-	
ターンオン遅延時間	$t_{d(on)}^{*4}$	$V_{DD} \approx -50V, V_{GS} = -10V$	-	10	-	ns
上昇時間	t_r^{*4}	$I_D = -0.75A$	-	15	-	
ターンオフ遅延時間	$t_{d(off)}^{*4}$	$R_L = 66\Omega$	-	60	-	
下降時間	t_f^{*4}	$R_G = 10\Omega$	-	10	-	

●ゲート電荷量特性 ($T_a = 25^\circ\text{C}$)

<Tr1>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ゲート総電荷量	Q_g^{*4}	$V_{DD} \approx 50\text{V}, I_D = 2\text{A}$ $V_{GS} = 5\text{V}$	-	4.7	-	nC
ゲート・ソース間電荷量	Q_{gs}^{*4}		-	1.2	-	
ゲート・ドレイン間電荷量	Q_{gd}^{*4}		-	1.8	-	

<Tr2>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ゲート総電荷量	Q_g^{*4}	$V_{DD} \approx -50\text{V}, I_D = -1.5\text{A}$ $V_{GS} = -5\text{V}$	-	17.0	-	nC
ゲート・ソース間電荷量	Q_{gs}^{*4}		-	4.5	-	
ゲート・ドレイン間電荷量	Q_{gd}^{*4}		-	5.0	-	

●内部ダイオード特性 (ソース・ドレイン間) ($T_a = 25^\circ\text{C}$)

<Tr1>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ソース電流 (直流)	I_S	$T_a = 25^\circ\text{C}$	-	-	1.0	A
ソース電流 (パルス)	I_{SP}^{*1}		-	-	6	
順方向電圧	V_{SD}^{*4}	$V_{GS} = 0\text{V}, I_S = 2\text{A}$	-	-	1.2	V

<Tr2>

Parameter	Symbol	Conditions	Values			Unit
			Min.	Typ.	Max.	
ソース電流 (直流)	I_S	$T_a = 25^\circ\text{C}$	-	-	-1.0	A
ソース電流 (パルス)	I_{SP}^{*1}		-	-	-6	
順方向電圧	V_{SD}^{*4}	$V_{GS} = 0\text{V}, I_S = -0.75\text{A}$	-	-	-1.2	V

●電気的特性曲線 <Tr1>

Fig.1 Power Dissipation Derating Curve

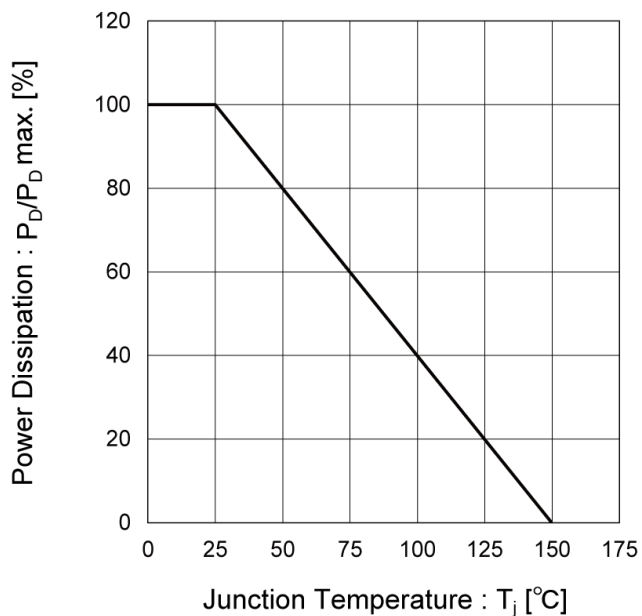


Fig.2 Maximum Safe Operating Area

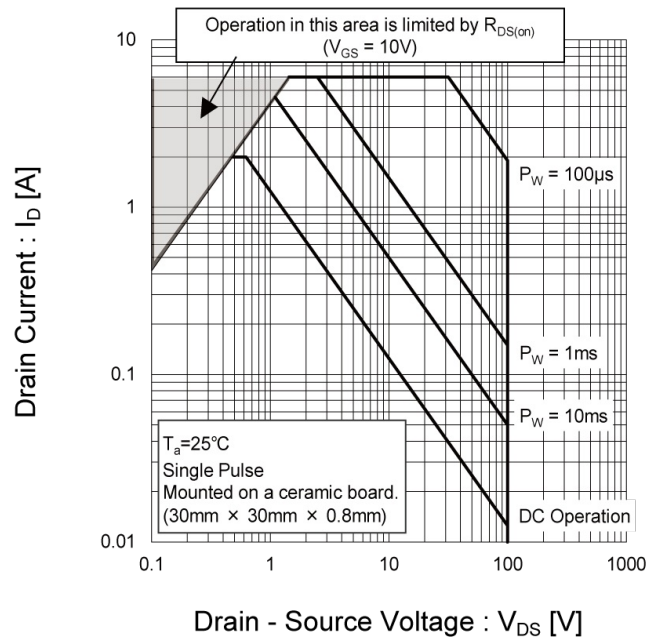


Fig.3 Normalized Transient Thermal Resistance vs. Pulse Width

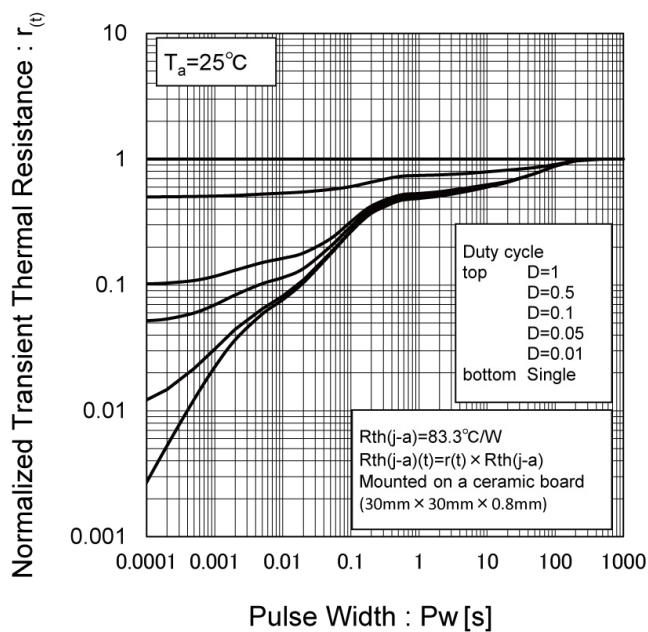
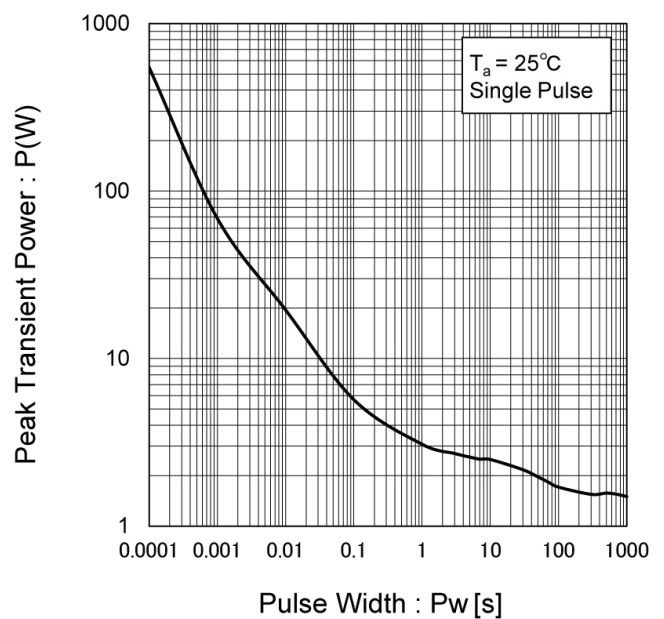


Fig.4 Single Pulse Maximum Power dissipation



●電氣的特性曲線 <Tr1>

Fig.5 Typical Output Characteristics(I)

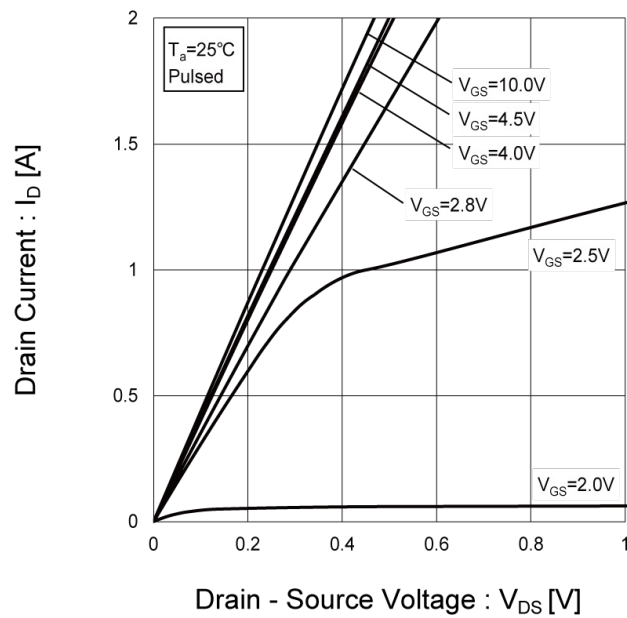


Fig.6 Typical Output Characteristics(II)

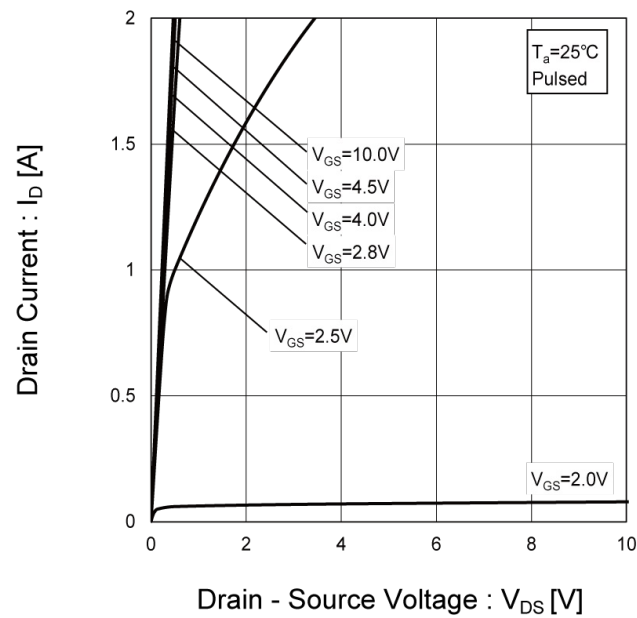
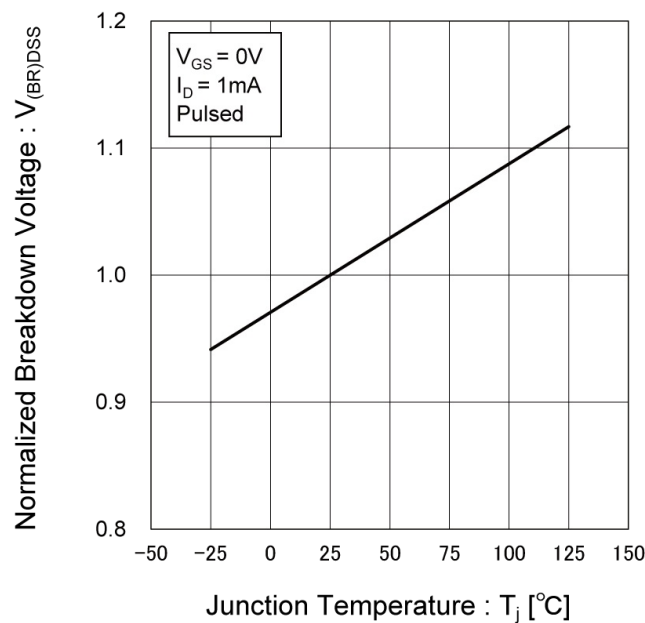


Fig.7 Breakdown Voltage vs.
Junction Temperature



●電気的特性曲線 <Tr1>

Fig.8 Typical Transfer Characteristics

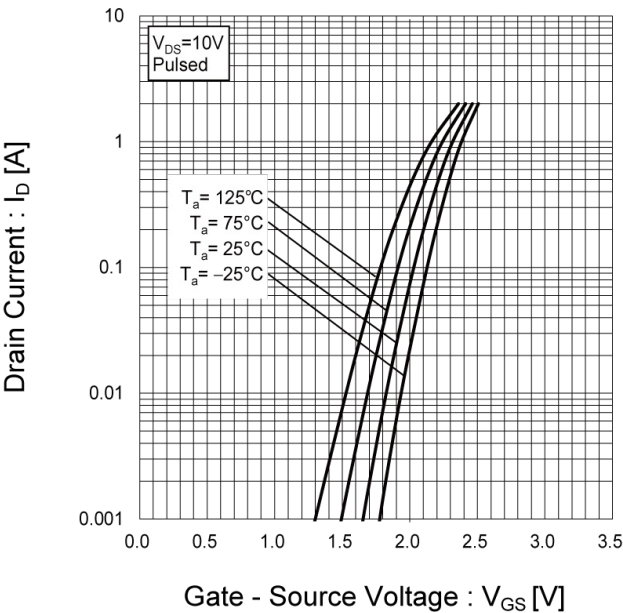


Fig.9 Gate Threshold Voltage vs. Junction Temperature

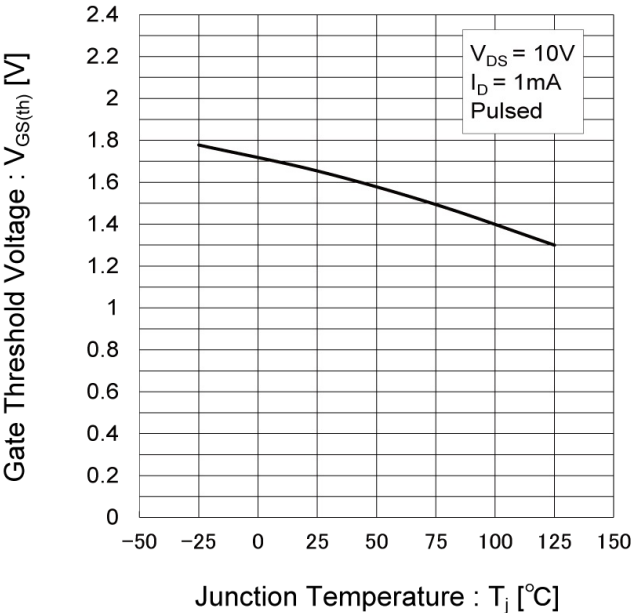
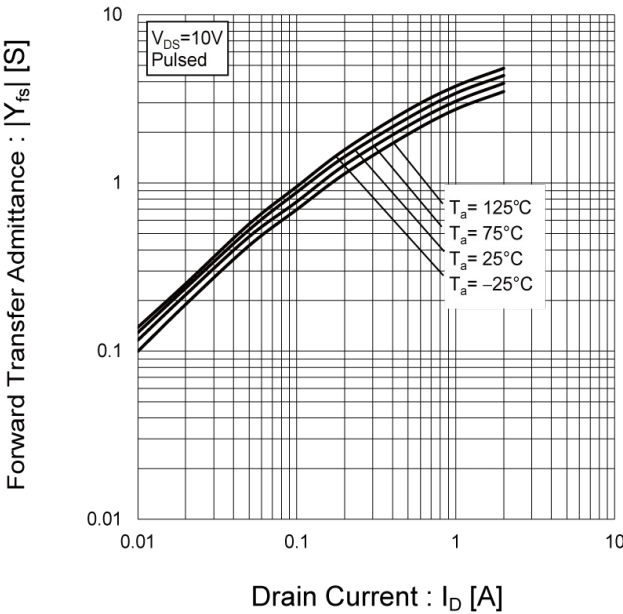


Fig.10 Forward Transfer Admittance vs. Drain Current



●電氣的特性曲線 <Tr1>

Fig.11 Drain Current Derating Curve

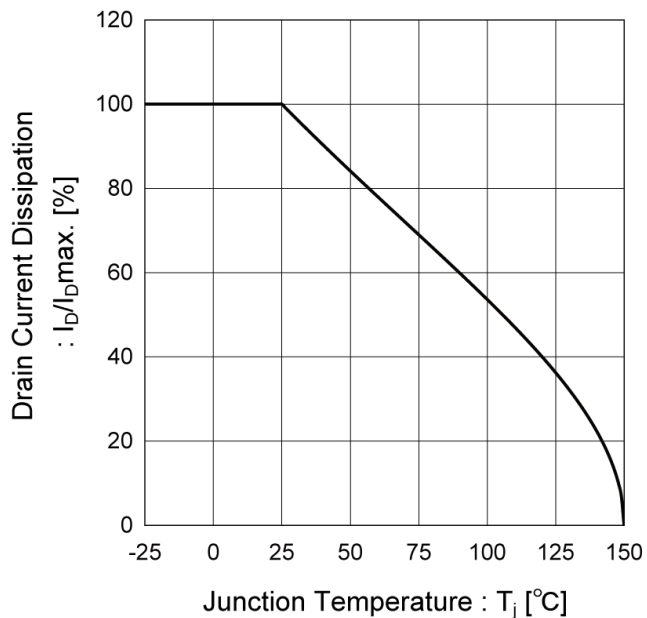


Fig.12 Static Drain - Source On - State Resistance vs. Gate Source Voltage

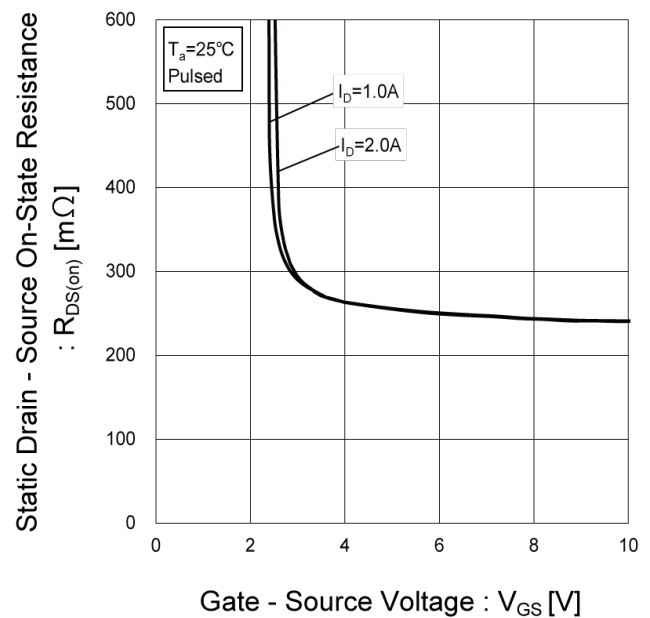
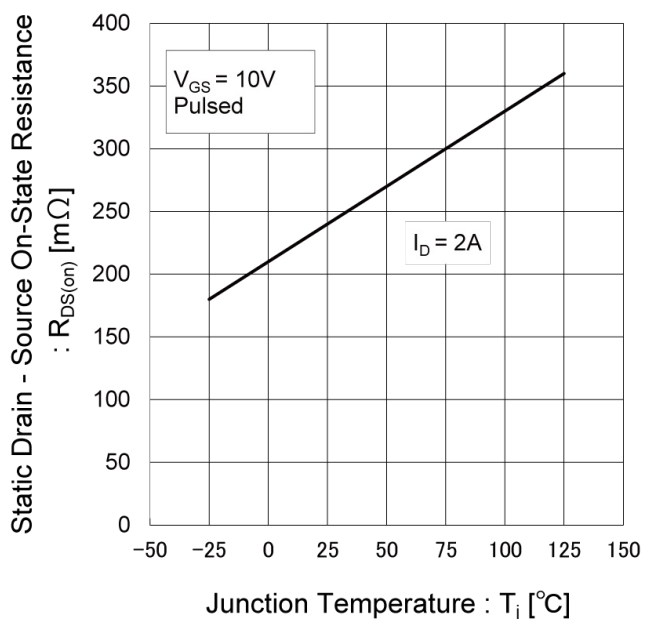


Fig.13 Static Drain - Source On - State Resistance vs. Junction Temperature



●電気的特性曲線 <Tr1>

Fig.14 Static Drain - Source On - State Resistance vs. Drain Current (I)

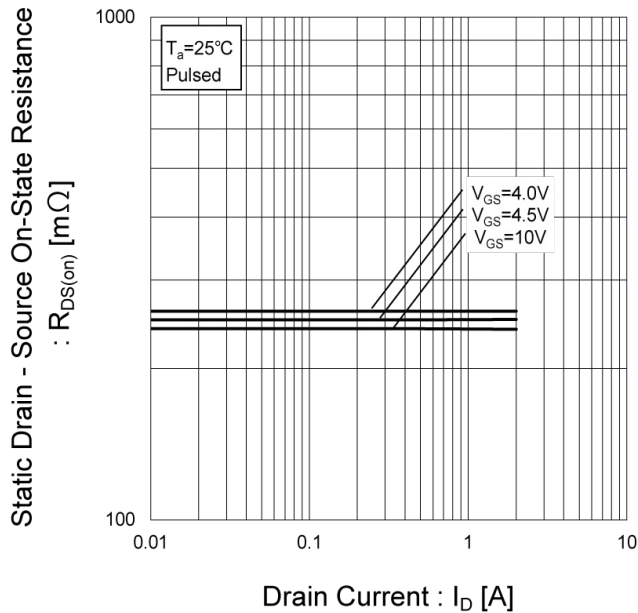


Fig.15 Static Drain - Source On - State Resistance vs. Drain Current (II)

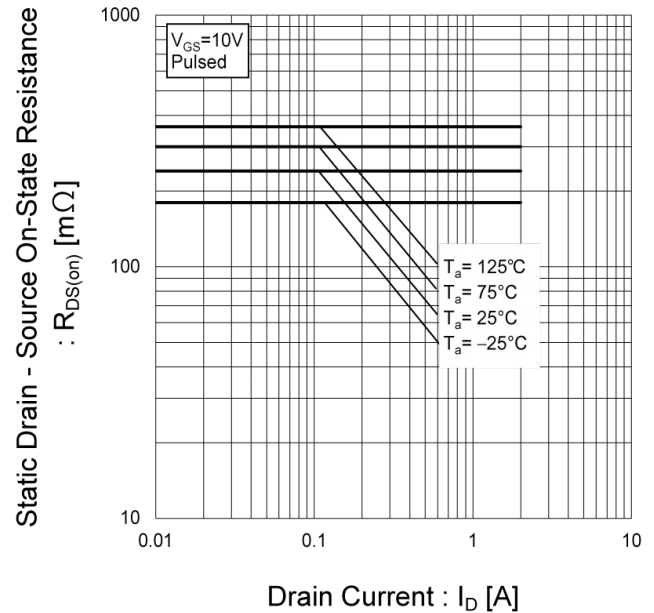


Fig.16 Static Drain - Source On - State Resistance vs. Drain Current (III)

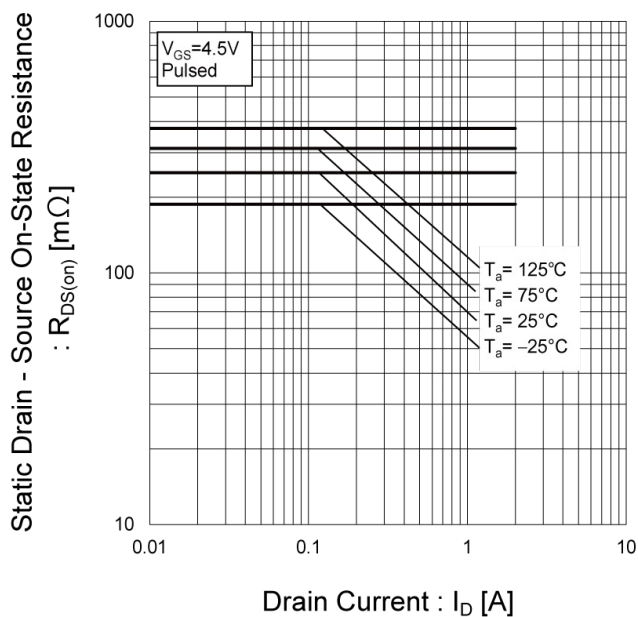
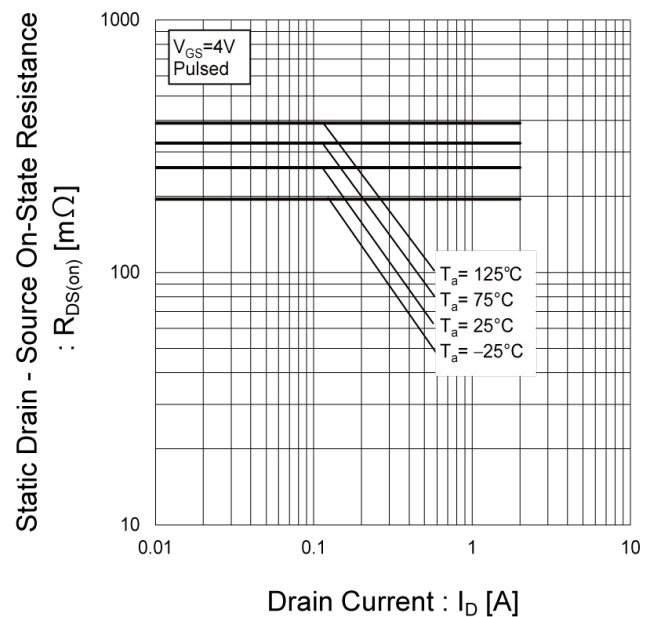


Fig.17 Static Drain - Source On - State Resistance vs. Drain Current (IV)



●電気的特性曲線 <Tr1>

Fig.18 Typical Capacitance vs.
Drain - Source Voltage

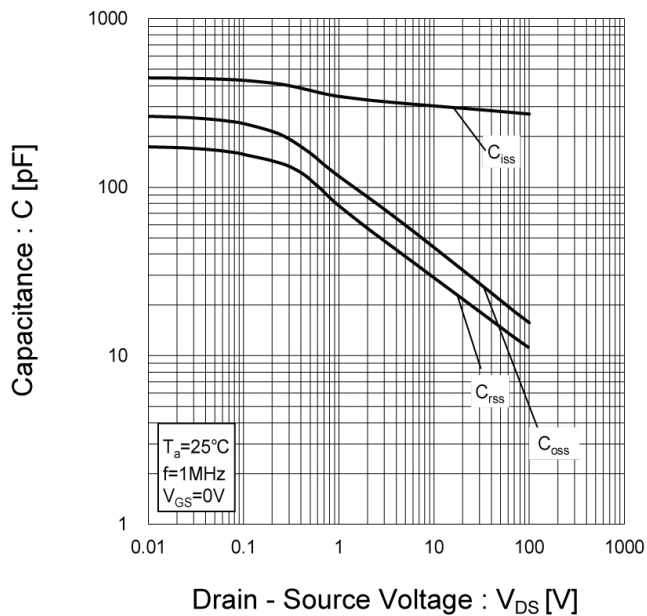


Fig.19 Switching Characteristics

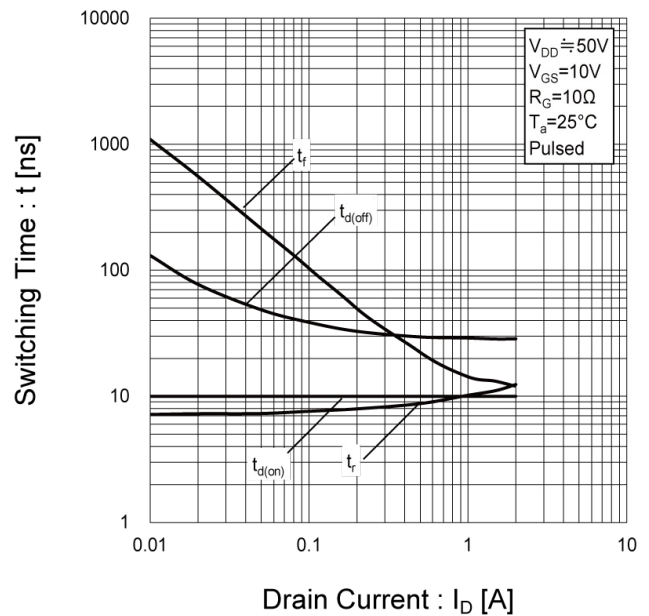


Fig.20 Dynamic Input Characteristics

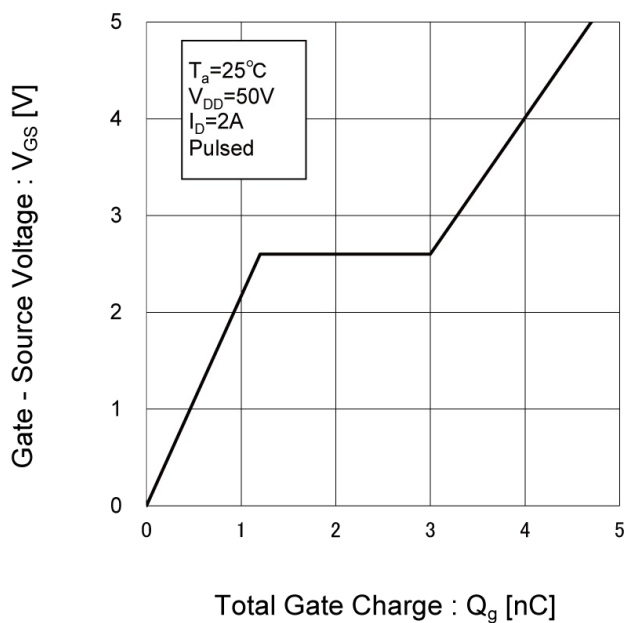
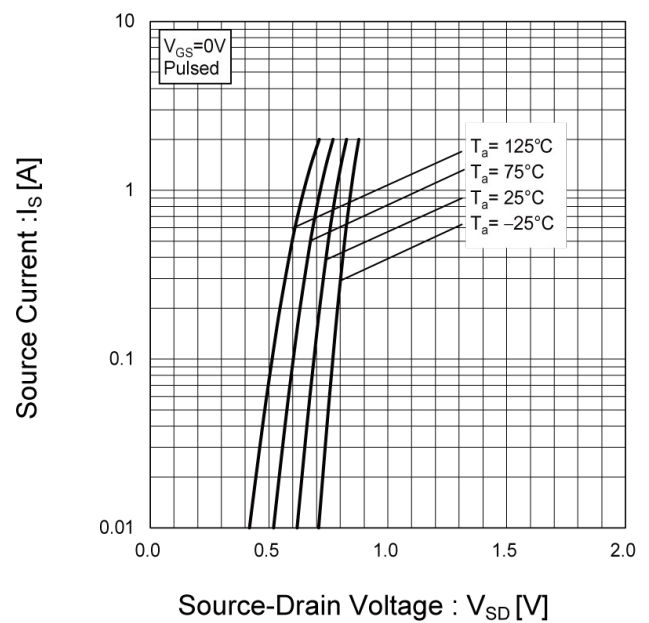


Fig.21 Source Current vs.
Source Drain Voltage



●電気的特性曲線 <Tr2>

Fig.1 Power Dissipation Derating Curve

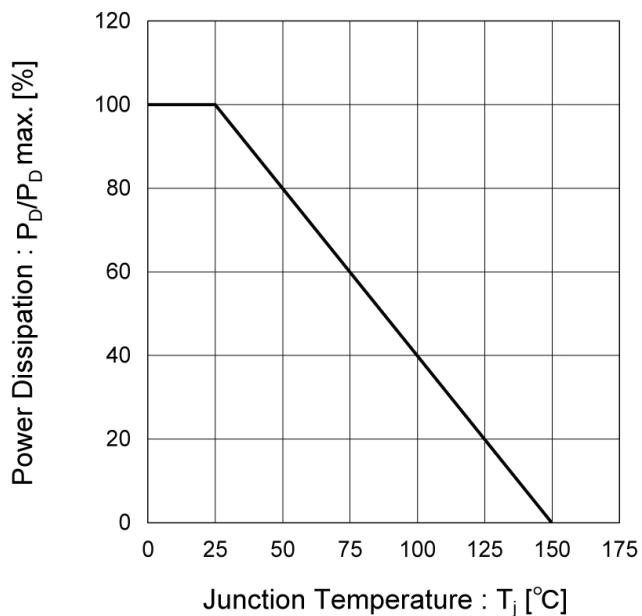


Fig.2 Maximum Safe Operating Area

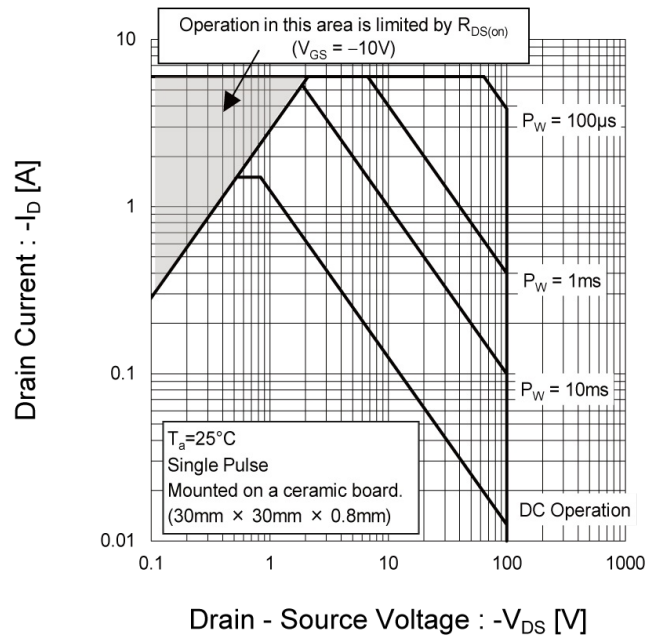


Fig.3 Normalized Transient Thermal Resistance vs. Pulse Width

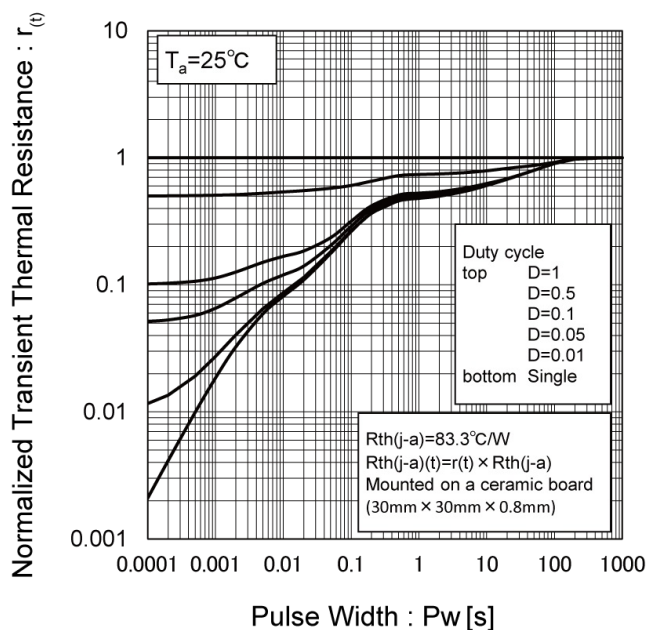
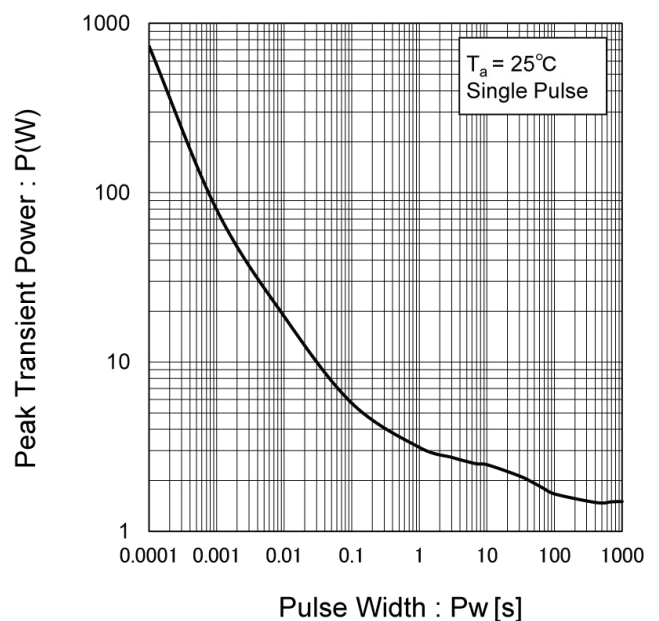


Fig.4 Single Pulse Maximum Power dissipation



●電気的特性曲線 <Tr2>

Fig.5 Typical Output Characteristics(I)

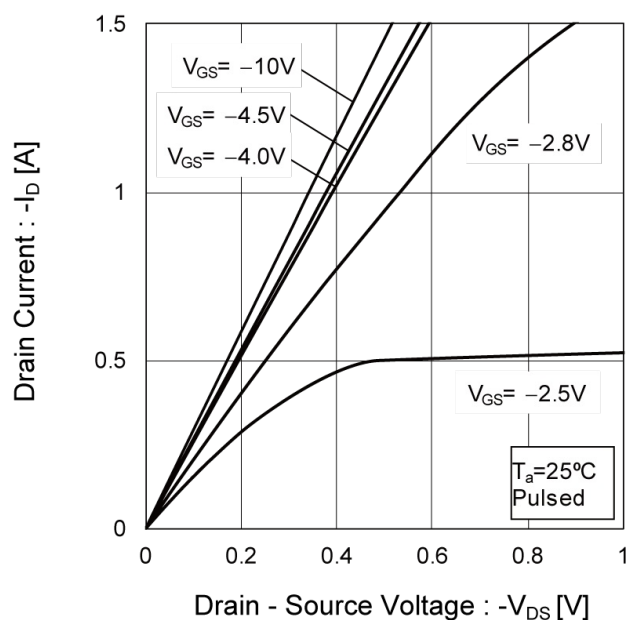
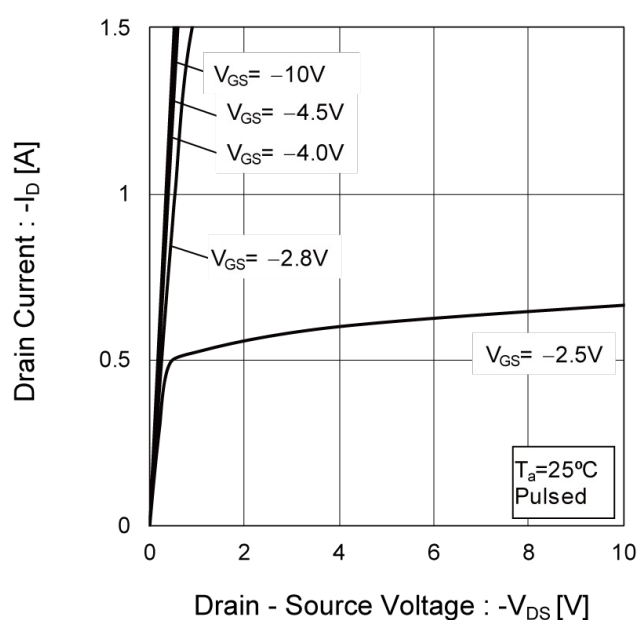
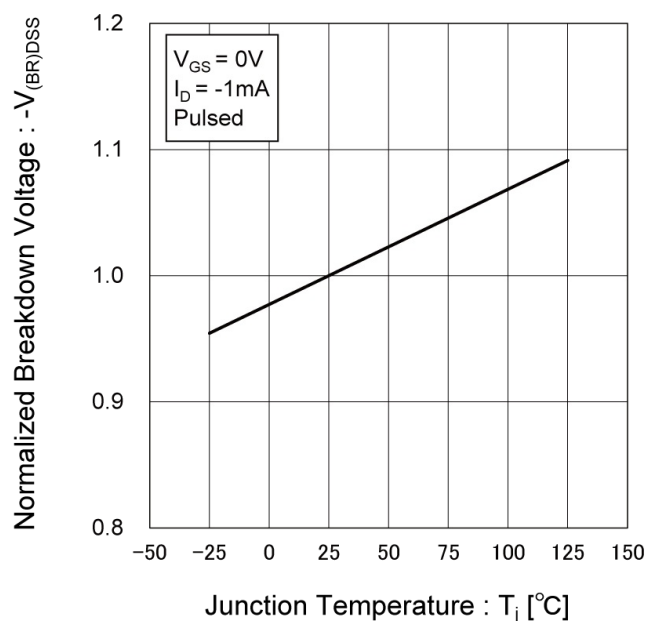


Fig.6 Typical Output Characteristics(II)

Fig.7 Breakdown Voltage vs.
Junction Temperature

●電気的特性曲線 <Tr2>

Fig.8 Typical Transfer Characteristics

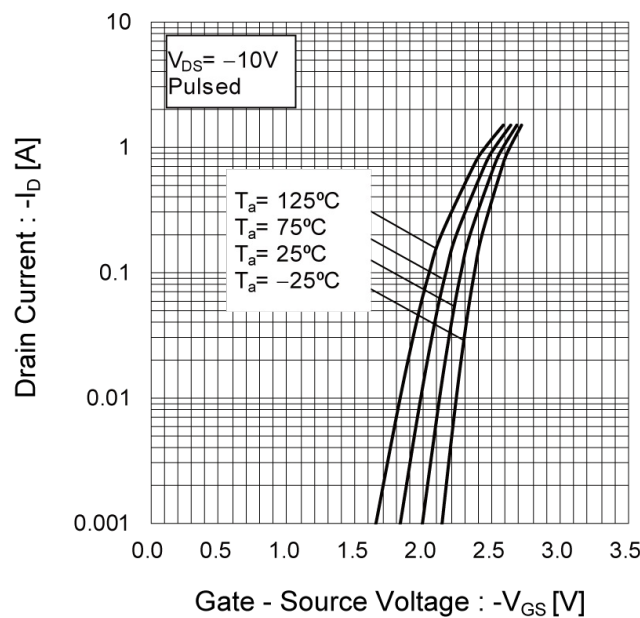


Fig.9 Gate Threshold Voltage vs. Junction Temperature

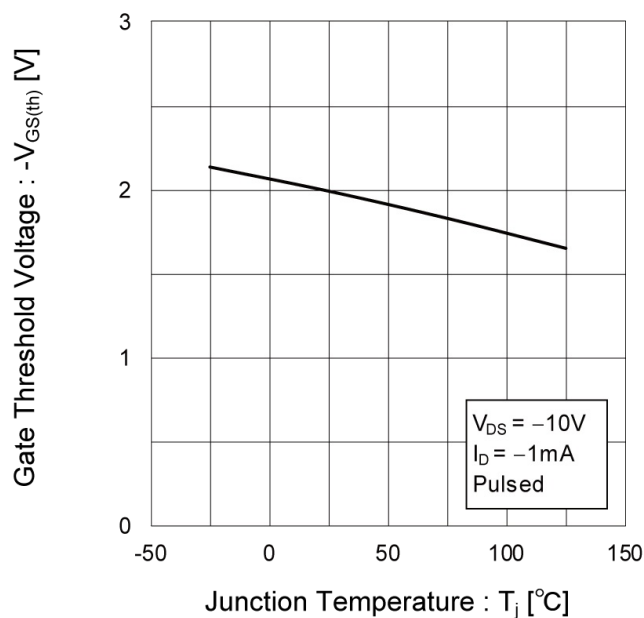
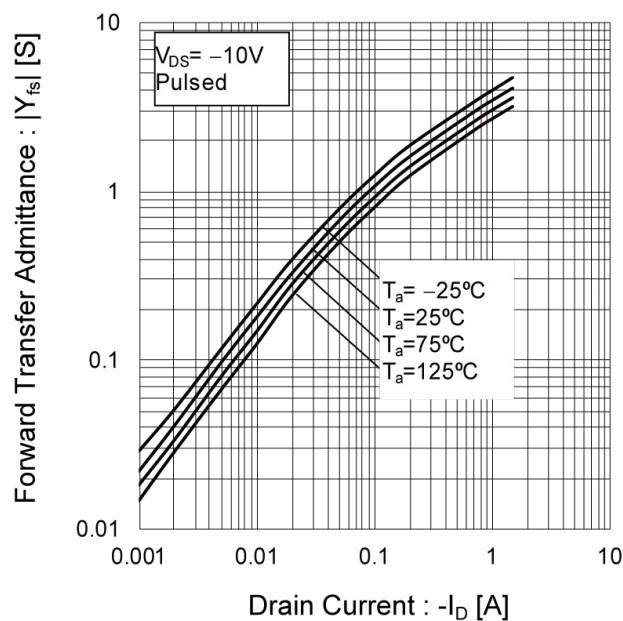


Fig.10 Forward Transfer Admittance vs. Drain Current



●電気的特性曲線 <Tr2>

Fig.11 Drain Current Derating Curve

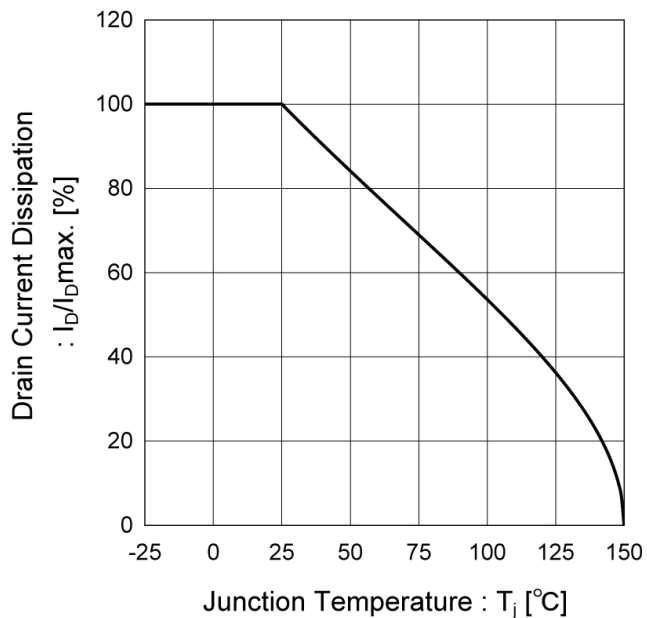


Fig.12 Static Drain - Source On - State Resistance vs. Gate Source Voltage

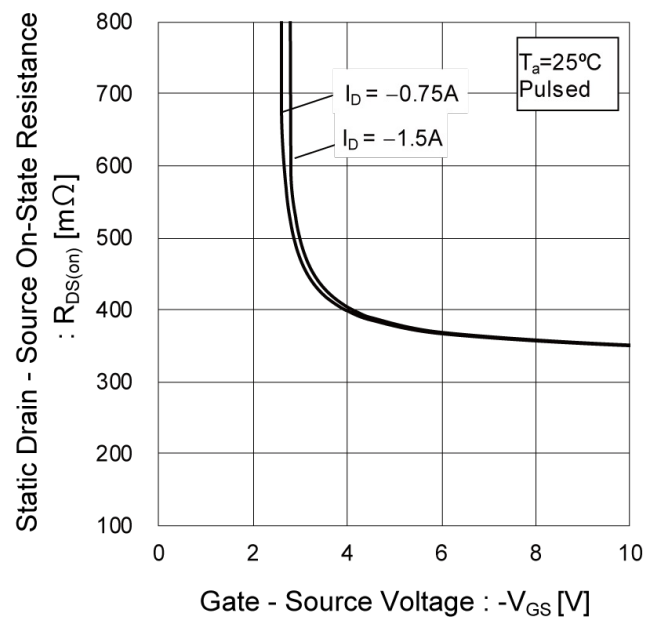
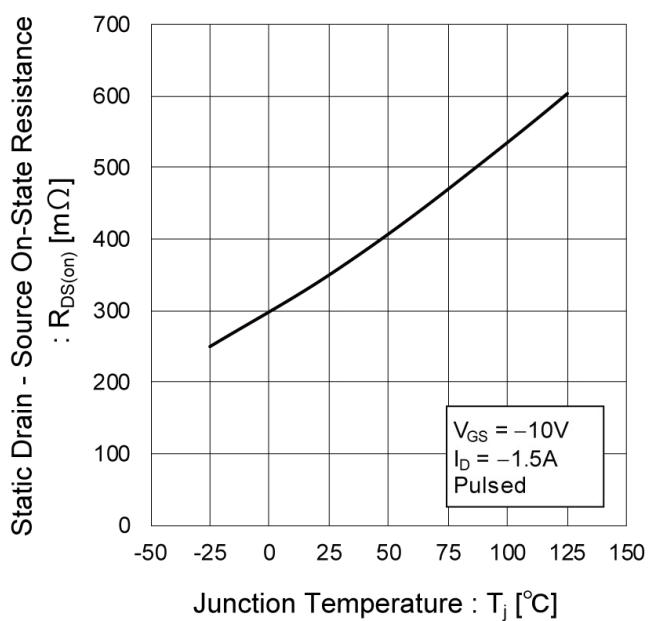


Fig.13 Static Drain - Source On - State Resistance vs. Junction Temperature



●電気的特性曲線 <Tr2>

Fig.14 Static Drain - Source On - State Resistance vs. Drain Current (I)

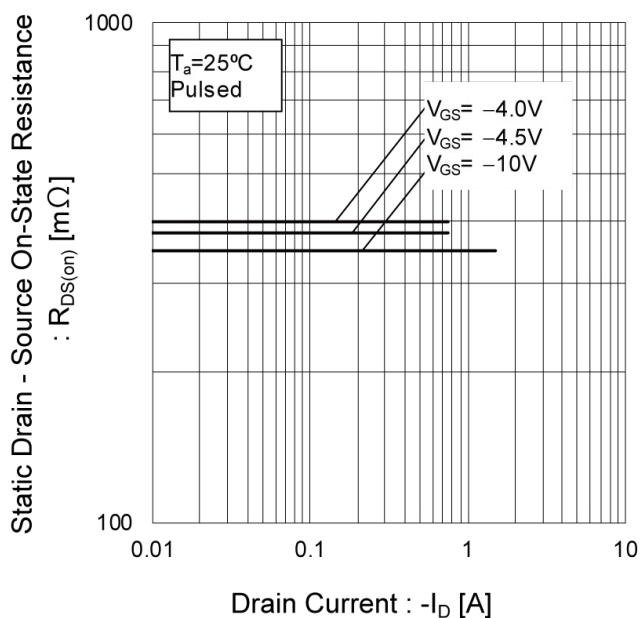


Fig.15 Static Drain - Source On - State Resistance vs. Drain Current (II)

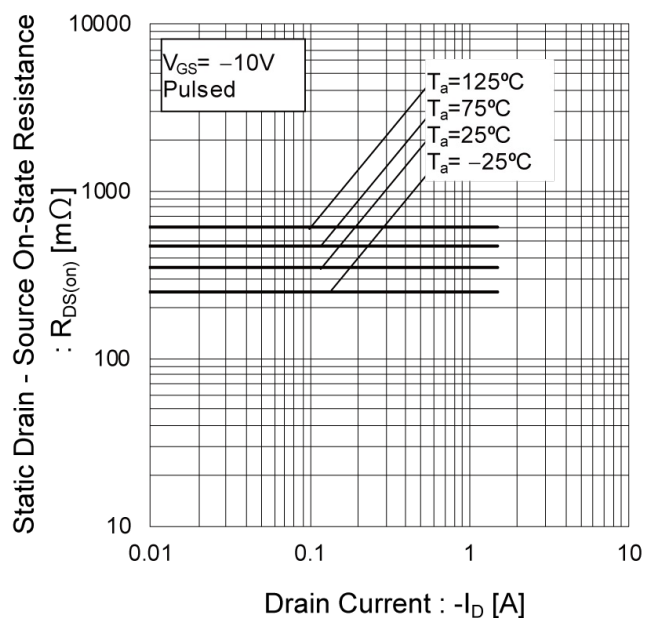


Fig.16 Static Drain - Source On - State Resistance vs. Drain Current (III)

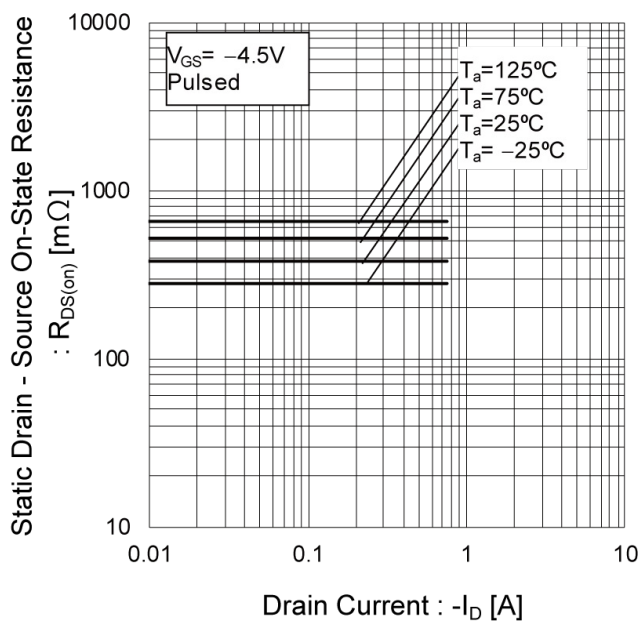
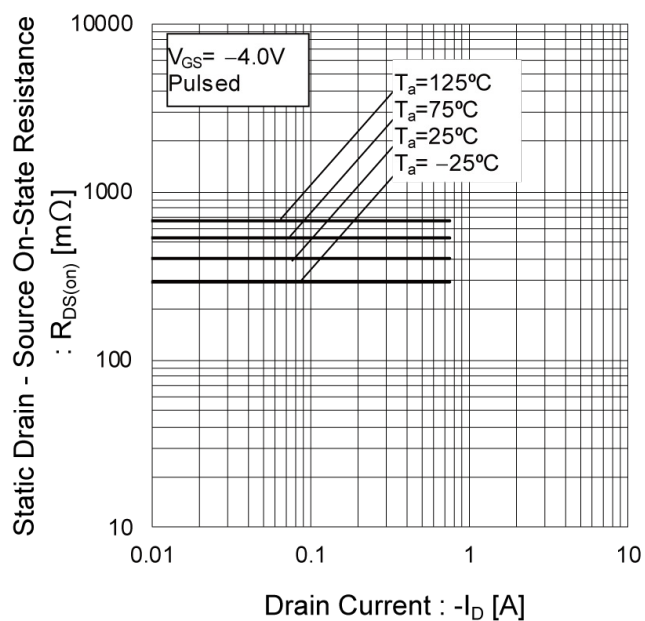


Fig.17 Static Drain - Source On - State Resistance vs. Drain Current (IV)



●電気的特性曲線 <Tr2>

Fig.18 Typical Capacitance vs.
Drain - Source Voltage

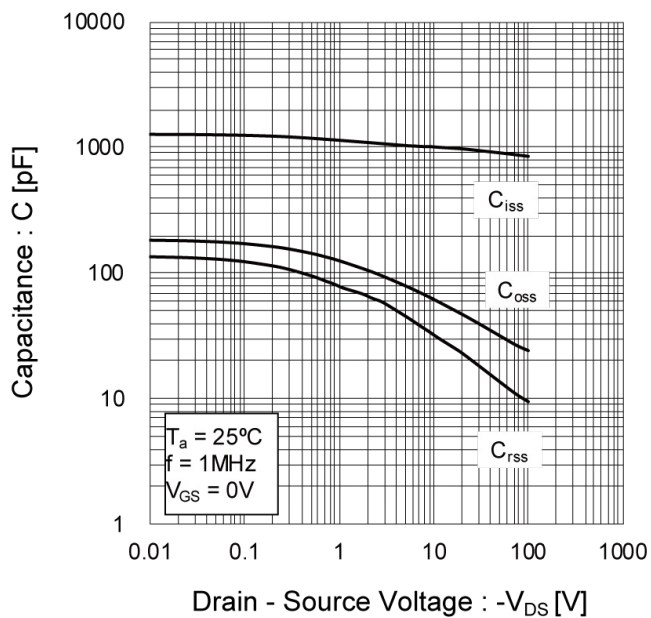


Fig.19 Switching Characteristics

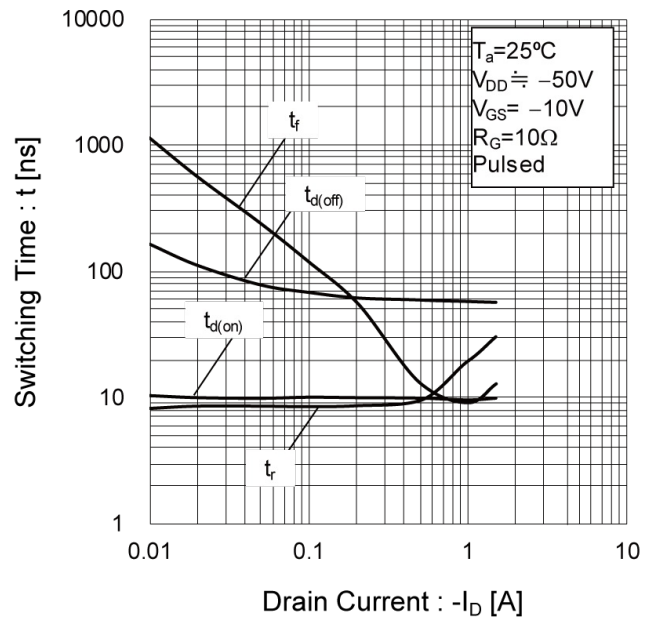


Fig.20 Dynamic Input Characteristics

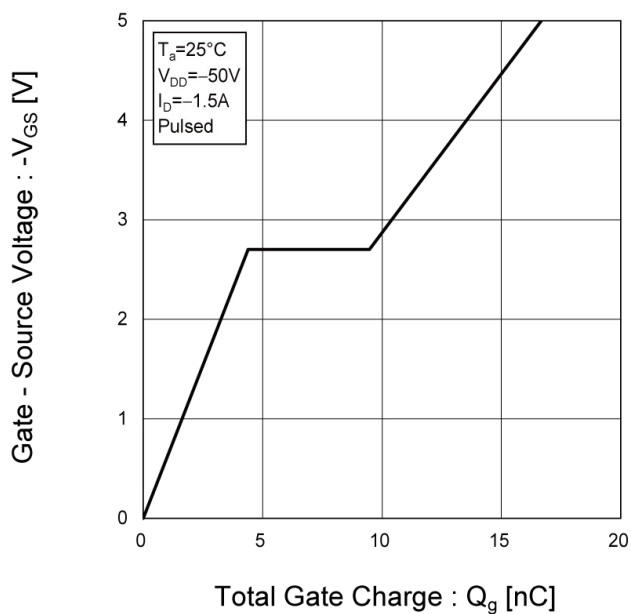
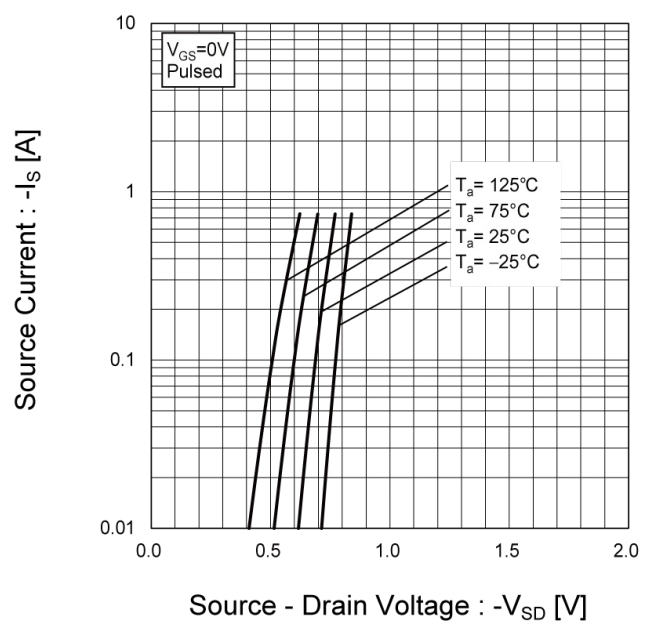


Fig.21 Source Current vs.
Source Drain Voltage



●測定回路図 <Tr1>

図 1-1 スイッチング時間測定回路

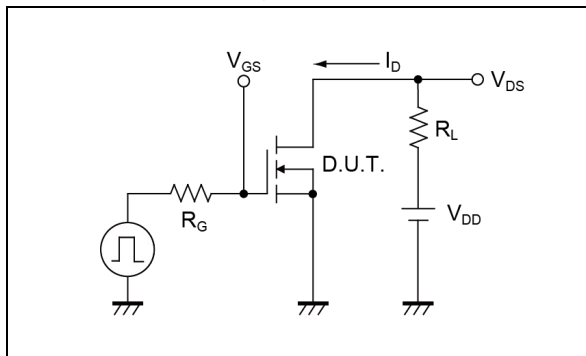


図 1-2 スイッチング波形

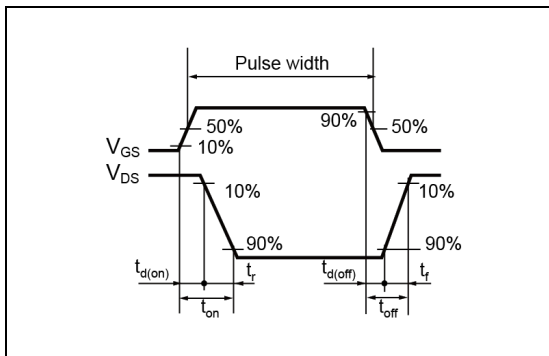


図 2-1 ゲート電荷量測定回路

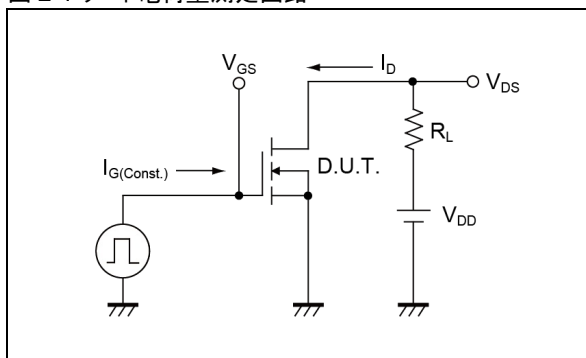
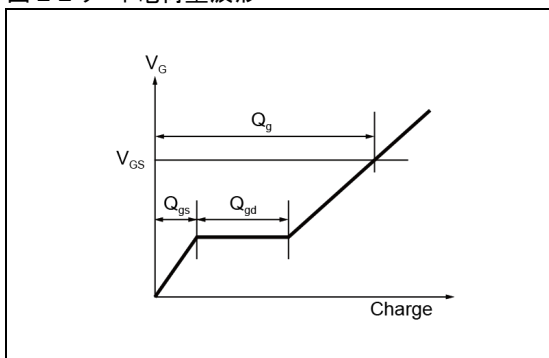


図 2-2 ゲート電荷量波形



●測定回路図 <Tr2>

図 3-1 スイッチング時間測定回路

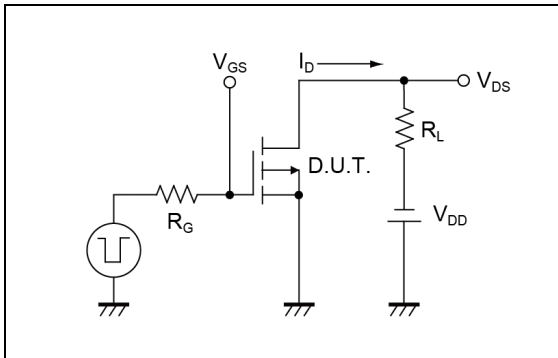


図 3-2 スイッチング波形

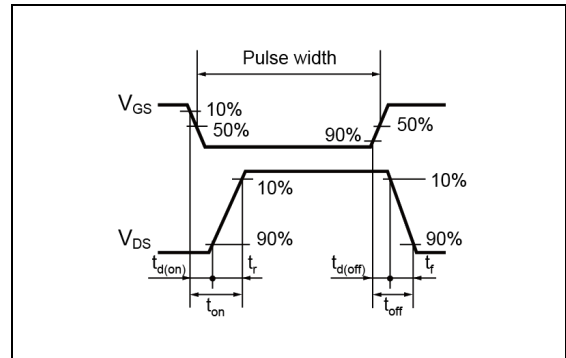


図 4-1 ゲート電荷量測定回路

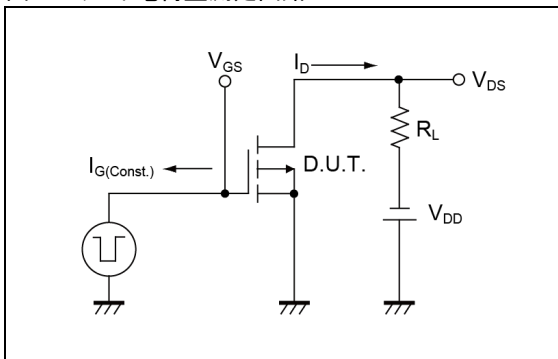
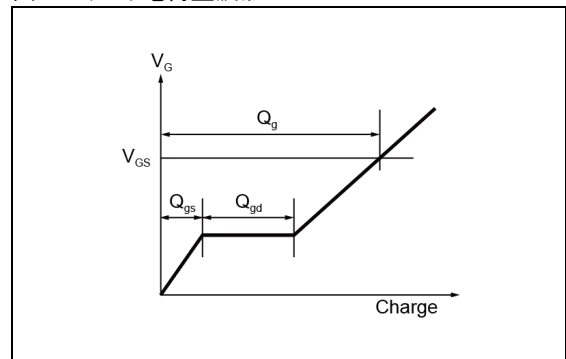


図 4-2 ゲート電荷量波形

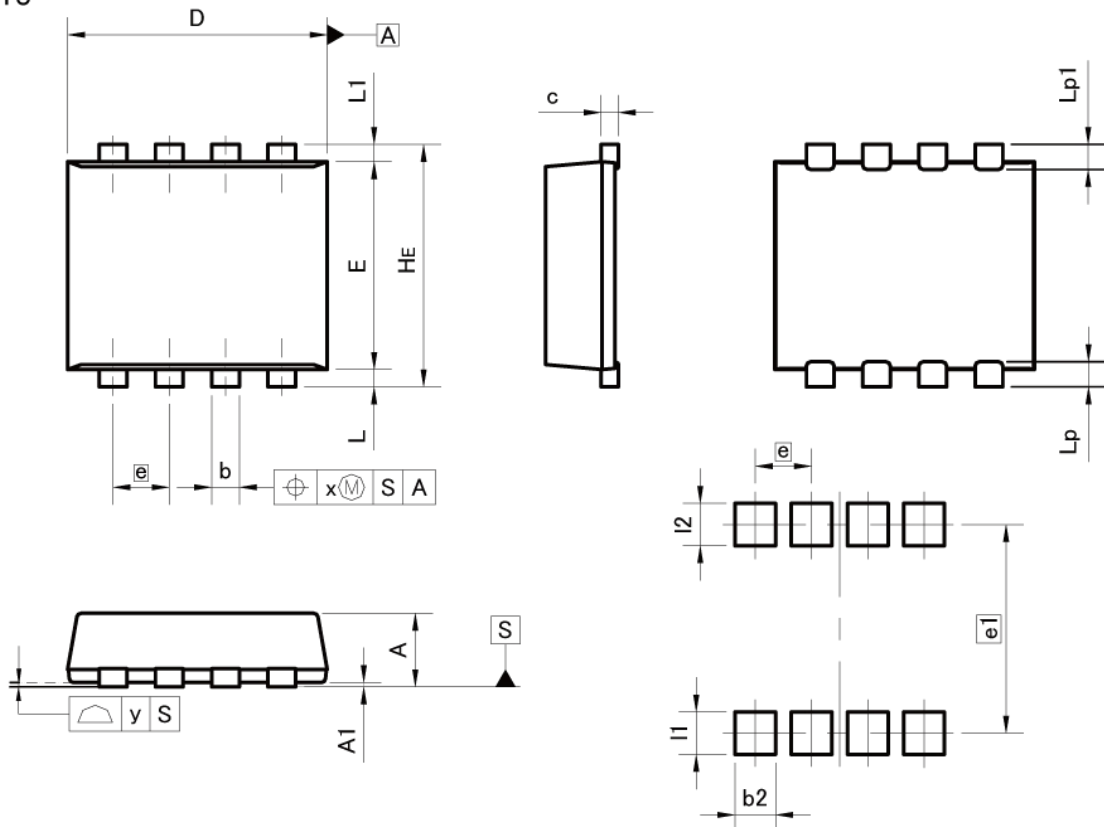


●使用上の注意

本製品は、帯電性の大きな環境では素子の劣化・破壊の恐れがあるので、取り扱い時には必ず静電対策を講じてください。

●外形寸法図

TSMT8



Pattern of terminal position areas
[Not a pattern of soldering pads]

DIM	MILIMETERS		INCHES	
	MIN	MAX	MIN	MAX
A	0.75	0.85	0.030	0.033
A1	0.00	0.05	0.000	0.002
b	0.27	0.37	0.011	0.015
c	0.12	0.22	0.005	0.009
D	2.90	3.10	0.114	0.122
E	2.30	2.50	0.091	0.098
e	0.65		0.026	
HE	2.70	2.90	0.106	0.114
L	0.10	0.30	0.004	0.012
L1	0.10	0.30	0.004	0.012
Lp	0.19	0.39	0.007	0.015
Lp1	0.19	0.39	0.007	0.015
x	—	0.10	—	0.004
y	—	0.10	—	0.004

DIM	MILIMETERS		INCHES	
	MIN	MAX	MIN	MAX
b2	—	0.47	—	0.019
e1	2.41		0.095	
I1	—	0.49	—	0.019
I2	—	0.49	—	0.019

Dimension in mm/inches

ご注意

ローム製品取扱い上の注意事項

- 極めて高度な信頼性が要求され、その故障や誤動作が人の生命、身体への危険もしくは損害、又はその他の重大な損害の発生に関わるような機器又は装置（医療機器^(Note 1)、航空宇宙機器、原子力制御装置等）（以下「特定用途」という）への本製品のご使用を検討される際は事前にローム営業窓口までご相談くださいますようお願い致します。ロームの文書による事前の承諾を得ることなく、特定用途に本製品を使用したことによりお客様又は第三者に生じた損害等に関し、ロームは一切その責任を負いません。

(Note 1) 特定用途となる医療機器分類

日本	USA	EU	中国
CLASS III	CLASS III	CLASS II b	Ⅲ類
CLASS IV		CLASS III	

- 半導体製品は一定の確率で誤動作や故障が生じる場合があります。万が一、誤動作や故障が生じた場合であっても、本製品の不具合により、人の生命、身体、財産への危険又は損害が生じないように、お客様の責任において次の例に示すようなフェールセーフ設計など安全対策をお願い致します。
 - ①保護回路及び保護装置を設けてシステムとしての安全性を確保する。
 - ②冗長回路等を設けて単一故障では危険が生じないようにシステムとしての安全を確保する。
- 本製品は、下記に例示するような特殊環境での使用を配慮した設計はなされておられません。したがって、下記のような特殊環境での本製品のご使用に関し、ロームは一切その責任を負いません。本製品を下記のような特殊環境でご使用される際は、お客様におかれまして十分に性能、信頼性等をご確認ください。
 - ①水・油・薬液・有機溶剤等の液体中でのご使用
 - ②直射日光・屋外暴露、塵埃中でのご使用
 - ③潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所でのご使用
 - ④静電気や電磁波の強い環境でのご使用
 - ⑤発熱部品に近接した取付け及び当製品に近接してビニール配線等、可燃物を配置する場合
 - ⑥本製品を樹脂等で封止、コーティングしてのご使用
 - ⑦はんだ付けの後に洗浄を行わない場合(無洗浄タイプのフラックスを使用される場合は除く。ただし、残渣については十分に確認をお願いします。)又は、はんだ付け後のフラックス洗浄に水又は水溶性洗浄剤をご使用の場合
 - ⑧結露するような場所でのご使用
- 本製品は耐放射線設計はなされておられません。
- 本製品単体品の評価では予測できない症状・事態を確認するためにも、本製品のご使用にあたってはお客様製品に実装された状態での評価及び確認をお願い致します。
- パルス等の過渡的な負荷（短時間での大きな負荷）が加わる場合は、お客様製品に本製品を実装した状態で必ずその評価及び確認の実施をお願い致します。また、定常時での負荷条件において定格電力以上の負荷を印加されますと、本製品の性能又は信頼性が損なわれるおそれがあるため必ず定格電力以下でご使用ください。
- 電力損失は周囲温度に合わせてディレーティングしてください。また、密閉された環境下でご使用の場合は、必ず温度測定を行い、最高接合部温度を超えていない範囲であることをご確認ください。
- 使用温度は納入仕様書に記載の温度範囲内であることをご確認ください。
- 本資料の記載内容を逸脱して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いません。

実装及び基板設計上の注意事項

- ハロゲン系（塩素系、臭素系等）の活性度の高いフラックスを使用する場合、フラックスの残渣により本製品の性能又は信頼性への影響が考えられますので、事前にお客様にてご確認ください。
- はんだ付けは、表面実装製品の場合リフロー方式、挿入実装製品の場合フロー方式を原則とさせていただきます。なお、表面実装製品をフロー方式での使用をご検討の際は別途ロームまでお問い合わせください。
その他、詳細な実装条件及び手はんだによる実装、基板設計上の注意事項につきましては別途、ロームの実装仕様書をご確認ください。

応用回路、外付け回路等に関する注意事項

1. 本製品の外付け回路定数を変更してご使用になる際は静特性のみならず、過渡特性も含め外付け部品及び本製品のバラツキ等を考慮して十分なマージンをみて決定してください。
2. 本資料に記載された応用回路例やその定数などの情報は、本製品の標準的な動作や使い方を説明するためのもので、実際に使用する機器での動作を保証するものではありません。したがって、お客様の機器の設計において、回路やその定数及びこれらに関連する情報を使用する場合には、外部諸条件を考慮し、お客様の判断と責任において行ってください。これらの使用に起因しお客様又は第三者に生じた損害に関し、ロームは一切その責任を負いません。

静電気に対する注意事項

本製品は静電気に対して敏感な製品であり、静電放電等により破壊することがあります。取り扱い時や工程での実装時、保管時において静電気対策を実施のうえ、絶対最大定格以上の過電圧等が印加されないようにご使用ください。特に乾燥環境下では静電気が発生しやすくなるため、十分な静電対策を実施ください。（人体及び設備のアース、帯電物からの隔離、イオナイザの設置、摩擦防止、温湿度管理、はんだごてのこて先のアース等）

保管・運搬上の注意事項

1. 本製品を下記の環境又は条件で保管されますと性能劣化やはんだ付け性等の性能に影響を与えるおそれがありますのでこのような環境及び条件での保管は避けてください。
 - ① 潮風、Cl₂、H₂S、NH₃、SO₂、NO₂等の腐食性ガスの多い場所での保管
 - ② 推奨温度、湿度以外での保管
 - ③ 直射日光や結露する場所での保管
 - ④ 強い静電気が発生している場所での保管
2. ロームの推奨保管条件下におきましても、推奨保管期限を経過した製品は、はんだ付け性に影響を与える可能性があります。推奨保管期限を経過した製品は、はんだ付け性を確認したうえでご使用頂くことを推奨します。
3. 本製品の運搬、保管の際は梱包箱を正しい向き（梱包箱に表示されている天面方向）で取り扱ってください。天面方向が遵守されずに梱包箱を落下させた場合、製品端子に過度なストレスが印加され、端子曲がり等の不具合が発生する危険があります。
4. 防湿梱包を開封した後は、規定時間内にご使用ください。規定時間を経過した場合はベーク処置を行ったうえでご使用ください。

製品ラベルに関する注意事項

本製品に貼付されている製品ラベルに2次元バーコードが印字されていますが、2次元バーコードはロームの社内管理のみを目的としたものです。

製品廃棄上の注意事項

本製品を廃棄する際は、専門の産業廃棄物処理業者にて、適切な処置をしてください。

外国為替及び外国貿易法に関する注意事項

本製品は、外国為替及び外国貿易法に定めるリスト規制貨物等に該当するおそれがありますので、輸出する場合には、ロームへお問い合わせください。

知的財産権に関する注意事項

1. 本資料に記載された本製品に関する応用回路例、情報及び諸データは、あくまでも一例を示すものであり、これらに関する第三者の知的財産権及びその他の権利について権利侵害がないことを保証するものではありません。
2. ロームは、本製品とその他の外部素子、外部回路あるいは外部装置等（ソフトウェア含む）との組み合わせに起因して生じた紛争に関して、何ら義務を負うものではありません。
3. ロームは、本製品又は本資料に記載された情報について、ロームもしくは第三者が所有又は管理している知的財産権その他の権利の実施又は利用を、明示的にも黙示的にも、お客様に許諾するものではありません。ただし、本製品を通常の用法にて使用される限りにおいて、ロームが所有又は管理する知的財産権を利用されることを妨げません。

その他の注意事項

1. 本資料の全部又は一部をロームの文書による事前の承諾を得ることなく転載又は複製することを固くお断り致します。
2. 本製品をロームの文書による事前の承諾を得ることなく、分解、改造、改変、複製等しないでください。
3. 本製品又は本資料に記載された技術情報を、大量破壊兵器の開発等の目的、軍事利用、あるいはその他軍事用途目的で使用しないでください。
4. 本資料に記載されている社名及び製品名等の固有名詞は、ローム、ローム関係会社もしくは第三者の商標又は登録商標です。

一般的な注意事項

1. 本製品をご使用になる前に、本資料をよく読み、その内容を十分に理解されるようお願い致します。本資料に記載される注意事項に反して本製品をご使用されたことによって生じた不具合、故障及び事故に関し、ロームは一切その責任を負いませんのでご注意願います。
2. 本資料に記載の内容は、本資料発行時点のものであり、予告なく変更することがあります。本製品のご購入及びご使用に際しては、事前にローム営業窓口で最新の情報をご確認ください。
3. ロームは本資料に記載されている情報は誤りがないことを保証するものではありません。万が一、本資料に記載された情報の誤りによりお客様又は第三者に損害が生じた場合においても、ロームは一切その責任を負いません。